

PODRĘCZNIK REFERENCYJNY

High **PROTEC** | PROTECTION TECHNOLOGY
MADE SIMPLE

MRU4 |



Wersja DM: 3.7.b

Polski (Tłumaczenie oryginału)

Tłumaczenie oryginalnego podręcznika referencyjnego

SEG Electronics GmbH

Krefelder Weg 47 • D-47906 Kempen (Germany)

Postfach 10 07 55 (P.O.Box) • D-47884 Kempen (Germany)

Telefon: +49 (0) 21 52 145 1

Internet: www.SEGelectronics.de

Sales

Telefon: +49 (0) 21 52 145 331

Faks: +49 (0) 21 52 145 354

e-mail: SalesPGD_EMEA@SEGelectronics.de

Service

Telefon: +49 (0) 21 52 145 614

Faks: +49 (0) 21 52 145 354

e-mail: industrial.support@SEGelectronics.de

© 2020 SEG Electronics GmbH. Wszelkie prawa zastrzeżone.

1	Informacje dotyczące niniejszego podręcznika referencyjnego	11
2	Hardware	14
2.1	Konfig. Urządź.	14
2.2	Wejścia dwustanowe	16
2.2.1	„DI8-X1”	16
2.3	Wy przekaź	18
2.3.1	6 Wy przekaź	18
2.4	Diody LED	29
2.4.1	LED grupa A: Ustawienia	29
2.5	Panel przedni	46
2.5.1	Panel przedni: Ustawienia	46
2.5.2	Panel przedni: Komendy bezpośrednie	47
2.5.3	Panel przedni: Wartości mierzone	47
3	Bezpieczeństwo	48
4	Parametry przekładników, kierunkowości, kolejności faz, częstotliwości sieci.	50
4.1	Param Przkł: Ustawienia	50
4.2	VT – Przekładnik napięciowy	51
4.2.1	VT: Ustawienia	51
4.2.2	VT: Sygnały (stany wyjść)	53
4.2.3	VT: Wartości mierzone	53
4.2.4	VT: Statystyka	58
5	System	61
5.1	Sys: Ustawienia	61
5.2	Sys: Komendy bezpośrednie	63
5.3	Sys: Stany wejść	64
5.4	Sys: Sygnały (stany wyjść)	64
5.5	Sys: Wartości mierzone	67
6	Wartości mierzone	68

7	Statystyki	69
7.1	Statystyki: Ustawienia	69
7.2	Statystyki: Komendy bezpośrednie	70
7.3	Statystyki: Stany wejść	71
7.4	Statystyki: Sygnały (stany wyjść)	71
7.5	Statystyki: Liczniki	71
8	Komunikacja	73
8.1	Scada: Parametry wyboru funkcji urządzenia	73
8.2	Scada: Sygnały (stany wyjść)	73
8.3	Tcplp	74
8.3.1	Tcplp: Ustawienia	74
8.4	DNP3 – Protokół DNP	75
8.4.1	DNP3: Ustawienia	75
8.4.2	DNP3: Komendy bezpośrednie	80
8.4.3	DNP3: Stany wejść	80
8.4.4	DNP3: Sygnały (stany wyjść)	81
8.4.5	DNP3: Liczniki	81
8.5	Modbus	83
8.5.1	Modbus: Ustawienia	83
8.5.2	Modbus: Komendy bezpośrednie	86
8.5.3	Modbus: Stany wejść	86
8.5.4	Modbus: Sygnały (stany wyjść)	86
8.5.5	Modbus: Wartości mierzone	87
8.5.6	Modbus: Liczniki	88
8.6	IEC 61850 – IEC 61850 — komunikacja	90
8.6.1	IEC 61850: Ustawienia	90
8.6.2	IEC 61850: Komendy bezpośrednie	90
8.6.3	IEC 61850: Sygnały (stany wyjść)	90
8.6.4	IEC 61850: Wartości mierzone	91
8.6.5	IEC 61850: Liczniki	92
8.6.6	IEC 61850 – Wyj. wirt.	94
8.7	IEC103 – IEC 60870-5-103 — komunikacja	95

8.7.1	IEC103: Ustawienia	95
8.7.2	IEC103: Komendy bezpośrednie	97
8.7.3	IEC103: Sygnały (stany wyjść)	98
8.7.4	IEC103: Wartości mierzone	98
8.7.5	IEC103: Liczniki	99
8.8	IEC104 – IEC 60870-5-104 — komunikacja	100
8.8.1	IEC104: Ustawienia	100
8.8.2	IEC104: Komendy bezpośrednie	103
8.8.3	IEC104: Sygnały (stany wyjść)	103
8.8.4	IEC104: Wartości mierzone	104
8.8.5	IEC104: Liczniki	104
8.9	Profibus – Moduł Profibus	105
8.9.1	Profibus: Ustawienia	105
8.9.2	Profibus: Komendy bezpośrednie	106
8.9.3	Profibus: Stany wejść	106
8.9.4	Profibus: Sygnały (stany wyjść)	106
8.9.5	Profibus: Wartości mierzone	107
8.9.6	Profibus: Liczniki	108
8.10	IRIG-B – Moduł IRIG-B	110
8.10.1	IRIG-B: Parametry wyboru funkcji urządzenia	110
8.10.2	IRIG-B: Ustawienia	110
8.10.3	IRIG-B: Komendy bezpośrednie	110
8.10.4	IRIG-B: Sygnały (stany wyjść)	110
8.10.5	IRIG-B: Liczniki	111
8.11	SNTP – Moduł-SNTP	112
8.11.1	SNTP: Parametry wyboru funkcji urządzenia	112
8.11.2	SNTP: Ustawienia	112
8.11.3	SNTP: Komendy bezpośrednie	113
8.11.4	SNTP: Sygnały (stany wyjść)	113
8.11.5	SNTP: Wartości mierzone	113
8.11.6	SNTP: Liczniki	114
8.12	SynchCzas – Synchronizacja czasu	116

8.12.1	SynchCzas: Ustawienia	116
8.12.2	SynchCzas: Sygnały (stany wyjść)	118
9	Parametry zabezpieczeniowe.	119
9.1	Zab: Ustawienia	119
9.2	Zab: Komendy bezpośrednie	120
9.3	Zab: Stany wejść	120
9.4	Zab: Sygnały (stany wyjść)	120
9.5	U[1] . . . U[6] – Moduł napięciowy.	123
9.5.1	U[1]: Parametry wyboru funkcji urządzenia	123
9.5.2	U[1]: Parametry globalne	123
9.5.3	U[1]: Ustawianie grupy parametrów	123
9.5.4	U[1]: Stany wejść	126
9.5.5	U[1]: Sygnały (stany wyjść)	126
9.6	df/dt – Szybkość zmiany częstotliwości	128
9.6.1	df/dt: Parametry wyboru funkcji urządzenia	128
9.6.2	df/dt: Parametry globalne	128
9.6.3	df/dt: Ustawianie grupy parametrów	128
9.6.4	df/dt: Stany wejść	131
9.6.5	df/dt: Sygnały (stany wyjść)	131
9.7	Delta phi – Utrata Synch	133
9.7.1	Delta phi: Parametry wyboru funkcji urządzenia	133
9.7.2	Delta phi: Parametry globalne	133
9.7.3	Delta phi: Ustawianie grupy parametrów	133
9.7.4	Delta phi: Stany wejść	136
9.7.5	Delta phi: Sygnały (stany wyjść)	136
9.8	Wył. Zdalne – Zdalne wyłączenie	138
9.8.1	Wył. Zdalne: Parametry wyboru funkcji urządzenia	138
9.8.2	Wył. Zdalne: Parametry globalne	138
9.8.3	Wył. Zdalne: Ustawianie grupy parametrów	139
9.8.4	Wył. Zdalne: Stany wejść	140
9.8.5	Wył. Zdalne: Sygnały (stany wyjść)	140

9.9	LVRT[1] ... LVRT[2] – System LVRT (Low Voltage Ride Through) utrzymujący równowagę w sieci	142
9.9.1	LVRT[1]: Parametry wyboru funkcji urządzenia	142
9.9.2	LVRT[1]: Parametry globalne	142
9.9.3	LVRT[1]: Ustawianie grupy parametrów	142
9.9.4	LVRT[1]: Komendy bezpośrednie	146
9.9.5	LVRT[1]: Stany wejść	147
9.9.6	LVRT[1]: Sygnały (stany wyjść)	147
9.9.7	LVRT[1]: Liczniki	148
9.10	3U0[1] ... 3U0[2] – Moduł napięcia zerowego, składowej zerowej.	149
9.10.1	3U0[1]: Parametry wyboru funkcji urządzenia	149
9.10.2	3U0[1]: Parametry globalne	149
9.10.3	3U0[1]: Ustawianie grupy parametrów	150
9.10.4	3U0[1]: Stany wejść	151
9.10.5	3U0[1]: Sygnały (stany wyjść)	152
9.11	U012[1] ... U012[6] – Składowe symetryczne: Kontrola składowej zgodnej lub przeciwnej.	154
9.11.1	U012[1]: Parametry wyboru funkcji urządzenia	154
9.11.2	U012[1]: Parametry globalne	154
9.11.3	U012[1]: Ustawianie grupy parametrów	155
9.11.4	U012[1]: Stany wejść	157
9.11.5	U012[1]: Sygnały (stany wyjść)	157
9.12	f[1] ... f[6] – Moduł zabezpieczenia częstotliwościowego.	159
9.12.1	f[1]: Parametry wyboru funkcji urządzenia	159
9.12.2	f[1]: Parametry globalne	159
9.12.3	f[1]: Ustawianie grupy parametrów	159
9.12.4	f[1]: Stany wejść	161
9.12.5	f[1]: Sygnały (stany wyjść)	162
9.13	PonZał[1] ... PonZał[2] – Ponowne załączenie	164
9.13.1	PonZał[1]: Parametry wyboru funkcji urządzenia	164
9.13.2	PonZał[1]: Parametry globalne	164
9.13.3	PonZał[1]: Ustawianie grupy parametrów	165
9.13.4	PonZał[1]: Stany wejść	167

9.13.5	PonZa[1]: Sygnały (stany wyjść)	168
9.14	Sync – Detekcja synchronizacji	169
9.14.1	Sync: Parametry wyboru funkcji urządzenia	169
9.14.2	Sync: Parametry globalne	169
9.14.3	Sync: Ustawianie grupy parametrów	170
9.14.4	Sync: Stany wejść	173
9.14.5	Sync: Sygnały (stany wyjść)	174
9.14.6	Sync: Wartości mierzone	175
9.15	ExP[1] . . . ExP[4] – Moduł zewnętrznego zabezpieczenia.	177
9.15.1	ExP[1]: Parametry wyboru funkcji urządzenia	177
9.15.2	ExP[1]: Parametry globalne	177
9.15.3	ExP[1]: Ustawianie grupy parametrów	178
9.15.4	ExP[1]: Stany wejść	179
9.15.5	ExP[1]: Sygnały (stany wyjść)	179
9.16	Kontrola	181
9.16.1	LRW – Moduł LRW, Lokalnej Rezerwy Wyłącznikowej.	181
9.16.2	Ciągł Wył – Kontrola ciągłości obwodów wyłącznika.	184
9.16.3	Przkł U – Kontrola obwodu pomiarowego napięcia---przekładnik napięciowy VT.	187
10	Sterowanie	190
10.1	Sterowanie: Parametry wyboru funkcji urządzenia	190
10.2	Sterowanie: Ustawienia	190
10.3	Sterowanie: Komendy bezpośrednie	190
10.4	Sterowanie: Stany wejść	191
10.5	Sterowanie: Sygnały (stany wyjść)	191
10.6	Sterowanie: Wartości mierzone	192
10.7	Łącznik[1] – Łączniki	193
10.7.1	Łącznik[1]: Ustawienia	193
10.7.2	Łącznik[1]: Komendy bezpośrednie	196
10.7.3	Łącznik[1]: Stany wejść	197
10.7.4	Łącznik[1]: Sygnały (stany wyjść)	198
10.7.5	Zużycie wyłącznika	202
11	Alarmy systemu	203

11.1	SysAl: Parametry wyboru funkcji urządzenia	203
11.2	SysAl: Ustawienia	203
11.3	SysAl: Stany wejść	204
11.4	SysAl: Sygnały (stany wyjść)	204
12	Rejestratory	205
12.1	Rej zdarz – Rejestrator zdarzeń zapisuje wszystkie zdarzenia takie jak operacje przełączania, zmiany nastaw, wyłączenia, zmiany trybów pracy, alarmów, blokowania i zmian stanów wejść i wyjść.	205
12.1.1	Rej zdarz: Komendy bezpośrednie	205
12.1.2	Rej zdarz: Sygnały (stany wyjść)	205
12.2	Rej zakł – Rejestrator zakłóceń zacznie zapisywać wartości analogowe i cyfrowe po tym jak zdarzenie wyłączenia stanie się prawdą.	206
12.2.1	Rej zakł: Ustawienia	206
12.2.2	Rej zakł: Komendy bezpośrednie	207
12.2.3	Rej zakł: Stany wejść	207
12.2.4	Rej zakł: Sygnały (stany wyjść)	208
12.2.5	Rej zakł: Wartości mierzone	208
12.3	Rej zwarć – Mierzone wartości w czasie wyłączania są zapisywane w rejestratorze zwarć.	209
12.3.1	Rej zwarć: Ustawienia	209
12.3.2	Rej zwarć: Komendy bezpośrednie	209
12.3.3	Rej zwarć: Sygnały (stany wyjść)	209
12.4	Rej trendu – Rejestrator trendu	210
12.4.1	Rej trendu: Ustawienia	210
12.4.2	Rej trendu: Komendy bezpośrednie	212
12.4.3	Rej trendu: Sygnały (stany wyjść)	212
12.4.4	Rej trendu: Liczniki	212
13	Logika	213
13.1	Logika	213
13.1.1	Logika: Parametry wyboru funkcji urządzenia	213
13.1.2	Logika . . . Logika	214
14	Samokontrola	217
14.1	SSV: Komendy bezpośrednie	217

14.2	SSV: Sygnały (stany wyjść)	217
14.3	SSV: Liczniki	217
15	Serwis	218
15.1	Gen Przeb Sin – Generator przebiegu sinusoidalnego	219
15.1.1	Gen Przeb Sin: Parametry wyboru funkcji urządzenia	219
15.1.2	Gen Przeb Sin: Ustawienia	219
15.1.3	Gen Przeb Sin: Komendy bezpośrednie	220
15.1.4	Gen Przeb Sin: Stany wejść	221
15.1.5	Gen Przeb Sin: Sygnały (stany wyjść)	221
15.1.6	Gen Przeb Sin: Wartości mierzone	222
15.1.7	Gen Przeb Sin – Generator przebiegu sinusoidalnego	223
16	Listy wyboru	227
17	Skorowidz	455

1 Informacje dotyczące niniejszego podręcznika referencyjnego

Niniejszy dokument zawiera opis wszystkich wartości ustawień, komend bezpośrednich i sygnałów urządzenia MRU4. Innymi słowy, przedstawia wszystkie parametry dostępne (lub możliwe do udostępnienia) w urządzeniu zabezpieczającym MRU4 w wersjach z pełnym wyposażeniem (opcjonalnym).

PRZESTROGA!



Niniejszy dokument nie zawiera obszernych ani szczegółowych opisów urządzenia i nie zastępuje pełnego podręcznika technicznego. Każdy parametr jest opisany dość pobieżnie.

Niniejszy dokument zawiera opis wszystkich wartości ustawień, komend bezpośrednich i sygnałów urządzenia MRU4.

Każde urządzenie zabezpieczające HighPROTEC korzysta podczas pracy z szeregu wartości cyfrowych różnego typu. W naszej dokumentacji technicznej używamy pojęć „ustawienia” (lub „parametry”), „sygnały” albo „wartości (mierzone)”, zależnie od typu.

Szczegółowe informacje o istniejących typach danych zawiera podręcznik techniczny, a szczególnie rozdział „Moduły, ustawienia, sygnały i wartości”.

Moduły

Oprogramowanie sprzętowe każdego urządzenia zabezpieczającego HighPROTEC dzieli się na kilka niezależnych bloków funkcyjnych, tzw. „modułów”. Na przykład każda funkcja zabezpieczająca stanowi oddzielny moduł. Ma to poważne skutki dla koncepcji całego urządzenia zabezpieczającego HighPROTEC: funkcja obliczania danych statystycznych stanowi moduł (o nazwie „Statystyki”), każdy protokół komunikacyjny stanowi moduł, funkcja sterowania rozdzielnicami stanowi moduł (o nazwie „Sterowanie”), ale właściwości samej rozdzielnicy są częścią innego modułu. Istnieje nawet ogólny moduł zabezpieczający (o nazwie „Zab”), który współdziała z wszystkimi indywidualnymi modułami zabezpieczającymi.

A zatem każdy parametr, każda wartość czy sygnał należy do jakiegoś modułu.

Należy jednak pamiętać, że w oknach dialogowych ustawień (na panelu (HMI) lub w oprogramowaniu obsługowym *Smart view*) nazwa modułu jest często pomijana, o ile wynika z nazwy gałęzi menu. Oznacza to, że parametry są często wyświetlane tylko z własnymi nazwami, np. tylko „Funkcja”, a nie „I[1] . Funkcja”. Takie rozwiązanie poprawia przejrzystość oraz upraszcza konfigurację i obsługę; niemniej jednak, warto wiedzieć, że zapis „Funkcja” to jedynie skrót. A zatem **każdy** parametr **zawsze** należy do modułu, w związku z czym — w celu uniknięcia wszelkich wątpliwości — w tabelach referencyjnych przed nazwą każdego parametru podana jest nazwa modułu.

Różne funkcje wymagają jednoczesnej aktywności kilku wystąpień, szczególnie funkcje zabezpieczające. Na przykład zabezpieczenie nadprądowe zazwyczaj ma kilka „stopni”, które działają równocześnie (z użyciem indywidualnych wartości ustawień). A zatem ważną cechą każdego urządzenia zabezpieczającego HighPROTEC jest fakt, że wiele modułów funkcjonuje w postaci kilku „wystąpień”, które są ponumerowane (w nawiasach): Na przykład w przypadku zabezpieczenia nadprądowego: „I[1]”, „I[2]” itp.

W tabelach referencyjnych zazwyczaj każdy moduł ma własny rozdział, na początku którego podana jest liczba dostępnych wystąpień. Natomiast w podrozdziałach z różnymi typami parametrów wspomniane jest tylko pierwsze wystąpienie (np. „I[1]”), ponieważ wszystkie pozostałe są identyczne.









Struktura tabel referencyjnych

Jako że (niemal) każdy moduł można aktywować i dezaktywować niezależnie od innych, a wszystkie parametry nieaktywnego modułu znikają z gałęzi menu, niepraktyczne byłoby przedstawianie w niniejszym podręczniku parametrów posortowanych według struktury menu. Zamiast tego podajemy kategorie modułów (np. „Funkcje zabezpieczające”) oraz wszystkie moduły z danej kategorii.


Każdy parametr posiada tabelę właściwości, która przedstawia się następująco:

Moduł . Parametr	[Ścieżka menu do parametru]	
Wartość domyślna	Zakres wartości	Uprawn.
W przypadku niektórych parametrów:		
<ul style="list-style-type: none"> Ograniczenia dostępności 		
Typ	Krótki opis funkcji parametru.	

„Typ” to typ danych parametru, oznaczony małą ikoną. Dostępne są następujące typy:



-  Parametr ustawienia
-  Sterowanie bezpośrednie
-  Stan wejścia
-  Sygnał (stan wyjścia)
-  Wartość statystyczna
-  Licznik
-  Wartość (mierzona)
-  Okno dialogowe — takie okno dialogowe może przedstawiać kilka obiektów danych z użyciem specjalnego sposobu reprezentacji i/lub funkcji.


Zapis „Uprawn.” oznacza „uprawnienie”, czyli poziom dostępu i hasło wymagane do zmiany parametru. (Szczegółowe informacje można znaleźć w rozdziale „Zabezpieczenia” w podręczniku technicznym).

Zapis „ Param. adapt.” oznacza, że parametr obsługuje zestawy parametrów adaptacyjnych. (Patrz „Zestawy parametrów adaptacyjnych” w podręczniku użytkownika).

W przypadku niektórych parametrów (np. stany wejść i wyjść) drugi wiersz (wartość domyślna, zakres wartości, uprawnienie) jest niepotrzebny, w związku z czym został pominięty.

Przykład parametru:

I[1] .Tryb	[Wybór Modułów]	
bezkierunkowe	Lista wyboru  Tryb: -, bezkierunkowe, w przód, w tył	S.3
 ogólny tryb pracy		

Zapis taki oznacza, że parametr można znaleźć w menu [Wybór Modułów], a jego wartości wybiera się z listy wyboru o nazwie „Tryb”. Strzałka „” oznacza odsyłacz (hiperłącze) do rozdziału „Listy wyboru”; jego kliknięcie powoduje przejście do tabeli zawierającej wykaz wszystkich dostępnych opcji. Poziom dostęp „S.3” oznacza, że do zmiany parametru wymagany jest poziom dostępu „Nadzór-Poz3”.

Odbiorcy niniejszego podręcznika

Podręcznik jest przeznaczony dla:

- inżynierów odpowiedzialnych za zabezpieczenia;
- inżynierów odpowiedzialnych za uruchomienie;
- pracowników zajmujących się ustawieniami, testowaniem i konserwacją urządzeń zabezpieczających oraz kontrolnych;
- pracowników przeszkolonych w zakresie instalacji elektrycznych i rozdzielnic elektroenergetycznych.

W podręczniku wymieniono wszystkie funkcje dotyczące urządzenia MRU4. Wszelkie opisy jakichkolwiek funkcji, parametrów lub wejść i wyjść, które nie dotyczą używanego urządzenia, należy zignorować.

Niniejszy podręcznik opisuje urządzenia w wersjach z pełnym wyposażeniem (opcjonalnym).

Wszystkie informacje techniczne i dane zamieszczone w tym podręczniku uwzględniają stan obowiązujący w momencie wydania niniejszego dokumentu. Zastrzegamy sobie prawo wprowadzania modyfikacji technicznych wynikających z przyszłego rozwoju produktu bez konieczności zmiany niniejszego podręcznika i bez wcześniejszego powiadomienia. Z tego względu nie można wnosić żadnych roszczeń na podstawie informacji i opisów zamieszczonych w niniejszym podręczniku.

Nie bierzemy żadnej odpowiedzialności za szkody ani awarie eksploatacyjne wynikające z błędów w obsłudze bądź nieprzestrzegania wskazówek zamieszczonych w niniejszym podręczniku.

Żadnej części niniejszego podręcznika nie można reprodukować ani przekazywać innym stronom w jakiegokolwiek formie bez uzyskania wcześniejszego pisemnego zezwolenia firmy *SEG*.

Niniejszy podręcznik referencyjny wchodzi w zakres dostawy w przypadku zakupu urządzenia. W przypadku przekazania (sprzedaży) urządzenia stronie trzeciej należy przekazać również niniejszy podręcznik.

Informacje dotyczące odpowiedzialności i gwarancji

Firma *SEG* nie bierze na siebie żadnej odpowiedzialności za szkody powstałe w wyniku przeróbek lub modyfikacji urządzenia bądź jego funkcji, ustawiania parametrów i zmian nastaw wykonanych przez klienta.

Gwarancja przestaje obowiązywać z chwilą otworzenia urządzenia przez inne osoby niż specjaliści firmy *SEG*.

Warunki gwarancji i odpowiedzialności określone w dokumencie Ogólne warunki firmy *SEG* nie są uzupełnione przez powyższe wyjaśnienia.

2 Hardware

2.1 Konfig. Urządź.



MRU4	-2	#	#	#	#	#
Wersja sprzętowa 1						
8 wejść dwustanowych 5 wyjść przekaźnikowych Zakres stabilizacji Napięciowe tory pomiarowe: 0-800VAC	A					
Wersja sprzętowa 2						
Standard		0				
Obudowa						
Montaż wpuszczany				A		
Montaż na szynie DIN 19" (pół-wpuszczany)				B		
Wersja niestandardowa 1				H		
Wersja niestandardowa 2				K		
Komunikacja						
Bez					A	
RS 485: Modbus RTU IEC 60870-5-103 DNP3 RTU					B	
Ethernet: Modbus TCP DNP3 UDP/TCP IEC 60870-5-104					C	
Światłowód: Profibus-DP					D	
D-SUB: Profibus-DP					E	
Światłowód: Modbus RTU IEC 60870-5-103 DNP3 RTU					F	
RS 485/D-SUB: Modbus RTU IEC 60870-5-103 DNP3 RTU					G	
Ethernet: IEC 61850 — komunikacja Modbus TCP DNP3 UDP/TCP IEC 60870-5-104					H	
RS 485, Ethernet: Modbus TCP/RTU IEC 60870-5-103 IEC 60870-5-104 DNP3 UDP/TCP/RTU					I	
Ethernet/Światłowód: IEC 61850 — komunikacja Modbus TCP DNP3 UDP/TCP IEC 60870-5-104					K	
Ethernet/Światłowód: Modbus TCP DNP3 UDP/TCP IEC 60870-5-104					L	
RS 485, Ethernet: IEC 61850 Modbus TCP/RTU IEC 60870-5-103 IEC 60870-5-104 DNP3 UDP/TCP/RTU					T	
PCB						
Standard						A



MRU4	-2	#	#	#	#	#
Lakierowanie enkapsulacyjne						B



2.2 Wejścia dwustanowe

2.2.1 „DI8-X1”


2.2.1.1 Wejścia X1: Ustawienia

Wejścia X1 . Napięcie nominalne		[Param Urządzenia / Wejścia dwustanowe / Wejścia X1 / Grupa 1] [Param Urządzenia / Wejścia dwustanowe / Wejścia X1 / Grupa 2] [Param Urządzenia / Wejścia dwustanowe / Wejścia X1 / Grupa 3]
24 VDC	24 VDC, 48 VDC, 60 VDC, 110 VDC, 230 VDC, 110 VAC, 230 VAC	S.3
		 Napięcie nominalne.
 <i>Napięcie nominalne wejść cyfrowych</i>		

Wejścia X1 . Negacja Wej 1 ... Wejścia X1 . Negacja Wej 8		[Param Urządzenia / Wejścia dwustanowe / Wejścia X1 / Grupa 1] [Param Urządzenia / Wejścia dwustanowe / Wejścia X1 / Grupa 2] [Param Urządzenia / Wejścia dwustanowe / Wejścia X1 / Grupa 3]
Nieaktywny	Nieaktywny, Aktywny	S.3
		 Tryb.
 <i>Negacja sygnałów wejściowych</i>		

Wejścia X1 . Elimin drgań styków 1	[Param Urządzenia / Wejścia dwustanowe / Wejścia X1 / Grupa 1]	
...	[Param Urządzenia / Wejścia dwustanowe / Wejścia X1 / Grupa 2]	
Wejścia X1 . Elimin drgań styków 8	[Param Urządzenia / Wejścia dwustanowe / Wejścia X1 / Grupa 3]	
Bez czasu zaniku drgań	Bez czasu zaniku drgań, 20 ms, 50 ms, 100 ms	S.3
	 Elimin drgań styków.	
	<i>Aby uniknąć błędnej interpretacji sygnałów przejściowych, zmiana stanu wejść dwustanowych będzie uwzględniona przez urządzenie tylko, jeśli minął czas zaniku drgań zestyków.</i>	


2.2.1.2 Wejścia X1: Sygnały (stany wyjść)


Wejścia X1 . WE 1	[Wskazania / Stan urządzenia / Wejścia X1]
...	
Wejścia X1 . WE 8	
	<i>Sygnal: Wejście dwustanowe.</i>


2.3 Wy przekaż


2.3.1 6 Wy przekaż


2.3.1.1 Wyjścia X2: Ustawienia



Wyjścia X2 . Tryb pracy		[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 1]
Normalnie otwarty (NO)	Normalnie otwarty (NO), Normalnie zamknięty (NC)	S.3
	↳ Tryby pracy (1...n).	
 Tryb pracy		



Wyjścia X2 . Czas przytrzymania		[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 1]
0.00s	0.00s ... 300.00s	S.3
 Aby jasno zdefiniować zmianę stanu wyjść przekaźnikowych, czas trwania nowego stanu nie może być krótszy niż czas przytrzymania		



Wyjścia X2 . Opóź Wyłączan		[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 1]
0.00s	0.00s ... 300.00s	S.3
 Opóźnienie wyłączenia.		



Wyjścia X2 . Podtrzymanie		[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 1]
Nieaktywny	Nieaktywny, Aktywny	S.3
	↳ Tryb.	
 Ustala, czy stan wyjścia przekaźnikowego będzie utrzymywany, gdy zaniknie sygnał pobudzający.		



Wyjścia X2 . Zerowanie		[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 1]
„-”	„-” ... Sys . Internal test state	S.3
Dostępne tylko gdy:	↳ 1..n, lista przypisań.	
 Sygnał zerowania - sygnał zerujący (który zeruje odpowiednie wyjście przekaźnikowe) można przypisać do każdego wyjścia przekaźnikowego. Zerowanie sygnału jest skuteczne, tylko jeśli parametr "podtrzymanie" jest ustawiony jako aktywny.		


Wyjścia X2 . Negacja		[Param Urządzenia / Wy przekaź / Wyjścia X2 / WY 1]
Nieaktywny	Nieaktywny, Aktywny	S.3
		 Tryb.
	<i>Negacja zbiorczego sygnału (bramka OR/dysjunkcja). Może być użyty w kombinacji z zanegowanymi sygnałami wejściowymi i bramką AND (koniunkcja).</i>	


Wyjścia X2 . Przypisanie 1		[Param Urządzenia / Wy przekaź / Wyjścia X2 / WY 1]
Łącznik[1] . KmdWył	„-” ... Sys . Internal test state	S.3
		 1..n, lista przypisań.
	<i>Przypisanie</i>	



Wyjścia X2 . Negacja 1		[Param Urządzenia / Wy przekaź / Wyjścia X2 / WY 1]
...		
Wyjścia X2 . Negacja 7		
Nieaktywny	Nieaktywny, Aktywny	S.3
		 Tryb.
	<i>Negacja stanów przypisanych sygnałów</i>	



Wyjścia X2 . Przypisanie 2		[Param Urządzenia / Wy przekaź / Wyjścia X2 / WY 1]
...		
Wyjścia X2 . Przypisanie 7		
„-”	„-” ... Sys . Internal test state	S.3
		 1..n, lista przypisań.
	<i>Przypisanie</i>	



Wyjścia X2 . Tryb pracy		[Param Urządzenia / Wy przekaź / Wyjścia X2 / WY 2]
Normalnie otwarty (NO)	Normalnie otwarty (NO), Normalnie zamknięty (NC)	S.3
		 Tryby pracy (1...n).
	<i>Tryb pracy</i>	



Wyjścia X2 . Czas przytrzymania	[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 2]	
0.00s	0.00s ... 300.00s	S.3
	<i>Aby jasno zdefiniować zmianę stanu wyjść przełącznikowych, czas trwania nowego stanu nie może być krótszy niż czas przytrzymania</i>	


Wyjścia X2 . Opóź Wyłącza	[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 2]	
0.00s	0.00s ... 300.00s	S.3
	<i>Opóźnienie wyłączenia.</i>	


Wyjścia X2 . Podtrzymanie	[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 2]	
Nieaktywny	Nieaktywny, Aktywny  Tryb.	S.3
	<i>Ustala, czy stan wyjścia przełącznikowego będzie utrzymywany, gdy zaniknie sygnał pobudzający.</i>	


Wyjścia X2 . Zerowanie	[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 2]	
„-”	„-” ... Sys . Internal test state  1..n, lista przypisań.	S.3
<i>Dostępne tylko gdy:</i>		
	<i>Sygnał zerowania - sygnał zerujący (który zeruje odpowiednie wyjście przełącznikowe) można przypisać do każdego wyjścia przełącznikowego. Zerowanie sygnału jest skuteczne, tylko jeśli parametr "podtrzymanie" jest ustawiony jako aktywny.</i>	


Wyjścia X2 . Negacja	[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 2]	
Nieaktywny	Nieaktywny, Aktywny  Tryb.	S.3
	<i>Negacja zbiorczego sygnału (bramka OR/dysjunkcja). Może być użyty w kombinacji z zanegowanymi sygnałami wejściowymi i bramką AND (koniunkcja).</i>	


Wyjścia X2 . Przypisanie 1	[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 2]	
Zab . Pobudzenie	„-” ... Sys . Internal test state  1..n, lista przypisań.	S.3
	<i>Przypisanie</i>	


Wyjścia X2 . Negacja 1	[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 2]	
...		
Wyjścia X2 . Negacja 7		
Nieaktywny	Nieaktywny, Aktywny	S.3
	↳ Tryb.	
 <i>Negacja stanów przypisanych sygnałów</i>		


Wyjścia X2 . Przypisanie 2	[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 2]	
...		
Wyjścia X2 . Przypisanie 7		
„-”	„-” ... Sys . Internal test state	S.3
	↳ 1..n, lista przypisań.	
 <i>Przypisanie</i>		


Wyjścia X2 . Tryb pracy	[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 3]	
Normalnie otwarty (NO)	Normalnie otwarty (NO), Normalnie zamknięty (NC)	S.3
	↳ Tryby pracy (1...n).	
 <i>Tryb pracy</i>		


Wyjścia X2 . Czas przytrzymania	[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 3]	
0.00s	0.00s ... 300.00s	S.3
 <i>Aby jasno zdefiniować zmianę stanu wyjść przełącznikowych, czas trwania nowego stanu nie może być krótszy niż czas przytrzymania</i>		


Wyjścia X2 . Opóź Wyłącza	[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 3]	
0.00s	0.00s ... 300.00s	S.3
 <i>Opóźnienie wyłączenia.</i>		


Wyjścia X2 . Podtrzymanie	[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 3]	
Nieaktywny	Nieaktywny, Aktywny	S.3
	↳ Tryb.	
 <i>Ustala, czy stan wyjścia przełącznikowego będzie utrzymywany, gdy zaniknie sygnał pobudzający.</i>		

Wyjścia X2 . Zerowanie		[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 3]
„-”	„-” ... Sys . Internal test state	S.3
Dostępne tylko gdy:		↳ 1..n, lista przypisań.
	<i>Sygnal zerowania - sygnał zerujący (który zeruje odpowiednie wyjście przełącznikowe) można przypisać do każdego wyjścia przełącznikowego. Zerowanie sygnału jest skuteczne, tylko jeśli parametr "podtrzymanie" jest ustawiony jako aktywny.</i>	

Wyjścia X2 . Negacja		[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 3]
Nieaktywny	Nieaktywny, Aktywny	S.3
		↳ Tryb.
	<i>Negacja zbiorczego sygnału (bramka OR/dysjunkcja). Może być użyty w kombinacji z zanegowanymi sygnałami wejściowymi i bramką AND (koniunkcja).</i>	

Wyjścia X2 . Przypisanie 1		[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 3]
Łącznik[1] . Polec ZAŁ	„-” ... Sys . Internal test state	S.3
		↳ 1..n, lista przypisań.
	<i>Przypisanie</i>	

Wyjścia X2 . Negacja 1		[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 3]
...		
Wyjścia X2 . Negacja 7		
Nieaktywny	Nieaktywny, Aktywny	S.3
		↳ Tryb.
	<i>Negacja stanów przypisanych sygnałów</i>	

Wyjścia X2 . Przypisanie 2		[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 3]
...		
Wyjścia X2 . Przypisanie 7		
„-”	„-” ... Sys . Internal test state	S.3
		↳ 1..n, lista przypisań.
	<i>Przypisanie</i>	

Wyjścia X2 . Tryb pracy		[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 4]
Normalnie otwarty (NO)	Normalnie otwarty (NO), Normalnie zamknięty (NC)	S.3
	↳ Tryby pracy (1...n).	
☞ Tryb pracy		






Wyjścia X2 . Czas przytrzymania		[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 4]
0.00s	0.00s ... 300.00s	S.3
☞ Aby jasno zdefiniować zmianę stanu wyjść przełącznikowych, czas trwania nowego stanu nie może być krótszy niż czas przytrzymania		



Wyjścia X2 . Opóź Wyłączan		[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 4]
0.00s	0.00s ... 300.00s	S.3
☞ Opóźnienie wyłączenia.		



Wyjścia X2 . Podtrzymanie		[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 4]
Nieaktywny	Nieaktywny, Aktywny	S.3
	↳ Tryb.	
☞ Ustala, czy stan wyjścia przełącznikowego będzie utrzymywany, gdy zaniknie sygnał pobudzający.		



Wyjścia X2 . Zerowanie		[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 4]
„-“	„-“ ... Sys . Internal test state	S.3
Dostępne tylko gdy:	↳ 1..n, lista przypisań.	
☞ Sygnał zerowania - sygnał zerujący (który zeruje odpowiednie wyjście przełącznikowe) można przypisać do każdego wyjścia przełącznikowego. Zerowanie sygnału jest skuteczne, tylko jeśli parametr "podtrzymanie" jest ustawiony jako aktywny.		



Wyjścia X2 . Negacja		[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 4]
Nieaktywny	Nieaktywny, Aktywny	S.3
	↳ Tryb.	
☞ Negacja zbiorczego sygnału (bramka OR/dysjunkcja). Może być użyty w kombinacji z zanegowanymi sygnałami wejściowymi i bramką AND (koniunkcja).		



Wyjścia X2 . Przypisanie 1		[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 4]
Łącznik[1] . Polec WYŁ	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	S.3
 <i>Przypisanie</i>		
Wyjścia X2 . Negacja 1		[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 4]
...		
Wyjścia X2 . Negacja 7		
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	S.3
 <i>Negacja stanów przypisanych sygnałów</i>		
Wyjścia X2 . Przypisanie 2		[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 4]
...		
Wyjścia X2 . Przypisanie 7		
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	S.3
 <i>Przypisanie</i>		
Wyjścia X2 . Tryb pracy		[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 5]
Normalnie otwarty (NO)	Normalnie otwarty (NO), Normalnie zamknięty (NC) ↳ Tryby pracy (1...n).	S.3
 <i>Tryb pracy</i>		
Wyjścia X2 . Czas przytrzymania		[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 5]
0.00s	0.00s ... 300.00s	S.3
 <i>Aby jasno zdefiniować zmianę stanu wyjść przełącznikowych, czas trwania nowego stanu nie może być krótszy niż czas przytrzymania</i>		
Wyjścia X2 . Opóź Wyłączan		[Param Urządzenia / Wy przekaż / Wyjścia X2 / WY 5]
0.00s	0.00s ... 300.00s	S.3
 <i>Opóźnienie wyłączenia.</i>		



Wyjścia X2 . Podtrzymanie		[Param Urządzenia / Wy przekaz / Wyjścia X2 / WY 5]
Nieaktywny	Nieaktywny, Aktywny	S.3
	 Tryb.	
	<i>Ustala, czy stan wyjścia przekąźnikowego będzie utrzymywany, gdy zaniknie sygnał pobudzający.</i>	



Wyjścia X2 . Zerowanie		[Param Urządzenia / Wy przekaz / Wyjścia X2 / WY 5]
„-”	„-” ... Sys . Internal test state	S.3
Dostępne tylko gdy:	 1..n, lista przypisań.	
	<i>Sygnał zerowania - sygnał zerujący (który zeruje odpowiednie wyjście przekąźnikowe) można przypisać do każdego wyjścia przekąźnikowego. Zerowanie sygnału jest skuteczne, tylko jeśli parametr "podtrzymanie" jest ustawiony jako aktywny.</i>	


Wyjścia X2 . Negacja		[Param Urządzenia / Wy przekaz / Wyjścia X2 / WY 5]
Nieaktywny	Nieaktywny, Aktywny	S.3
	 Tryb.	
	<i>Negacja zbiorczego sygnału (bramka OR/dysjunkcja). Może być użyty w kombinacji z zanegowanymi sygnałami wejściowymi i bramką AND (koniunkcja).</i>	



Wyjścia X2 . Przypisanie 1		[Param Urządzenia / Wy przekaz / Wyjścia X2 / WY 5]
...		
Wyjścia X2 . Przypisanie 7		
„-”	„-” ... Sys . Internal test state	S.3
	 1..n, lista przypisań.	
	<i>Przypisanie</i>	


Wyjścia X2 . Negacja 1		[Param Urządzenia / Wy przekaz / Wyjścia X2 / WY 5]
...		
Wyjścia X2 . Negacja 7		
Nieaktywny	Nieaktywny, Aktywny	S.3
	 Tryb.	
	<i>Negacja stanów przypisanych sygnałów</i>	

Wyjścia X2 . ROZBROJENIE Kontr		[Serwis / Tryb testu (Nieakt) / ROZBROJENIE / Wyjścia X2]
Nieaktywny	Nieaktywny, Aktywny	S.3
	 Aktywny/Nieaktywny.	
	<i>Aktywuje i deaktywuje rozbrajanie wyjść przełącznikowych. Jest to pierwszy krok dwuetapowego procesu rozbrajania wyjść przełącznikowych. Patrz parametr "ROZBROJENIE" dla drugiego kroku</i>	

Wyjścia X2 . Sposób Rozbrojenia		[Serwis / Tryb testu (Nieakt) / ROZBROJENIE / Wyjścia X2]
Trwały	Trwały, Czasowy	S.3
	 Tryb.	
	<i>UWAGA! Aby bezpiecznie przeprowadzić procedurę konserwacji z uniknięciem całkowitego wyłączenia procesu, PRZEKAŹNIKI MUSZĄ BYĆ ROZBROJONE. (Uwaga: styk kontrolny nie może być rozbrojony). NALEŻY PAMIĘTAĆ, aby UZBROIĆ Z POWROTEM przełączniki po wykonaniu konserwacji.</i>	

Wyjścia X2 . Czas trwania		[Serwis / Tryb testu (Nieakt) / ROZBROJENIE / Wyjścia X2]
0.03s	0.00s ... 300.00s	S.3
Dostępne tylko gdy:		
	<i>Przełączniki będą z powrotem aktywne po upływie tego czasu</i>	

Wyjścia X2 . Wy ana wymuszone		[Serwis / Tryb testu (Nieakt) / Przełącznik / Wyjścia X2]
Trwały	Trwały, Czasowy	S.3
	 Tryb.	
	<i>Za pomocą tej funkcji można nadpisać (wymusić) odpowiedni stan wyjść przełącznikowych jeśli te wyjścia nie znajdują się w stanie rozbrojonym. Przełącznik może być przestawiony z normalnego trybu pracy (zgodnie z przypisanymi funkcjami i sygnałami) do trybu "wymuszenie pobudzone" lub "wymuszenie odzwbudzone".</i>	

Wyjścia X2 . Czas Trwania		[Serwis / Tryb testu (Nieakt) / Przełącznik / Wyjścia X2]
0.03s	0.00s ... 300.00s	S.3
Dostępne tylko gdy:		
	<i>Stan wyjść przełącznikowych będzie wymuszony dla określonego czasu, oznacza to że w tym czasie wyjście przełącznikowe nie będzie wyświetlać sygnałów przypisanych do niego.</i>	

2.3.1.2 Wyjścia X2: Komendy bezpośrednie

Wyjścia X2 . ROZBROJENIE	[Serwis / Tryb testu (Nieakt) / ROZBROJENIE / Wyjścia X2]
Nieaktywny	Nieaktywny, Aktywny ↳ Aktywny/Nieaktywny.
<p>☉ (To jest drugi krok po "ROZBROJENIE Kontr" aby przekaźniki wyjściowe mogły być skutecznie ROZBROJONE. Dotyczy to tych przekaźników które nie są w stanie podtrzymania lub nie upłynął czas ich załączenia. UWAGA! Aby bezpiecznie przeprowadzić procedurę przeglądu, z uniknięciem całkowitego wyłączenia wyjścia przekaźnikowe są rozbrojone. (Blokady polowe i przekaźnik samokontroli nie mogą być rozbrojone). UPEWNIJ SIĘ, iż po przeglądzie wyjścia przekaźnikowe będą z powrotem UZBROJONE.</p>	

Wyjścia X2 . Wymuś Wszystkie Wyjścia	[Serwis / Tryb testu (Nieakt) / Przekaznik / Wyjścia X2]
Normalny	Normalny, Nieaktywny, Aktywny ↳ Zakresy pracy.
<p>☉ Za pomocą tej funkcji można nadpisać (wymusić) odpowiedni stan wyjść przekaźnikowych jeśli te wyjścia nie znajdują się w stanie rozbrojonym. Przekaznik może być przestawiony z normalnego trybu pracy (zgodnie z przypisanymi funkcjami i sygnałami) do trybu "wymuszenie pobudzone" lub "wymuszenie odwzбудzone". Wymuszanie wszystkich wyjść przekaźnikowych danej grupy jest nadrzędne w stosunku do wymuszenia dla pojedynczego przekaźnika.</p>	

Wyjścia X2 . Przekaznik1	[Serwis / Tryb testu (Nieakt) / Przekaznik / Wyjścia X2]
...	
Wyjścia X2 . Przekaznik5	
Normalny	Normalny, Nieaktywny, Aktywny ↳ Zakresy pracy.
<p>☉ Za pomocą tej funkcji można nadpisać (wymusić) odpowiedni stan wyjść przekaźnikowych jeśli te wyjścia nie znajdują się w stanie rozbrojonym. Przekaznik może być przestawiony z normalnego trybu pracy (zgodnie z przypisanymi funkcjami i sygnałami) do trybu "wymuszenie pobudzone" lub "wymuszenie odwzбудzone"</p>	

2.3.1.3 Wyjścia X2: Sygnały (stany wyjść)


Wyjścia X2 . Wy przek 1	[Wskazania / Stan urządzenia / Wyjścia X2]
...	
Wyjścia X2 . Wy przek 5	
↳	Sygnał: Cyfrowe wyjście przekaźnikowe


Wyjścia X2 . ROZBROJONE!	[Wskazania / Stan urządzenia / Wyjścia X2]
↑	<i>Sygnal: UWAGA! Aby bezpiecznie przeprowadzić procedurę przeglądu, z uniknięciem całkowitego wyłączenia wyjścia przekaźnikowe są rozbrojone. (Blokady polowe i przekaźnik samokontroli nie mogą być rozbrojone). UPEWNIJ SIĘ, iż po przeglądzie wyjścia przekaźnikowe będą z powrotem UZBROJONE.</i>


Wyjścia X2 . Wy Wymuszone	[Wskazania / Stan urządzenia / Wyjścia X2]
↑	<i>Sygnal: Stan przynajmniej jednego wyjścia przekaźnikowego został wymuszony. Oznacza to iż stan przypisanych sygnałów nie jest wyświetlany.</i>


2.4 Diody LED


2.4.1 LED grupa A: Ustawienia

LED grupa A . Podtrzymanie		[Param Urządzenia / Diody LED / LED 1]
Nieaktywny	Nieaktywny, Aktywny, aktywne, potw. przez alarm ↳ Tryb.	S.3
 <i>Ustala, czy stan diody LED będzie utrzymywany gdy zaniknie sygnał pobudzający.</i>		

LED grupa A . Sygnał zerowania		[Param Urządzenia / Diody LED / LED 1]
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	S.3
 <i>Sygnał zatwierdzenia stanu diody LED. Jeśli podtrzymanie jest ustawione jako aktywne, to stan diody LED może być zatwierdzony dopiero, kiedy zaniknie sygnał pobudzający.</i>		

LED grupa A . Kolor LED gdy aktywny		[Param Urządzenia / Diody LED / LED 1]
zielony	zielony, czerwony, czerwony migający, zielony migający, „-” ↳ LED kolor aktywny.	S.3
 <i>Dioda LED świeci w tym kolorze jeśli stan przypisanej funkcji logicznej jest prawdą</i>		

LED grupa A . Kolor LED gdy nieaktywny		[Param Urządzenia / Diody LED / LED 1]
„-”	zielony, czerwony, czerwony migający, zielony migający, „-” ↳ LED kolor aktywny.	S.3
 <i>Dioda LED świeci w tym kolorze jeśli stan przypisanej funkcji logicznej jest fałszem</i>		

LED grupa A . Przypisanie 1		[Param Urządzenia / Diody LED / LED 1]
Zab . Aktywny	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	S.3
 <i>Przypisanie</i>		

LED grupa A . Negacja 1		[Param Urządzenia / Diody LED / LED 1]
Nieaktywny	Nieaktywny, Aktywny	S.3
		↳ Tryb.
⚙️ <i>Negacja stanów przypisanych sygnałów</i>		

LED grupa A . Przypisanie 2		[Param Urządzenia / Diody LED / LED 1]
„-”	„-” ... Sys . Internal test state	S.3
		↳ 1..n, lista przypisań.
⚙️ <i>Przypisanie</i>		

LED grupa A . Negacja 2		[Param Urządzenia / Diody LED / LED 1]
Nieaktywny	Nieaktywny, Aktywny	S.3
		↳ Tryb.
⚙️ <i>Negacja stanów przypisanych sygnałów</i>		

LED grupa A . Przypisanie 3		[Param Urządzenia / Diody LED / LED 1]
„-”	„-” ... Sys . Internal test state	S.3
		↳ 1..n, lista przypisań.
⚙️ <i>Przypisanie</i>		

LED grupa A . Negacja 3		[Param Urządzenia / Diody LED / LED 1]
Nieaktywny	Nieaktywny, Aktywny	S.3
		↳ Tryb.
⚙️ <i>Negacja stanów przypisanych sygnałów</i>		

LED grupa A . Przypisanie 4		[Param Urządzenia / Diody LED / LED 1]
„-”	„-” ... Sys . Internal test state	S.3
		↳ 1..n, lista przypisań.
⚙️ <i>Przypisanie</i>		

LED grupa A . Negacja 4		[Param Urządzenia / Diody LED / LED 1]
Nieaktywny	Nieaktywny, Aktywny	S.3
	↳ Tryb.	
⚙️ <i>Negacja stanów przypisanych sygnałów</i>		


LED grupa A . Przypisanie 5		[Param Urządzenia / Diody LED / LED 1]
„-”	„-” ... Sys . Internal test state	S.3
	↳ 1..n, lista przypisań.	
⚙️ <i>Przypisanie</i>		


LED grupa A . Negacja 5		[Param Urządzenia / Diody LED / LED 1]
Nieaktywny	Nieaktywny, Aktywny	S.3
	↳ Tryb.	
⚙️ <i>Negacja stanów przypisanych sygnałów</i>		


LED grupa A . Podtrzymanie		[Param Urządzenia / Diody LED / LED 2]
Aktywny	Nieaktywny, Aktywny, aktywne, potw. przez alarm	S.3
	↳ Tryb.	
⚙️ <i>Ustala, czy stan diody LED będzie utrzymywany gdy zaniknie sygnał pobudzający.</i>		


LED grupa A . Sygnał zerowania		[Param Urządzenia / Diody LED / LED 2]
„-”	„-” ... Sys . Internal test state	S.3
	↳ 1..n, lista przypisań.	
⚙️ <i>Sygnał zatwierdzenia stanu diody LED. Jeśli podtrzymanie jest ustawione jako aktywne, to stan diody LED może być zatwierdzony dopiero, kiedy zaniknie sygnał pobudzający.</i>		


LED grupa A . Kolor LED gdy aktywny		[Param Urządzenia / Diody LED / LED 2]
czerwony	zielony, czerwony, czerwony migający, zielony migający, „-”	S.3
	↳ LED kolor aktywny.	
⚙️ <i>Diody LED świeci w tym kolorze jeśli stan przypisanej funkcji logicznej jest prawdą</i>		


LED grupa A . Kolor LED gdy nieaktywny		[Param Urządzenia / Diody LED / LED 2]
„-”	zielony, czerwony, czerwony migający, zielony migający, „-” ↳ LED kolor aktywny.	S.3
 <i>Dioda LED świeci w tym kolorze jeśli stan przypisanej funkcji logicznej jest fałszem</i>		



LED grupa A . Przypisanie 1		[Param Urządzenia / Diody LED / LED 2]
Łącznik[1] . KmdWył	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	S.3
 <i>Przypisanie</i>		



LED grupa A . Negacja 1		[Param Urządzenia / Diody LED / LED 2]
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	S.3
 <i>Negacja stanów przypisanych sygnałów</i>		



LED grupa A . Przypisanie 2		[Param Urządzenia / Diody LED / LED 2]
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	S.3
 <i>Przypisanie</i>		



LED grupa A . Negacja 2		[Param Urządzenia / Diody LED / LED 2]
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	S.3
 <i>Negacja stanów przypisanych sygnałów</i>		



LED grupa A . Przypisanie 3		[Param Urządzenia / Diody LED / LED 2]
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	S.3
 <i>Przypisanie</i>		



LED grupa A . Negacja 3		[Param Urządzenia / Diody LED / LED 2]
Nieaktywny	Nieaktywny, Aktywny	S.3
	 Tryb.	
 <i>Negacja stanów przypisanych sygnałów</i>		


LED grupa A . Przypisanie 4		[Param Urządzenia / Diody LED / LED 2]
„-”	„-” ... Sys . Internal test state	S.3
	 1..n, lista przypisań.	
 <i>Przypisanie</i>		


LED grupa A . Negacja 4		[Param Urządzenia / Diody LED / LED 2]
Nieaktywny	Nieaktywny, Aktywny	S.3
	 Tryb.	
 <i>Negacja stanów przypisanych sygnałów</i>		


LED grupa A . Przypisanie 5		[Param Urządzenia / Diody LED / LED 2]
„-”	„-” ... Sys . Internal test state	S.3
	 1..n, lista przypisań.	
 <i>Przypisanie</i>		


LED grupa A . Negacja 5		[Param Urządzenia / Diody LED / LED 2]
Nieaktywny	Nieaktywny, Aktywny	S.3
	 Tryb.	
 <i>Negacja stanów przypisanych sygnałów</i>		


LED grupa A . Podtrzymanie		[Param Urządzenia / Diody LED / LED 3]
Nieaktywny	Nieaktywny, Aktywny, aktywne, potw. przez alarm	S.3
	 Tryb.	
 <i>Ustala, czy stan diody LED będzie utrzymywany gdy zaniknie sygnał pobudzający.</i>		


LED grupa A . Sygnal zerowania		[Param Urządzenia / Diody LED / LED 3]
„-”	„-” ... Sys . Internal test state	S.3
	↳ 1..n, lista przypisań.	
	<i>Sygnal zatwierdzenia stanu diody LED. Jeśli podtrzymanie jest ustawione jako aktywne, to stan diody LED może być zatwierdzony dopiero, kiedy zaniknie sygnał pobudzający.</i>	



LED grupa A . Kolor LED gdy aktywny		[Param Urządzenia / Diody LED / LED 3]
czerwony migający	zielony, czerwony, czerwony migający, zielony migający, „-”	S.3
	↳ LED kolor aktywny.	
	<i>Dioda LED świeci w tym kolorze jeśli stan przypisanej funkcji logicznej jest prawdą</i>	



LED grupa A . Kolor LED gdy nieaktywny		[Param Urządzenia / Diody LED / LED 3]
„-”	zielony, czerwony, czerwony migający, zielony migający, „-”	S.3
	↳ LED kolor aktywny.	
	<i>Dioda LED świeci w tym kolorze jeśli stan przypisanej funkcji logicznej jest fałszem</i>	



LED grupa A . Przypisanie 1		[Param Urządzenia / Diody LED / LED 3]
Zab . Pobudzenie	„-” ... Sys . Internal test state	S.3
	↳ 1..n, lista przypisań.	
	<i>Przypisanie</i>	



LED grupa A . Negacja 1		[Param Urządzenia / Diody LED / LED 3]
Nieaktywny	Nieaktywny, Aktywny	S.3
	↳ Tryb.	
	<i>Negacja stanów przypisanych sygnałów</i>	



LED grupa A . Przypisanie 2		[Param Urządzenia / Diody LED / LED 3]
„-”	„-” ... Sys . Internal test state	S.3
	↳ 1..n, lista przypisań.	
	<i>Przypisanie</i>	



LED grupa A . Negacja 2		[Param Urządzenia / Diody LED / LED 3]
Nieaktywny	Nieaktywny, Aktywny	S.3
	 Tryb.	
 <i>Negacja stanów przypisanych sygnałów</i>		

LED grupa A . Przypisanie 3		[Param Urządzenia / Diody LED / LED 3]
„-”	„-” ... Sys . Internal test state	S.3
	 1..n, lista przypisań.	
 <i>Przypisanie</i>		

LED grupa A . Negacja 3		[Param Urządzenia / Diody LED / LED 3]
Nieaktywny	Nieaktywny, Aktywny	S.3
	 Tryb.	
 <i>Negacja stanów przypisanych sygnałów</i>		

LED grupa A . Przypisanie 4		[Param Urządzenia / Diody LED / LED 3]
„-”	„-” ... Sys . Internal test state	S.3
	 1..n, lista przypisań.	
 <i>Przypisanie</i>		

LED grupa A . Negacja 4		[Param Urządzenia / Diody LED / LED 3]
Nieaktywny	Nieaktywny, Aktywny	S.3
	 Tryb.	
 <i>Negacja stanów przypisanych sygnałów</i>		

LED grupa A . Przypisanie 5		[Param Urządzenia / Diody LED / LED 3]
„-”	„-” ... Sys . Internal test state	S.3
	 1..n, lista przypisań.	
 <i>Przypisanie</i>		

LED grupa A . Negacja 5		[Param Urządzenia / Diody LED / LED 3]
Nieaktywny	Nieaktywny, Aktywny	S.3
	↳ Tryb.	
⚙️ <i>Negacja stanów przypisanych sygnałów</i>		



LED grupa A . Podtrzymanie		[Param Urządzenia / Diody LED / LED 4]
Nieaktywny	Nieaktywny, Aktywny, aktywne, potw. przez alarm	S.3
	↳ Tryb.	
⚙️ <i>Ustala, czy stan diody LED będzie utrzymywany gdy zaniknie sygnał pobudzający.</i>		



LED grupa A . Sygnał zerowania		[Param Urządzenia / Diody LED / LED 4]
„-”	„-” ... Sys . Internal test state	S.3
	↳ 1..n, lista przypisań.	
⚙️ <i>Sygnał zatwierdzenia stanu diody LED. Jeśli podtrzymanie jest ustawione jako aktywne, to stan diody LED może być zatwierdzony dopiero, kiedy zaniknie sygnał pobudzający.</i>		



LED grupa A . Kolor LED gdy aktywny		[Param Urządzenia / Diody LED / LED 4]
czerwony	zielony, czerwony, czerwony migający, zielony migający, „-”	S.3
	↳ LED kolor aktywny.	
⚙️ <i>Diody LED świeci w tym kolorze jeśli stan przypisanej funkcji logicznej jest prawdą</i>		



LED grupa A . Kolor LED gdy nieaktywny		[Param Urządzenia / Diody LED / LED 4]
„-”	zielony, czerwony, czerwony migający, zielony migający, „-”	S.3
	↳ LED kolor aktywny.	
⚙️ <i>Diody LED świeci w tym kolorze jeśli stan przypisanej funkcji logicznej jest fałszem</i>		



LED grupa A . Przypisanie 1		[Param Urządzenia / Diody LED / LED 4]
„-”	„-” ... Sys . Internal test state	S.3
	↳ 1..n, lista przypisań.	
⚙️ <i>Przypisanie</i>		



LED grupa A . Negacja 1		[Param Urządzenia / Diody LED / LED 4]
Nieaktywny	Nieaktywny, Aktywny	S.3
	 Tryb.	
 <i>Negacja stanów przypisanych sygnałów</i>		


LED grupa A . Przypisanie 2		[Param Urządzenia / Diody LED / LED 4]
„-”	„-” ... Sys . Internal test state	S.3
	 1..n, lista przypisań.	
 <i>Przypisanie</i>		


LED grupa A . Negacja 2		[Param Urządzenia / Diody LED / LED 4]
Nieaktywny	Nieaktywny, Aktywny	S.3
	 Tryb.	
 <i>Negacja stanów przypisanych sygnałów</i>		


LED grupa A . Przypisanie 3		[Param Urządzenia / Diody LED / LED 4]
„-”	„-” ... Sys . Internal test state	S.3
	 1..n, lista przypisań.	
 <i>Przypisanie</i>		


LED grupa A . Negacja 3		[Param Urządzenia / Diody LED / LED 4]
Nieaktywny	Nieaktywny, Aktywny	S.3
	 Tryb.	
 <i>Negacja stanów przypisanych sygnałów</i>		


LED grupa A . Przypisanie 4		[Param Urządzenia / Diody LED / LED 4]
„-”	„-” ... Sys . Internal test state	S.3
	 1..n, lista przypisań.	
 <i>Przypisanie</i>		


LED grupa A . Negacja 4		[Param Urządzenia / Diody LED / LED 4]
Nieaktywny	Nieaktywny, Aktywny	S.3
	↳ Tryb.	
 <i>Negacja stanów przypisanych sygnałów</i>		

LED grupa A . Przypisanie 5		[Param Urządzenia / Diody LED / LED 4]
„-”	„-” ... Sys . Internal test state	S.3
	↳ 1..n, lista przypisań.	
 <i>Przypisanie</i>		

LED grupa A . Negacja 5		[Param Urządzenia / Diody LED / LED 4]
Nieaktywny	Nieaktywny, Aktywny	S.3
	↳ Tryb.	
 <i>Negacja stanów przypisanych sygnałów</i>		

LED grupa A . Podtrzymanie		[Param Urządzenia / Diody LED / LED 5]
Nieaktywny	Nieaktywny, Aktywny, aktywne, potw. przez alarm	S.3
	↳ Tryb.	
 <i>Ustala, czy stan diody LED będzie utrzymywany gdy zaniknie sygnał pobudzający.</i>		

LED grupa A . Sygnał zerowania		[Param Urządzenia / Diody LED / LED 5]
„-”	„-” ... Sys . Internal test state	S.3
	↳ 1..n, lista przypisań.	
 <i>Sygnał zatwierdzenia stanu diody LED. Jeśli podtrzymanie jest ustawione jako aktywne, to stan diody LED może być zatwierdzony dopiero, kiedy zaniknie sygnał pobudzający.</i>		

LED grupa A . Kolor LED gdy aktywny		[Param Urządzenia / Diody LED / LED 5]
czerwony	zielony, czerwony, czerwony migający, zielony migający, „-”	S.3
	↳ LED kolor aktywny.	
 <i>Diody LED świeci w tym kolorze jeśli stan przypisanej funkcji logicznej jest prawdą</i>		

LED grupa A . Kolor LED gdy nieaktywny		[Param Urządzenia / Diody LED / LED 5]
„-”	zielony, czerwony, czerwony migający, zielony migający, „-” ↳ LED kolor aktywny.	S.3
🔗 <i>Dioda LED świeci w tym kolorze jeśli stan przypisanej funkcji logicznej jest fałszem</i>		



LED grupa A . Przypisanie 1		[Param Urządzenia / Diody LED / LED 5]
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	S.3
🔗 <i>Przypisanie</i>		



LED grupa A . Negacja 1		[Param Urządzenia / Diody LED / LED 5]
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	S.3
🔗 <i>Negacja stanów przypisanych sygnałów</i>		



LED grupa A . Przypisanie 2		[Param Urządzenia / Diody LED / LED 5]
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	S.3
🔗 <i>Przypisanie</i>		



LED grupa A . Negacja 2		[Param Urządzenia / Diody LED / LED 5]
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	S.3
🔗 <i>Negacja stanów przypisanych sygnałów</i>		



LED grupa A . Przypisanie 3		[Param Urządzenia / Diody LED / LED 5]
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	S.3
🔗 <i>Przypisanie</i>		



LED grupa A . Negacja 3		[Param Urządzenia / Diody LED / LED 5]
Nieaktywny	Nieaktywny, Aktywny	S.3
	 Tryb.	
 <i>Negacja stanów przypisanych sygnałów</i>		


LED grupa A . Przypisanie 4		[Param Urządzenia / Diody LED / LED 5]
„-”	„-” ... Sys . Internal test state	S.3
	 1..n, lista przypisań.	
 <i>Przypisanie</i>		


LED grupa A . Negacja 4		[Param Urządzenia / Diody LED / LED 5]
Nieaktywny	Nieaktywny, Aktywny	S.3
	 Tryb.	
 <i>Negacja stanów przypisanych sygnałów</i>		


LED grupa A . Przypisanie 5		[Param Urządzenia / Diody LED / LED 5]
„-”	„-” ... Sys . Internal test state	S.3
	 1..n, lista przypisań.	
 <i>Przypisanie</i>		


LED grupa A . Negacja 5		[Param Urządzenia / Diody LED / LED 5]
Nieaktywny	Nieaktywny, Aktywny	S.3
	 Tryb.	
 <i>Negacja stanów przypisanych sygnałów</i>		


LED grupa A . Podtrzymanie		[Param Urządzenia / Diody LED / LED 6]
Nieaktywny	Nieaktywny, Aktywny, aktywne, potw. przez alarm	S.3
	 Tryb.	
 <i>Ustala, czy stan diody LED będzie utrzymywany gdy zaniknie sygnał pobudzający.</i>		


LED grupa A . Sygnal zerowania		[Param Urządzenia / Diody LED / LED 6]
„-”	„-” ... Sys . Internal test state	S.3
	↳ 1..n, lista przypisań.	
	<i>Sygnal zatwierdzenia stanu diody LED. Jeśli podtrzymanie jest ustawione jako aktywne, to stan diody LED może być zatwierdzony dopiero, kiedy zaniknie sygnał pobudzający.</i>	



LED grupa A . Kolor LED gdy aktywny		[Param Urządzenia / Diody LED / LED 6]
czerwony	zielony, czerwony, czerwony migający, zielony migający, „-”	S.3
	↳ LED kolor aktywny.	
	<i>Dioda LED świeci w tym kolorze jeśli stan przypisanej funkcji logicznej jest prawdą</i>	



LED grupa A . Kolor LED gdy nieaktywny		[Param Urządzenia / Diody LED / LED 6]
„-”	zielony, czerwony, czerwony migający, zielony migający, „-”	S.3
	↳ LED kolor aktywny.	
	<i>Dioda LED świeci w tym kolorze jeśli stan przypisanej funkcji logicznej jest fałszem</i>	



LED grupa A . Przypisanie 1		[Param Urządzenia / Diody LED / LED 6]
„-”	„-” ... Sys . Internal test state	S.3
	↳ 1..n, lista przypisań.	
	<i>Przypisanie</i>	



LED grupa A . Negacja 1		[Param Urządzenia / Diody LED / LED 6]
Nieaktywny	Nieaktywny, Aktywny	S.3
	↳ Tryb.	
	<i>Negacja stanów przypisanych sygnałów</i>	



LED grupa A . Przypisanie 2		[Param Urządzenia / Diody LED / LED 6]
„-”	„-” ... Sys . Internal test state	S.3
	↳ 1..n, lista przypisań.	
	<i>Przypisanie</i>	



LED grupa A . Negacja 2		[Param Urządzenia / Diody LED / LED 6]
Nieaktywny	Nieaktywny, Aktywny	S.3
	 Tryb.	
 <i>Negacja stanów przypisanych sygnałów</i>		



LED grupa A . Przypisanie 3		[Param Urządzenia / Diody LED / LED 6]
„-”	„-” ... Sys . Internal test state	S.3
	 1..n, lista przypisań.	
 <i>Przypisanie</i>		



LED grupa A . Negacja 3		[Param Urządzenia / Diody LED / LED 6]
Nieaktywny	Nieaktywny, Aktywny	S.3
	 Tryb.	
 <i>Negacja stanów przypisanych sygnałów</i>		



LED grupa A . Przypisanie 4		[Param Urządzenia / Diody LED / LED 6]
„-”	„-” ... Sys . Internal test state	S.3
	 1..n, lista przypisań.	
 <i>Przypisanie</i>		



LED grupa A . Negacja 4		[Param Urządzenia / Diody LED / LED 6]
Nieaktywny	Nieaktywny, Aktywny	S.3
	 Tryb.	
 <i>Negacja stanów przypisanych sygnałów</i>		



LED grupa A . Przypisanie 5		[Param Urządzenia / Diody LED / LED 6]
„-”	„-” ... Sys . Internal test state	S.3
	 1..n, lista przypisań.	
 <i>Przypisanie</i>		



LED grupa A . Negacja 5		[Param Urządzenia / Diody LED / LED 6]
Nieaktywny	Nieaktywny, Aktywny	S.3
	 Tryb.	
 <i>Negacja stanów przypisanych sygnałów</i>		

LED grupa A . Podtrzymanie		[Param Urządzenia / Diody LED / LED 7]
Nieaktywny	Nieaktywny, Aktywny, aktywne, potw. przez alarm	S.3
	 Tryb.	
 <i>Ustala, czy stan diody LED będzie utrzymywany gdy zaniknie sygnał pobudzający.</i>		

LED grupa A . Sygnał zerowania		[Param Urządzenia / Diody LED / LED 7]
„-”	„-” ... Sys . Internal test state	S.3
	 1..n, lista przypisań.	
 <i>Sygnał zatwierdzenia stanu diody LED. Jeśli podtrzymanie jest ustawione jako aktywne, to stan diody LED może być zatwierdzony dopiero, kiedy zaniknie sygnał pobudzający.</i>		

LED grupa A . Kolor LED gdy aktywny		[Param Urządzenia / Diody LED / LED 7]
czerwony	zielony, czerwony, czerwony migający, zielony migający, „-”	S.3
	 LED kolor aktywny.	
 <i>Diody LED świeci w tym kolorze jeśli stan przypisanej funkcji logicznej jest prawdą</i>		

LED grupa A . Kolor LED gdy nieaktywny		[Param Urządzenia / Diody LED / LED 7]
„-”	zielony, czerwony, czerwony migający, zielony migający, „-”	S.3
	 LED kolor aktywny.	
 <i>Diody LED świeci w tym kolorze jeśli stan przypisanej funkcji logicznej jest fałszem</i>		

LED grupa A . Przypisanie 1		[Param Urządzenia / Diody LED / LED 7]
„-”	„-” ... Sys . Internal test state	S.3
	 1..n, lista przypisań.	
 <i>Przypisanie</i>		

LED grupa A . Negacja 1		[Param Urządzenia / Diody LED / LED 7]
Nieaktywny	Nieaktywny, Aktywny	S.3
		↳ Tryb.
⚙️ <i>Negacja stanów przypisanych sygnałów</i>		



LED grupa A . Przypisanie 2		[Param Urządzenia / Diody LED / LED 7]
„-”	„-” ... Sys . Internal test state	S.3
		↳ 1..n, lista przypisań.
⚙️ <i>Przypisanie</i>		



LED grupa A . Negacja 2		[Param Urządzenia / Diody LED / LED 7]
Nieaktywny	Nieaktywny, Aktywny	S.3
		↳ Tryb.
⚙️ <i>Negacja stanów przypisanych sygnałów</i>		



LED grupa A . Przypisanie 3		[Param Urządzenia / Diody LED / LED 7]
„-”	„-” ... Sys . Internal test state	S.3
		↳ 1..n, lista przypisań.
⚙️ <i>Przypisanie</i>		

LED grupa A . Negacja 3		[Param Urządzenia / Diody LED / LED 7]
Nieaktywny	Nieaktywny, Aktywny	S.3
		↳ Tryb.
⚙️ <i>Negacja stanów przypisanych sygnałów</i>		


LED grupa A . Przypisanie 4		[Param Urządzenia / Diody LED / LED 7]
„-”	„-” ... Sys . Internal test state	S.3
		↳ 1..n, lista przypisań.
⚙️ <i>Przypisanie</i>		


LED grupa A . Negacja 4		[Param Urządzenia / Diody LED / LED 7]
Nieaktywny	Nieaktywny, Aktywny	S.3
	 Tryb.	
 <i>Negacja stanów przypisanych sygnałów</i>		

LED grupa A . Przypisanie 5		[Param Urządzenia / Diody LED / LED 7]
„-”	„-” ... Sys . Internal test state	S.3
	 1..n, lista przypisań.	
 <i>Przypisanie</i>		


LED grupa A . Negacja 5		[Param Urządzenia / Diody LED / LED 7]
Nieaktywny	Nieaktywny, Aktywny	S.3
	 Tryb.	
 <i>Negacja stanów przypisanych sygnałów</i>		



2.5 Panel przedni



Hasła	[Param Urządzenia / Bezpieczeństwo / Hasła]
 Ten element reprezentuje specjalne okno dialogowe. (Szczegółowe informacje na ten temat zawiera podręcznik techniczny).	
<i>Hasła</i>	


Poziom dostępu	[Param Urządzenia / Bezpieczeństwo / Poziom dostępu]
 Ten element reprezentuje specjalne okno dialogowe. (Szczegółowe informacje na ten temat zawiera podręcznik techniczny).	
<i>Poziom dostępu</i>	

2.5.1 Panel przedni: Ustawienia

Panel przedni . Wyłącz wyświetl	[Param Urządzenia / Panel przedni]
180s	20s ... 3600s S.3
 <i>Po upływie tego czasu zostanie wyłączone podświetlenie wyświetlacza.</i>	

Panel przedni . Wybór języka	[Param Urządzenia / Panel przedni]
Angielski	Angielski ... Rumuński S.3
	 Selection.
 <i>Wybór języka</i>	

Panel przedni . Wyświetl num. ANSI urzadz.	[Param Urządzenia / Panel przedni]
Aktywny	Nieaktywny, Aktywny S.3
	 Tryb.
 <i>Wyświetl kody ANSI urządzenia</i>	

Panel przedni . Edycja/dost czas maks	[Param Urządzenia / Bezpieczeństwo / Ustawienia ogólne]
180s	20s ... 3600s S.3
 <i>Jeśli żaden inny przycisk na panelu nie zostanie naciśnięty, po upływie tego czasu wszystkie zmienione parametry zostaną anulowane. Dostęp do urządzenia zostanie zablokowany przez przejście do poziomu „Tylko do odczytu-Lv0”.</i>	







2.5.2 Panel przedni: Komendy bezpośrednie



Panel przedni . Kontrast	[Param Urządzenia / Panel przedni]	
50%	0% ... 100%	S.3
<input checked="" type="radio"/> <i>Kontrast</i>		
Panel przedni . Konfig. resetu urządzenia	[Param Urządzenia / Bezpieczeństwo / Ustawienia ogólne]	
„Ust.fabr.”, „Res. has.”	„Ust.fabr.”, „Res. has.”, Tylko „Ust. fabryczne”, Dezakt. resetu ↳ Konfig. resetu urządzenia.	S.3
<input checked="" type="radio"/> <i>Po naciśnięciu przycisku „C” w trakcie zimnego rozruchu urządzenia na ekranie zostaje wyświetlone okno dialogowe generalnego resetu. Należy wybrać, które opcje będą dostępne w tym oknie dialogowym.</i>		



2.5.3 Panel przedni: Wartości mierzone



Panel przedni . Konfig. resetu urządzenia	[Wskazania / Bezpieczeństwo / Stany bezpieczeństwa]	
„Ust.fabr.”, „Res. has.”	„Ust.fabr.”, „Res. has.”, Tylko „Ust. fabryczne”, Dezakt. resetu ↳ Konfig. resetu urządzenia.	
<input type="radio"/> <i>Po naciśnięciu przycisku „C” w trakcie zimnego rozruchu urządzenia na ekranie zostaje wyświetlone okno dialogowe generalnego resetu. Należy wybrać, które opcje będą dostępne w tym oknie dialogowym.</i>		



3 Bezpieczeństwo


- Sterowanie . Upraw łączenia:  Tab.
- Panel przedni . Konfig. resetu urządzenia:  Tab.
- Panel przedni . Edycja/dost czas maks:  Tab.
- Panel przedni . Konfig. resetu urządzenia:  Tab.
- Hasła:  Tab.
- Poziom dostępu:  Tab.


Sys . Smart View przez USB	[Wskazania / Bezpieczeństwo / Stany bezpieczeństwa]
Aktywny	Nieaktywny, Aktywny  Tryb.
 <i>Informacja o aktywacji (dozwoleniu) dostępu programu Smart View przez interfejs USB.</i>	


Sys . Smart View przez Eth	[Wskazania / Bezpieczeństwo / Stany bezpieczeństwa]
Aktywny	Nieaktywny, Aktywny
<i>Dost. zależy od sprzętu</i>	 Tryb.
 <i>Informacja o aktywacji (dozwoleniu) dostępu programu Smart View przez interfejs sieci Ethernet.</i>	


Sys . Hasło poł. USB	[Wskazania / Bezpieczeństwo / Stany bezpieczeństwa]
wyłączone	wyłączone, domyślne, zdef. przez użytka.  Typ def. hasła.
 <i>Typ / poziom bezpieczeństwa hasła połączenia przez USB.</i>	

Sys . Hasło zdal. poł. sieciowego	[Wskazania / Bezpieczeństwo / Stany bezpieczeństwa]
wyłączone	wyłączone, domyślne, zdef. przez użytka.
<i>Dost. zależy od sprzętu</i>	 Typ def. hasła.
 <i>Typ / poziom bezpieczeństwa hasła połączenia Smart View przez interfejs sieciowy.</i>	

Sys . Certyfikat TLS	[Wskazania / Bezpieczeństwo / Stany bezpieczeństwa]	
Specyficzny dla urządzenia	Specyficzny dla urządzenia, Podstawowy, Uszkodzony ↳ Certyfikat TLS.	
	<i>Typ certyfikatu używanego przez urządzenie do komunikacji szyfrowanej. Wartość ta jest bezpośrednio związana z poziomem bezpieczeństwa komunikacji.</i>	



Dziennik bezpieczeństwa	[Wskazania / Bezpieczeństwo / Dziennik bezpieczeństwa]	
	Ten element reprezentuje specjalne okno dialogowe. (Szczegółowe informacje na ten temat zawiera podręcznik techniczny). <i>Komunikaty związane z zabezpieczeniami</i>	



Sys . Smart View przez USB	[Param Urządzenia / Bezpieczeństwo / Komunikacja]	
Aktywny	Nieaktywny, Aktywny ↳ Tryb.	S.3
	<i>Aktywacja lub dezaktywacja dostępu oprogramowania Smart View przez interfejs USB.</i>	

Sys . Smart View przez Eth	[Param Urządzenia / Bezpieczeństwo / Komunikacja]	
Aktywny	Nieaktywny, Aktywny ↳ Tryb.	S.3
<i>Dost. zależy od sprzętu</i>		
	<i>Aktywacja lub dezaktywacja dostępu oprogramowania Smart View przez interfejs sieci Ethernet.</i>	

4 Parametry przekładników, kierunkowości, kolejności faz, częstotliwości sieci.


4.1 Param Przkł: Ustawienia


Param Przkł . Kolejność Faz	[Param Przkł / Ustawienia ogólne]	
ABC	ABC, ACB  Kolejność Faz.	S.3
 <i>Kierunek faz</i>		


Param Przkł . Częstotliwość	[Param Przkł / Ustawienia ogólne]	
50Hz	50Hz, 60Hz  fN.	S.3
 <i>Wartość nominalna częstotliwości.</i>		


4.2 VT - Przekładnik napięciowy


4.2.1 VT: Ustawienia


VT . Próg nieczuł U	[Param Urządzenia / Wyśw pomiarów / Napięcia]	
0.005Un	0.0Un ... 0.100Un	S.3
	<i>Wartość napięć składowych pokazana na panelu lub w oprogramowaniu będzie wyświetlana jako zero, gdy spadnie poniżej progu nieczułości. Parametr ten nie ma wpływu na rejestratory.</i>	


VT . 3U0 mierz. próg nieczuł.	[Param Urządzenia / Wyśw pomiarów / Napięcia]	
0.005Un	0.0Un ... 0.100Un	S.3
	<i>Wartość mierzonego napięcia zerowego pokazana na panelu lub w oprogramowaniu będzie wyświetlana jako zero, gdy spadnie poniżej progu nieczułości. Parametr ten nie ma wpływu na rejestratory.</i>	


VT . 3U0 obl. próg nieczuł.	[Param Urządzenia / Wyśw pomiarów / Napięcia]	
0.005Un	0.0Un ... 0.100Un	S.3
	<i>Wartość obliczonego napięcia zerowego pokazana na panelu lub w oprogramowaniu będzie wyświetlana jako zero, gdy spadnie poniżej progu nieczułości. Parametr ten nie ma wpływu na rejestratory.</i>	


VT . Próg nieczuł U012	[Param Urządzenia / Wyśw pomiarów / Napięcia]	
0.005Un	0.0Un ... 0.100Un	S.3
	<i>Wartość składowych symetrycznych napięcia pokazana na panelu lub w oprogramowaniu będzie wyświetlana jako zero, gdy spadnie poniżej progu nieczułości. Parametr ten nie ma wpływu na rejestratory.</i>	


VT . Pierwotne	[Param Przkł / VT]	
10000V	60V ... 500000V	S.3
	<i>Wartość nominalna napięcia strony pierwotnej przekładników napięciowych. Należy pamiętać, że w tym polu należy zawsze podawać napięcie międzyfazowe.</i>	

VT . Wtórne	[Param Przkł / VT]	
100V	60.00V ... 520.00V	S.3
	<i>Wartość nominalna napięcia strony wtórnej przekładników napięciowych. Należy pamiętać, że w tym polu należy zawsze podawać napięcie międzyfazowe.</i>	


VT . Włączenie przekładnika		[Param Przkł / VT]
Fazowe	Międzyfazowe, Fazowe	S.3
		↳ Włączenie przekładnika.
	<i>Ten parametr musi ustawiony w celu poprawnej interpretacji przypisanego kanału pomiaru napięcia (Y lub D).</i>	


VT . Pierwotne Ziemn		[Param Przkł / VT]
10000V	60V ... 500000V	S.3
	<i>Wartość znamionowa napięcia strony pierwotnej uzwojeń przekładnika napięciowego jest brana pod uwagę tylko w przypadku bezpośredniego pomiaru napięcia składowej zerowej.</i>	


VT . Wtórne Ziemn		[Param Przkł / VT]
100V	35.00V ... 520.00V	S.3
	<i>Wartość znamionowa napięcia strony wtórnej uzwojeń przekładnika napięciowego jest brana pod uwagę tylko w przypadku bezpośredniego pomiaru napięcia szczątkowego.</i>	

VT . U Sync		[Param Przkł / VT]
L12	L1, L2, L3, L12, L23, L31	S.3
		↳ Napięcia mają być zsynchron_.
	<i>Czwarte wejście pomiarowe karty pomiarowej napięcia mierzy napięcie, które ma zostać zsynchronizowane.</i>	


VT . Poziom Nap dla Pom Częst		[Param Przkł / Częstotliwość]
0.5Un	0.15Un ... 0.90Un	S.3
	<i>Poziom napięcia dla pomiaru częstotliwości.</i>	

VT . Tryb-Utrata Synchron		[Param Przkł / Częstotliwość]
dwie fazy	jedna faza, dwie fazy, trzy fazy	S.3
		↳ Tryb-Utrata Synchron.
	<i>Wyzwolenie elementu funkcji delta phi (utrata synchronizmu), jeśli zostanie przekroczony kąt przesunięcia napięcia (delta phi) trochę zmierzonych napięć (faza-ziemia lub faza-faza) v jednej fazie, dwóch fazach lub wszystkich trzech fazach.</i>	


VT . Przedział stab. f	[Param Przkł / Częstotliwość]
4	0 ... 10 S.3
	<i>Przedział stabilizacji, do stabilizacji wartości częstotliwości przed chwilowymi wahaniami. Wartość ustawienia jest podana w cyklach przy częstotliwości znamionowej.</i>

VT . Przedział stab. f dla df/dt	[Param Przkł / Częstotliwość]
3	2 ... 10 S.3
	<i>Przedział stabilizacji, do stabilizacji wartości częstotliwości używanych jako dane do obliczeń df/dt chwilowych wahań. Wartość ustawienia jest podana w cyklach przy częstotliwości znamionowej.</i>


VT . Przedział df/dt	[Param Przkł / Częstotliwość]
4	1 ... 10 S.3
	<i>Przedział czasowy oznaczania wartości df/dt (ROCOF). Wartość ustawienia jest podana w cyklach przy częstotliwości znamionowej.</i>


VT . Przedział stab. df/dt	[Param Przkł / Częstotliwość]
5	0 ... 10 S.3
	<i>Przedział stabilizacji, do stabilizacji wartości df/dt (ROCOF) przed chwilowymi wahaniami. Wartość ustawienia jest podana w cyklach przy częstotliwości znamionowej.</i>


4.2.2 VT: Sygnały (stany wyjść)












VT . Niepr. kol. faz	[Wskazania / Stan urządzenia / Kontrola / Kolejność Faz]
	<i>Sygnał, że urządzenie wykryło kolejność faz (L1-L2-L3 / L1-L3-L2) różniącą się od ustawionej w menu [Ustawienia polowe / Ustawienia ogólne] „Kolejność faz”.</i>








4.2.3 VT: Wartości mierzone











VT . f	[Wskazania / Wartości mierzone / Napięcia]
	<i>Wartość mierzona: Częstotliwość.</i>












VT . UL12	[Wskazania / Wartości mierzone / Napięcia]
	<i>Wartość mierzona: napięcie międzyfazowe (1-sza, pierwsza harmoniczna)</i>

VT . UL23	[Wskazania / Wartości mierzone / Napięcia]
	<i>Wartość mierzona: napięcie międzyfazowe (1-sza, pierwsza harmoniczna)</i>

VT . UL31	[Wskazania / Wartości mierzone / Napięcia]
 <i>Wartość mierzona: napięcie międzyfazowe (1-sza, pierwsza harmoniczna)</i>	
VT . UL1	[Wskazania / Wartości mierzone / Napięcia]
 <i>Wartość mierzona: napięcie fazowe. (1-sza, pierwsza harmoniczna)</i>	
VT . UL2	[Wskazania / Wartości mierzone / Napięcia]
 <i>Wartość mierzona: napięcie fazowe. (1-sza, pierwsza harmoniczna)</i>	
VT . UL3	[Wskazania / Wartości mierzone / Napięcia]
 <i>Wartość mierzona: napięcie fazowe. (1-sza, pierwsza harmoniczna)</i>	
VT . 3U0 mierz.	[Wskazania / Wartości mierzone / Napięcia]
 <i>Wartość mierzona (mierzona): 3U0 (1-sza, pierwsza harmoniczna)</i>	
VT . 3U0 obl.	[Wskazania / Wartości mierzone / Napięcia]
 <i>Wartość mierzona (obliczona): 3U0 (1-sza, pierwsza harmoniczna)</i>	
VT . U0	[Wskazania / Wartości mierzone / Napięcia]
 <i>Wartość mierzona (obliczona): napięcie składowej zerowej(1-sza, pierwsza harmoniczna)</i>	
VT . U1	[Wskazania / Wartości mierzone / Napięcia]
 <i>Wartość mierzona (obliczona): napięcie składowej zgodnej(1-sza, pierwsza harmoniczna)</i>	
VT . U2	[Wskazania / Wartości mierzone / Napięcia]
 <i>Wartość mierzona (obliczona): napięcie składowej przeciwnej(1-sza, pierwsza harmoniczna)</i>	
VT . %(U2/U1)	[Wskazania / Wartości mierzone / Napięcia]
 <i>Wartość mierzona (obliczona): %U2/U1 jeśli ABC, %U1/U2 jeśli CBA.</i>	
VT . kąt fazowy UL12	[Wskazania / Wartości mierzone / Napięcia]
 <i>Wartość mierzona (obliczona): Kąt fazora UL12.</i>	
<i>Wskaz odniesienia jest wymagany do obliczenia kąta. Jest to pierwsze zmierzony kanał napięcia (lub prądu) o dostatecznie wysokiej amplitudzie.</i>	

VT . kąt fazowy UL23	[Wskazania / Wartości mierzone / Napięcia]
 <i>Wartość mierzona (obliczona): Kąt fazora UL23</i>	
	<i>Wskaz odniesienia jest wymagany do obliczenia kąta. Jest to pierwsze zmierzony kanał napięcia (lub prądu) o dostatecznie wysokiej amplitudzie.</i>
VT . kąt fazowy UL31	[Wskazania / Wartości mierzone / Napięcia]
 <i>Wartość mierzona (obliczona): Kąt fazora UL31.</i>	
	<i>Wskaz odniesienia jest wymagany do obliczenia kąta. Jest to pierwsze zmierzony kanał napięcia (lub prądu) o dostatecznie wysokiej amplitudzie.</i>
VT . kąt fazowy UL1	[Wskazania / Wartości mierzone / Napięcia]
 <i>Wartość mierzona (obliczona): Kąt fazora UL1.</i>	
	<i>Wskaz odniesienia jest wymagany do obliczenia kąta. Jest to pierwsze zmierzony kanał napięcia (lub prądu) o dostatecznie wysokiej amplitudzie.</i>
VT . kąt fazowy UL2	[Wskazania / Wartości mierzone / Napięcia]
 <i>Wartość mierzona (obliczona): Kąt fazora UL2.</i>	
	<i>Wskaz odniesienia jest wymagany do obliczenia kąta. Jest to pierwsze zmierzony kanał napięcia (lub prądu) o dostatecznie wysokiej amplitudzie.</i>
VT . kąt fazowy UL3	[Wskazania / Wartości mierzone / Napięcia]
 <i>Wartość mierzona (obliczona): Kąt fazora UL3.</i>	
	<i>Wskaz odniesienia jest wymagany do obliczenia kąta. Jest to pierwsze zmierzony kanał napięcia (lub prądu) o dostatecznie wysokiej amplitudzie.</i>
VT . kąt fazowy 3U0 mierz	[Wskazania / Wartości mierzone / Napięcia]
 <i>Wartość mierzona: Kąt fazora 3U0 mierz.</i>	
	<i>Wskaz odniesienia jest wymagany do obliczenia kąta. Jest to pierwsze zmierzony kanał napięcia (lub prądu) o dostatecznie wysokiej amplitudzie.</i>
VT . kąt fazowy 3U0 obl	[Wskazania / Wartości mierzone / Napięcia]
 <i>Wartość obliczona Kąt fazora 3U0 obl.</i>	
	<i>Wskaz odniesienia jest wymagany do obliczenia kąta. Jest to pierwsze zmierzony kanał napięcia (lub prądu) o dostatecznie wysokiej amplitudzie.</i>

VT . kąt fazowy U0	[Wskazania / Wartości mierzone / Napięcia]
 <i>Wartość mierzona (obliczona): Kąt składowej zerowej.</i>	
	<i>Wskaz odniesienia jest wymagany do obliczenia kąta. Jest to pierwsze zmierzony kanał napięcia (lub prądu) o dostatecznie wysokiej amplitudzie.</i>
VT . kąt fazowy U1	[Wskazania / Wartości mierzone / Napięcia]
 <i>Wartość mierzona (obliczona): Kąt składowej zgodnej.</i>	
	<i>Wskaz odniesienia jest wymagany do obliczenia kąta. Jest to pierwsze zmierzony kanał napięcia (lub prądu) o dostatecznie wysokiej amplitudzie.</i>
VT . kąt fazowy U2	[Wskazania / Wartości mierzone / Napięcia]
 <i>Wartość mierzona (obliczona): Kąt składowej przeciwnej.</i>	
	<i>Wskaz odniesienia jest wymagany do obliczenia kąta. Jest to pierwsze zmierzony kanał napięcia (lub prądu) o dostatecznie wysokiej amplitudzie.</i>
VT . df/dt	[Wskazania / Wartości mierzone / Napięcia]
 <i>Wartość mierzona (obliczona): Szybkość zmiany częstotliwości.</i>	
VT . Utrata Synchron	[Wskazania / Wartości mierzone / Napięcia]
 <i>Wartość mierzona (obliczona): utrata synchronizmu.</i>	
VT . UL12 RMS	[Wskazania / Wartości mierzone / Napięcia RMS]
 <i>Wartość mierzona: napięcie międzyfazowe (RMS)</i>	
VT . UL23 RMS	[Wskazania / Wartości mierzone / Napięcia RMS]
 <i>Wartość mierzona: napięcie międzyfazowe (RMS)</i>	
VT . UL31 RMS	[Wskazania / Wartości mierzone / Napięcia RMS]
 <i>Wartość mierzona: napięcie międzyfazowe (RMS)</i>	
VT . UL1 RMS	[Wskazania / Wartości mierzone / Napięcia RMS]
 <i>Wartość mierzona: napięcie fazowe. (RMS)</i>	
VT . UL2 RMS	[Wskazania / Wartości mierzone / Napięcia RMS]
 <i>Wartość mierzona: napięcie fazowe. (RMS)</i>	

VT . UL3 RMS	[Wskazania / Wartości mierzone / Napięcia RMS]
 <i>Wartość mierzona: napięcie fazowe. (RMS)</i>	
VT . 3U0 mierz. RMS	[Wskazania / Wartości mierzone / Napięcia RMS]
 <i>Wartość mierzona (mierzona): 3U0 (RMS)</i>	
VT . 3U0 obl. RMS	[Wskazania / Wartości mierzone / Napięcia RMS]
 <i>Wartość mierzona (obliczona): 3U0 (RMS)</i>	
VT . %UL12 THD	[Wskazania / Wartości mierzone / Napięcia RMS]
 <i>Wartość mierzona (obliczona): UL12 całkowita wartość zniekształceń harmonicznym w odniesieniu do harmoniczej podstawowej</i>	
VT . %UL23 THD	[Wskazania / Wartości mierzone / Napięcia RMS]
 <i>Wartość mierzona (obliczona): UL23 całkowita wartość zniekształceń harmonicznym w odniesieniu do harmoniczej podstawowej</i>	
VT . %UL31 THD	[Wskazania / Wartości mierzone / Napięcia RMS]
 <i>Wartość mierzona (obliczona): UL31 całkowita wartość zniekształceń harmonicznym w odniesieniu do harmoniczej podstawowej</i>	
VT . %UL1 THD	[Wskazania / Wartości mierzone / Napięcia RMS]
 <i>Wartość mierzona (obliczona): UL1 całkowita wartość zniekształceń harmonicznym w odniesieniu do harmoniczej podstawowej</i>	
VT . %UL2 THD	[Wskazania / Wartości mierzone / Napięcia RMS]
 <i>Wartość mierzona (obliczona): UL2 całkowita wartość zniekształceń harmonicznym w odniesieniu do harmoniczej podstawowej</i>	
VT . %UL3 THD	[Wskazania / Wartości mierzone / Napięcia RMS]
 <i>Wartość mierzona (obliczona): UL3 całkowita wartość zniekształceń harmonicznym w odniesieniu do harmoniczej podstawowej</i>	
VT . UL12 THD	[Wskazania / Wartości mierzone / Napięcia RMS]
 <i>Wartość mierzona (obliczona): UL12 całkowita wartość zniekształceń harmonicznym</i>	
VT . UL23 THD	[Wskazania / Wartości mierzone / Napięcia RMS]
 <i>Wartość mierzona (obliczona): UL23 całkowita wartość zniekształceń harmonicznym</i>	

VT . UL31 THD	[Wskazania / Wartości mierzone / Napięcia RMS]
 <i>Wartość mierzona (obliczona): UL31 całkowita wartość zniekształceń harmonicznych</i>	
VT . UL1 THD	[Wskazania / Wartości mierzone / Napięcia RMS]
 <i>Wartość mierzona (obliczona): UL1 całkowita wartość zniekształceń harmonicznych</i>	
VT . UL2 THD	[Wskazania / Wartości mierzone / Napięcia RMS]
 <i>Wartość mierzona (obliczona): UL2 całkowita wartość zniekształceń harmonicznych</i>	
VT . UL3 THD	[Wskazania / Wartości mierzone / Napięcia RMS]
 <i>Wartość mierzona (obliczona): UL3 całkowita wartość zniekształceń harmonicznych</i>	

4.2.4 VT: Statystyka


VT . f max	[Wskazania / Statystyki / Max / Napięcia]
<input checked="" type="checkbox"/> <i>Max. wartość częstotliwości</i>	
VT . UL12 max RMS	[Wskazania / Statystyki / Max / Napięcia]
<input checked="" type="checkbox"/> <i>UL12 wartość maksymalna (RMS)</i>	
VT . UL23 max RMS	[Wskazania / Statystyki / Max / Napięcia]
<input checked="" type="checkbox"/> <i>UL23 wartość maksymalna (RMS)</i>	
VT . UL31 max RMS	[Wskazania / Statystyki / Max / Napięcia]
<input checked="" type="checkbox"/> <i>UL31 wartość maksymalna (RMS)</i>	
VT . UL1 max RMS	[Wskazania / Statystyki / Max / Napięcia]
<input checked="" type="checkbox"/> <i>UL1 wartość maksymalna (RMS)</i>	
VT . UL2 max RMS	[Wskazania / Statystyki / Max / Napięcia]
<input checked="" type="checkbox"/> <i>UL2 wartość maksymalna (RMS)</i>	
VT . UL3 max RMS	[Wskazania / Statystyki / Max / Napięcia]
<input checked="" type="checkbox"/> <i>UL3 wartość maksymalna (RMS)</i>	


VT . 3U0 mierz max RMS	[Wskazania / Statystyki / Max / Napięcia]
<input checked="" type="checkbox"/> <i>Wartość mierzona: 3U0 wartość maksymalna (RMS)</i>	
VT . 3U0 obl max RMS	[Wskazania / Statystyki / Max / Napięcia]
<input checked="" type="checkbox"/> <i>Wartość mierzona (obliczona): 3U0 wartość maksymalna (RMS)</i>	
VT . U1 max	[Wskazania / Statystyki / Max / Napięcia]
<input checked="" type="checkbox"/> <i>Wartość maksymalna: napięcie składowej zgodnej(1-sza, pierwsza harmoniczna)</i>	
VT . U2 max	[Wskazania / Statystyki / Max / Napięcia]
<input checked="" type="checkbox"/> <i>Wartość maksymalna: napięcie składowej przeciwnej(1-sza, pierwsza harmoniczna)</i>	
VT . %(U2/U1) max	[Wskazania / Statystyki / Max / Napięcia]
<input checked="" type="checkbox"/> <i>Wartość mierzona (obliczona):%U2/U1 wartość max</i>	
VT . f min	[Wskazania / Statystyki / Min / Napięcia]
<input checked="" type="checkbox"/> <i>Min. wartość częstotliwości</i>	
VT . UL12 min RMS	[Wskazania / Statystyki / Min / Napięcia]
<input checked="" type="checkbox"/> <i>UL12 wartość minimalna (RMS)</i>	
VT . UL23 min RMS	[Wskazania / Statystyki / Min / Napięcia]
<input checked="" type="checkbox"/> <i>UL23 wartość minimalna (RMS)</i>	
VT . UL31 min RMS	[Wskazania / Statystyki / Min / Napięcia]
<input checked="" type="checkbox"/> <i>UL31 wartość minimalna (RMS)</i>	
VT . UL1 min RMS	[Wskazania / Statystyki / Min / Napięcia]
<input checked="" type="checkbox"/> <i>UL1 wartość minimalna (RMS)</i>	
VT . UL2 min RMS	[Wskazania / Statystyki / Min / Napięcia]
<input checked="" type="checkbox"/> <i>UL2 wartość minimalna (RMS)</i>	
VT . UL3 min RMS	[Wskazania / Statystyki / Min / Napięcia]
<input checked="" type="checkbox"/> <i>UL3 wartość minimalna (RMS)</i>	


VT . 3U0 mierz min RMS	[Wskazania / Statystyki / Min / Napięcia]
<input checked="" type="checkbox"/> <i>Wartość mierzona: 3U0 wartość minimalna (RMS)</i>	
VT . 3U0 obl min RMS	[Wskazania / Statystyki / Min / Napięcia]
<input checked="" type="checkbox"/> <i>Wartość mierzona (obliczona): 3U0 wartość minimalna (RMS)</i>	
VT . U1 min	[Wskazania / Statystyki / Min / Napięcia]
<input checked="" type="checkbox"/> <i>Wartość minimalna: napięcie składowej zgodnej(1-sza, pierwsza harmoniczna)</i>	
VT . U2 min	[Wskazania / Statystyki / Min / Napięcia]
<input checked="" type="checkbox"/> <i>Wartość minimalna: napięcie składowej przeciwnej(1-sza, pierwsza harmoniczna)</i>	
VT . %(U2/U1) min	[Wskazania / Statystyki / Min / Napięcia]
<input checked="" type="checkbox"/> <i>Wartość mierzona (obliczona):%U2/U1 wartość min</i>	
VT . UL12 śr RMS	[Wskazania / Statystyki / Uśr kroczące]
<input checked="" type="checkbox"/> <i>UL12 wartość średnia (RMS)</i>	
VT . UL23 śr RMS	[Wskazania / Statystyki / Uśr kroczące]
<input checked="" type="checkbox"/> <i>UL23 wartość średnia (RMS)</i>	
VT . UL31 śr RMS	[Wskazania / Statystyki / Uśr kroczące]
<input checked="" type="checkbox"/> <i>UL31 wartość średnia (RMS)</i>	
VT . UL1 śr RMS	[Wskazania / Statystyki / Uśr kroczące]
<input checked="" type="checkbox"/> <i>UL1 wartość średnia (RMS)</i>	
VT . UL2 śr RMS	[Wskazania / Statystyki / Uśr kroczące]
<input checked="" type="checkbox"/> <i>UL2 wartość średnia (RMS)</i>	
VT . UL3 śr RMS	[Wskazania / Statystyki / Uśr kroczące]
<input checked="" type="checkbox"/> <i>UL3 wartość średnia (RMS)</i>	


5 System


5.1 Sys: Ustawienia


Sys . Skalowanie		[Param Urządzenia / Wyśw pomiarów / Ustawienia ogólne]
Wartości nominalne	Wartości nominalne, Wartości pierwotne, Wartości wtórne ↳ Skalowanie.	S.3
 <i>Wyświetlaj wartości mierzone jako pierwotne, wtórne lub w wielokrotnościach wartości nominalnych (p. u., ang: per unit).</i>		


Sys . Potw. przyciskiem „C”		[Param Urządzenia / Zerowanie]
Potw. LED bez hasła	Nic, Potw. LED bez hasła, Potw. LED, Potw. LED i przekaźników, Potw. wszystkiego ↳ Potw. przyciskiem „C”.	P.2
 <i>Należy wybrać, które elementy zatwierdzone mogą być resetowane naciśnięciem przycisku „C”.</i>		


Sys . Zdal. reset.		[Param Urządzenia / Zerowanie]
Aktywny	Nieaktywny, Aktywny ↳ Tryb.	P.2
 <i>Włącza lub wyłącza opcję potwierdzania przez zewnętrzne/zdalnie sterowane sygnały (przypisania) i system SCADA.</i>		


Sys . Zeruj LED		[Param Urządzenia / Zerowanie]
„-” Dostępne tylko gdy:	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	S.3
 <i>Wszystkie zerowalne diody LED będą wyzerowane, jeśli stan przypisanego sygnału jest prawdą.</i>		

Sys . Zeruj wy przek		[Param Urządzenia / Zerowanie]
„-” Dostępne tylko gdy:	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	S.3
 <i>Wszystkie zerowalne wyjścia przekaźnikowe będą wyzerowane, jeśli stan przypisanego sygnału jest prawdą.</i>		

Sys . Zeruj SCADA	[Param Urządzenia / Zerowanie]	
„-”	„-” ... Sys . Internal test state	S.3
Dostępne tylko gdy:	↳ 1..n, lista przypisań.	
 Sygnały SCADA z podtrzymaniem są potwierdzane, gdy przypisany sygnał osiągnie stan „prawda”.		

Sys . Blokada ustawień	[Param Przkł / Ustawienia ogólne]	
„-”	„-” ... Sys . Internal test state	P.2
	↳ 1..n, lista przypisań.	
 Żadne parametry nie mogą zostać zmienione, jeśli to wejście ma wartość prawda. Ustawienia parametru są zablokowane.		

Sys . Wybór Banku Nast	[Param Zab / Wybór Banku Nast]	
Bank1	Bank1, Bank2, Bank3, Bank4, Bank od Fkcji We, Bank ze Scada	P.2
	↳ Wybór Banku Nast.	
 Wybór Banku Nastaw		

Sys . Bank1: Aktywowany przez	[Param Zab / Wybór Banku Nast]	
...		
Sys . Bank4: Aktywowany przez		
„-”	„-” ... Logika . RL80.Wy Neg Podtrz	P.2
	↳ 1..n, PSS.	
 Ta nastawa ustawiona będzie jako aktywna, jeśli bank nastaw jest ustawiony jako "Param od Fkcji We", podczas gdy pozostałe trzy wejścia są ustawione jako nieaktywne. W przypadku gdy dwie lub więcej funkcje wejściowe są jednocześnie aktywne, nie ma przełączania. Jeśli wszystkie funkcje wejściowe są nieaktywne to urządzenie działa dalej z ostatnio uaktywnionym zestawem parametrów.		

5.2 Sys: Komendy bezpośrednie

Sys . Potw. BO LED Wyzw Scd		[Wskazania / Zerowanie]
Nieaktywny	Nieaktywny, Aktywny	P.1
	↳ Tryb.	
<p>☉ <i>Potwierdzenie (reset) wyjść przekaźnikowych (binarnych) z podtrzymaniem, diod LED, SCADY i wyzwoleń.</i></p>		

Sys . Zeruj LED		[Wskazania / Zerowanie]
Nieaktywny	Nieaktywny, Aktywny	P.1
	↳ Tryb.	
<p>☉ <i>Wszystkie zerowalne diody LED będą wyzerowane.</i></p>		

Sys . Zeruj wy przek		[Wskazania / Zerowanie]
Nieaktywny	Nieaktywny, Aktywny	P.1
	↳ Tryb.	
<p>☉ <i>Wszystkie możliwe do potwierdzenia wyjścia przekaźnikowe (binarne) są potwierdzone.</i></p>		

Sys . Zeruj SCADA		[Wskazania / Zerowanie]
Nieaktywny	Nieaktywny, Aktywny	P.1
	↳ Tryb.	
<p>☉ <i>Sygnały SCADA z podtrzymaniem są potwierdzane.</i></p>		

Sys . Odbl. blok. ustaw.		[Param Przkł / Ustawienia ogólne]
Nieaktywny	Nieaktywny, Aktywny	P.1
	↳ Tryb.	
<p>☉ <i>Krótkotrwałe odblokowanie blokady ustawień</i></p>		

Sys . Restart		[Serwis / Ogólne]
nie	nie, tak	S.3
	↳ tak/nie.	
<p>☉ <i>Restart urządzenia.</i></p>		

5.3 Sys: Stany wejść


Sys . Zeruj LED-We	[Wskazania / Stan urządzenia / Sys]
↓	<i>Stan modułu wejściowego: Stan diod LED zerowany wejściem dwustanowym</i>
Sys . Zer wy przek-We	[Wskazania / Stan urządzenia / Sys]
↓	<i>Stan modułu wejściowego: Zerowanie cyfrowych wyjść przekaźnikowych.</i>
Sys . Zeruj SCADA-We	[Wskazania / Stan urządzenia / Sys]
↓	<i>Stan wejścia modułu: potwierdzaj sygnały SCADA z podtrzymaniem</i>
Sys . Bank1-We	[Wskazania / Stan urządzenia / Sys]
...	
Sys . Bank4-We	
↓	<i>Stan modułu wejściowego względnie sygnału, które powinny aktywować ten bank nastaw.</i>
Sys . Blokada ustawień-We	[Wskazania / Stan urządzenia / Sys]
↓	<i>Stan wejścia modułu: Żadne parametry nie mogą zostać zmienione, jeśli to wejście ma wartość prawda. Ustawienia parametru są zablokowane.</i>


5.4 Sys: Sygnały (stany wyjść)

Sys . Restart	[Wskazania / Stan urządzenia / Sys]
↓	<i>Sygnał: Restart urządzenia.</i>
	<i>Kody rozruchu urządzenia: 1=normalne uruchomienie; 2=ponowne uruchomienie przez operatora; 3=ponowne uruchomienie za pomocą twardego resetu; 4=nieaktualne; 5=nieaktualne; 6=nieznane źródło błędu; 7=wymuszone ponowne uruchomienie (zainicjowane przez procesor główny); 8=przekroczony limit czasu cyklu bezpieczeństwa; 9=wymuszone ponowne uruchomienie (zainicjowane przez procesor sygnałów cyfrowych, DSP); 10=przekroczony limit czasu przetwarzania wartości mierzonych; 11=zaniki napięcia zasilania; 12=Niedozwolony dostęp do pamięci.</i>
Sys . Aktywny Bank	[Wskazania / Stan urządzenia / Sys]
	[Param Zab / Wybór Banku Nast]
↓	<i>Sygnał: Wybrano aktywny bank nastaw.</i>


Sys . Bank 1	[Wskazania / Stan urządzenia / Sys]
⬆	<i>Sygnal: Aktualnie wybrany jest zestaw parametrów PS 1</i>
Sys . Bank 2	[Wskazania / Stan urządzenia / Sys]
⬆	<i>Sygnal: Aktualnie wybrany jest zestaw parametrów PS 2</i>
Sys . Bank 3	[Wskazania / Stan urządzenia / Sys]
⬆	<i>Sygnal: Aktualnie wybrany jest zestaw parametrów PS 3</i>
Sys . Bank 4	[Wskazania / Stan urządzenia / Sys]
⬆	<i>Sygnal: Aktualnie wybrany jest zestaw parametrów PS 4</i>
Sys . Ręczn Wybór Banku	[Wskazania / Stan urządzenia / Sys]
⬆	<i>Sygnal: Ręczny wybór banku nastaw.</i>
Sys . Bank ze Scada	[Wskazania / Stan urządzenia / Sys]
⬆	<i>Sygnal: Przełączanie banku nastaw poprzez system SCADA. Wprowadź do tego bajtu wyjściowego liczbę całkowitą zestawu parametrów, który ma być aktywny (np. 4 => Przełączenie na zestaw parametrów 4).</i>
Sys . Bank od Fkji We	[Wskazania / Stan urządzenia / Sys]
⬆	<i>Sygnal: Przełączanie banku nastaw poprzez funkcję wejściową.</i>
Sys . Min 1 Par Zmieniony	[Wskazania / Stan urządzenia / Sys]
⬆	<i>Sygnal: Przynajmniej jeden parametr został zmieniony.</i>
Sys . Odbl. blok. ustaw.	[Wskazania / Stan urządzenia / Sys]
⬆	<i>Sygnal: Krótkotrwałe odblokowanie blokady ustawień</i>
Sys . Zeruj LED	[Wskazania / Stan urządzenia / Sys]
⬆	<i>Sygnal: Zerowanie LED</i>
Sys . Zeruj wy przek	[Wskazania / Stan urządzenia / Sys]
⬆	<i>Sygnal: Zerowanie wyjść przekaźnikowych</i>
Sys . Zeruj SCADA	[Wskazania / Stan urządzenia / Sys]
⬆	<i>Sygnal: potwierdzaj sygnały SCADA z podtrzymaniem</i>



Sys . Zeruj KmdWył	[Wskazania / Stan urządzenia / Sys]
⬆	<i>Sygnał: Zerowanie komendy wyłączenia.</i>
Sys . Zeruj LED-panel	[Wskazania / Stan urządzenia / Sys]
⬆	<i>Sygnał: Zerowanie LED, wyzwolenie w HMI</i>
Sys . Zeruj wy przek-panel	[Wskazania / Stan urządzenia / Sys]
⬆	<i>Sygnał: Zerowanie wyjść przekaźnikowych, wyzwolenie w HMI</i>
Sys . Zeruj SCADA-panel	[Wskazania / Stan urządzenia / Sys]
⬆	<i>Sygnał: potwierdzaj sygnały SCADA z podtrzymaniem, wyzwolenie w HMI</i>
Sys . Zeruj KmdWył-panel	[Wskazania / Stan urządzenia / Sys]
⬆	<i>Sygnał: Zerowanie komendy wyłączenia., wyzwolenie w HMI</i>
Sys . Zeruj LED-Sca	[Wskazania / Stan urządzenia / Sys]
⬆	<i>Sygnał: Zerowanie LED, wyzwolenie przez SCADA</i>
Sys . Zeruj wy przek-Sca	[Wskazania / Stan urządzenia / Sys]
⬆	<i>Sygnał: Zerowanie wyjść przekaźnikowych, wyzwolenie przez SCADA</i>
Sys . Zeruj liczniki-Sca	[Wskazania / Stan urządzenia / Sys]
⬆	<i>Sygnał: Zerowanie wszystkich liczników., wyzwolenie przez SCADA</i>
Sys . Zeruj SCADA-Sca	[Wskazania / Stan urządzenia / Sys]
⬆	<i>Sygnał: potwierdzaj sygnały SCADA z podtrzymaniem, wyzwolenie przez SCADA</i>
Sys . Zeruj KmdWył-Sca	[Wskazania / Stan urządzenia / Sys]
⬆	<i>Sygnał: Zerowanie komendy wyłączenia., wyzwolenie przez SCADA</i>
Sys . Rst Liczników Pracy	[Wskazania / Stan urządzenia / Sys]
⬆	<i>Sygnał:: Rst Liczników Pracy</i>
Sys . Rst Lczników Alarmy	[Wskazania / Stan urządzenia / Sys]
⬆	<i>Sygnał:: Rst Lczników Alarmy</i>


Sys . Rst Liczn Wył	[Wskazania / Stan urządzenia / Sys]
 Sygnał:: Rst Liczn Wył	


Sys . Rst Liczników Wszys	[Wskazania / Stan urządzenia / Sys]
 Sygnał:: Rst Liczników Wszys	


5.5 Sys: Wartości mierzone


Sys . Licz godz pracy	[Wskazania / Licz i Przegl Danych / Sys]
 Licznik godzin pracy zabezpieczenia	


Sys . Wersja DM	[Param Urządzenia / Wersja]
3.7.b	3.7.b 
 Wersja modelu urządzenia	


Sys . Wersja oprogr.	[Param Urządzenia / Wersja]
 Wersja oprogramowania układowego urządzenia	

Sys . Build	[Param Urządzenia / Wersja]
 Numer kompilacji	

Sys . CAT No	[Param Urządzenia / Wersja]
 »Nr CAT«, kod zamówienia wydrukowany na tabliczce znamionowej urządzenia.	

Sys . REV.	[Param Urządzenia / Wersja]
 Wersja (wydrukowana na tabliczce znamionowej urządzenia).	

Sys . S/N	[Param Urządzenia / Wersja]
 Numer seryjny urządzenia.	

Sys . Kompilacja bootloadera	[Param Urządzenia / Wersja]
 Numer kompilacji bootloadera	


6 Wartości mierzone


- Panel przedni: [↪](#) „2.5.3 Panel przedni: Wartości mierzone“
- VT - Przekładnik napięciowy: [↪](#) „4.2.3 VT: Wartości mierzone“
- System: [↪](#) „5.5 Sys: Wartości mierzone“
- Modbus: [↪](#) „8.5.5 Modbus: Wartości mierzone“
- IEC 61850 - IEC 61850 — komunikacja: [↪](#) „8.6.4 IEC 61850: Wartości mierzone“
- IEC103 - IEC 60870-5-103 — komunikacja: [↪](#) „8.7.4 IEC103: Wartości mierzone“
- IEC104 - IEC 60870-5-104 — komunikacja: [↪](#) „8.8.4 IEC104: Wartości mierzone“
- Profibus - Moduł Profibus: [↪](#) „8.9.5 Profibus: Wartości mierzone“
- SNTP - Moduł-SNTP: [↪](#) „8.11.5 SNTP: Wartości mierzone“
- Sync - Detekcja synchronizacji: [↪](#) „9.14.6 Sync: Wartości mierzone“
- Sterowanie: [↪](#) „10.6 Sterowanie: Wartości mierzone“
- Rej zakł - Rejestrator zakłóceń zacznie zapisywać wartości analogowe i cyfrowe po tym jak zdarzenie wyłączenia stanie się prawdą.: [↪](#) „12.2.5 Rej zakł: Wartości mierzone“
- Gen Przeb Sin - Generator przebiegu sinusoidalnego: [↪](#) „15.1.6 Gen Przeb Sin: Wartości mierzone“


7 Statystyki


- VT - Przekładnik napięciowy: [↳ „4.2.4 VT: Statystyka“](#)


7.1 Statystyki: Ustawienia


Statystyki . Zer Max	[Param Urządzenia / Statystyki / Min/Max]
„-“	„-“ ... Sys . Internal test state ↳ 1..n, lista przypisań.
 <i>Resetowanie wszystkich wartości maksymalnych</i>	


Statystyki . Zer Min	[Param Urządzenia / Statystyki / Min/Max]
„-“	„-“ ... Sys . Internal test state ↳ 1..n, lista przypisań.
 <i>Resetowanie wszystkich wartości minimalnych</i>	

Statystyki . Start Uśr przez:	[Param Urządzenia / Statystyki / Uśr kroczące]
Czas trwania	Czas trwania, StartFkcj ↳ Czas trwania.
 <i>Statystyka: start nadzoru wartości kroczącej średniego napięcia przez ustawiony wyzwalacz.</i>	


Statystyki . Start funkcji Uśr	[Param Urządzenia / Statystyki / Uśr kroczące]
„-“ Dostępne tylko gdy:	„-“ ... Sys . Internal test state ↳ 1..n, lista przypisań.
 <i>Uruchomienie obliczenia, jeśli przypisany sygnał uzyska wartość prawda.</i>	


Statystyki . Reset Funk Uśr	[Param Urządzenia / Statystyki / Uśr kroczące]
„-“	„-“ ... Sys . Internal test state ↳ 1..n, lista przypisań.
 <i>Reset statystyk</i>	


Statystyki . Czas trwania Uśr		[Param Urządzenia / Statystyki / Uśr kroczące]
10 min	2 s ... 30 d	S.3
Dostępne tylko gdy:		↳ Czas trwania.
	Czas rejestracji	

Statystyki . Okno Uśr		[Param Urządzenia / Statystyki / Uśr kroczące]
przesuw	przesuw, stałe	S.3
		↳ Konfig. okna.
	Konfiguracja okna	

7.2 Statystyki: Komendy bezpośrednie

Statystyki . Zer Wszys Stat		[Wskazania / Reset]
Nieaktywny	Nieaktywny, Aktywny	P.1
		↳ Tryb.
	<i>Resetowanie wszystkich wartości statystyk (zapotrzebowanie na prąd, zapotrzebowanie na moc, min., maks.)</i>	

Statystyki . Zer Max		[Wskazania / Reset]
Nieaktywny	Nieaktywny, Aktywny	P.1
		↳ Tryb.
	<i>Resetowanie wszystkich wartości maksymalnych</i>	

Statystyki . Zer Min		[Wskazania / Reset]
Nieaktywny	Nieaktywny, Aktywny	P.1
		↳ Tryb.
	<i>Resetowanie wszystkich wartości minimalnych</i>	

Statystyki . Reset Funk Uśr	[Wskazania / Reset]
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.
● Reset statystyk	P.1

7.3 Statystyki: Stany wejść

Statystyki . Uruch Fkcj 1-We	[Wskazania / Stan urządzenia / Statystyki]
↓ Stan wejścia modułu: Start statystyki 1	

7.4 Statystyki: Sygnały (stany wyjść)

Statystyki . Zer Wszys Stat	[Wskazania / Stan urządzenia / Statystyki]
↓ Sygnał: Resetowanie wszystkich wartości statystyk (zapotrzebowanie na prąd, zapotrzebowanie na moc, min., maks.)	

Statystyki . Reset Funk Uśr	[Wskazania / Stan urządzenia / Statystyki]
↓ Sygnał: Reset statystyk	

Statystyki . Zer Max	[Wskazania / Stan urządzenia / Statystyki]
↓ Sygnał: Resetowanie wszystkich wartości maksymalnych	

Statystyki . Zer Min	[Wskazania / Stan urządzenia / Statystyki]
↓ Sygnał: Resetowanie wszystkich wartości minimalnych	

7.5 Statystyki: Liczniki



Statystyki . Zer Licz Wart Max	[Wskazania / Statystyki / Max / Napięcia]
# Liczba resetowań od ostatniego uruchamiania systemu. Znacznik czasu przedstawia datę i czas ostatniego resetowania.	

Statystyki . Zer Licz Wart Min	[Wskazania / Statystyki / Min / Napięcia]
# Liczba resetowań od ostatniego uruchamiania systemu. Znacznik czasu przedstawia datę i czas ostatniego resetowania.	



Liczba resetowań od ostatniego uruchamiania systemu. Znacznik czasu przedstawia datę i czas ostatniego resetowania.

8 Komunikacja


8.1 Scada: Parametry wyboru funkcji urządzenia

Scada . Protokół	[Wybór Modułów]
„-”	„-” ... Profibus S.3  Stosowany protokół.
 <i>Wybierz protokół SCADA, który ma być używany.</i>	


8.2 Scada: Sygnały (stany wyjść)


Scada . SCADA podłącz	[Wskazania / Stan urządzenia / Scada]
 <i>Co najmniej jeden system SCADA jest podłączony do urządzenia.</i>	
Scada . SCADA niepodłącz	[Wskazania / Stan urządzenia / Scada]
 <i>Żaden system SCADA nie jest podłączony do urządzenia</i>	


8.3 Tcplp

Konfig TCP/IP	[Param Urządzenia / TCP/IP / Konfig TCP/IP]
	Ten element reprezentuje specjalne okno dialogowe. (Szczegółowe informacje na ten temat zawiera podręcznik techniczny).
	<i>Konfiguracja protokołu TCP/IP</i>

8.3.1 Tcplp: Ustawienia



Tcplp . Czas utrzym aktywn	[Param Urządzenia / TCP/IP / Ustawienia zaawansowane]
720s	1s ... 7200s S.3
	<i>Czas utrzymywania aktywności to odstęp czasowy pomiędzy dwiema transmisjami utrzymywania aktywności w stanie beczynności</i>


Tcplp . Odstęp utrzym aktywn	[Param Urządzenia / TCP/IP / Ustawienia zaawansowane]
15s	1s ... 60s S.3
	<i>Odstęp czasowy utrzymywania aktywności to odstęp czasowy pomiędzy dwiema kolejnymi retransmisjami utrzymywania aktywności, jeśli nie zostało odebrane potwierdzenie poprzedniej transmisji utrzymania aktywności.</i>



Tcplp . Ponow utrzym aktywn	[Param Urządzenia / TCP/IP / Ustawienia zaawansowane]
3	3 ... 3 S.3
	<i>Ponowienia utrzymania aktywności to liczba retransmisji wykonywanych przed uznaniem, że zakończenie zdalne jest niedostępne.</i>



8.4 DNP3 - Protokół DNP



8.4.1 DNP3: Ustawienia



DNP3 . Funkcja		[Param Urządzenia / DNP3 / Komunikacja]
Nieaktywny	Nieaktywny, Aktywny	S.3
		 Tryb.
 <i>Trwała aktywacja/dezaktywacja modułu/funkcji.</i>		



DNP3 . Nr Portu IP		[Param Urządzenia / DNP3 / Komunikacja]
20000	0 ... 65535	S.3
		 Numer portu IP.
<i>Ogólnie zaleca się zachowanie wartości domyślnej. Jeśli nie jest to możliwe, wybierz numer z zakresu prywatnego 49152-52151 lub 52164-65535, który nie jest jeszcze używany w sieci.</i>		


DNP3 . Szybkość transmisji		[Param Urządzenia / DNP3 / Komunikacja]
19200	1200 ... 115200	S.3
		 Szybkość transmisji.
 <i>Szybkość transmisji podczas komunikacji</i>		


DNP3 . Układ ramki		[Param Urządzenia / DNP3 / Komunikacja]
8E1	8E1, 8O1, 8N1, 8N2	S.3
		 Bajt ramki.
 <i>Układ ramki</i>		



DNP3 . Stan spoczynkowy		[Param Urządzenia / DNP3 / Komunikacja]
Świeci / Wysoki	Nie świeci / Niski, Świeci / Wysoki	S.3
<i>Dost. zależy od sprzętu</i>		 Stan spoczynkowy.
 <i>Stan spoczynkowy łącza optycznego</i>		

DNP3 . WłasnyAdres		[Param Urządzenia / DNP3 / Komunikacja]
Nieaktywny	Nieaktywny, Aktywny	S.3
	 Tryb.	
 <i>Obsługa (automatycznych) adresów własnych</i>		


DNP3 . Potwierdzenie Linku		[Param Urządzenia / DNP3 / Komunikacja]
Nigdy	Nigdy, Zawsze, Na duże	S.3
	 Wersje rozpoczynania komunikacji.	
 <i>Odblokowanie lub zablokowanie wysyłania potwierdzeń ACK na warstwie linku.</i>		


DNP3 . Potwierdzenie Linku Tout		[Param Urządzenia / DNP3 / Komunikacja]
1s	0.1s ... 10.0s	S.3
 <i>Timeout oczekiwania na potwierdzenie na poziomie linku.</i>		


DNP3 . Liczba Powt. Linku		[Param Urządzenia / DNP3 / Komunikacja]
3	0 ... 255	S.3
 <i>Liczba powtórzeń (repetycji) na poziomie linku po błędnej sesji.</i>		


DNP3 . Bit kierunku		[Param Urządzenia / DNP3 / Komunikacja]
Nieaktywny	Nieaktywny, Aktywny	S.3
	 Tryb.	
 <i>Odblokowuje funkcjonalność bitu kierunku. Bit kierunku jest równy 0 dla stacji Slave, a równy 1 dla stacji Master.</i>		


DNP3 . Max rozmiar ramki		[Param Urządzenia / DNP3 / Komunikacja]
255	64 ... 255	S.3
 <i>Ta wartość ogranicza długość ramki netto (tylko dane użytkownika, bez narzutu organizacyjnego).</i>		


DNP3 . Odstęp Powtórzeń Linku		[Param Urządzenia / DNP3 / Komunikacja]
0s	0.0s ... 120.0s	S.3
 <i>Ta wartość specyfikuje okres, w odstępie jakiego, wysyłać ramkę testową linku.</i>		


DNP3 . Potwierdzenie Aplikacji	[Param Urządzenia / DNP3 / Komunikacja]	
Zawsze	Nigdy, Zawsze, Zdarzenie ↳ _AL_ResponseType_k.	S.3
	<i>Określa, czy urządzenie żąda przesyłania potwierdzenia wysyłanych danych ze swojej Warstwy Aplikacji.</i>	






DNP3 . Potwierdzenie Aplikacji Tout	[Param Urządzenia / DNP3 / Komunikacja]	
5s	0.1s ... 10.0s	S.3
	<i>Timeout oczekiwania na potwierdzenie przez Warstwę Aplikacji SCADA odbioru wysłanych danych.</i>	


DNP3 . Liczba Powt. Aplikacji	[Param Urządzenia / DNP3 / Komunikacja]	
0	0 ... 255	S.3
	<i>Liczba prób ponownego przesłania przez urządzenie ramki, fragmentu wiadomości, na Warstwie Aplikacji.</i>	


DNP3 . Wiadomości Samorzutne	[Param Urządzenia / DNP3 / Komunikacja]	
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	S.3
	<i>Aktywuje niezapowiedziane raportowanie. Opcja jest dostępna wyłącznie w przypadku połączeń DNP3 TCP oraz połączeń DNP3 RTU w przypadku połączenia peer-to-peer.</i>	


DNP3 . Wiadomości Samorzutne Tout	[Param Urządzenia / DNP3 / Komunikacja]	
10s	1.0s ... 60.0s	S.3
	<i>Ustala czas, przez który urządzenie będzie oczekiwać na potwierdzenie z Warstwy Aplikacji SCADA, wskazujące, że SCADA otrzymała samorzutny komunikat.</i>	


DNP3 . Liczba Wiadom. Samorzutnych	[Param Urządzenia / DNP3 / Komunikacja]	
2	0 ... 255	S.3
	<i>Ustala liczbę prób ponownego przesłania każdej wiadomości samorzutnej przez urządzenie z osobna, jeżeli urządzenie nie otrzyma potwierdzenia zwrotnego ze SCADA.</i>	


DNP3 . Test Numeru Sekwenc.		[Param Urządzenia / DNP3 / Komunikacja]	
Nieaktywny	Nieaktywny, Aktywny		S.3
	 Tryb.		
	<i>Testuje, czy numer sekwencyjny żądania jest zwiększany o 1. Jeżeli nie jest poprawnie zwiększany, żądanie zostanie zignorowane. Jest rekomendowane, żeby ustawić tą opcję jako nieaktywną, ale niektóre starsze implementacje DNP wymagają jej aktywacji.</i>		
DNP3 . Test SBO		[Param Urządzenia / DNP3 / Komunikacja]	
Aktywny	Nieaktywny, Aktywny		S.3
	 Tryb.		
	<i>Odblokowuje dokładniejsze porównywanie komend SBO i wykonaj. Starsze implementacje DNP wymagają dezaktywacji tej opcji.</i>		
DNP3 . Limit czasu SBO		[Param Urządzenia / DNP3 / Komunikacja]	
30s	1.0s ... 60.0s		S.3
	<i>Wyjścia DNP mogą być sterowane w procedurze dwuetapowej (SBO: ang. „Select Before Operate” — wybór przed działaniem). Wyjścia te należy najpierw wybrać poleceniem wyboru. Bit jest wtedy zarezerwowany dla tego żądania działania. To ustawienie określa czas takiej rezerwacji. Po upływie tego czasu bit jest zwalniany.</i>		
DNP3 . Zimny Restart		[Param Urządzenia / DNP3 / Komunikacja]	
Nieaktywny	Nieaktywny, Aktywny		S.3
	 Tryb.		
	<i>Odblokowuje możliwość wykonania Zimnego Restartu urządzenia z DNP.</i>		
DNP3 . Czas integr strefy niecz		[Param Urządzenia / DNP3 / Komunikacja]	
1	0 ... 300		S.3
	<i>Czas integracji strefy nieczułości.</i>		
DNP3 . Wejście dwustanowe 0		[Param Urządzenia / DNP3 / Mapa sygnałów / Wejścia Dustanowe]	
...			
DNP3 . Wejście dwustanowe 63			
„-”	„-” ... Sys . Internal test state		S.3
	 1..n, lista przypisań.		
	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>		

DNP3 . WejścieDwubitowe 0 ... DNP3 . WejścieDwubitowe 5	[Param Urządzenia / DNP3 / Mapa sygnałów / Wejścia Dustanowe Dubit.]	
„-”	„-”, Łącznik[1] . Położ ↳ 1..n, lista przypisań.	S.3
 <i>Dwubitowe wejście dwustanowe (DNP). Odpowiada dwubitowemu sygnałowi w urządzeniu zabezpieczającym.</i>		


DNP3 . Liczniki 0 ... DNP3 . Liczniki 7	[Param Urządzenia / DNP3 / Mapa sygnałów / Liczniki]	
„-”	„-” ... Sys . Licz godz pracy ↳ 1..n, lista przypisań.	S.3
 <i>Licznik może być używany do raportowania wartości liczników w urządzeniu do SCADA DNP.</i>		

DNP3 . Wartość analogowa 0 ... DNP3 . Wartość analogowa 31	[Param Urządzenia / DNP3 / Mapa sygnałów / Wej Analog]	
„-”	„-” ... VT . UL31 THD ↳ 1..n, ListRejTrend.	S.3
 <i>Wielkości analogowe mogą być używane do raportowania wartości analogowych w urządzeniu do SCADA DNP.</i>		

DNP3 . Współczynnik skali 0 ... DNP3 . Współczynnik skali 31	[Param Urządzenia / DNP3 / Mapa sygnałów / Wej Analog]	
1	0.001 ... 1000000 ↳ Współczynnik skali.	S.3
 <i>Współczynnik skali używany jest do przeliczenia wartości mierzonej na liczbę całkowitą</i>		

DNP3 . Strefa nieczułości 0	[Param Urządzenia / DNP3 / Mapa sygnałów / Wej Analog]	
...		
DNP3 . Strefa nieczułości 31		
1%	0.01% ... 100.00%	S.3
	<i>Jeżeli zmiana wartości mierzonej jest większa niż wartość strefy nieczułości, zostanie to zgłoszone do SCADA DNP.</i>	


8.4.2 DNP3: Komendy bezpośrednie

DNP3 . Res Liczn Diagn	[Wskazania / Licz i Przegl Danych / DNP3] [Wskazania / Reset]	
Nieaktywny	Nieaktywny, Aktywny  Tryb.	S.3
<input checked="" type="radio"/>	<i>Reset wszystkich liczników diagnostycznych</i>	

DNP3 . Slave ID	[Param Urządzenia / DNP3 / Komunikacja]	
1	0 ... 65519	S.3
<input checked="" type="radio"/>	<i>Slave ID (Device Adress).</i>	

DNP3 . Master ID	[Param Urządzenia / DNP3 / Komunikacja]	
65500	0 ... 65519	S.3
<input checked="" type="radio"/>	<i>Master ID (SCADA Address).</i>	

8.4.3 DNP3: Stany wejść

DNP3 . Wejście dwustanowe0-I	[Wskazania / Stan urządzenia / DNP3 / Wejścia Dustanowe]	
...		
DNP3 . Wejście dwustanowe63-I		
	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>	

DNP3 . WejścieDwubitowe0-I	[Wskazania / Stan urządzenia / DNP3 / Wejścia Dustanowe Dubit.]
...	
DNP3 . WejścieDwubitowe5-I	
↓	<i>Dwubitowe wejście dwustanowe (DNP). Odpowiada dwubitowemu sygnałowi w urządzeniu zabezpieczającym.</i>

8.4.4 DNP3: Sygnały (stany wyjść)

DNP3 . zajęty	[Wskazania / Stan urządzenia / DNP3 / Stan]
↓	<i>Ten komunikat jest ustawiany po uruchomieniu protokołu. Zostanie zresetowany, jeśli protokół zostanie wyłączony.</i>

DNP3 . gotowy	[Wskazania / Stan urządzenia / DNP3 / Stan]
↓	<i>Ten komunikat zostanie ustawiony, jeśli protokół został pomyślnie uruchomiony i jest gotowy do wymiany danych.</i>

DNP3 . aktywny	[Wskazania / Stan urządzenia / DNP3 / Stan]
↓	<i>Komunikacja z urządzeniem master (SCADA) jest aktywna.</i> <i>Zauważ, że dla TCP/UDP ten stan ma stałe wartość „Niski”, dopóki parametr »Potwierdź DataLink« nie zostanie ustawiony na wartość „Zawsze”.</i>

8.4.5 DNP3: Liczniki

DNP3 . Liczba otrzymanych	[Wskazania / Licz i Przegl Danych / DNP3]
#	<i>Licznik diagnostyczny: Liczba otrzymanych znaków</i>

DNP3 . Liczba wysłanych	[Wskazania / Licz i Przegl Danych / DNP3]
#	<i>Licznik diagnostyczny: Liczba wysłanych znaków</i>

DNP3 . Liczba uszkodzonych	[Wskazania / Licz i Przegl Danych / DNP3]
#	<i>Licznik diagnostyczny: Liczba uszkodzonych ramek. Duża liczba wskazuje na zakłócone połączenie szeregowo.</i>

DNP3 . Liczba błędów parzyst	[Wskazania / Licz i Przegl Danych / DNP3]
#	<i>Licznik diagnostyczny: Liczba błędów parzystości. Duża liczba wskazuje na zakłócone połączenie szeregowo.</i>

DNP3 . Liczba przerw sygnału

[Wskazania / Licz i Przegł Danych / DNP3]

Licznik diagnostyczny: Liczba sygnałów przerywania. Duża liczba wskazuje na zakłócone połączenie szeregowo.


DNP3 . LBłądSumKontr



[Wskazania / Licz i Przegł Danych / DNP3]



Licznik diagnostyczny: Liczba otrzymanych ramek z błędem sumy kontrolnej.



8.5 Modbus


8.5.1 Modbus: Ustawienia


Modbus . Czas zapytania		[Param Urządzenia / Modbus / Komunikacja / Ustawienia ogólne]
10s	1s ... 3600s	S.3
	<i>Jeżeli w tym czasie nie będzie przesyłane żadne zapytanie z systemu SCADA, to gdy czas oczekiwania wygaśnie urządzenie zinterpretuje to jako błąd transmisji wewnątrz systemu SCADA.</i>	


Modbus . Scada KmdBlk		[Param Urządzenia / Modbus / Komunikacja / Ustawienia ogólne]
Nieaktywny	Nieaktywny, Aktywny  Tryb.	S.3
	<i>Aktywacja (zezwozenie)/ Deaktywacja (niedopuszczenie) blokowania komunikacji systemu SCADA</i>	


Modbus . Wyłącz podtrzymanie		[Param Urządzenia / Modbus / Komunikacja / Ustawienia ogólne]
Nieaktywny	Nieaktywny, Aktywny  Tryb.	S.3
	<i>Wyłączenie podtrzymania: Jeśli ten parametr jest aktywny (prawda), to żaden stan Modbus nie będzie podtrzymany. Oznacza to iż sygnały wyłącz nie będą podtrzymane przez Modbus.</i>	


Modbus . ZezwOdst		[Param Urządzenia / Modbus / Komunikacja / Ustawienia ogólne]
Nieaktywny	Nieaktywny, Aktywny  Tryb.	S.3
	<i>Jeśli ten parametr jest aktywny (prawda), użytkownik może zażądać zestawu rejestru Modbus bez uzyskiwania wyjątku z powodu nieprawidłowego adresu w żądanej tablicy. Nieprawidłowe adresy mają specjalną wartość 0xFAFA, ale użytkownik jest odpowiedzialny za ignorowanie nieprawidłowych adresów. Uwaga: Jeśli adres jest prawidłowy, ta wartość specjalna może być prawidłowa.</i>	





Modbus . Stan spoczynkowy		[Param Urządzenia / Modbus / Komunikacja / Ustawienia ogólne]
Świeci / Wysoki	Nie świeci / Niski, Świeci / Wysoki	S.3
<i>Dost. zależy od sprzętu</i>		↳ Stan spoczynkowy.
 <i>Stan spoczynkowy łączy optycznego</i>		


Modbus . Konfig portu TCP		[Param Urządzenia / Modbus / Komunikacja / TCP]
Domyślny	Domyślny, Prywatny	S.3
		↳ Wybór portu.
 <i>Konfiguracja portu TCP: ten parametr musi mieć ustawienie „Prywatny” tylko wówczas, gdy będzie używany inny port TCP poza domyślnym.</i>		

Modbus . Port		[Param Urządzenia / Modbus / Komunikacja / TCP]
502	Jeśli: Modbus . Konfig portu TCP = Domyślny • 502 ... 502 Jeśli: Modbus . Konfig portu TCP = Prywatny • 49152 ... 65535	S.3
 <i>Numer portu IP.</i> <i>Ogólnie zaleca się zachowanie wartości domyślnej. Jeśli nie jest to możliwe, wybierz numer z zakresu prywatnego 49152-52151 lub 52164-65535, który nie jest jeszcze używany w sieci.</i>		


Modbus . Czas oczekiwania		[Param Urządzenia / Modbus / Komunikacja / RTU]
1s	0.01s ... 10.00s	S.3
 <i>System SCADA musi w tym czasie otrzymać odpowiedź, w przeciwnym razie żądanie zostanie pominięte. W takim przypadku system SCADA wykryje błąd i system SCADA musi wysłać nowe żądanie,</i>		


Modbus . Szybkość transmisji		[Param Urządzenia / Modbus / Komunikacja / RTU]
19200	1200, 2400, 4800, 9600, 19200, 38400	S.3
		↳ Szybkość transmisji.
 <i>Szybkość transmisji</i>		


Modbus . Ustawienia fizyczne		[Param Urządzenia / Modbus / Komunikacja / RTU]	
8E1		8E1, 8O1, 8N1, 8N2 ↳ Bajt ramki.	S.3
	<i>Cyfra 1: Liczba bitów. Cyfra 2: E = bit parzystości, O = bit nieparzystości, N = brak kontroli parzystości. Cyfra 3: Ilość bitów stopu. Więcej informacji na temat kontroli parzystości: Istnieje możliwość, by po bitach danych nastąpił bit parzystości, który jest wykorzystywany do rozpoznawania błędów komunikacji. Kontrola parzystości zapewnia, że dla bitów parzystości ("E") w przesyłanych danych zawsze występuje parzysta liczba bitów z wartością "1" a dla nieparzystości ("O") dane składają się z nieparzystej wartości "1" . Możliwe jest również przesyłanie bitów bez kontroli parzystości ("N"). Więcej informacji na temat bitów stopu: Koniec wysyłanych danych jest oznaczony przez bity stopu.</i>		
Modbus . Konf Wej Bin1		[Param Urządzenia / Modbus / Rejestry Konf / Stany]	
...			
Modbus . Konf Wej Bin32			
„-”		„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	S.3
	<i>Wirtualne wejście dwustanowe.</i>		
Modbus . Podtrzym Konf Wej Bin1		[Param Urządzenia / Modbus / Rejestry Konf / Stany]	
...			
Modbus . Podtrzym Konf Wej Bin32			
Nieaktywny		Nieaktywny, Aktywny ↳ Tryb.	S.3
	<i>Podtrzymywane konfigurowalne wejście binarne</i>		
Modbus . Przyp War Mierz 1		[Param Urządzenia / Modbus / Rejestry Konf / Wartości mierzone]	
...			
Modbus . Przyp War Mierz 16			
„-”		„-” ... VT . UL31 THD ↳ 1..n, ListRejTrend.	S.3
	<i>Przypisane wartości mierzone Można je wykorzystywać w urządzeniu master Modbus.</i>		

Modbus . Typ mapowania SCADA	[Param Urządzenia / Modbus / Konfig. obiektu danych]	
Standard	Standard, Zdefiniowane przez użytkownika ↳ Typ mapowania SCADA.	S.3
	<i>To ustawienie określa, czy protokół komunikacyjny ma korzystać z domyślnego mapowania obiektów danych, czy mapowania zdefiniowanego przez użytkownika, załadowanego z pliku *.HptSMap.</i>	


8.5.2 Modbus: Komendy bezpośrednie

Modbus . Reset licz. diag.	[Wskazania / Reset]	
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	P.1
	<i>Wszystkie liczniki diagnostyczne Modbus będą skasowane</i>	


Modbus . ID urządzenia	[Param Urządzenia / Modbus / Komunikacja / TCP]	
255	1 ... 255	P.1
	<i>Ten parametr jest używany w przypadku połączenia sieci Modbus RTU z siecią Modbus TCP</i>	

Modbus . Slave ID	[Param Urządzenia / Modbus / Komunikacja / RTU]	
1	1 ... 247	P.1
	<i>Adres urządzenia (Slave ID) w obrębie szyny systemowej. Każde urządzenie musi posiadać własny unikalny adres w obrębie szyny systemowej.</i>	

8.5.3 Modbus: Stany wejść

Modbus . Konf Wej Bin1-We	[Wskazania / Stan urządzenia / Modbus / Rejestry Konf]	
...		
Modbus . Konf Wej Bin32-We		
	<i>Stan wejścia modułu: Konf Wej Bin</i>	

8.5.4 Modbus: Sygnały (stany wyjść)

Modbus . Transmisja RTU	[Wskazania / Stan urządzenia / Modbus / Stan]	
	<i>Sygnał: SCADA aktywna</i>	

Modbus . Transmisja TCP	[Wskazania / Stan urządzenia / Modbus / Stan]
↑	<i>Sygnał: SCADA aktywna</i>


Modbus . Device Type	[Wskazania / Stan urządzenia / Modbus / Stan]
↑	<p><i>Typ urządzenia: kod typu urządzenia dla relacji między nazwą urządzenia a jego kodem Modbus.</i></p> <p><i>Woodward:</i></p> <p><i>MRI4 - 1000</i></p> <p><i>MRU4 - 1001</i></p> <p><i>MRA4 - 1002</i></p> <p><i>MCA4 - 1003</i></p> <p><i>MRDT4 - 1005</i></p> <p><i>MCDTV4 - 1006</i></p> <p><i>MCDGV4 - 1007</i></p> <p><i>MRM4 - 1009</i></p> <p><i>MRMV4 - 1010</i></p> <p><i>MCDLV4 - 1011</i></p>


Modbus . Wersja Prot Kom	[Wskazania / Stan urządzenia / Modbus / Stan]
↑	<i>Wersja protokołu komunikacyjnego Modbus. Numer wersji zmienia się, jeśli jakiś element staje się niezgodny z poprzednimi wydaniem protokołu Modbus.</i>


Modbus . Scada Kmd 1	[Wskazania / Stan urządzenia / Modbus / Rozkazy]
...	
Modbus . Scada Kmd 16	
↑	<i>Komenda SCADA</i>

8.5.5 Modbus: Wartości mierzone


Modbus . Przyp War Mierz 1	[Wskazania / Licz i Przegl Danych / Modbus / Wartości mierzone]
...	
Modbus . Przyp War Mierz 16	
↗	<i>Przypisane wartości mierzone Można je wykorzystywać w urządzeniu master Modbus.</i>


Modbus . Inf. o konfigur.	[Param Urządzenia / Modbus / Konfig. obiektu danych]
 <i>Komentarz dot. konfiguracji (wprowadzony przez użytkownika podczas konfigurowania systemu SCADA)</i>	


Modbus . Wersja konfigur.	[Param Urządzenia / Modbus / Konfig. obiektu danych]
 <i>Wersja zdefiniowanej przez użytkownika konfiguracji systemu SCADA</i>	

Modbus . Status konfigur.	[Param Urządzenia / Modbus / Konfig. obiektu danych]
Zmiana	Zmiana, OK, Konfig. niedost., Błąd ↪ Status konfigur..
 <i>Status zdefiniowanej przez użytkownika konfiguracji systemu SCADA.</i>	
<i>Możliwe wartości:</i>	
<i>- Nowa konfiguracja systemu SCADA jest ładowana, ale nie jest jeszcze aktywna.</i>	
<i>- Konfiguracja systemu SCADA jest aktywna.</i>	
<i>- Zdefiniowana przez użytkownika konfiguracja systemu SCADA nie jest dostępna (np. nie została załadowana do urządzenia).</i>	
<i>- Nieoczekiwany błąd. Skontaktuj się z działem serwisowym.</i>	

8.5.6 Modbus: Liczniki

Modbus . CałkLiczbaZapyt	[Wskazania / Licz i Przegl Danych / Modbus / TCP] [Wskazania / Licz i Przegl Danych / Modbus / RTU]
 <i>Całkowita liczba zapytań dla pozostałych urządzeń slave</i>	


Modbus . LiczbaZapytDlaMnie	[Wskazania / Licz i Przegl Danych / Modbus / TCP] [Wskazania / Licz i Przegl Danych / Modbus / RTU]
 <i>Całkowita liczba zapytań dla tego urządzenia slave</i>	


Modbus . NrOdpowiedzi	[Wskazania / Licz i Przegl Danych / Modbus / TCP] [Wskazania / Licz i Przegl Danych / Modbus / RTU]
 <i>Całkowita liczba zapytań, na które wystąpiła odpowiedź.</i>	

Modbus . LiczbaBłędnychZapyt	[Wskazania / Licz i Przegł Danych / Modbus / TCP]
#	<i>Całkowita liczba błędnych zapytań. Zapytanie nie mogło być zrozumiane</i>
Modbus . LiczbaWewBłędów	[Wskazania / Licz i Przegł Danych / Modbus / TCP]
#	<i>Całkowita liczba wewnętrznych błędów podczas interpretacji zapytania</i>
Modbus . LiczbaUszkRamek	[Wskazania / Licz i Przegł Danych / Modbus / RTU]
#	<i>Całkowita liczba błędnych bloków transmisji danych. Fizycznie uszkodzony blok transmisji danych</i>
Modbus . LiczbaBłędówParzys	[Wskazania / Licz i Przegł Danych / Modbus / RTU]
#	<i>Całkowita liczba błędów parzystości. Fizycznie uszkodzony blok danych</i>
Modbus . LiczbaZapytPrzekrCzasOdp	[Wskazania / Licz i Przegł Danych / Modbus / RTU]
#	<i>Całkowita liczba zapytań z przekroczonym czasem odpowiedzi. Fizycznie uszkodzony blok danych</i>
Modbus . LiczbaNadpisBłędów	[Wskazania / Licz i Przegł Danych / Modbus / RTU]
#	<i>Całkowita liczba błędów nadpisanych. Fizycznie uszkodzony blok danych</i>
Modbus . LiczbaPrzerw	[Wskazania / Licz i Przegł Danych / Modbus / RTU]
#	<i>Liczba wykrytych przerw komunikacji</i>


8.6 IEC 61850 - IEC 61850 — komunikacja

8.6.1 IEC 61850: Ustawienia


IEC 61850 . Funkcja	[Param Urządzenia / IEC 61850 / Komunikacja]	
Nieaktywny	Nieaktywny, Aktywny ↳ 1..n, ListWłWył.	S.3
 <i>Trwała aktywacja/dezaktywacja modułu/funkcji.</i>		


IEC 61850 . Czas integr strefy niecz	[Param Urządzenia / IEC 61850 / Komunikacja]	
0	0 ... 300	S.3
 <i>Czas integracji strefy nieczułości.</i>		


8.6.2 IEC 61850: Komendy bezpośrednie


IEC 61850 . ResetStatyst	[Wskazania / Reset]	
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	P.1
 <i>Resetowanie wszystkich liczników diagnostycznych modułu IEC61850</i>		


8.6.3 IEC 61850: Sygnały (stany wyjść)

IEC 61850 . Klient MMS połączony	[Wskazania / Stan urządzenia / IEC 61850 / Stan]	
 <i>Co najmniej jeden klient MMS jest połączony z urządzeniem</i>		



IEC 61850 . Wszyst Goose Sub.akt.	[Wskazania / Stan urządzenia / IEC 61850 / Stan]	
 <i>Wszystkie moduły Goose Subscriber w urządzeniu działają.</i>		



IEC 61850 . SPCSO1 ... IEC 61850 . SPCSO32	[Wskazania / Stan urządzenia / IEC 61850 / WejściaSterowania]	
 <i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>		



IEC 61850 . GOSINGGIO1.Ind1.stVal	[Wskazania / Stan urządzenia / IEC 61850 / Wejścia wirtualne 1]
...	[Wskazania / Stan urządzenia / IEC 61850 / Wejścia wirtualne 2]
IEC 61850 . GOSINGGIO2.Ind32.stVal	
 Sygnał: Wejście wirtualne (IEC61850 GGIO Ind): Stan	

IEC 61850 . GOSINGGIO1.Ind1.q	[Wskazania / Stan urządzenia / IEC 61850 / Wejścia wirtualne 1]
...	[Wskazania / Stan urządzenia / IEC 61850 / Wejścia wirtualne 2]
IEC 61850 . GOSINGGIO2.Ind32.q	
 Sygnał: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO	

8.6.4 IEC 61850: Wartości mierzone

IEC 61850 . StanWydawcyGoose	[Wskazania / Stan urządzenia / IEC 61850 / Stan]
Wył	Wył, Wł, Błąd  Stan.
 Stan programu GOOSE Publisher (wł. lub wył.)	

IEC 61850 . StanSubskrGoose	[Wskazania / Stan urządzenia / IEC 61850 / Stan]
Wył	Wył, Wł, Błąd  Stan.
 Stan modułu GOOSE Subscriber (wł. lub wył.)	

IEC 61850 . StanSerweraMMS	[Wskazania / Stan urządzenia / IEC 61850 / Stan]
Wył	Wył, Wł, Błąd  Stan.
 Stan serwera MMS Server (wł. lub wył.)	

8.6.5 IEC 61850: Liczniki

IEC 61850 . LiWszRxGoose	[Wskazania / Licz i Przegl Danych / IEC 61850]
#	<i>Całkowita liczba odebranych wiadomości GOOSE, w tym wiadomości dla innych urządzeń (wiadomości subskrybowane i niesubskrybowane).</i>
IEC 61850 . LiSubskrRxGoose	[Wskazania / Licz i Przegl Danych / IEC 61850]
#	<i>Całkowita liczba subskrybowanych wiadomości GOOSE, w tym wiadomości o nieprawidłowej treści.</i>
IEC 61850 . LiPoprawnRxGoose	[Wskazania / Licz i Przegl Danych / IEC 61850]
#	<i>Całkowita liczba subskrybowanych i prawidłowo odebranych wiadomości GOOSE.</i>
IEC 61850 . LiNowRxGoose	[Wskazania / Licz i Przegl Danych / IEC 61850]
#	<i>Liczba subskrybowanych i prawidłowo odebranych wiadomości GOOSE o nowej treści.</i>
IEC 61850 . LiWszTxGoose	[Wskazania / Licz i Przegl Danych / IEC 61850]
#	<i>Całkowita liczba wiadomości GOOSE opublikowanych przez to urządzenie.</i>
IEC 61850 . LiNowTxGoose	[Wskazania / Licz i Przegl Danych / IEC 61850]
#	<i>Całkowita liczba nowych wiadomości GOOSE (o zmodyfikowanej treści) opublikowanych przez to urządzenie.</i>
IEC 61850 . LiczbaWszŻądańSerwera	[Wskazania / Licz i Przegl Danych / IEC 61850]
#	<i>Całkowita liczba żądań serwera MMS Server, w tym nieprawidłowe żądania.</i>
IEC 61850 . LiWszOdczDanych	[Wskazania / Licz i Przegl Danych / IEC 61850]
#	<i>Całkowita liczba wartości odczytanych z tego urządzenia, w tym nieprawidłowe żądania.</i>
IEC 61850 . LiPoprawnOdczDanych	[Wskazania / Licz i Przegl Danych / IEC 61850]
#	<i>Całkowita liczba wartości odczytanych prawidłowo z tego urządzenia.</i>
IEC 61850 . LiWszZapisanDanych	[Wskazania / Licz i Przegl Danych / IEC 61850]
#	<i>Całkowita liczba wartości zapisanych na tym urządzeniu, łącznie z nieprawidłowymi.</i>

IEC 61850 . **LiPoprawnZapisanDanych** [Wskazania / Licz i Przegł Danych / IEC 61850]

Całkowita liczba wartości zapisanych prawidłowo na tym urządzeniu.

IEC 61850 . **LiPowZmianyDanych** [Wskazania / Licz i Przegł Danych / IEC 61850]


Liczba zmian wykrytych w zbiorach danych opublikowanych za pomocą wiadomości GOOSE.

IEC 61850 . **Liczba połączeń klienckich** [Wskazania / Licz i Przegł Danych / IEC 61850]


Liczba aktywnych połączeń klientów MMS

8.6.6 IEC 61850 - Wyj. wirt.

8.6.6.1 IEC 61850: Ustawienia



IEC 61850 . COUTGGIO1.Ind1.stVal ... IEC 61850 . COUTGGIO1.Ind32.stVal	[Param Urządzenia / IEC 61850 / Wyjścia wirtualne 1]
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.
 Wyjście wirtualne. Ten sygnał można przypisać lub zwizualizować za pomocą pliku SCD do innych urządzeń w podstacji IEC61850.	S.3



8.6.6.2 IEC 61850: Stany wejść



IEC 61850 . COUTGGIO1.Ind1.stVal-We ... IEC 61850 . COUTGGIO1.Ind32.stVal-We	[Wskazania / Stan urządzenia / IEC 61850 / Wyjścia wirtualne 1]
 Stan wejścia modułu: Stan binarny wyjścia wirtualnego (GGIO)	



8.7 IEC103 - IEC 60870-5-103 — komunikacja



8.7.1 IEC103: Ustawienia


IEC103 . Funkcja	[Param Urządzenia / IEC103 / Ustawienia ogólne]	
Nieaktywny	Nieaktywny, Aktywny  Tryb.	S.3
 Aktywacja i dezaktywacja komunikacji IEC103.		


IEC103 . Szybkość transmisji	[Param Urządzenia / IEC103 / Ustawienia ogólne]	
19200	1200, 2400, 4800, 9600, 19200, 38400, 57600  Szybkość transmisji.	S.3
 Szybkość transmisji		



IEC103 . Ustawienia fizyczne	[Param Urządzenia / IEC103 / Ustawienia ogólne]	
8E1	8E1, 8O1, 8N1, 8N2  Bajt ramki.	S.3
 <i>Cyfra 1: Liczba bitów. Cyfra 2: E = bit parzystości, O = bit nieparzystości, N = brak kontroli parzystości. Cyfra 3: Ilość bitów stopu. Więcej informacji na temat kontroli parzystości: Istnieje możliwość, by po bitach danych nastąpił bit parzystości, który jest wykorzystywany do rozpoznawania błędów komunikacji. Kontrola parzystości zapewnia, że dla bitów parzystości ("E") w przesyłanych danych zawsze występuje parzysta liczba bitów z wartością "1" a dla nieparzystości ("O") dane składają się z nieparzystej wartości "1" . Możliwe jest również przesyłanie bitów bez kontroli parzystości ("N"). Więcej informacji na temat bitów stopu: Koniec wysyłanych danych jest oznaczony przez bity stopu.</i>		



IEC103 . Strefa czasowa	[Param Urządzenia / IEC103 / Ustawienia ogólne]	
UTC	UTC, Czas lokalny  Strefa czasowa.	S.3
 <i>Pozwala wybrać, czy znaczniki czasu w komunikatach IEC103 będą podawane w czasie UTC, czy lokalnym. (Ustawienie „czasu lokalnego” zawsze uwzględnia ustawienia zmiany z czasu letniego na zimowy).</i>		



IEC103 . Transfer Zapisu Zakłócenia	[Param Urządzenia / IEC103 / Ustawienia ogólne]	
Nieaktywny	Nieaktywny, Aktywny  Tryb.	S.3
 Włącza transmisję zapisów zakłóceń		


IEC103 . Częstotliwość impulsu energii	[Param Urządzenia / IEC103 / Ustawienia ogólne]	
0	0 ... 0	S.3
	<i>Wartości energii są zawsze wysyłane jako wartości licznika (tj. jako liczby całkowite). To ustawienie określa jednostkę: w przypadku ustawienia wartości „1” stan każdego licznika będzie się zwiększał o 1 kWh, w przypadku ustawienia wartości „2” - o 2 kWh itp. Ustawienie wartości „0” powoduje, że nie są wysyłane żadne wartości energii.</i>	

IEC103 . Czas zapytania	[Param Urządzenia / IEC103 / Ustawienia ogólne]	
60s	1s ... 3600s	S.3
	<i>Jeżeli w tym czasie nie będzie przesyłane żadne zapytanie z systemu SCADA, to gdy czas oczekiwania wygaśnie urządzenie zinterpretuje to jako błąd transmisji wewnątrz systemu SCADA.</i>	

IEC103 . DFC-Compat.	[Param Urządzenia / IEC103 / Ustawienia ogólne]	
Nieaktywny	Nieaktywny, Aktywny  Tryb.	S.3
	<i>To ustawienie jest wymagane jedynie w przypadku niektórych implementacji podstacji. Jeśli wystąpią problemy komunikacyjne związane z kolejką odpowiadania na komendy, to ustawienie powoduje przełączenie na inne zachowanie urządzenia.</i>	

IEC103 . Typ mapowania SCADA	[Param Urządzenia / IEC103 / Konfig. obiektu danych]	
Standard	Standard, Zdefiniowane przez użytkownika  Typ mapowania SCADA.	S.3
	<i>To ustawienie określa, czy protokół komunikacyjny ma korzystać z domyślnego mapowania obiektów danych, czy mapowania zdefiniowanego przez użytkownika, załadowanego z pliku *.HptSMap.</i>	

IEC103 . Zewn. aktyw. trybu test.	[Serwis / Tryb testu (Nieakt) / Scada / IEC103]	
Gen Przeb Sin . Praca	„-” ... Sys . Internal test state  1..n, lista przypisań.	S.3
	<i>Sygnal przypisany do tego parametru przełącza komunikację IEC103 w tryb testowy.</i>	

IEC103 . Zewn. aktyw. blok. MD		[Serwis / Tryb testu (Nieakt) / Scada / IEC103]
„-”	„-” ... Sys . Internal test state	S.3
	↳ 1..n, lista przypisań.	
	<i>Sygnal przypisany do tego parametru aktywuje blokadę transmisji IEC103 w kierunku monitora.</i>	

8.7.2 IEC103: Komendy bezpośrednie

IEC103 . Res Liczn Diagn		[Wskazania / Reset]
Nieaktywny	Nieaktywny, Aktywny	S.3
	↳ Tryb.	
⦿	<i>Reset wszystkich liczników diagnostycznych</i>	

IEC103 . Slave ID		[Param Urządzenia / IEC103 / Ustawienia ogólne]
1	1 ... 247	S.3
⦿	<i>Adres urządzenia (Slave ID) w obrębie szyny systemowej. Każde urządzenie musi posiadać własny unikalny adres w obrębie szyny systemowej.</i>	

IEC103 . Aktywacja trybu testowego		[Serwis / Tryb testu (Nieakt) / Scada / IEC103]
Nieaktywny	Nieaktywny, Aktywny	S.3
	↳ Tryb.	
⦿	<i>Ten parametr sterowania bezpośredniego przełącza komunikację IEC103 w tryb testowy (lub z powrotem do trybu normalnego).</i>	


IEC103 . Aktywacja blokady MD		[Serwis / Tryb testu (Nieakt) / Scada / IEC103]
Nieaktywny	Nieaktywny, Aktywny	S.3
	↳ Tryb.	
⦿	<i>Ten parametr sterowania bezpośredniego aktywuje (lub dezaktywuje) blokadę transmisji IEC103 w kierunku monitora.</i>	

8.7.3 IEC103: Sygnały (stany wyjść)

IEC103 . Scada Kmd 1	[Wskazania / Stan urządzenia / IEC103]
...	
IEC103 . Scada Kmd 10	
⬆️ <i>Komenda SCADA</i>	
IEC103 . Transmisja	[Wskazania / Stan urządzenia / IEC103]
⬆️ <i>Sygnał: SCADA aktywna</i>	
IEC103 . Zdarz błędu utraczone	[Wskazania / Stan urządzenia / IEC103]
⬆️ <i>Zdarzenie błędu utraczone</i>	
IEC103 . Tryb testowy aktywny	[Wskazania / Stan urządzenia / IEC103]
⬆️ <i>Sygnał: komunikacja IEC103 została przestawiona w tryb testowy.</i>	
IEC103 . Blokada MD aktywna	[Wskazania / Stan urządzenia / IEC103]
⬆️ <i>Sygnał: blokada transmisji IEC103 w kierunku monitora została aktywowana.</i>	

8.7.4 IEC103: Wartości mierzone

IEC103 . Inf. o konfigur.	[Param Urządzenia / IEC103 / Konfig. obiektu danych]
📄 <i>Komentarz dot. konfiguracji (wprowadzony przez użytkownika podczas konfigurowania systemu SCADA)</i>	
IEC103 . Wersja konfigur.	[Param Urządzenia / IEC103 / Konfig. obiektu danych]
📄 <i>Wersja zdefiniowanej przez użytkownika konfiguracji systemu SCADA</i>	



IEC103 . Status konfig.	[Param Urządzenia / IEC103 / Konfig. obiektu danych]
Zmiana	Zmiana, OK, Konfig. niedost., Błąd ↳ Status konfig..
	<p><i>Status zdefiniowanej przez użytkownika konfiguracji systemu SCADA.</i></p> <p><i>Możliwe wartości:</i></p> <ul style="list-style-type: none"> - <i>Zmiana: Nowa konfiguracja systemu SCADA jest ładowana, ale nie jest jeszcze aktywna.</i> - <i>OK: Konfiguracja systemu SCADA jest aktywna.</i> - <i>Konfig. niedost.: Zdefiniowana przez użytkownika konfiguracja systemu SCADA nie jest dostępna (np. nie została załadowana do urządzenia).</i> - <i>Błąd: Nieoczekiwany błąd. Skontaktuj się z działem serwisowym.</i>



8.7.5 IEC103: Liczniki


IEC103 . Liczba otrzymanych	[Wskazania / Licz i Przegl Danych / IEC103]
	<i>Całkowita liczba otrzymanych wiadomości</i>
IEC103 . Liczba wysłanych	[Wskazania / Licz i Przegl Danych / IEC103]
	<i>Całkowita liczba wysłanych wiadomości</i>
IEC103 . Liczba uszkodzonych	[Wskazania / Licz i Przegl Danych / IEC103]
	<i>Liczba uszkodzonych wiadomości</i>
IEC103 . Liczba błędów parzyst	[Wskazania / Licz i Przegl Danych / IEC103]
	<i>Liczba błędów parzystości</i>
IEC103 . Liczba przerw sygnału	[Wskazania / Licz i Przegl Danych / IEC103]
	<i>Liczba przerwanych połączeń</i>
IEC103 . Liczba błędów wewn	[Wskazania / Licz i Przegl Danych / IEC103]
	<i>Liczba błędów wewnętrznych</i>
IEC103 . Liczba złych CRC	[Wskazania / Licz i Przegl Danych / IEC103]
	<i>Liczba błędów sumy kontrolnej</i>



8.8 IEC104 - IEC 60870-5-104 — komunikacja


8.8.1 IEC104: Ustawienia









IEC104 . Funkcja	[Param Urządzenia / IEC104 / Ustawienia ogólne]	
Nieaktywny	Nieaktywny, Aktywny  Tryb.	S.3
 <i>Aktywacja i dezaktywacja komunikacji IEC104.</i>		


IEC104 . Konfig portu TCP	[Param Urządzenia / IEC104 / Ustawienia ogólne]	
Domyślny	Domyślny, Prywatny  Wybór portu.	S.3
 <i>Konfiguracja portu TCP: ten parametr musi mieć ustawienie „Prywatny” tylko wówczas, gdy będzie używany inny port TCP poza domyślnym.</i>		

IEC104 . Port	[Param Urządzenia / IEC104 / Ustawienia ogólne]	
2404	Jeśli: IEC104 . Konfig portu TCP = Domyślny <ul style="list-style-type: none"> • 2404 ... 2404 Jeśli: IEC104 . Konfig portu TCP = Prywatny <ul style="list-style-type: none"> • 49152 ... 65535 	S.3
 <i>Numer portu IP.</i> <i>Ogólnie zaleca się zachowanie wartości domyślnej. Jeśli nie jest to możliwe, wybierz numer z zakresu prywatnego 49152-52151 lub 52164-65535, który nie jest jeszcze używany w sieci.</i>		


IEC104 . Strefa czasowa	[Param Urządzenia / IEC104 / Ustawienia ogólne]	
UTC	UTC, Czas lokalny  Strefa czasowa.	S.3
 <i>Pozwala wybrać, czy znaczniki czasu w przesyłanych telegramach komunikacyjnych będą podawane w czasie UTC, czy lokalnym. (Ustawienie „Czas lokalny” zawsze uwzględnia ustawienia zmiany z czasu letniego na zimowy).</i>		



IEC104 . Czas integr strefy niecz	[Param Urządzenia / IEC104 / Ustawienia ogólne]	
1s	0s ... 1000s	S.3
 <i>Czas integracji strefy nieczułości.</i>		



IEC104 . Limit czasu SBE		[Param Urządzenia / IEC104 / Ustawienia ogólne]
30s	1s ... 60s	S.3
	<i>Wyjścia komunikacyjne mogą być sterowane w procedurze dwuetapowej (SBE: ang. „Select Before Execute” — wybór przed wykonaniem). Wyjścia te należy najpierw wybrać poleceniem wyboru. Bit jest wtedy zarezerwowany dla tego żądania wykonania. To ustawienie określa czas takiej rezerwacji. Po upływie tego czasu bit jest zwalniany.</i>	
IEC104 . Limit czasu t0		[Param Urządzenia / IEC104 / Zaawansowane]
30s	30s ... 30s	S.3
	<i>Limit czasu nawiązania połączenia</i>	
IEC104 . Limit czasu t1		[Param Urządzenia / IEC104 / Zaawansowane]
15s	15s ... 15s	S.3
	<i>Limit czasu wysyłania lub testowania APDU</i>	
IEC104 . Limit czasu t2		[Param Urządzenia / IEC104 / Zaawansowane]
10s	10s ... 10s	S.3
	<i>Limit czasu potwierdzenia w przypadku braku komunikatów danych</i>	
IEC104 . Limit czasu t3		[Param Urządzenia / IEC104 / Zaawansowane]
20s	20s ... 20s	S.3
	<i>Limit czasu wysłania ramek testowych w przypadku długiego stanu bezczynności</i>	
IEC104 . Param. k		[Param Urządzenia / IEC104 / Zaawansowane]
12	12 ... 12	S.3
	<i>Parametr k protokołu</i>	
IEC104 . Param. w		[Param Urządzenia / IEC104 / Zaawansowane]
8	8 ... 8	S.3
	<i>Parametr w protokołu</i>	
IEC104 . Długość adresu		[Param Urządzenia / IEC104 / Zaawansowane]
2	2 ... 2	S.3
	<i>Liczba bajtów adresu wspólnego ASDU</i>	



IEC104 . Długość PT		[Param Urządzenia / IEC104 / Zaawansowane]	
2	2 ... 2		S.3
	<i>Liczba bajtów przyczyny transmisji</i>		

IEC104 . Długość adr. ob. inf.		[Param Urządzenia / IEC104 / Zaawansowane]	
3	3 ... 3		S.3
	<i>Liczba bajtów adresu obiektu informacyjnego</i>		

IEC104 . Czas aktualizacji		[Param Urządzenia / IEC104 / Zaawansowane]	
1s	1s ... 60s		S.3
	<i>To ustawienie określa czas, po którym wyniki pomiarów są odświeżane. Jeśli wybrano transmisję cykliczną, po upływie tego czasu zgłaszane są nowe wyniki.</i>		

IEC104 . Prześlij stan pośr.		[Param Urządzenia / IEC104 / Zaawansowane]	
Aktywny	Nieaktywny, Aktywny		S.3
	 Tryb.		
	<i>Gdy ten parametr ma ustawienie „aktywny” (domyślne), położenie pośrednie rozdzielnic także jest przesyłane. Ustawienie należy zmienić na „nieaktywny” tylko w sporadycznych przypadkach, gdy system komunikacyjny podstacji nie obsługuje zgłaszania położenia pośrednich.</i>		

IEC104 . Trans. Cmd. State		[Param Urządzenia / IEC104 / Zaawansowane]	
Aktywny	Nieaktywny, Aktywny		S.3
	 Tryb.		
	<i>_ If false it suppress change events for command states (Same address as cmd)</i>		

IEC104 . Typ mapowania SCADA		[Param Urządzenia / IEC104 / Konfig. obiektu danych]	
Standard	Standard, Zdefiniowane przez użytkownika		S.3
	 Typ mapowania SCADA.		
	<i>To ustawienie określa, czy protokół komunikacyjny ma korzystać z domyślnego mapowania obiektów danych, czy mapowania zdefiniowanego przez użytkownika, załadowanego z pliku *.HptSMap.</i>		

8.8.2 IEC104: Komendy bezpośrednie

IEC104 . Res Liczn Diagn	[Wskazania / Reset]	
Nieaktywny	Nieaktywny, Aktywny	S.3
	 Tryb.	
<input checked="" type="radio"/> <i>Reset wszystkich liczników diagnostycznych</i>		

IEC104 . Adres wspólny	[Param Urządzenia / IEC104 / Ustawienia ogólne]	
1	1 ... 65535	S.3
<input checked="" type="radio"/> <i>Adres wspólny ASDU</i>		

8.8.3 IEC104: Sygnały (stany wyjść)

IEC104 . Scada Kmd 1	[Wskazania / Stan urządzenia / IEC104]	
...		
IEC104 . Scada Kmd 16		
<input type="checkbox"/> <i>Komenda SCADA</i>		




IEC104 . zajęty	[Wskazania / Stan urządzenia / IEC104]	
<input type="checkbox"/> <i>Ten komunikat jest ustawiany po uruchomieniu protokołu. Zostanie zresetowany, jeśli protokół zostanie wyłączony.</i>		

IEC104 . gotowy	[Wskazania / Stan urządzenia / IEC104]	
<input type="checkbox"/> <i>Ten komunikat zostanie ustawiony, jeśli protokół został pomyślnie uruchomiony i jest gotowy do wymiany danych.</i>		

IEC104 . Transmisja	[Wskazania / Stan urządzenia / IEC104]	
<input type="checkbox"/> <i>Sygnal: SCADA aktywna</i>		

IEC104 . Zdarz błędu utracone	[Wskazania / Stan urządzenia / IEC104]	
<input type="checkbox"/> <i>Zdarzenie błędu utracone</i>		

8.8.4 IEC104: Wartości mierzone









IEC104 . Inf. o konfigur.	[Param Urządzenia / IEC104 / Konfig. obiektu danych]
 <i>Komentarz dot. konfiguracji (wprowadzony przez użytkownika podczas konfigurowania systemu SCADA)</i>	
IEC104 . Wersja konfigur.	[Param Urządzenia / IEC104 / Konfig. obiektu danych]
 <i>Wersja zdefiniowanej przez użytkownika konfiguracji systemu SCADA</i>	
IEC104 . Status konfigur.	[Param Urządzenia / IEC104 / Konfig. obiektu danych]
Zmiana	Zmiana, OK, Konfig. niedost., Błąd ↪ Status konfigur..
 <i>Status zdefiniowanej przez użytkownika konfiguracji systemu SCADA.</i>	
<i>Możliwe wartości:</i>	
<i>- Zmiana: Nowa konfiguracja systemu SCADA jest ładowana, ale nie jest jeszcze aktywna.</i>	
<i>- OK: Konfiguracja systemu SCADA jest aktywna.</i>	
<i>- Konfig. niedost.: Zdefiniowana przez użytkownika konfiguracja systemu SCADA nie jest dostępna (np. nie została załadowana do urządzenia).</i>	
<i>- Błąd: Nieoczekiwany błąd. Skontaktuj się z działem serwisowym.</i>	

8.8.5 IEC104: Liczniki

IEC104 . Liczba otrzymanych	[Wskazania / Licz i Przegl Danych / IEC104]
 <i>Licznik diagnostyczny: Liczba otrzymanych znaków</i>	
IEC104 . Liczba wysłanych	[Wskazania / Licz i Przegl Danych / IEC104]
 <i>Licznik diagnostyczny: Liczba wysłanych znaków</i>	
IEC104 . L. utraconych poł.	[Wskazania / Licz i Przegl Danych / IEC104]
 <i>Licznik diagnostyczny: liczba utraconych połączeń</i>	
IEC104 . LBłądSumKontr	[Wskazania / Licz i Przegl Danych / IEC104]
 <i>Licznik diagnostyczny: Liczba otrzymanych ramek z błędem sumy kontrolnej.</i>	


8.9 Profibus – Moduł Profibus

8.9.1 Profibus: Ustawienia

Profibus . Little Endian		[Param Urządzenia / Profibus / Parametry sieci]
Aktywny	Nieaktywny, Aktywny	S.3
	 Tryb.	
	<i>Jeśli to ustawienie jest „aktywne”, wszystkie liczby są przesyłane w kolejności bajtów Little Endian, w przeciwnym razie stosowana jest kolejność bajtów Big Endian. (Jeśli wszystkie liczby odbierane przez system SCADA są całkowicie nieprawidłowe, może pomóc zmiana tego ostawienia).</i>	
Profibus . Konf Wej Dwustan 1		[Param Urządzenia / Profibus / Konf Wej Dwustan 1-16]
...		[Param Urządzenia / Profibus / Konf Wej Dwustan 17-32]
Profibus . Konf Wej Dwustan 32		
„-”	„-” ... Sys . Internal test state	S.3
	 1..n, lista przypisań.	
	<i>Wirtualne wejście cyfrowe. Odpowiada wirtualnemu wyjściu dwustanowemu urządzenia zabezpieczającego.</i>	
Profibus . Podtrzymanie 1		[Param Urządzenia / Profibus / Konf Wej Dwustan 1-16]
...		[Param Urządzenia / Profibus / Konf Wej Dwustan 17-32]
Profibus . Podtrzymanie 32		
Nieaktywny	Nieaktywny, Aktywny	S.3
	 Tryb.	
	<i>Ustala, czy stan wejścia będzie utrzymywany, gdy zaniknie sygnał pobudzający</i>	
Profibus . Typ mapowania SCADA		[Param Urządzenia / Profibus / Konfig. obiektu danych]
Standard	Standard, Zdefiniowane przez użytkownika	S.3
	 Typ mapowania SCADA.	
	<i>To ustawienie określa, czy protokół komunikacyjny ma korzystać z domyślnego mapowania obiektów danych, czy mapowania zdefiniowanego przez użytkownika, załadowanego z pliku *.HptSMap.</i>	

8.9.2 Profibus: Komendy bezpośrednie




Profibus . Slave ID	[Wskazania / Stan urządzenia / Profibus / Stan] [Param Urządzenia / Profibus / Parametry sieci]	
2	2 ... 125	P.1
☉	<i>Adres urządzenia (Slave ID) w obrębie szyny systemowej. Każde urządzenie musi posiadać własny unikalny adres w obrębie szyny systemowej.</i>	


Profibus . Reset rozkazów	[Wskazania / Reset]	
Nieaktywny	Nieaktywny, Aktywny  Tryb.	P.1
☉	<i>Wszystkie rozkazy Profibus będą zresetowane</i>	

8.9.3 Profibus: Stany wejść



Profibus . Przypisanie 1-We	[Wskazania / Stan urządzenia / Profibus / Konf Wej Dwustan 1-16]	
...		
Profibus . Przypisanie 32-We	[Wskazania / Stan urządzenia / Profibus / Konf Wej Dwustan 17-32]	
	<i>Stan modułu wejściowego: Przypisanie Scada</i>	



8.9.4 Profibus: Sygnały (stany wyjść)



Profibus . Dane poprawne	[Wskazania / Stan urządzenia / Profibus / Stan]	
	<i>Dane w obrębie pola wejściowego są poprawne (TAK=1)</i>	
Profibus . Błąd komunikacji	[Wskazania / Stan urządzenia / Profibus / Stan]	
	<i>Przypisany sygnał, Błąd w podmodule, Błąd połączenia</i>	
Profibus . Połącz aktywne	[Wskazania / Stan urządzenia / Profibus / Stan]	
	<i>Połączenie aktywne</i>	


Profibus . Scada Kmd 1	[Wskazania / Stan urządzenia / Profibus / Rozkazy]
...	
Profibus . Scada Kmd 16	
 Komenda SCADA	


8.9.5 Profibus: Wartości mierzone


Profibus . Stan Slave	[Wskazania / Stan urządzenia / Profibus / Stan]
Baud szukaj	Baud szukaj ... Wymiana danych  Stan.
 Stan komunikacji pomiędzy Slave i Master	

Profibus . Szybkość transmisji	[Wskazania / Stan urządzenia / Profibus / Stan]
--	12 Mb/s ... --  Szybkość transmisji.
 Szybkość transmisji została ostatnio wykryta i będzie pokazana w przypadku problemu z połączeniem	


Profibus . PNO ID	[Wskazania / Stan urządzenia / Profibus / Stan]
0C50h	0C50h  PNO ID.
 Numer identyfikacyjny PNO. Numer identyfikacyjny GSD.	


Profibus . Inf. o konfigur.	[Wskazania / Stan urządzenia / Profibus / Stan] [Param Urządzenia / Profibus / Konfig. obiektu danych]
 Komentarz dot. konfiguracji (wprowadzony przez użytkownika podczas konfigurowania systemu SCADA)	


Profibus . Wersja konfigur.	[Wskazania / Stan urządzenia / Profibus / Stan] [Param Urządzenia / Profibus / Konfig. obiektu danych]
 Wersja zdefiniowanej przez użytkownika konfiguracji systemu SCADA	


Profibus . Status konfig.	[Wskazania / Stan urządzenia / Profibus / Stan] [Param Urządzenia / Profibus / Konfig. obiektu danych]
Zmiana	Zmiana, OK, Konfig. niedost., Błąd ↪ Status konfig..
	<i>Status zdefiniowanej przez użytkownika konfiguracji systemu SCADA.</i> <i>Możliwe wartości:</i>


8.9.6 Profibus: Liczniki


Profibus . Master ID	[Wskazania / Stan urządzenia / Profibus / Stan]
	<i>Adres urządzenia (Master ID) w obrębie szyny systemowej. Każde urządzenie musi posiadać własny unikalny adres w obrębie szyny systemowej.</i>


Profibus . Wersja implementacji	[Wskazania / Stan urządzenia / Profibus / Stan]
	<i>Wersja implementacji</i>

Profibus . Czas kontrolny	[Wskazania / Stan urządzenia / Profibus / Stan]
	<i>Po przepełnieniu tego licznika procesor Profibus wykrywa problem z komunikacją.</i>

Profibus . BłądSynchronizacji	[Wskazania / Licz i Przegl Danych / Profibus]
	<i>Ramka, która została wysłana z Master do Slave jest błędna.</i>

Profibus . L. bł. CRC	[Wskazania / Licz i Przegl Danych / Profibus]
	<i>Liczba błędów CRC rozpoznanych przez menedżera podsystemu w ramach odpowiedzi otrzymanych z podsystemu. (Każdy błąd spowodował reset podsystemu).</i>

Profibus . L. bł. utraty ramek	[Wskazania / Licz i Przegl Danych / Profibus]
	<i>Liczba błędów utraty ramek rozpoznanych przez menedżera podsystemu w ramach odpowiedzi otrzymanych z podsystemu. (Każdy błąd spowodował reset podsystemu).</i>

Profibus . L. bł. CRC wyzw.	[Wskazania / Licz i Przegl Danych / Profibus]
	<i>Liczba błędów CRC rozpoznanych przez podsystem w ramach wyzwania otrzymanych z hosta.</i>



Profibus . **L. pon. ur. podsystem.**

[Wskazania / Licz i Przeg! Danych / Profibus]



Liczba ponownych uruchomień lub resetów podsystemu wywołanych przez menedżera podsystemu.



8.10 IRIG-B - Moduł IRIG-B

8.10.1 IRIG-B: Parametry wyboru funkcji urządzenia



IRIG-B . Tryb	[Wybór Modułów]	
„-”	„-”, użyj  Tryb.	S.3
 Moduł IRIG-B, ogólny tryb pracy		

8.10.2 IRIG-B: Ustawienia


IRIG-B . Funkcja	[Param Urządzenia / Czas / SynchCzas / IRIG-B]	
Nieaktywny	Nieaktywny, Aktywny  Tryb.	S.3
 Trwała aktywacja/dezaktywacja modułu/funkcji.		

IRIG-B . IRIG-B00X	[Param Urządzenia / Czas / SynchCzas / IRIG-B]	
IRIGB-000	IRIGB-000 ... IRIGB-007  IRIG-B00X.	S.3
 Wybór typu IRIG-B00X. Typy IRIG-B różnią się między sobą sposobem zakodowanych danych (rok, funkcje sterownicze, sekundy binarne)		

8.10.3 IRIG-B: Komendy bezpośrednie

IRIG-B . Rst IRIG-B Licz	[Wskazania / Reset]	
Nieaktywny	Nieaktywny, Aktywny  Tryb.	P.1
 Reset licznika diagnostycznego IRIG-B		

8.10.4 IRIG-B: Sygnały (stany wyjść)

IRIG-B . IRIG-B aktywne	[Wskazania / Stan urządzenia / SynchCzas / IRIG-B]	
 Sygnał: Jeśli nie ma prawidłowego sygnału IRIG-B przez 60 sekund, wejście IRIG-B jest uważane za nieaktywne.		

IRIG-B . Stan wysoki-niski odwrócony	[Wskazania / Stan urządzenia / SynchCzas / IRIG-B]
↑	<i>Sygnal: stan wysoki i niski sygnałów IRIG-B są odwrócone. NIE oznacza to, że podłączenie przewodów jest nieprawidłowe. Jeśli podłączenie przewodów jest nieprawidłowe, sygnał IRIG-B nie będzie wykrywany.</i>

IRIG-B . Sygn Ster1	[Wskazania / Stan urządzenia / SynchCzas / IRIG-B]
...	
IRIG-B . Sygn Ster18	
↑	<i>Sygnal: sygnał sterujący IRIG-B. Zewnętrzny generator IRIG-B może ustawić te sygnały. Mogą one być używane w dalszych procedurach sterujących wewnątrz urządzenia (np. funkcje logiczne).</i>

8.10.5 IRIG-B: Liczniki



IRIG-B . LiczbaPoprRamek	[Wskazania / Licz i Przegł Danych / SynchCzas / IRIG-B]
#	<i>Liczba poprawnych ramek danych</i>

IRIG-B . LiczbaUszkRamek	[Wskazania / Licz i Przegł Danych / SynchCzas / IRIG-B]
#	<i>Całkowita liczba błędnych bloków transmisji danych. Fizycznie uszkodzony blok transmisji danych</i>



IRIG-B . Zbocza	[Wskazania / Licz i Przegł Danych / SynchCzas / IRIG-B]
#	<i>Zbocza: Całkowita liczba zboczy narastających i opadających. Ten sygnał wskazuje, czy na wejściu IRIG-B jest dostępny sygnał.</i>


8.11 SNTP - Moduł-SNTP



8.11.1 SNTP: Parametry wyboru funkcji urządzenia

SNTP . Tryb	[Wybór Modułów]	
„-”	„-”, użyj  Tryb.	S.3
 Moduł-SNTP, ogólny tryb pracy		


8.11.2 SNTP: Ustawienia

SNTP . Serwer1	[Param Urządzenia / Czas / SynchCzas / SNTP]	
Nieaktywny	Nieaktywny, Aktywny  Tryb.	S.3
 Serwer 1		


SNTP . Bajt IP1 ... SNTP . Bajt IP4	[Param Urządzenia / Czas / SynchCzas / SNTP]	
0	0 ... 255	S.3
 IP1.IP2.IP3.IP4		

SNTP . Serwer2	[Param Urządzenia / Czas / SynchCzas / SNTP]	
Nieaktywny	Nieaktywny, Aktywny  Tryb.	S.3
 Serwer 2		


8.11.3 SNTP: Komendy bezpośrednie


SNTP . ResLicz	[Wskazania / Reset]	
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	P.1
	<i>Resetowanie wszystkich liczników.</i>	


8.11.4 SNTP: Sygnały (stany wyjść)


SNTP . Aktywny SNTP	[Wskazania / Stan urządzenia / SynchCzas / SNTP]	
	<i>Sygnał: Jeśli nie ma ważnego sygnału SNTP przez 120 sekund, protokół SNTP jest uważany za nieaktywny.</i>	



8.11.5 SNTP: Wartości mierzone

SNTP . Używany serwer	[Wskazania / Stan urządzenia / SynchCzas / SNTP]	
Brak	Serwer1, Serwer2, Brak ↳ Stan serwera.	
	<i>Jaki serwer jest używany do synchronizacji SNTP?</i>	


SNTP . DokłSerw1	[Wskazania / Stan urządzenia / SynchCzas / SNTP]	
	<i>Dokładność serwera 1</i>	


SNTP . DokłSerw2	[Wskazania / Stan urządzenia / SynchCzas / SNTP]	
	<i>Dokładność serwera 2</i>	


SNTP . JakoSerw	[Wskazania / Stan urządzenia / SynchCzas / SNTP]	
„-”	DOBRY, WYSTARCZAJĄCY, ZŁY, „-” ↳ Stan.	
	<i>Jakość serwera używanego do synchronizacji (DOBRA, WYSTARCZAJĄCA, ZŁA)</i>	


SNTP . PołSieć	[Wskazania / Stan urządzenia / SynchCzas / SNTP]
„-”	DOBRY, WYSTARCZAJĄCY, ZŁY, „-”  Stan.
 <i>Jakość połączenia sieciowego (DOBRA, WYSTARCZAJĄCA, ZŁA)</i>	


8.11.6 SNTP: Liczniki


SNTP . WarstSerw1	[Wskazania / Stan urządzenia / SynchCzas / SNTP]
 <i>Warstwa serwera 1</i>	


SNTP . WarstSerw2	[Wskazania / Stan urządzenia / SynchCzas / SNTP]
 <i>Warstwa serwera 2</i>	


SNTP . LiczSynch	[Wskazania / Licz i Przegl Danych / SynchCzas / SNTP]
 <i>Całkowita liczba synchronizacji.</i>	


SNTP . LiczUtrPoł	[Wskazania / Licz i Przegl Danych / SynchCzas / SNTP]
 <i>Całkowita liczba utraconych połączeń SNTP (brak synchronizacji przez 120 sekund).</i>	

SNTP . LiczMałSynch	[Wskazania / Licz i Przegl Danych / SynchCzas / SNTP]
 <i>Licznik usług: Całkowita liczba bardzo małych korekcji czasu.</i>	

SNTP . LiczNormSynch	[Wskazania / Licz i Przegl Danych / SynchCzas / SNTP]
 <i>Licznik usług: Całkowita liczba normalnych korekcji czasu.</i>	

SNTP . LiczDużSynch	[Wskazania / Licz i Przegl Danych / SynchCzas / SNTP]
 <i>Licznik usług: Całkowita liczba dużych korekcji czasu.</i>	

SNTP . LiczFiltSynch	[Wskazania / Licz i Przegl Danych / SynchCzas / SNTP]
 <i>Licznik usług: Całkowita liczba filtrowanych korekcji czasu</i>	

SNTP . LiczWolTrans	[Wskazania / Licz i Przegl Danych / SynchCzas / SNTP]
 <i>Licznik usług: Całkowita liczba wolnych transferów.</i>	


SNTP . LiczWysokPrzes [Wskazania / Licz i Przegl Danych / SynchCzas / SNTP]

Licznik usług: Całkowita liczba wysokich przesunięć.



SNTP . LiczWewLimCzas [Wskazania / Licz i Przegl Danych / SynchCzas / SNTP]


Licznik usług: Całkowita liczba wewnętrznych limitów czasu.



8.12 SynchCzas - Synchronizacja czasu



Czas i Data		[Param Urządzenia / Czas / Czas i Data]
	Ten element reprezentuje specjalne okno dialogowe. (Szczegółowe informacje na ten temat zawiera podręcznik techniczny).	
	<i>Ustawienie czasu i daty</i>	



8.12.1 SynchCzas: Ustawienia

SynchCzas . Strefy Czasowe		[Param Urządzenia / Czas / Stref czas]
UTC+0 London	UTC+14 Kiritimati ... UTC-11 Midway Islands	S.3
	 Strefy Czasowe.	
	<i>Strefy Czasowe</i>	

SynchCzas . Przes cz I		[Param Urządzenia / Czas / Stref czas]
60min	-180min ... 180min	S.3
	<i>Przejście na czas zimowy</i>	

SynchCzas . Ręcz cz let		[Param Urządzenia / Czas / Stref czas]
Aktywny	Nieaktywny, Aktywny	S.3
	 Tryb.	
	<i>Ręczne ustawianie czasu letniego</i>	

SynchCzas . Czas letni		[Param Urządzenia / Czas / Stref czas]
Nieaktywny	Nieaktywny, Aktywny	S.3
	 Tryb.	
	<i>Czas letni</i>	

SynchCzas . mies cz letniego		[Param Urządzenia / Czas / Stref czas]
mar	sty ... gru	S.3
	 Miesiąc zmiany czasu.	
	<i>Miesiąc przejścia na czas letni</i>	

SynchCzas . dz cz letniego		[Param Urządzenia / Czas / Stref czas]
nd	nd ... Dzień ogólny	S.3
	↳ Data.	
<i>Dzień przejścia na czas letni</i>		

SynchCzas . tydz cz letniego		[Param Urządzenia / Czas / Stref czas]
Ost	Pierw, Drugi, Trzeci, Czwarty, Ost	S.3
	↳ Dz przejdź na czas letni.	
<i>Część miesiąca, w której przypada wybrany dzień (przejścia na czas letni)</i>		


SynchCzas . godz cz letniego		[Param Urządzenia / Czas / Stref czas]
2godz.	0godz. ... 23godz.	S.3
<i>Godzina przejścia na czas letni</i>		


SynchCzas . min cz letniego		[Param Urządzenia / Czas / Stref czas]
0min	0min ... 59min	S.3
<i>Minuta przejścia na czas letni</i>		


SynchCzas . mies cz zim		[Param Urządzenia / Czas / Stref czas]
paź	sty ... gru	S.3
	↳ Miesiąc zmiany czasu.	
<i>Miesiąc przejścia na czas zimowy</i>		

SynchCzas . dz cz zimow		[Param Urządzenia / Czas / Stref czas]
nd	nd ... Dzień ogólny	S.3
	↳ Data.	
<i>Dzień przejścia na czas zimowy</i>		


SynchCzas . tydz cz zim		[Param Urządzenia / Czas / Stref czas]
Ost	Pierw, Drugi, Trzeci, Czwarty, Ost	S.3
	↳ Dz przejdź na czas zimowy.	
<i>Część miesiąca, w której przypada wybrany dzień (przejścia na czas zimowy)</i>		

SynchCzas . godz cz zim	[Param Urządzenia / Czas / Stref czas]	
3godz.	0godz. ... 23godz.	S.3
	<i>Godzina przejścia na czas zimowy</i>	

SynchCzas . min cz zimow	[Param Urządzenia / Czas / Stref czas]	
0min	0min ... 59min	S.3
	<i>Minuta przejścia na czas zimowy</i>	


SynchCzas . SynchCzas	[Param Urządzenia / Czas / SynchCzas / SynchCzas]	
„-“	„-“, IRIG-B . IRIG-B, SNTP . SNTP, Modbus . Modbus, IEC103 . IEC 60870-5-103, IEC104 . IEC104, DNP3 . DNP3 ↳ Stosow protok.	S.3
	<i>Synchronizacja czasu</i>	


8.12.2 SynchCzas: Sygnały (stany wyjść)


SynchCzas . zsynchronizowany	[Wskazania / Stan urządzenia / SynchCzas / SynchCzas]	
	<i>Zegar jest zsynchronizowany.</i>	


9 Parametry zabezpieczeniowe.


9.1 Zab: Ustawienia


Zab . Funkcja	[Param Zab / Param Globalne / Zab]	
Aktywny	Nieaktywny, Aktywny ↳ Tryb.	P.2
 Trwała aktywacja/dezaktywacja modułu/funkcji.		

Zab . ZewBlk Fkcj	[Param Zab / Param Globalne / Zab]	
Nieaktywny	Nieaktywny, Aktywny ↳ Aktywny/Nieaktywny.	P.2
 Aktywacja (zezwole nie) zewn ętrzne go blokowania globalnych parametr ów zabezpieczeniowych urz ądz enia.		


Zab . ZewBlk1	[Param Zab / Param Globalne / Zab]	
Zab . ZewBlk2		
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisa ń.	P.2
 Je żeli zewn ętrzne blokowanie tego modu łu jest aktywne (zezwo lone) to funkcjonalno ść globalnych parametr ów zabezpieczeniowych b ędzie blokowana, je śli stan przypisanego sygna łu b ędzie prawd ą.		

Zab . Blk KmdWył	[Param Zab / Param Globalne / Zab]	
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	P.2
 Sta łe blokowanie komendy wył ącz ca łego zabezpieczenia.		

Zab . ZewBlk KmdWył Fkcj	[Param Zab / Param Globalne / Zab]	
Nieaktywny	Nieaktywny, Aktywny ↳ Aktywny/Nieaktywny.	P.2
 Aktywuj (zezwalaj) na zewn ętrzne blokowanie komendy wył ącz dla ca łego zabezpieczenia.		

Zab . ZewBlk KmdWył	[Param Zab / Param Globalne / Zab]	
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	P.2
	<i>Jeśli zewnętrzne blokowanie komendy wyłącz jest uaktywnione (aktywowane) to komenda wyłącz dla całego przekaźnika będzie blokowana jeśli stan przypisanego sygnału będzie prawdą.</i>	


9.2 Zab: Komendy bezpośrednie

Zab . Kas.licz.zw.i licz.zw.w sieci	[Wskazania / Reset]	
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	P.1
	<i>Kasowanie liczby zwarć i liczby zwarć w sieci.</i>	

9.3 Zab: Stany wejść

Zab . ZewBlk1-We	[Wskazania / Stan urządzenia / Zab]	
	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>	
Zab . ZewBlk2-We	[Wskazania / Stan urządzenia / Zab]	
	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>	
Zab . ZewBlk KmdWył-We	[Wskazania / Stan urządzenia / Zab]	
	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>	

9.4 Zab: Sygnały (stany wyjść)

Zab . Aktywny	[Wskazania / Stan urządzenia / Wsz. aktyw.] [Wskazania / Stan urządzenia / Zab]	
	<i>Sygnał: Aktywny</i>	

Zab . Pobudzenie	[Wskazania / Stan urządzenia / Pobudzenia] [Wskazania / Stan urządzenia / Zab]
⬆	<i>Sygnał: Pobudzenie.</i>
Zab . Wyłącz	[Wskazania / Stan urządzenia / Wyłączenia] [Wskazania / Stan urządzenia / Zab]
⬆	<i>Sygnał: Ogólne wyłącz.</i>
Zab . Czynne	[Wskazania / Stan urządzenia / Zab]
⬆	<i>Sygnał: Zabezpieczenie funkcjonuje.</i>
Zab . ZewBlk	[Wskazania / Stan urządzenia / Zab]
⬆	<i>Sygnał: Zewnętrzne blokowanie.</i>
Zab . Blk KmdWył	[Wskazania / Stan urządzenia / Zab]
⬆	<i>Sygnał: Komenda wyłącz zablokowana.</i>
Zab . ZewBlk KmdWył	[Wskazania / Stan urządzenia / Zab]
⬆	<i>Sygnał: Zewnętrzne blokowanie komendy wyłącz.</i>
Zab . Pobudzenie L1	[Wskazania / Stan urządzenia / Zab]
⬆	<i>Sygnał: Pobudzenie fazy L1.</i>
Zab . Pobudzenie L2	[Wskazania / Stan urządzenia / Zab]
⬆	<i>Sygnał: Pobudzenie fazy L2.</i>
Zab . Pobudzenie L3	[Wskazania / Stan urządzenia / Zab]
⬆	<i>Sygnał: Pobudzenie fazy L3.</i>
Zab . Pobudzenie E	[Wskazania / Stan urządzenia / Zab]
⬆	<i>Sygnał: Pobudzenie fazy E.</i>
Zab . Wyłącz L1	[Wskazania / Stan urządzenia / Zab]
⬆	<i>Sygnał: Wyłącz faza L1.</i>


9 Parametry zabezpieczeniowe.

9.4 Zab: Sygnały (stany wyjść)


Zab . Wyłącz L2	[Wskazania / Stan urządzenia / Zab]
⬆	<i>Sygnal: Wyłącz faza L2.</i>
Zab . Wyłącz L3	[Wskazania / Stan urządzenia / Zab]
⬆	<i>Sygnal: Wyłącz faza L3.</i>
Zab . Wyłącz E	[Wskazania / Stan urządzenia / Zab]
⬆	<i>Sygnal: Wyłącz od zwarcia doziemnego.</i>
Zab . Kas.licz.zw.i licz.zw.w sieci	[Wskazania / Stan urządzenia / Zab]
⬆	<i>Sygnal: kasowanie liczby zwarć i liczby zwarć w sieci.</i>
Zab . Nr zwarcia	[Wskazania / Licz i Przegl Danych / Zab]
⬆	<i>Numer zwarcia</i>


9.5 U[1] ... U[6] - Moduł napięciowy.

9.5.1 U[1]: Parametry wyboru funkcji urządzenia


U[1] . Tryb	[Wybór Modułów]	
Próg U>	„-”, Próg U>, Próg U< ↳ Wybór Modułów.	S.3
	Moduł napięciowy., ogólny tryb pracy	


9.5.2 U[1]: Parametry globalne


U[1] . ZewBlk1	[Param Zab / Param Globalne / Zab Napięciowe / U[1]]	
U[1] . ZewBlk2		
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	P.2
	Zewnętrzna blokada modułu/stopnia, jeśli blokada jest ustawiona jako aktywna i stan przypisanego sygnału jest prawdą.	


U[1] . ZewBlk KmdWył	[Param Zab / Param Globalne / Zab Napięciowe / U[1]]	
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	P.2
	Zewnętrzna blokada komendy wyłącz modułu/stopnia, jeśli blokada jest ustawiona jako aktywna i stan przypisanego sygnału jest prawdą.	


9.5.3 U[1]: Ustawianie grupy parametrów


U[1] . Funkcja	[Param Zab / Bank Nastaw 1..4 / Zab Napięciowe / U[1]]	
Aktywny	Nieaktywny, Aktywny ↳ Tryb.	P.2
	Trwała aktywacja/dezaktywacja modułu/funkcji.	


U[1] . ZewBlk Fkcj	[Param Zab / Bank Nastaw 1...4 / Zab Napięciowe / U[1]]	
Nieaktywny	Nieaktywny, Aktywny ↳ Aktywny/Nieaktywny.	P.2
	<i>Aktywacja lub dezaktywacja blokowania modułu/stopnia. Ta nastawa obowiązuje tylko wtedy jeśli odpowiada sygnałowi przypisanemu dla wszystkich ustawień zabezpieczeniowych. Jeśli ten sygnał staje się prawdą wtedy moduły/stopnie opisane jako "ZewBlk Fkcj=Aktywny" zostają zablokowane.</i>	


U[1] . Blk KmdWył	[Param Zab / Bank Nastaw 1...4 / Zab Napięciowe / U[1]]	
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	P.2
	<i>Stałe blokowanie komendy wyłącz modułu/stopnia.</i>	


U[1] . ZewBlk KmdWył Fkcj	[Param Zab / Bank Nastaw 1...4 / Zab Napięciowe / U[1]]	
Nieaktywny	Nieaktywny, Aktywny ↳ Aktywny/Nieaktywny.	P.2
	<i>Aktywacja lub deaktywacja blokowania modułu/stopnia. Ta nastawa obowiązuje tylko wtedy jeśli odpowiada sygnałowi przypisanemu w globalnych parametrach zabezpieczeniowych. Jeśli ten sygnał staje się prawdą wtedy moduły/stopnie opisane jako "ZewBlk KmdWył Fkcj=Aktywny" zostają zablokowane.</i>	


U[1] . Tryb pomiaru	[Param Zab / Bank Nastaw 1...4 / Zab Napięciowe / U[1]]	
Faza-ziemia	Faza-ziemia, Międzyfazowe ↳ Tryb pomiaru.	P.2
	<i>Pomiar/Tryb nadzoru: Określa, czy napięcia międzyfazowe lub fazowe powinny być nadzorowane</i>	


U[1] . Metoda Pomiaru	[Param Zab / Bank Nastaw 1...4 / Zab Napięciowe / U[1]]	
1-sza harm	1-sza harm, True RMS, Uśr kroczące ↳ Metoda Pomiaru.	P.2
	<i>Metoda Pomiaru: 1-sza harmoniczna lub RMS, lub "nadzór średniej kroczącej"</i>	


U[1] . Wył od Pob 1/2/3-ch Faz	[Param Zab / Bank Nastaw 1...4 / Zab Napięciowe / U[1]]	
od jednej fazy	od jednej fazy, od dwóch faz, od trzech faz	P.2
	↳ Wył od Pob 1/2/3-ch Faz.	
 Warunki pobudzenia dla stopnia napięciowego zabezpieczenia.		


U[1] . Próg U>	[Param Zab / Bank Nastaw 1...4 / Zab Napięciowe / U[1]]	
1.1Un	0.01Un ... 2.000Un	P.2
 Jeśli zostanie przekroczona ustalona wartość progu pobudzenia, dany moduł/stopień zostanie uruchomiony. Definicja V_n jest zależna zarówno od parametru połowego „VT con”, jak i parametru grupy ustawień „Tryb pomiarowy”: jeśli na wejścia pomiarowe karty pomiarowej napięcia zostaną podane napięcia faza-ziemia („VT con” = „Faza-ziemia”), ustawienie „Tryb pomiarowy” = „Faza-ziemia” oznacza, że $V_n = VTsec/SQRT(3)$, a „Tryb pomiarowy” = „Faza-faza” oznacza, że $V_n = VTsec$. Jeśli jednak na wejścia pomiarowe karty pomiarowej napięcia zostaną podane napięcia faza-faza („VT con” = „Faza-faza”), ustawienie „Tryb pomiarowy” jest ignorowane i ustawiane wewnętrznie na „Faza-faza”, tak że $V_n = VTsec$.		

U[1] . U> Reset%	[Param Zab / Bank Nastaw 1...4 / Zab Napięciowe / U[1]]	
98.5%	80% ... 99.0%	P.2
 Odpadnięcie (wartość procentowa nastawy)		


U[1] . Próg U<	[Param Zab / Bank Nastaw 1...4 / Zab Napięciowe / U[1]]	
0.80Un	0.01Un ... 2.000Un	P.2
 Jeśli zostanie przekroczona ustalona wartość progu pobudzenia, dany moduł/stopień zostanie uruchomiony. Definicja V_n jest zależna zarówno od parametru połowego „VT con”, jak i parametru grupy ustawień „Tryb pomiarowy”: jeśli na wejścia pomiarowe karty pomiarowej napięcia zostaną podane napięcia faza-ziemia („VT con” = „Faza-ziemia”), ustawienie „Tryb pomiarowy” = „Faza-ziemia” oznacza, że $V_n = VTsec/SQRT(3)$, a „Tryb pomiarowy” = „Faza-faza” oznacza, że $V_n = VTsec$. Jeśli jednak na wejścia pomiarowe karty pomiarowej napięcia zostaną podane napięcia faza-faza („VT con” = „Faza-faza”), ustawienie „Tryb pomiarowy” jest ignorowane i ustawiane wewnętrznie na „Faza-faza”, tak że $V_n = VTsec$.		


U[1] . U< Reset%	[Param Zab / Bank Nastaw 1...4 / Zab Napięciowe / U[1]]	
101.5%	101% ... 110.0%	P.2
 Odpadnięcie (wartość procentowa nastawy)		


U[1] . t	[Param Zab / Bank Nastaw 1...4 / Zab Napięciowe / U[1]]	
1s	0.00s ... 3000.00s	P.2
 Opóźnienie wyłącz.		

U[1] . Kontrola Obw. Pomiar.	[Param Zab / Bank Nastaw 1...4 / Zab Napięciowe / U[1]]	
Sys . Nieaktywny	Sys . Nieaktywny, Przkł U . Aktywny ↳ VTS Blok.	P.2
	<i>Aktywuje zastosowanie kontroli obwodu pomiarowego. W tym przypadku moduł zostanie zablokowany, jeżeli moduł kontroli obwodu pomiarowego (np. LOP, VTS) zasygnalizuje zakłócenia w obwodzie pomiarowym (np. spowodowane przepaleniem bezpiecznika).</i>	


9.5.4 U[1]: Stany wejść


U[1] . ZewBlk1-We	[Wskazania / Stan urządzenia / Zab Napięciowe / U[1]]	
	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>	


U[1] . ZewBlk2-We	[Wskazania / Stan urządzenia / Zab Napięciowe / U[1]]	
	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>	

U[1] . ZewBlk KmdWył-We	[Wskazania / Stan urządzenia / Zab Napięciowe / U[1]]	
	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>	

9.5.5 U[1]: Sygnały (stany wyjść)

U[1] . Aktywny	[Wskazania / Stan urządzenia / Wsz. aktyw.] [Wskazania / Stan urządzenia / Zab Napięciowe / U[1]]	
	<i>Sygnał: Aktywny</i>	



U[1] . Pobudzenie	[Wskazania / Stan urządzenia / Pobudzenia] [Wskazania / Stan urządzenia / Zab Napięciowe / U[1]]	
	<i>Sygnał: Pobudzenie.</i>	

U[1] . Wyłącz	[Wskazania / Stan urządzenia / Wyłączenia] [Wskazania / Stan urządzenia / Zab Napięciowe / U[1]]	
	<i>Sygnał: Wyłącz.</i>	



U[1] . KmdWył	[Wskazania / Stan urządzenia / Kmd wył] [Wskazania / Stan urządzenia / Zab Napięciowe / U[1]]
⤴	<i>Sygnal: Komenda wyłączy.</i>
U[1] . ZewBlk	[Wskazania / Stan urządzenia / Zab Napięciowe / U[1]]
⤴	<i>Sygnal: Zewnętrzne blokowanie.</i>
U[1] . Blk KmdWył	[Wskazania / Stan urządzenia / Zab Napięciowe / U[1]]
⤴	<i>Sygnal: Komenda wyłączy zablokowana.</i>
U[1] . ZewBlk KmdWył	[Wskazania / Stan urządzenia / Zab Napięciowe / U[1]]
⤴	<i>Sygnal: Zewnętrzne blokowanie komendy wyłączy.</i>
U[1] . Pobudzenie L1	[Wskazania / Stan urządzenia / Zab Napięciowe / U[1]]
⤴	<i>Sygnal: Pobudzenie fazy L1.</i>
U[1] . Pobudzenie L3	[Wskazania / Stan urządzenia / Zab Napięciowe / U[1]]
⤴	<i>Sygnal: Pobudzenie fazy L2.</i>
U[1] . Pobudzenie L3	[Wskazania / Stan urządzenia / Zab Napięciowe / U[1]]
⤴	<i>Sygnal: Pobudzenie fazy L3.</i>
U[1] . Wyłącz L1	[Wskazania / Stan urządzenia / Zab Napięciowe / U[1]]
⤴	<i>Sygnal: Wyłącz fazę L1.</i>
U[1] . Wyłącz L2	[Wskazania / Stan urządzenia / Zab Napięciowe / U[1]]
⤴	<i>Sygnal: Wyłącz fazę L2.</i>
U[1] . Wyłącz L3	[Wskazania / Stan urządzenia / Zab Napięciowe / U[1]]
⤴	<i>Sygnal: Wyłącz fazę L3.</i>



9.6 df/dt - Szybkość zmiany częstotliwości

9.6.1 df/dt: Parametry wyboru funkcji urządzenia



df/dt . Tryb	[Wybór Modułów]	
„-”	„-”, użyj  Wybór Modułów.	S.3
	<i>Moduł zabezpieczenia częstotliwościowego., ogólny tryb pracy</i>	


9.6.2 df/dt: Parametry globalne


df/dt . ZewBlk1 df/dt . ZewBlk2	[Param Zab / Param Globalne / Zabezp.zdalne. / Odsprzeg. Sieci / df/dt]	
„-”	„-” ... Sys . Internal test state  1..n, lista przypisań.	P.2
	<i>Zewnętrzna blokada modułu/stopnia, jeśli blokada jest ustawiona jako aktywna i stan przypisanego sygnału jest prawdą.</i>	


df/dt . ZewBlk KmdWył	[Param Zab / Param Globalne / Zabezp.zdalne. / Odsprzeg. Sieci / df/dt]	
„-”	„-” ... Sys . Internal test state  1..n, lista przypisań.	P.2
	<i>Zewnętrzna blokada komendy wyłącz modułu/stopnia, jeśli blokada jest ustawiona jako aktywna i stan przypisanego sygnału jest prawdą.</i>	

9.6.3 df/dt: Ustawianie grupy parametrów

df/dt . Funkcja	[Param Zab / Bank Nastaw 1..4 / Zabezp.zdalne. / Odsprzeg. Sieci / df/dt]	
Nieaktywny	Nieaktywny, Aktywny  Tryb.	P.2
	<i>Trwała aktywacja/dezaktywacja modułu/funkcji.</i>	


df/dt . ZewBlk Fkcj	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Odsprzęg. Sieci / df/dt]	
Nieaktywny	Nieaktywny, Aktywny ↳ Aktywny/Nieaktywny.	P.2
	<i>Aktywacja lub dezaktywacja blokowania modułu/stopnia. Ta nastawa obowiązuje tylko wtedy jeśli odpowiada sygnałowi przypisanemu dla wszystkich ustawień zabezpieczeniowych. Jeśli ten sygnał staje się prawdą wtedy moduły/stopnie opisane jako "ZewBlk Fkcj=Aktywny" zostają zablokowane.</i>	

df/dt . Blk KmdWył	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Odsprzęg. Sieci / df/dt]	
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	P.2
	<i>Stałe blokowanie komendy wyłącz modułu/stopnia.</i>	

df/dt . ZewBlk KmdWył Fkcj	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Odsprzęg. Sieci / df/dt]	
Nieaktywny	Nieaktywny, Aktywny ↳ Aktywny/Nieaktywny.	P.2
	<i>Aktywacja lub deaktywacja blokowania modułu/stopnia. Ta nastawa obowiązuje tylko wtedy jeśli odpowiada sygnałowi przypisanemu w globalnych parametrach zabezpieczeniowych. Jeśli ten sygnał staje się prawdą wtedy moduły/stopnie opisane jako "ZewBlk KmdWył Fkcj=Aktywny" zostają zablokowane.</i>	

df/dt . Próg f>	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Odsprzęg. Sieci / df/dt]	
51.00Hz	40.00Hz ... 69.00Hz	P.2
	<i>Próg pobudzenia dla nadczęstotliwości.</i>	


df/dt . Próg f<	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Odsprzęg. Sieci / df/dt]	
49.00Hz	40.00Hz ... 69.00Hz	P.2
	<i>Próg pobudzenia dla podczęstotliwości.</i>	

df/dt . Spadek częst.	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Odsprzęg. Sieci / df/dt]	
0.020Hz	0.010Hz ... 0.100Hz	P.2
	<i>Spadek funkcji częstotliwości. To ustawienie zmienia kształt histerezy zabezpieczenia częstotliwości.</i>	


9 Parametry zabezpieczeniowe.


9.6.3 df/dt: Ustawianie grupy parametrów



df/dt . t	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Odsprzeg. Sieci / df/dt]
1.00s	0.00s ... 3600.00s P.2
 <i>Opóźnienie wyłącz.</i>	


df/dt . df/dt	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Odsprzeg. Sieci / df/dt]
1.000Hz/s	0.100Hz/s ... 10.000Hz/s P.2
 <i>Wartość mierzona (obliczona): Szybkość zmiany częstotliwości.</i>	

df/dt . t-df/dt	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Odsprzeg. Sieci / df/dt]
1.00s	0.00s ... 300.00s P.2
 <i>Opóźnienie wyłącz od df/dt.</i>	

df/dt . DF	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Odsprzeg. Sieci / df/dt]
1.00Hz	0.0Hz ... 10.0Hz P.2
 <i>Różnica częstotliwości maksymalnej dopuszczalnej wartości średniej dla szybkości zmiany częstotliwości. Ta funkcja jest nieaktywna jeśli DF=0</i>	

df/dt . DT	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Odsprzeg. Sieci / df/dt]
1.00s	0.1s ... 10.0s P.2
 <i>Interwał czasowy pomiędzy maksymalną dopuszczalną wartością średnią szybkości zmiany częstotliwości</i>	

df/dt . Tryb df/dt	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Odsprzeg. Sieci / df/dt]
Moduł df/dt	Moduł df/dt, Dodatni df/dt, Ujemny df/dt P.2
	 Tryb.
 <i>Tryb df/dt.</i>	

df/dt . Utrata Synch	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Odsprzeg. Sieci / df/dt]
10°	1° ... 30° P.2
 <i>Wartość mierzona (obliczona): utrata synchronizmu.</i>	

9.6.4 df/dt: Stany wejść

df/dt . ZewBlk1-We	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / df/dt]
---------------------------	--

↓ Stan modułu wejściowego: Zewnętrzne blokowanie.1

df/dt . ZewBlk2-We	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / df/dt]
---------------------------	--

↓ Stan modułu wejściowego: Zewnętrzne blokowanie.2

df/dt . ZewBlk KmdWył-We	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / df/dt]
---------------------------------	--

↓ Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.

9.6.5 df/dt: Sygnały (stany wyjść)

df/dt . Aktywny	[Wskazania / Stan urządzenia / Wsz. aktyw.] [Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / df/dt]
------------------------	---

↑ Sygnał: Aktywny

df/dt . Pobudzenie	[Wskazania / Stan urządzenia / Pobudzenia] [Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / df/dt]
---------------------------	--

↑ Sygnał: Pobudzenie.

df/dt . Wyłącz	[Wskazania / Stan urządzenia / Wyłączenia] [Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / df/dt]
-----------------------	--




↑ Sygnał: Wyłącz.

df/dt . KmdWył	[Wskazania / Stan urządzenia / Kmd wył] [Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / df/dt]
-----------------------	---

↑ Sygnał: Komenda wyłącz.



9 Parametry zabezpieczeniowe.

9.6.5 df/dt: Sygnały (stany wyjść)



df/dt . ZewBlk	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / df/dt]
 Sygnał: <i>Zewnętrzne blokowanie.</i>	
df/dt . Blk Od U<	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / df/dt]
 Sygnał: <i>Moduł blokowany przez pod napięcie</i>	
df/dt . Blk KmdWył	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / df/dt]
 Sygnał: <i>Komenda wyłącz zablokowana.</i>	
df/dt . ZewBlk KmdWył	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / df/dt]
 Sygnał: <i>Zewnętrzne blokowanie komendy wyłącz.</i>	



9.7 Delta phi - Utrata Synchronizacji

9.7.1 Delta phi: Parametry wyboru funkcji urządzenia



Delta phi . Tryb	[Wybór Modułów]	
„-”	„-”, użyj  Wybór Modułów.	S.3
 <i>Moduł zabezpieczenia częstotliwościowego., ogólny tryb pracy</i>		


9.7.2 Delta phi: Parametry globalne


Delta phi . ZewBlk1 Delta phi . ZewBlk2	[Param Zab / Param Globalne / Zabezp.zdalne. / Odsprzeg. Sieci / Delta phi]	
„-”	„-” ... Sys . Internal test state  1..n, lista przypisań.	P.2
 <i>Zewnętrzna blokada modułu/stopnia, jeśli blokada jest ustawiona jako aktywna i stan przypisanego sygnału jest prawdą.</i>		


Delta phi . ZewBlk KmdWył	[Param Zab / Param Globalne / Zabezp.zdalne. / Odsprzeg. Sieci / Delta phi]	
„-”	„-” ... Sys . Internal test state  1..n, lista przypisań.	P.2
 <i>Zewnętrzna blokada komendy wyłącz modułu/stopnia, jeśli blokada jest ustawiona jako aktywna i stan przypisanego sygnału jest prawdą.</i>		

9.7.3 Delta phi: Ustawianie grupy parametrów

Delta phi . Funkcja	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Odsprzeg. Sieci / Delta phi]	
Nieaktywny	Nieaktywny, Aktywny  Tryb.	P.2
 <i>Trwała aktywacja/dezaktywacja modułu/funkcji.</i>		


Delta phi . ZewBlk Fkcj	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Odsprzęg. Sieci / Delta phi]	
Nieaktywny	Nieaktywny, Aktywny ↳ Aktywny/Nieaktywny.	P.2
	<i>Aktywacja lub dezaktywacja blokowania modułu/stopnia. Ta nastawa obowiązuje tylko wtedy jeśli odpowiada sygnałowi przypisanemu dla wszystkich ustawień zabezpieczeniowych. Jeśli ten sygnał staje się prawdą wtedy moduły/stopnie opisane jako "ZewBlk Fkcj=Aktywny" zostają zablokowane.</i>	

Delta phi . Blk KmdWył	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Odsprzęg. Sieci / Delta phi]	
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	P.2
	<i>Stałe blokowanie komendy wyłącz modułu/stopnia.</i>	


Delta phi . ZewBlk KmdWył Fkcj	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Odsprzęg. Sieci / Delta phi]	
Nieaktywny	Nieaktywny, Aktywny ↳ Aktywny/Nieaktywny.	P.2
	<i>Aktywacja lub deaktywacja blokowania modułu/stopnia. Ta nastawa obowiązuje tylko wtedy jeśli odpowiada sygnałowi przypisanemu w globalnych parametrach zabezpieczeniowych. Jeśli ten sygnał staje się prawdą wtedy moduły/stopnie opisane jako "ZewBlk KmdWył Fkcj=Aktywny" zostają zablokowane.</i>	

Delta phi . Próg f>	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Odsprzęg. Sieci / Delta phi]	
51.00Hz	40.00Hz ... 69.00Hz	P.2
	<i>Próg pobudzenia dla nadczęstotliwości.</i>	


Delta phi . Próg f<	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Odsprzęg. Sieci / Delta phi]	
49.00Hz	40.00Hz ... 69.00Hz	P.2
	<i>Próg pobudzenia dla podczęstotliwości.</i>	


Delta phi . Spadek częst.	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Odsprzęg. Sieci / Delta phi]	
0.020Hz	0.010Hz ... 0.100Hz	P.2
	<i>Spadek funkcji częstotliwości. To ustawienie zmienia kształt histerezy zabezpieczenia częstotliwości.</i>	



Delta phi . t	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Odsprzeg. Sieci / Delta phi]	
1.00s	0.00s ... 3600.00s	P.2
 <i>Opóźnienie wyłącz.</i>		


Delta phi . df/dt	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Odsprzeg. Sieci / Delta phi]	
1.000Hz/s	0.100Hz/s ... 10.000Hz/s	P.2
 <i>Wartość mierzona (obliczona): Szybkość zmiany częstotliwości.</i>		

Delta phi . t-df/dt	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Odsprzeg. Sieci / Delta phi]	
1.00s	0.00s ... 300.00s	P.2
 <i>Opóźnienie wyłącz od df/dt.</i>		

Delta phi . DF	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Odsprzeg. Sieci / Delta phi]	
1.00Hz	0.0Hz ... 10.0Hz	P.2
 <i>Różnica częstotliwości maksymalnej dopuszczalnej wartości średniej dla szybkości zmiany częstotliwości. Ta funkcja jest nieaktywna jeśli DF=0</i>		

Delta phi . DT	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Odsprzeg. Sieci / Delta phi]	
1.00s	0.1s ... 10.0s	P.2
 <i>Interwał czasowy pomiędzy maksymalną dopuszczalną wartością średnią szybkości zmiany częstotliwości</i>		

Delta phi . Tryb df/dt	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Odsprzeg. Sieci / Delta phi]	
Moduł df/dt	Moduł df/dt, Dodatni df/dt, Ujemny df/dt  Tryb.	P.2
 <i>Tryb df/dt.</i>		

Delta phi . Utrata Synch	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Odsprzeg. Sieci / Delta phi]	
10°	1° ... 30°	P.2
 <i>Wartość mierzona (obliczona): utrata synchronizmu.</i>		

9.7.4 Delta phi: Stany wejść

Delta phi . ZewBlk1-We	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / Delta phi]
-------------------------------	--

↓ Stan modułu wejściowego: Zewnętrzne blokowanie.1

Delta phi . ZewBlk2-We	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / Delta phi]
-------------------------------	--

↓ Stan modułu wejściowego: Zewnętrzne blokowanie.2

Delta phi . ZewBlk KmdWył-We	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / Delta phi]
-------------------------------------	--

↓ Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.

9.7.5 Delta phi: Sygnały (stany wyjść)

Delta phi . Aktywny	[Wskazania / Stan urządzenia / Wsz. aktyw.]
	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / Delta phi]

↓ Sygnał: Aktywny

Delta phi . Pobudzenie	[Wskazania / Stan urządzenia / Pobudzenia]
	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / Delta phi]

↓ Sygnał: Pobudzenie.

Delta phi . Wyłącz	[Wskazania / Stan urządzenia / Wyłączenia]
	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / Delta phi]

↓ Sygnał: Wyłącz.


Delta phi . KmdWył	[Wskazania / Stan urządzenia / Kmd wył]
	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / Delta phi]

↓ Sygnał: Komenda wyłącz.


Delta phi . ZewBlk	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / Delta phi]
⬆	<i>Sygnal: Zewnętrzne blokowanie.</i>
Delta phi . Blk Od U<	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / Delta phi]
⬆	<i>Sygnal: Moduł blokowany przez pod napięcie</i>
Delta phi . Blk KmdWył	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / Delta phi]
⬆	<i>Sygnal: Komenda wyłącz zablokowana.</i>
Delta phi . ZewBlk KmdWył	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / Delta phi]
⬆	<i>Sygnal: Zewnętrzne blokowanie komendy wyłącz.</i>


9.8 Wył. Zdalne - Zdalne wyłączenie


9.8.1 Wył. Zdalne: Parametry wyboru funkcji urządzenia


Wył. Zdalne . Tryb	[Wybór Modułów]	
„-”	„-”, użyj ↳ Wybór Modułów.	S.3
 <i>Moduł zewnętrznego zabezpieczenia., ogólny tryb pracy</i>		

9.8.2 Wył. Zdalne: Parametry globalne


Wył. Zdalne . ZewBlk1 Wył. Zdalne . ZewBlk2	[Param Zab / Param Globalne / Zabezp.zdalne. / Odsprzęg. Sieci / Wył. Zdalne]	
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	P.2
 <i>Zewnętrzna blokada modułu/stopnia, jeśli blokada jest ustawiona jako aktywna i stan przypisanego sygnału jest prawdą.</i>		


Wył. Zdalne . ZewBlk KmdWył	[Param Zab / Param Globalne / Zabezp.zdalne. / Odsprzęg. Sieci / Wył. Zdalne]	
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	P.2
 <i>Zewnętrzna blokada komendy wyłącz modułu/stopnia, jeśli blokada jest ustawiona jako aktywna i stan przypisanego sygnału jest prawdą.</i>		


Wył. Zdalne . Pobudzenie	[Param Zab / Param Globalne / Zabezp.zdalne. / Odsprzęg. Sieci / Wył. Zdalne]	
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	P.2
 <i>Przyporządkowanie dla zewnętrznego pobudzenia.</i>		


Wył. Zdalne . Wyłącz	[Param Zab / Param Globalne / Zabezp.zdalne. / Odsprzeg. Sieci / Wył. Zdalne]	
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	P.2
	<i>Zewnętrzne wyłącz wyłącznika jeśli stan przypisanego sygnału jest prawdą.</i>	

9.8.3 Wył. Zdalne: Ustawianie grupy parametrów


Wył. Zdalne . Funkcja	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Odsprzeg. Sieci / Wył. Zdalne]	
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	P.2
	<i>Trwała aktywacja/dezaktywacja modułu/funkcji.</i>	


Wył. Zdalne . ZewBlk Fkcj	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Odsprzeg. Sieci / Wył. Zdalne]	
Nieaktywny	Nieaktywny, Aktywny ↳ Aktywny/Nieaktywny.	P.2
	<i>Aktywacja lub dezaktywacja blokowania modułu/stopnia. Ta nastawa obowiązuje tylko wtedy jeśli odpowiada sygnałowi przypisanemu dla wszystkich ustawień zabezpieczeniowych. Jeśli ten sygnał staje się prawdą wtedy moduły/stopnie opisane jako "ZewBlk Fkcj=Aktywny" zostają zablokowane.</i>	


Wył. Zdalne . Blk KmdWył	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Odsprzeg. Sieci / Wył. Zdalne]	
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	P.2
	<i>Stałe blokowanie komendy wyłącz modułu/stopnia.</i>	


Wył. Zdalne . ZewBlk KmdWył Fkcj	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Odsprzeg. Sieci / Wył. Zdalne]	
Nieaktywny	Nieaktywny, Aktywny ↳ Aktywny/Nieaktywny.	P.2
	<i>Aktywacja lub deaktywacja blokowania modułu/stopnia. Ta nastawa obowiązuje tylko wtedy jeśli odpowiada sygnałowi przypisanemu w globalnych parametrach zabezpieczeniowych. Jeśli ten sygnał staje się prawdą wtedy moduły/stopnie opisane jako "ZewBlk KmdWył Fkcj=Aktywny" zostają zablokowane.</i>	


9.8.4 Wył. Zdalne: Stany wejść

Wył. Zdalne . ZewBlk1-We	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / Wył. Zdalne]
	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>


Wył. Zdalne . ZewBlk2-We	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / Wył. Zdalne]
	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>

Wył. Zdalne . ZewBlk KmdWył-We	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / Wył. Zdalne]
	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>

Wył. Zdalne . Pobudzenie-We	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / Wył. Zdalne]
	<i>Stan wejścia modułu: Pobudzenie</i>

Wył. Zdalne . Wyłącz-We	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / Wył. Zdalne]
	<i>Stan wejścia modułu: Wyłącz</i>


9.8.5 Wył. Zdalne: Sygnały (stany wyjść)

Wył. Zdalne . Aktywny	[Wskazania / Stan urządzenia / Wsz. aktyw.] [Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / Wył. Zdalne]
	<i>Sygnał: Aktywny</i>


Wył. Zdalne . Pobudzenie	[Wskazania / Stan urządzenia / Pobudzenia] [Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / Wył. Zdalne]
 Sygnał: <i>Pobudzenie</i>	
Wył. Zdalne . Wyłącz	[Wskazania / Stan urządzenia / Wyłączenia] [Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / Wył. Zdalne]
 Sygnał: <i>Wyłącz</i>	
Wył. Zdalne . KmdWył	[Wskazania / Stan urządzenia / Kmd wył] [Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / Wył. Zdalne]
 Sygnał: <i>Komenda wyłącz.</i>	
Wył. Zdalne . ZewBlk	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / Wył. Zdalne]
 Sygnał: <i>Zewnętrzne blokowanie.</i>	
Wył. Zdalne . Blk KmdWył	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / Wył. Zdalne]
 Sygnał: <i>Komenda wyłącz zablokowana.</i>	
Wył. Zdalne . ZewBlk KmdWył	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Odsprzeg. Sieci / Wył. Zdalne]
 Sygnał: <i>Zewnętrzne blokowanie komendy wyłącz.</i>	


9.9 LVRT[1] ... LVRT[2] - System LVRT (Low Voltage Ride Through) utrzymujący równowagę w sieci

9.9.1 LVRT[1]: Parametry wyboru funkcji urządzenia


LVRT[1] . Tryb	[Wybór Modułów]	
„-”	„-”, użyj ↳ Wybór Modułów.	S.3
 ogólny tryb pracy		


9.9.2 LVRT[1]: Parametry globalne


LVRT[1] . ZewBlk1	[Param Zab / Param Globalne / Zabezp.zdalne. / LVRT[1]]	
LVRT[1] . ZewBlk2		
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	P.2
 Zewnętrzna blokada modułu/stopnia, jeśli blokada jest ustawiona jako aktywna i stan przypisanego sygnału jest prawdą.		


LVRT[1] . ZewBlk KmdWył	[Param Zab / Param Globalne / Zabezp.zdalne. / LVRT[1]]	
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	P.2
 Zewnętrzna blokada komendy wyłącz modułu/stopnia, jeśli blokada jest ustawiona jako aktywna i stan przypisanego sygnału jest prawdą.		


9.9.3 LVRT[1]: Ustawianie grupy parametrów


LVRT[1] . Funkcja	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / LVRT[1] / Ustawienia ogólne]	
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	P.2
 Trwała aktywacja/dezaktywacja modułu/funkcji.		


LVRT[1] . ZewBlk Fkcj	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / LVRT[1] / Ustawienia ogólne]	
Nieaktywny	Nieaktywny, Aktywny ↳ Aktywny/Nieaktywny.	P.2
	<i>Aktywacja lub dezaktywacja blokowania modułu/stopnia. Ta nastawa obowiązuje tylko wtedy jeśli odpowiada sygnałowi przypisanemu dla wszystkich ustawień zabezpieczeniowych. Jeśli ten sygnał staje się prawdą wtedy moduły/stopnie opisane jako "ZewBlk Fkcj=Aktywny" zostają zablokowane.</i>	


LVRT[1] . Blk KmdWył	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / LVRT[1] / Ustawienia ogólne]	
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	P.2
	<i>Stałe blokowanie komendy wyłącz modułu/stopnia.</i>	


LVRT[1] . ZewBlk KmdWył Fkcj	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / LVRT[1] / Ustawienia ogólne]	
Nieaktywny	Nieaktywny, Aktywny ↳ Aktywny/Nieaktywny.	P.2
	<i>Aktywacja lub deaktywacja blokowania modułu/stopnia. Ta nastawa obowiązuje tylko wtedy jeśli odpowiada sygnałowi przypisanemu w globalnych parametrach zabezpieczeniowych. Jeśli ten sygnał staje się prawdą wtedy moduły/stopnie opisane jako "ZewBlk KmdWył Fkcj=Aktywny" zostają zablokowane.</i>	


LVRT[1] . Tryb pomiaru	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / LVRT[1] / Ustawienia ogólne]	
Faza-ziemia	Faza-ziemia, Międzyfazowe ↳ Tryb pomiaru.	P.2
	<i>Pomiar/Tryb nadzoru: Określa, czy napięcia międzyfazowe lub fazowe powinny być nadzorowane</i>	


LVRT[1] . Metoda pomiarowa	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / LVRT[1] / Ustawienia ogólne]	
1-sza harm	1-sza harm, True RMS ↳ Metoda pomiarowa.	P.2
	<i>Metoda pomiaru: pomiar składowej podstawowej, rzeczywistej wartości skutecznej lub 3. harmonicznej (tylko przekaźniki zabezpieczające źródła)</i>	


LVRT[1] . Wył od Pob 1/2/3-ch Faz	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / LVRT[1] / Ustawienia ogólne]	
od jednej fazy	od jednej fazy, od dwóch faz, od trzech faz, tylko 2 ↳ Wył od Pob 1/2/3-ch Faz.	P.2
 <i>Warunki pobudzenia dla stopnia napięciowego zabezpieczenia.</i>		


LVRT[1] . Kontrola Obw. Pomiar.	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / LVRT[1] / Ustawienia ogólne]	
Sys . Nieaktywny	Sys . Nieaktywny, Przkł U . Aktywny ↳ VTS Blok.	P.2
 <i>Aktywuje zastosowanie kontroli obwodu pomiarowego. W tym przypadku moduł zostanie zablokowany, jeżeli moduł kontroli obwodu pomiarowego (np. LOP, VTS) zasygnalizuje zakłócenia w obwodzie pomiarowym (np. spowodowane przepaleniem bezpiecznika).</i>		


LVRT[1] . LVRT sterowany SPZ	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / LVRT[1] / Ustawienia ogólne]	
Nieaktywny	Nieaktywny, Aktywny ↳ Aktywny/Nieaktywny.	P.2
 <i>Aktywuje kontrolę liczby zapadów napięcia w określonym czasie (t-LVRT).</i>		

LVRT[1] . L zapadów nap do wył	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / LVRT[1] / Ustawienia ogólne]	
1	1 ... 6	P.2
<i>Dostępne tylko gdy:</i>		
 <i>Liczba zapadów napięcia zanim wystawiony zostanie sygnał odłączenia (wyłączenie).</i>		


LVRT[1] . t-LVRT	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / LVRT[1] / Ustawienia ogólne]	
30.00s	0.00s ... 3000.00s	P.2
<i>Dostępne tylko gdy:</i>		
 <i>Ten timer definiuje przedział czasu kontroli (okno/okres) przeznaczony do zliczania liczby zapadów napięcia do wyłączenia („L zap nap do wył”). Pierwszy zapad napięcia uruchomi timer. Zliczona liczba zapadów napięcia zostanie zresetowana, jeżeli timer zakończy odliczanie. Timer zostanie również zresetowany, jeżeli osiągnięta zostanie maksymalna wartość parametru „L zap nap do wył”.</i>		


LVRT[1] . Vpocz <	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / LVRT[1] / Profil LVRT]
0.90Un	0.00Un ... 2.00Un P.2
 <i>Jeżeli mierzone napięcie spada poniżej tej wartości progowej, wykrywany jest zapad napięcia.</i>	

LVRT[1] . U odzyskiwania >	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / LVRT[1] / Profil LVRT]
0.93Un	0.10Un ... 2.00Un P.2
 <i>Napięcie zostaje przywrócone, gdy mierzone napięcie wzrasta powyżej tej wartości progowej.</i>	

LVRT[1] . V(t1) LVRT[1] . V(t2)	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / LVRT[1] / Profil LVRT]
0.00Un	0.00Un ... 2.00Un P.2
 <i>Wartość napięcia w punkcie V(t(n)). Punkty te definiują krzywą LVRT.</i>	


LVRT[1] . t1	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / LVRT[1] / Profil LVRT]
0.00s	0.00s ... 20.00s P.2
 <i>Punkt w czasie odpowiadający określonej wartości napięcia V(t(n)). Punkty te definiują krzywą LVRT.</i>	


LVRT[1] . t2 LVRT[1] . t3	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / LVRT[1] / Profil LVRT]
0.15s	0.00s ... 20.00s P.2
 <i>Punkt w czasie odpowiadający określonej wartości napięcia V(t(n)). Punkty te definiują krzywą LVRT.</i>	


LVRT[1] . V(t3) LVRT[1] . V(t4)	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / LVRT[1] / Profil LVRT]
0.70Un	0.00Un ... 2.00Un P.2
 <i>Wartość napięcia w punkcie V(t(n)). Punkty te definiują krzywą LVRT.</i>	


9 Parametry zabezpieczeniowe.

9.9.4 LVRT[1]: Komendy bezpośrednie



LVRT[1] . t4	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / LVRT[1] / Profil LVRT]
0.70s	0.00s ... 20.00s P.2
	<i>Punkt w czasie odpowiadający określonej wartości napięcia V(t(n)). Punkty te definiują krzywą LVRT.</i>

LVRT[1] . V(t5) ... LVRT[1] . V(t10)	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / LVRT[1] / Profil LVRT]
0.90Un	0.00Un ... 2.00Un P.2
	<i>Wartość napięcia w punkcie V(t(n)). Punkty te definiują krzywą LVRT.</i>

LVRT[1] . t5	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / LVRT[1] / Profil LVRT]
1.50s	0.00s ... 20.00s P.2
	<i>Punkt w czasie odpowiadający określonej wartości napięcia V(t(n)). Punkty te definiują krzywą LVRT.</i>

LVRT[1] . t6 ... LVRT[1] . t10	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / LVRT[1] / Profil LVRT]
3.00s	0.00s ... 20.00s P.2
	<i>Punkt w czasie odpowiadający określonej wartości napięcia V(t(n)). Punkty te definiują krzywą LVRT.</i>

9.9.4 LVRT[1]: Komendy bezpośrednie

LVRT[1] . ZerLic LVRT	[Wskazania / Reset]
Nieaktywny	Nieaktywny, Aktywny P.1
	 Tryb.
	<i>Reset licznika całkowitej liczby zapadów napięcia oraz reset licznika całkowitej liczby zapadów napięcia, które spowodowały wyzwolenie.</i>

9.9.5 LVRT[1]: Stany wejść

LVRT[1] . ZewBlk1-We	[Wskazania / Stan urządzenia / Zabezp.zdalne. / LVRT[1]]
↓	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
LVRT[1] . ZewBlk2-We	[Wskazania / Stan urządzenia / Zabezp.zdalne. / LVRT[1]]
↓	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
LVRT[1] . ZewBlk KmdWył-We	[Wskazania / Stan urządzenia / Zabezp.zdalne. / LVRT[1]]
↓	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>

9.9.6 LVRT[1]: Sygnały (stany wyjść)

LVRT[1] . Aktywny	[Wskazania / Stan urządzenia / Wsz. aktyw.] [Wskazania / Stan urządzenia / Zabezp.zdalne. / LVRT[1]]
↑	<i>Sygnal: Aktywny</i>
LVRT[1] . Pobudzenie	[Wskazania / Stan urządzenia / Pobudzenia] [Wskazania / Stan urządzenia / Zabezp.zdalne. / LVRT[1]]
↑	<i>Sygnal: Pobudzenie.</i>
LVRT[1] . Wyłącz	[Wskazania / Stan urządzenia / Wyłączenia] [Wskazania / Stan urządzenia / Zabezp.zdalne. / LVRT[1]]
↑	<i>Sygnal: Wyłącz.</i>
LVRT[1] . KmdWył	[Wskazania / Stan urządzenia / Kmd wył] [Wskazania / Stan urządzenia / Zabezp.zdalne. / LVRT[1]]
↑	<i>Sygnal: Komenda wyłącz.</i>
LVRT[1] . ZewBlk	[Wskazania / Stan urządzenia / Zabezp.zdalne. / LVRT[1]]
↑	<i>Sygnal: Zewnętrzne blokowanie.</i>
LVRT[1] . Blk KmdWył	[Wskazania / Stan urządzenia / Zabezp.zdalne. / LVRT[1]]
↑	<i>Sygnal: Komenda wyłącz zablokowana.</i>


LVRT[1] . ZewBlk KmdWył	[Wskazania / Stan urządzenia / Zabezp.zdalne. / LVRT[1]]
⬇	<i>Sygnal: Zewnętrzne blokowanie komendy wyłącz.</i>
LVRT[1] . Pobudzenie L1	[Wskazania / Stan urządzenia / Zabezp.zdalne. / LVRT[1]]
⬇	<i>Sygnal: Pobudzenie fazy L1.</i>
LVRT[1] . Pobudzenie L3	[Wskazania / Stan urządzenia / Zabezp.zdalne. / LVRT[1]]
⬇	<i>Sygnal: Pobudzenie fazy L2.</i>
LVRT[1] . Pobudzenie L3	[Wskazania / Stan urządzenia / Zabezp.zdalne. / LVRT[1]]
⬇	<i>Sygnal: Pobudzenie fazy L3.</i>
LVRT[1] . Wyłącz L1	[Wskazania / Stan urządzenia / Zabezp.zdalne. / LVRT[1]]
⬇	<i>Sygnal: Wyłącz fazę L1.</i>
LVRT[1] . Wyłącz L2	[Wskazania / Stan urządzenia / Zabezp.zdalne. / LVRT[1]]
⬇	<i>Sygnal: Wyłącz fazę L2.</i>
LVRT[1] . Wyłącz L3	[Wskazania / Stan urządzenia / Zabezp.zdalne. / LVRT[1]]
⬇	<i>Sygnal: Wyłącz fazę L3.</i>
LVRT[1] . w trakcie t-LVRT	[Wskazania / Stan urządzenia / Zabezp.zdalne. / LVRT[1]]
⬇	<i>Sygnal: w trakcie t-LVRT</i>


9.9.7 LVRT[1]: Liczniki

LVRT[1] . L zap nap w t-LVRT	[Wskazania / Licz i Przegl Danych / LVRT[1]]
#	<i>Liczba zapadów napięcia w czasie t-LVRT</i>
LVRT[1] . L Całk Zap Nap	[Wskazania / Licz i Przegl Danych / LVRT[1]]
#	<i>Licznik całkowitej liczby zapadów napięcia.</i>
LVRT[1] . L Całk Zap Nap do Wył	[Wskazania / Licz i Przegl Danych / LVRT[1]]
#	<i>Licznik całkowitej liczby zapadów napięcia, które spowodowały wyłączenie.</i>


9.10 3U0[1] ... 3U0[2] - Moduł napięcia zerowego, składowej zerowej.


9.10.1 3U0[1]: Parametry wyboru funkcji urządzenia

3U0[1] . Tryb	[Wybór Modułów]	
„-”	„-”, Próg U>, Próg U< ↳ Wybór Modułów.	S.3
 <i>Moduł napięcia zerowego, składowej zerowej., ogólny tryb pracy</i>		


3U0[1] . Tylko nadzór	[Wybór Modułów]	
nie	nie, tak ↳ tak/nie.	S.3
 <i>Moduł napięcia zerowego, składowej zerowej., przy ustawieniu „Tak”: ograniczenie funkcji do samego nadzoru, tj. nie występują alarmy ogólne, wyzwolenia ogólne ani polecenia wyzwolenia.</i>		


9.10.2 3U0[1]: Parametry globalne


3U0[1] . ZewBlk1	[Param Zab / Param Globalne / Zab Napięciowe / 3U0[1]]	
3U0[1] . ZewBlk2		
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	P.2
 <i>Zewnętrzna blokada modułu/stopnia, jeśli blokada jest ustawiona jako aktywna i stan przypisanego sygnału jest prawdą.</i>		


3U0[1] . ZewBlk KmdWył	[Param Zab / Param Globalne / Zab Napięciowe / 3U0[1]]	
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	P.2
<i>Dostępne tylko gdy:</i>		
 <i>Zewnętrzna blokada komendy wyłącz modułu/stopnia, jeśli blokada jest ustawiona jako aktywna i stan przypisanego sygnału jest prawdą.</i>		


9.10.3 3U0[1]: Ustawianie grupy parametrów


3U0[1] . Funkcja	[Param Zab / Bank Nastaw 1...4 / Zab Napięciowe / 3U0[1]]	
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	P.2
 Trwała aktywacja/dezaktywacja modułu/funkcji.		


3U0[1] . ZewBlk Fkcj	[Param Zab / Bank Nastaw 1...4 / Zab Napięciowe / 3U0[1]]	
Nieaktywny	Nieaktywny, Aktywny ↳ Aktywny/Nieaktywny.	P.2
 Aktywacja lub dezaktywacja blokowania modułu/stopnia. Ta nastawa obowiązuje tylko wtedy jeśli odpowiada sygnałowi przypisanemu dla wszystkich ustawień zabezpieczeniowych. Jeśli ten sygnał staje się prawdą wtedy moduły/stopnie opisane jako "ZewBlk Fkcj=Aktywny" zostają zablokowane.		


3U0[1] . Blk KmdWył	[Param Zab / Bank Nastaw 1...4 / Zab Napięciowe / 3U0[1]]	
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	P.2
Dostępne tylko gdy:		
 Stałe blokowanie komendy wyłącz modułu/stopnia.		


3U0[1] . ZewBlk KmdWył Fkcj	[Param Zab / Bank Nastaw 1...4 / Zab Napięciowe / 3U0[1]]	
Nieaktywny	Nieaktywny, Aktywny ↳ Aktywny/Nieaktywny.	P.2
Dostępne tylko gdy:		
 Aktywacja lub deaktywacja blokowania modułu/stopnia. Ta nastawa obowiązuje tylko wtedy jeśli odpowiada sygnałowi przypisanemu w globalnych parametrach zabezpieczeniowych. Jeśli ten sygnał staje się prawdą wtedy moduły/stopnie opisane jako "ZewBlk KmdWył Fkcj=Aktywny" zostają zablokowane.		


3U0[1] . 3U0 wybór	[Param Zab / Bank Nastaw 1...4 / Zab Napięciowe / 3U0[1]]	
Mierzone	Mierzone, Obliczone ↳ 3U0 wybór.	P.2
 Wybór czy UX jest mierzone czy obliczone.		

3U0[1] . Metoda pomiarowa	[Param Zab / Bank Nastaw 1...4 / Zab Napięciowe / 3U0[1]]	
1-sza harm	1-sza harm, True RMS	P.2
	↳ Metoda pomiarowa.	
 <i>Metoda pomiaru: pomiar składowej podstawowej, rzeczywistej wartości skutecznej lub 3. harmonicznej (tylko przekaźniki zabezpieczające źródła)</i>		


3U0[1] . Uz>	[Param Zab / Bank Nastaw 1...4 / Zab Napięciowe / 3U0[1]]	
1Un	0.01Un ... 2.00Un	P.2
 <i>Jeśli ustawiona wartość zostanie przekroczona, moduł/człon zostanie uruchomiony.</i>		


3U0[1] . Pobudzenie	[Param Zab / Bank Nastaw 1...4 / Zab Napięciowe / 3U0[1]]	
0.8Un	0.01Un ... 2.00Un	P.2
 <i>Próg podnapięciowy</i>		

3U0[1] . t	[Param Zab / Bank Nastaw 1...4 / Zab Napięciowe / 3U0[1]]	
0.00s	0.00s ... 300.00s	P.2
 <i>Opóźnienie wyłąc.</i>		

3U0[1] . Kontrola Obw. Pomiar.	[Param Zab / Bank Nastaw 1...4 / Zab Napięciowe / 3U0[1]]	
Sys . Nieaktywny	Sys . Nieaktywny, Przkł U . Aktywny	P.2
	↳ VTS Blok.	
 <i>Aktywuje zastosowanie kontroli obwodu pomiarowego. W tym przypadku moduł zostanie zablokowany, jeżeli moduł kontroli obwodu pomiarowego (np. LOP, VTS) zasygnalizuje zakłócenia w obwodzie pomiarowym (np. spowodowane przepaleniem bezpiecznika).</i>		

9.10.4 3U0[1]: Stany wejść

3U0[1] . ZewBlk1-We	[Wskazania / Stan urządzenia / Zab Napięciowe / 3U0[1]]	
 <i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>		

3U0[1] . ZewBlk2-We	[Wskazania / Stan urządzenia / Zab Napięciowe / 3U0[1]]	
 <i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>		

3U0[1] . ZewBlk KmdWył-We	[Wskazania / Stan urządzenia / Zab Napięciowe / 3U0[1]]
↓	<i>Dostępne tylko gdy:</i> <i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>

9.10.5 3U0[1]: Sygnały (stany wyjść)

3U0[1] . Aktywny	[Wskazania / Stan urządzenia / Wsz. aktyw.] [Wskazania / Stan urządzenia / Zab Napięciowe / 3U0[1]]
↑	<i>Sygnał: Aktywny</i>

3U0[1] . Pobudzenie	[Wskazania / Stan urządzenia / Pobudzenia] [Wskazania / Stan urządzenia / Zab Napięciowe / 3U0[1]]
↑	<i>Sygnał: Pobudzenie od stopnia kontroli wartości napięcia zerowego.</i>

3U0[1] . Wyłącz	[Wskazania / Stan urządzenia / Wyłączenia] [Wskazania / Stan urządzenia / Zab Napięciowe / 3U0[1]]
↑	<i>Sygnał: Wyłącz.</i>

3U0[1] . KmdWył	[Wskazania / Stan urządzenia / Kmd wył] [Wskazania / Stan urządzenia / Zab Napięciowe / 3U0[1]]
↑	<i>Dostępne tylko gdy:</i> <i>Sygnał: Komenda wyłącz.</i>

3U0[1] . ZewBlk	[Wskazania / Stan urządzenia / Zab Napięciowe / 3U0[1]]
↑	<i>Sygnał: Zewnętrzne blokowanie.</i>

3U0[1] . Blk KmdWył	[Wskazania / Stan urządzenia / Zab Napięciowe / 3U0[1]]
↑	<i>Dostępne tylko gdy:</i> <i>Sygnał: Komenda wyłącz zablokowana.</i>

3U0[1] . **ZewBlok KmdWył**


[Wskazania / Stan urządzenia / Zab Napięciowe / 3U0[1]]

↕ Dostępne tylko gdy:


Sygnal: Zewnętrzne blokowanie komendy wyłącz.


9.11 U012[1] ... U012[6] - Składowe symetryczne: Kontrola składowej zgodnej lub przeciwnej.


9.11.1 U012[1]: Parametry wyboru funkcji urządzenia

U012[1] . Tryb	[Wybór Modułów]	
„-”	„-”, Próg U1>, Próg U1<, Próg U2> ↳ Wybór Modułów.	S.3
	<i>Zabezpieczenie od asymetrii napięć: Kontrola napięć systemu.</i>	



9.11.2 U012[1]: Parametry globalne



U012[1] . ZewBlk1	[Param Zab / Param Globalne / Zab Napięciowe / U012[1]]	
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	P.2
	<i>Zewnętrzna blokada modułu/stopnia, jeśli blokada jest ustawiona jako aktywna i stan przypisanego sygnału jest prawdą.1</i>	



U012[1] . ZewBlk2	[Param Zab / Param Globalne / Zab Napięciowe / U012[1]]	
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	P.2
	<i>Zewnętrzna blokada modułu/stopnia, jeśli blokada jest ustawiona jako aktywna i stan przypisanego sygnału jest prawdą.2</i>	



U012[1] . ZewBlk KmdWył	[Param Zab / Param Globalne / Zab Napięciowe / U012[1]]	
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	P.2
	<i>Zewnętrzna blokada komendy wyłącz modułu/stopnia, jeśli blokada jest ustawiona jako aktywna i stan przypisanego sygnału jest prawdą.</i>	


9.11.3 U012[1]: Ustawianie grupy parametrów


U012[1] . Funkcja	[Param Zab / Bank Nastaw 1...4 / Zab Napięciowe / U012[1]]	
Nieaktywny	Nieaktywny, Aktywny  Tryb.	P.2
	Trwała aktywacja/dezaktywacja modułu/funkcji.	


U012[1] . ZewBlk Fkcj	[Param Zab / Bank Nastaw 1...4 / Zab Napięciowe / U012[1]]	
Nieaktywny	Nieaktywny, Aktywny  Aktywny/Nieaktywny.	P.2
	Aktywacja lub dezaktywacja blokowania modułu/stopnia. Ta nastawa obowiązuje tylko wtedy jeśli odpowiada sygnałowi przypisanemu dla wszystkich ustawień zabezpieczeniowych. Jeśli ten sygnał staje się prawdą wtedy moduły/stopnie opisane jako "ZewBlk Fkcj=Aktywny" zostają zablokowane.	



U012[1] . Blk KmdWył	[Param Zab / Bank Nastaw 1...4 / Zab Napięciowe / U012[1]]	
Nieaktywny	Nieaktywny, Aktywny  Tryb.	P.2
	Stałe blokowanie komendy wyłącz modułu/stopnia.	


U012[1] . ZewBlk KmdWył Fkcj	[Param Zab / Bank Nastaw 1...4 / Zab Napięciowe / U012[1]]	
Nieaktywny	Nieaktywny, Aktywny  Aktywny/Nieaktywny.	P.2
	Aktywacja lub deaktywacja blokowania modułu/stopnia. Ta nastawa obowiązuje tylko wtedy jeśli odpowiada sygnałowi przypisanemu w globalnych parametrach zabezpieczeniowych. Jeśli ten sygnał staje się prawdą wtedy moduły/stopnie opisane jako "ZewBlk KmdWył Fkcj=Aktywny" zostają zablokowane.	


U012[1] . Próg U1>	[Param Zab / Bank Nastaw 1...4 / Zab Napięciowe / U012[1]]	
1.00Un	0.01Un ... 2.00Un	P.2
	Próg nadnapięciowy dla składowej zgodnej.	



U012[1] . Próg U1<	[Param Zab / Bank Nastaw 1...4 / Zab Napięciowe / U012[1]]	
1.00Un	0.01Un ... 2.00Un	P.2
	<i>Próg podnapięciowy dla składowej zgodnej.</i>	

U012[1] . Próg U2>	[Param Zab / Bank Nastaw 1...4 / Zab Napięciowe / U012[1]]	
1.00Un	0.01Un ... 2.00Un	P.2
	<i>Próg definiuje minimalną wartość napięcia składowej zgodnej U1 lub składowej przeciwnej U2 dla działania funkcji ANSI nr 47, co zapewnia podstawę do działania stopni asymetrii napięć.</i>	

U012[1] . %(U2/U1)	[Param Zab / Bank Nastaw 1...4 / Zab Napięciowe / U012[1]]	
Nieaktywny	Nieaktywny, Aktywny	P.2
	 Tryb.	
	<i>% (U2/U1) jest parametrem określającym pobudzenie od asymetrii. Zdefiniowany jako stosunek składowej przeciwnej do składowej zgodnej napięcia (% asymetria U2/U1) lub % (U2/U1) dla wirowania ABC i % (U1/U2) dla wirowania ACB.</i>	

U012[1] . %(U2/U1)	[Param Zab / Bank Nastaw 1...4 / Zab Napięciowe / U012[1]]	
20%	2% ... 40%	P.2
	<i>% (U2/U1) jest parametrem określającym pobudzenie od asymetrii. Zdefiniowany jako stosunek składowej przeciwnej do składowej zgodnej napięcia (% asymetria U2/U1) lub % (U2/U1) dla wirowania ABC i % (U1/U2) dla wirowania ACB.</i>	

U012[1] . t	[Param Zab / Bank Nastaw 1...4 / Zab Napięciowe / U012[1]]	
0.00s	0.00s ... 300.00s	P.2
	<i>Opóźnienie wyłąc.</i>	

U012[1] . Kontrola Obw. Pomiar.	[Param Zab / Bank Nastaw 1...4 / Zab Napięciowe / U012[1]]	
Sys . Nieaktywny	Sys . Nieaktywny, Przkł U . Aktywny	P.2
	 VTS Blok.	
	<i>Aktywuje zastosowanie kontroli obwodu pomiarowego. W tym przypadku moduł zostanie zablokowany, jeżeli moduł kontroli obwodu pomiarowego (np. LOP, VTS) zasygnalizuje zakłócenia w obwodzie pomiarowym (np. spowodowane przepaleniem bezpiecznika).</i>	

9.11.4 U012[1]: Stany wejść

U012[1] . ZewBlk1-We	[Wskazania / Stan urządzenia / Zab Napięciowe / U012[1]]
↓	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
U012[1] . ZewBlk2-We	[Wskazania / Stan urządzenia / Zab Napięciowe / U012[1]]
↓	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
U012[1] . ZewBlk KmdWył-We	[Wskazania / Stan urządzenia / Zab Napięciowe / U012[1]]
↓	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>

9.11.5 U012[1]: Sygnały (stany wyjść)

U012[1] . Aktywny	[Wskazania / Stan urządzenia / Wsz. aktyw.] [Wskazania / Stan urządzenia / Zab Napięciowe / U012[1]]
↑	<i>Sygnał: Aktywny</i>
U012[1] . Pobudzenie	[Wskazania / Stan urządzenia / Pobudzenia] [Wskazania / Stan urządzenia / Zab Napięciowe / U012[1]]
↑	<i>Sygnał: Pobudzenie.</i>
U012[1] . Wyłącz	[Wskazania / Stan urządzenia / Wyłączenia] [Wskazania / Stan urządzenia / Zab Napięciowe / U012[1]]
↑	<i>Sygnał: Wyłącz.</i>
U012[1] . KmdWył	[Wskazania / Stan urządzenia / Kmd wył] [Wskazania / Stan urządzenia / Zab Napięciowe / U012[1]]
↑	<i>Sygnał: Komenda wyłącz.</i>
U012[1] . ZewBlk	[Wskazania / Stan urządzenia / Zab Napięciowe / U012[1]]
↑	<i>Sygnał: Zewnętrzne blokowanie.</i>
U012[1] . Blk KmdWył	[Wskazania / Stan urządzenia / Zab Napięciowe / U012[1]]
↑	<i>Sygnał: Komenda wyłącz zablokowana.</i>

9 Parametry zabezpieczeniowe.

9.11.5 U012[1]: Sygnały (stany wyjść)


U012[1] . **ZewBlk KmdWył**

[Wskazania / Stan urzędzenia / Zab Napięciowe / U012[1]]


↕ *Sygnal: Zewnętrzne blokowanie komendy wyłącz.*


9.12 f[1] ... f[6] - Moduł zabezpieczenia częstotliwościowego.

9.12.1 f[1]: Parametry wyboru funkcji urządzenia


f[1] . Tryb	[Wybór Modułów]	
Próg f<	„-” ... Utrata Synch ↳ Wybór Modułów.	S.3
 <i>Moduł zabezpieczenia częstotliwościowego., ogólny tryb pracy</i>		


9.12.2 f[1]: Parametry globalne


f[1] . ZewBlk1	[Param Zab / Param Globalne / Zab Częstotl / f[1]]	
f[1] . ZewBlk2		
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	P.2
 <i>Zewnętrzna blokada modułu/stopnia, jeśli blokada jest ustawiona jako aktywna i stan przypisanego sygnału jest prawdą.</i>		


f[1] . ZewBlk KmdWył	[Param Zab / Param Globalne / Zab Częstotl / f[1]]	
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	P.2
 <i>Zewnętrzna blokada komendy wyłącz modułu/stopnia, jeśli blokada jest ustawiona jako aktywna i stan przypisanego sygnału jest prawdą.</i>		

9.12.3 f[1]: Ustawianie grupy parametrów

f[1] . Funkcja	[Param Zab / Bank Nastaw 1..4 / Zab Częstotl / f[1]]	
Aktywny	Nieaktywny, Aktywny ↳ Tryb.	P.2
 <i>Trwała aktywacja/dezaktywacja modułu/funkcji.</i>		


f[1] . ZewBlk Fkcj	[Param Zab / Bank Nastaw 1...4 / Zab Częstotl / f[1]]	
Nieaktywny	Nieaktywny, Aktywny ↳ Aktywny/Nieaktywny.	P.2
	<i>Aktywacja lub dezaktywacja blokowania modułu/stopnia. Ta nastawa obowiązuje tylko wtedy jeśli odpowiada sygnałowi przypisanemu dla wszystkich ustawień zabezpieczeniowych. Jeśli ten sygnał staje się prawdą wtedy moduły/stopnie opisane jako "ZewBlk Fkcj=Aktywny" zostają zablokowane.</i>	


f[1] . Blk KmdWył	[Param Zab / Bank Nastaw 1...4 / Zab Częstotl / f[1]]	
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	P.2
	<i>Stałe blokowanie komendy wyłącz modułu/stopnia.</i>	


f[1] . ZewBlk KmdWył Fkcj	[Param Zab / Bank Nastaw 1...4 / Zab Częstotl / f[1]]	
Nieaktywny	Nieaktywny, Aktywny ↳ Aktywny/Nieaktywny.	P.2
	<i>Aktywacja lub deaktywacja blokowania modułu/stopnia. Ta nastawa obowiązuje tylko wtedy jeśli odpowiada sygnałowi przypisanemu w globalnych parametrach zabezpieczeniowych. Jeśli ten sygnał staje się prawdą wtedy moduły/stopnie opisane jako "ZewBlk KmdWył Fkcj=Aktywny" zostają zablokowane.</i>	


f[1] . Próg f>	[Param Zab / Bank Nastaw 1...4 / Zab Częstotl / f[1]]	
51.00Hz	40.00Hz ... 69.00Hz	P.2
	<i>Próg pobudzenia dla nadczęstotliwości.</i>	


f[1] . Próg f<	[Param Zab / Bank Nastaw 1...4 / Zab Częstotl / f[1]]	
49.00Hz	40.00Hz ... 69.00Hz	P.2
	<i>Próg pobudzenia dla podczęstotliwości.</i>	

f[1] . Spadek częst.	[Param Zab / Bank Nastaw 1...4 / Zab Częstotl / f[1]]	
0.020Hz	0.010Hz ... 0.100Hz	P.2
	<i>Spadek funkcji częstotliwości. To ustawienie zmienia kształt histerezy zabezpieczenia częstotliwości.</i>	



f[1] . t	[Param Zab / Bank Nastaw 1...4 / Zab Częstotl / f[1]]	
1.00s	0.00s ... 3600.00s	P.2
 Opóźnienie wyłącz.		


f[1] . df/dt	[Param Zab / Bank Nastaw 1...4 / Zab Częstotl / f[1]]	
1.000Hz/s	0.100Hz/s ... 10.000Hz/s	P.2
 Wartość mierzona (obliczona): Szybkość zmiany częstotliwości.		

f[1] . t-df/dt	[Param Zab / Bank Nastaw 1...4 / Zab Częstotl / f[1]]	
1.00s	0.00s ... 300.00s	P.2
 Opóźnienie wyłącz od df/dt.		


f[1] . DF	[Param Zab / Bank Nastaw 1...4 / Zab Częstotl / f[1]]	
1.00Hz	0.0Hz ... 10.0Hz	P.2
 Różnica częstotliwości maksymalnej dopuszczalnej wartości średniej dla szybkości zmiany częstotliwości. Ta funkcja jest nieaktywna jeśli DF=0		

f[1] . DT	[Param Zab / Bank Nastaw 1...4 / Zab Częstotl / f[1]]	
1.00s	0.1s ... 10.0s	P.2
 Interwał czasowy pomiędzy maksymalną dopuszczalną wartością średnią szybkości zmiany częstotliwości		

f[1] . Tryb df/dt	[Param Zab / Bank Nastaw 1...4 / Zab Częstotl / f[1]]	
Moduł df/dt	Moduł df/dt, Dodatni df/dt, Ujemny df/dt  Tryb.	P.2
 Tryb df/dt.		

f[1] . Utrata Synch	[Param Zab / Bank Nastaw 1...4 / Zab Częstotl / f[1]]	
10°	1° ... 30°	P.2
 Wartość mierzona (obliczona): utrata synchronizmu.		

9.12.4 f[1]: Stany wejść

f[1] . ZewBlk1-We	[Wskazania / Stan urządzenia / Zab Częstotl / f[1]]	
 Stan modułu wejściowego: Zewnętrzne blokowanie.1		

f[1] . ZewBlk2-We	[Wskazania / Stan urządzenia / Zab Częstotl / f[1]]
↓	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>

f[1] . ZewBlk KmdWył-We	[Wskazania / Stan urządzenia / Zab Częstotl / f[1]]
↓	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>

9.12.5 f[1]: Sygnały (stany wyjść)

f[1] . Aktywny	[Wskazania / Stan urządzenia / Wsz. aktyw.] [Wskazania / Stan urządzenia / Zab Częstotl / f[1]]
↓	<i>Sygnał: Aktywny</i>

f[1] . Pobudzenie	[Wskazania / Stan urządzenia / Pobudzenia] [Wskazania / Stan urządzenia / Zab Częstotl / f[1]]
↓	<i>Sygnał: Pobudzenie.</i>

f[1] . Wyłącz	[Wskazania / Stan urządzenia / Wyłączenia] [Wskazania / Stan urządzenia / Zab Częstotl / f[1]]
↓	<i>Sygnał: Wyłącz.</i>

f[1] . KmdWył	[Wskazania / Stan urządzenia / Kmd wył] [Wskazania / Stan urządzenia / Zab Częstotl / f[1]]
↓	<i>Sygnał: Komenda wyłącz.</i>

f[1] . ZewBlk	[Wskazania / Stan urządzenia / Zab Częstotl / f[1]]
↓	<i>Sygnał: Zewnętrzne blokowanie.</i>



f[1] . Blk Od U<	[Wskazania / Stan urządzenia / Zab Częstotl / f[1]]
↓	<i>Sygnał: Moduł blokowany przez pod napięcie</i>

f[1] . Blk KmdWył	[Wskazania / Stan urządzenia / Zab Częstotl / f[1]]
↓	<i>Sygnał: Komenda wyłącz zablokowana.</i>



f[1] . ZewBlk KmdWyt	[Wskazania / Stan urzadzenia / Zab Czestotl / f[1]]
⬆	<i>Sygnal: Zewnetrzne blokowanie komendy wyłacz.</i>
f[1] . Pobudzenie f	[Wskazania / Stan urzadzenia / Zab Czestotl / f[1]]
⬆	<i>Sygnal: Pobudzenie stopnia czestotliwosciowego f.</i>
f[1] . Pob df/dt DF/DT	[Wskazania / Stan urzadzenia / Zab Czestotl / f[1]]
⬆	<i>Pobudzenie zmiana czestotliwosci w czasie df/dt lub srednia zmiana czestotliwosci w czasie DF/DT.</i>
f[1] . Pob delta phi	[Wskazania / Stan urzadzenia / Zab Czestotl / f[1]]
⬆	<i>Sygnal: Pobudzenie od utraty synchronizmu.</i>
f[1] . Wyłacz f	[Wskazania / Stan urzadzenia / Zab Czestotl / f[1]]
⬆	<i>Sygnal: Czestotliwosc poza zakresem dopuszczalnym.</i>
f[1] . Wyłacz df/dt DF/DT	[Wskazania / Stan urzadzenia / Zab Czestotl / f[1]]
⬆	<i>Sygnal: Wyłacz od stopnia zmiana czestotliwosci w czasie df/dt lub srednia zmiana czestotliwosci w czasie DF/DT.</i>
f[1] . Wyłacz delta phi	[Wskazania / Stan urzadzenia / Zab Czestotl / f[1]]
⬆	<i>Sygnal: Wyłacz skok wektora</i>



9.13 PonZa[1] ... PonZa[2] - Ponowne załączenie



9.13.1 PonZa[1]: Parametry wyboru funkcji urządzenia


PonZa[1] . Tryb	[Wybór Modułów]	
„-”	„-”, użyj  Tryb.	S.3
 ogólny tryb pracy		


9.13.2 PonZa[1]: Parametry globalne

PonZa[1] . ZewBlk1 PonZa[1] . ZewBlk2	[Param Zab / Param Globalne / Zabezp.zdalne. / PonZa[1] / Ustawienia ogólne]	
„-”	„-” ... Sys . Internal test state  1..n, lista przypisań.	P.2
 Zewnętrzna blokada modułu/stopnia, jeśli blokada jest ustawiona jako aktywna i stan przypisanego sygnału jest prawdą.		


PonZa[1] . Zew Ustąp od PWP U	[Param Zab / Param Globalne / Zabezp.zdalne. / PonZa[1] / Ustawienia ogólne]	
„-”	„-” ... Sys . Internal test state  1..n, lista przypisań.	P.2
 Sygnał zwalniający z punktu wspólnego podłączenia PWP. Napięcie międzyprzewodowe przekracza 95% VN.		


PonZa[1] . Awr Bez PWP	[Param Zab / Param Globalne / Zabezp.zdalne. / PonZa[1] / Ustawienia ogólne]	
„-”	„-” ... Wejścia X1 . WE 8  1..n, We dwust .	P.2
 Blokada, jeśli bezpiecznik przekładnika napięciowego wyłączył w punkcie wspólnego podłączenia PWP.		


PonZał[1] . podłączenie ponowne	[Param Zab / Param Globalne / Zabezp.zdalne. / PonZał[1] / Ustawienia ogólne]	
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	P.2
 Sygnał ten oznacza stan "podłączenia ponownego" (równolegle z siecią).		


PonZał[1] . Odsprężenie1	[Param Zab / Param Globalne / Zabezp.zdalne. / PonZał[1] / Odsprężenie]	
...		
PonZał[1] . Odsprężenie6		
„-”	„-” ... Logika . RL80.Wy Neg Podtrz ↳ Funkcje odsprężania.	P.2
 Funkcja odsprężania blokująca ponowne załączenie.		


9.13.3 PonZał[1]: Ustawianie grupy parametrów


PonZał[1] . Funkcja	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / PonZał[1] / Ustawienia ogólne]	
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	P.2
 Trwała aktywacja/dezaktywacja modułu/funkcji.		


PonZał[1] . ZewBlk Fkcj	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / PonZał[1] / Ustawienia ogólne]	
Nieaktywny	Nieaktywny, Aktywny ↳ Aktywny/Nieaktywny.	P.2
 Aktywacja lub dezaktywacja blokowania modułu/stopnia. Ta nastawa obowiązuje tylko wtedy jeśli odpowiada sygnałowi przypisanemu dla wszystkich ustawień zabezpieczeniowych. Jeśli ten sygnał staje się prawdą wtedy moduły/stopnie opisane jako "ZewBlk Fkcj=Aktywny" zostają zablokowane.		


PonZa[1] . Kontrola Obw. Pomiar.	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / PonZa[1] / Ustawienia ogólne]	
Sys . Nieaktywny	Sys . Nieaktywny, Przkł U . Aktywny ↳ VTS Blok.	P.2
 Aktywuje zastosowanie kontroli obwodu pomiarowego. W tym przypadku moduł zostanie zablokowany, jeżeli moduł kontroli obwodu pomiarowego (np. LOP, VTS) zasygnalizuje zakłócenia w obwodzie pomiarowym (np. spowodowane przepaleniem bezpiecznika).		

PonZa[1] . Zew Ustąp od PWP U Fkcj	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / PonZa[1] / Ustawienia ogólne]	
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	P.2
 Aktywacja sygnału zwalniającego punktu wspólnego podłączenia PWP. Napięcie międzyprzewodowe przekracza 95% VN.		


PonZa[1] . Warun Ponown Zał	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / PonZa[1] / Zwoln Param]	
Oba	U wew_zwolnienia, Zew Zwoln od U PWP, Oba ↳ Warun Ponown Zał.	P.2
 Ten sygnał wskazuje, że napięcie sieci zasilającej zostało przywrócone.		


PonZa[1] . Awr Bez PWP Fk	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / PonZa[1] / Zwoln Param]	
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	P.2
<i>Dostępne tylko gdy:</i>		
 Blokada, jeśli bezpiecznik przekładnika napięciowego wyłączył w punkcie wspólnego podłączenia PWP.		


PonZa[1] . Metoda Pomiaru	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / PonZa[1] / Zwoln Param]	
1-sza harm	1-sza harm, True RMS, Uśr kroczące ↳ Metoda Pomiaru.	P.2
 Metoda Pomiaru: 1-sza harmoniczna lub RMS, lub "nadzór średniej kroczącej"		

PonZał[1] . VLL< Zwolnienie	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / PonZał[1] / Zwoln Param]
1.10Un	1.00Un ... 1.50Un
Dostępne tylko gdy:	
	Maksymalne napięcie (międzyprzewodowe) dla ponownego załączenia (napięcie przywrócenia)


PonZał[1] . Próg Nap Ponown Zał	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / PonZał[1] / Zwoln Param]
0.95Un	0.70Un ... 1.00Un
Dostępne tylko gdy:	
	Minimalne napięcie (międzyfazowe) dla ponownego załączenia (napięcie przywrócenia).


PonZał[1] . Próg f>	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / PonZał[1] / Zwoln Param]
50.05Hz	40.00Hz ... 69.90Hz
Dostępne tylko gdy:	
	Górna wartość graniczna częstotliwości dla ponownego załączenia

PonZał[1] . Próg f<	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / PonZał[1] / Zwoln Param]
47.5Hz	40.00Hz ... 69.90Hz
Dostępne tylko gdy:	
	Dolna wartość graniczna częstotliwości dla ponownego załączenia.

PonZał[1] . t-Zwoln Blo	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / PonZał[1] / Zwoln Param]
600s	0.00s ... 3600.00s
Dostępne tylko gdy:	
	Człon czasowy (opóźnienie) dla ponownego załączenia zasobów energii. Czas ustalenia sieci przesyłowej, zwykle ok. 10-15 minut.

9.13.4 PonZał[1]: Stany wejść

PonZał[1] . ZewBlk1-We	[Wskazania / Stan urządzenia / Zabezp.zdalne. / PonZał[1]]
	Stan modułu wejściowego: Zewnętrzne blokowanie.1

PonZał[1] . ZewBlk2-We	[Wskazania / Stan urządzenia / Zabezp.zdalne. / PonZał[1]]
	Stan modułu wejściowego: Zewnętrzne blokowanie.2

9 Parametry zabezpieczeniowe.

9.13.5 PonZał[1]: Sygnały (stany wyjść)


PonZał[1] . Zew Zwoln od U PWP-We	[Wskazania / Stan urządzenia / Zabezp.zdalne. / PonZał[1]]
↓	<i>Stan wejścia modułu: Sygnał zwalniający jest generowany przez punkt wspólnego podłączenia PWP (zwolnienie zewnętrzne)</i>
PonZał[1] . Awr Bez PWP-We	[Wskazania / Stan urządzenia / Zabezp.zdalne. / PonZał[1]]
↓	<i>Stan wejścia modułu: Blokada, jeśli bezpiecznik przekładnika napięciowego wyłączył w punkcie wspólnego podłączenia PWP.</i>
PonZał[1] . podłączenie ponowne-We	[Wskazania / Stan urządzenia / Zabezp.zdalne. / PonZał[1]]
↓	<i>Sygnał ten oznacza stan "podłączenia ponownego" (równoległe z siecią).</i>
PonZał[1] . Odsprężenie1-We ... PonZał[1] . Odsprężenie6-We	[Wskazania / Stan urządzenia / Zabezp.zdalne. / PonZał[1]]
↓	<i>Funkcja odsprężania blokująca ponowne załączenie.</i>

9.13.5 PonZał[1]: Sygnały (stany wyjść)



PonZał[1] . Aktywny	[Wskazania / Stan urządzenia / Wsz. aktyw.] [Wskazania / Stan urządzenia / Zabezp.zdalne. / PonZał[1]]
↓	<i>Sygnał: Aktywny</i>
PonZał[1] . ZewBlk	[Wskazania / Stan urządzenia / Zabezp.zdalne. / PonZał[1]]
↓	<i>Sygnał: Zewnętrzne blokowanie.</i>
PonZał[1] . Blok z Pow Kontr Obw Pom	[Wskazania / Stan urządzenia / Zabezp.zdalne. / PonZał[1]]
↓	<i>Sygnał: Moduł zablokowany przez kontrolę obwodu pomiarowego</i>
PonZał[1] . Zwoln Źródłał Energii	[Wskazania / Stan urządzenia / Zabezp.zdalne. / PonZał[1]]
↓	<i>Sygnał: Zwolnienie zasobu energii.</i>



9.14 Sync - Detekcja synchronizacji



9.14.1 Sync: Parametry wyboru funkcji urządzenia


Sync . Tryb	[Wybór Modułów]	
„-”	„-”, użyj  Tryb.	S.3
	<i>Detekcja synchronizacji, ogólny tryb pracy</i>	

9.14.2 Sync: Parametry globalne


Sync . ZewBlk1	[Param Zab / Param Globalne / Zabezp.zdalne. / Sync]	
Sync . ZewBlk2		
„-”	„-” ... Sys . Internal test state  1..n, lista przypisań.	C.2
	<i>Zewnętrzna blokada modułu/stopnia, jeśli blokada jest ustawiona jako aktywna i stan przypisanego sygnału jest prawdą.</i>	


Sync . Obejść	[Param Zab / Param Globalne / Zabezp.zdalne. / Sync]	
„-”	„-” ... Logika . RL80.Wy Neg Podtrz  1..n, DI-ListaLogik.	C.2
	<i>Obejście detekcji synchronizacji nastąpi, jeśli stan przypisanego sygnału (wejście logiczne) uzyska wartość prawdą.</i>	


Sync . Położ Wyłączn	[Param Zab / Param Globalne / Zabezp.zdalne. / Sync]	
Łącznik[1] . Położ	„-”, Łącznik[1] . Położ  Wyłącznik.	C.2
	<i>Kryterium, które pozwala określić pozycję wyłącznika.</i>	

Sync . InicZamknWYŁ	[Param Zab / Param Globalne / Zabezp.zdalne. / Sync]	
„-”	„-” ... Logika . RL80.Wy Neg Podtrz ↳ 1..n, ListaŻądSynchro.	C.2
	<i>Zainicjowanie zamknięcia wyłącznika z detekcją synchronizacji z dowolnego źródła sterowania (np. HMI/SCADA). Jeśli stan przypisanego sygnału uzyska wartość prawda, zostanie zainicjowane zamknięcie wyłącznika (źródło wyłączające).</i>	


9.14.3 Sync: Ustawianie grupy parametrów


Sync . Funkcja	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Sync / Ustawienia ogólne]	
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	P.2
	<i>Trwała aktywacja/dezaktywacja modułu/funkcji.</i>	


Sync . ZewBlk Fkcj	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Sync / Ustawienia ogólne]	
Nieaktywny	Nieaktywny, Aktywny ↳ Aktywny/Nieaktywny.	P.2
	<i>Aktywacja lub dezaktywacja blokowania modułu/stopnia. Ta nastawa obowiązuje tylko wtedy jeśli odpowiada sygnałowi przypisanemu dla wszystkich ustawień zabezpieczeniowych. Jeśli ten sygnał staje się prawdą wtedy moduły/stopnie opisane jako "ZewBlk Fkcj=Aktywny" zostają zablokowane.</i>	


Sync . Obejście Fkcj	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Sync / Ustawienia ogólne]	
Nieaktywny	Nieaktywny, Aktywny ↳ Aktywny/Nieaktywny.	P.2
	<i>Umożliwienie obejścia detekcji synchronizacji, jeśli stan sygnału przypisanego do parametru o tej samej nazwie w obrębie parametrów globalnych (wejście logiczne) uzyskuje wartość prawda.</i>	


Sync . TrybSync		[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Sync / Tryb/Czasy]
System-System	System-System, Generator-System	P.2
	 TrybSync.	
	<i>Tryb detekcji synchronizacji: GENERATOR2SYSTEM = generator synchronizujący do systemu (konieczność inicjacji zamknięcia wyłącznika). SYSTEM2SYSTEM = detekcja synchronizacji między dwoma systemami (autonomiczna, nie są potrzebne informacje o wyłączniku)</i>	
Sync . t-MaxOpóźZamkWYŁ		[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Sync / Tryb/Czasy]
0.05s	0.00s ... 300.00s	P.2
	Dostępne tylko gdy:	
	<i>Maksymalne opóźnienie zamknięcia wyłącznika (używane tylko dla trybu roboczego układu GENERATOR-SYSTEM; ma krytyczne znaczenie dla prawidłowego zsynchronizowanego przełączania)</i>	
Sync . Czas Max dla Synchro		[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Sync / Tryb/Czasy]
30.00s	0.00s ... 3000.00s	P.2
	Dostępne tylko gdy:	
	<i>Timer synchronizacji-pracy: Maksymalny dopuszczalny czas procesu synchronizacji po inicjacji zamykania. Używany wyłącznie dla trybu roboczego układu GENERATOR SYSTEM.</i>	
Sync . MinNapSzynyCzynne		[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Sync / NieczCzynPozNap]
0.65Un	0.10Un ... 2.00Un	P.2
	<i>Minimalne napięcie szyny zbiorczej pod napięciem (szyna zbiorcza pod napięciem jest wykrywana, gdy wszystkie trzy napięcia fazowe szyny są wyższe niż ta wartość graniczna).</i>	
Sync . MaxNapSzynyNiecz		[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Sync / NieczCzynPozNap]
0.03Un	0.01Un ... 1.00Un	P.2
	<i>Maksymalne napięcie szyny zbiorczej bez napięcia (szyna zbiorcza bez napięcia jest wykrywana, gdy wszystkie trzy napięcia fazowe szyny są niższe niż ta wartość graniczna).</i>	


Sync . MinNapLiniiCzynnej	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Sync / NieczCzynPozNap]
0.65Un	0.10Un ... 2.00Un P.2
	<i>Minimalne napięcie linii pod napięciem (linia pod napięciem jest wykrywana, gdy napięcie linii jest wyższe niż ta wartość graniczna).</i>


Sync . MaxNapLiniiNieczy	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Sync / NieczCzynPozNap]
0.03Un	0.01Un ... 1.00Un P.2
	<i>Maksymalne napięcie linii bez napięcia (linia bez napięcia jest wykrywana, gdy napięcie linii jest niższe niż ta wartość graniczna).</i>


Sync . t-BrakNap	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Sync / NieczCzynPozNap]
0.167s	0.000s ... 300.000s P.2
	<i>Czas martwy napięcia (stan szyny zbiorczej/linii bez napięcia zostanie zaakceptowany wyłącznie w przypadku spadku napięcia poniżej ustawionych poziomów bez napięcia na czas dłuższy niż to ustawienie czasu).</i>


Sync . MaxRóżnNapięc	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Sync / Warunki]
0.24Un	0.01Un ... 1.00Un P.2
	<i>Maksymalna różnica napięcia między fazorami napięcia szyny zbiorczej i linii (napięcie międzyprzewodowe) dla synchronizmu (powiązana z wtórną wartością znamionową napięcia szyny zbiorczej)</i>

Sync . MaxCzęstotlPośl	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Sync / Warunki]
0.20Hz	0.01Hz ... 2.00Hz P.2
	<i>Maksymalna różnica częstotliwości (poślizg: delta f) między napięciami szyny zbiorczej i linii dozwolona dla synchronizmu</i>


Sync . MaxRóżnKąta	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Sync / Warunki]
20°	1° ... 60° P.2
	<i>Maksymalna różnica kąta fazowego (delta phi w stopniach) między napięciami szyny zbiorczej i linii dozwolona dla synchronizmu</i>


Sync . NSNL	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Sync / Pominięcie]	
Nieaktywny	Nieaktywny, Aktywny ↳ Aktywny/Nieaktywny.	P.2
 Załączenie/wyłączenie uchylenia synchronizmu szyny zbiorczej bez napięcia ORAZ linii bez napięcia		


Sync . NSCL	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Sync / Pominięcie]	
Nieaktywny	Nieaktywny, Aktywny ↳ Aktywny/Nieaktywny.	P.2
 Załączenie/wyłączenie uchylenia synchronizmu szyny zbiorczej bez napięcia ORAZ linii pod napięciem		

Sync . CSNL	[Param Zab / Bank Nastaw 1...4 / Zabezp.zdalne. / Sync / Pominięcie]	
Nieaktywny	Nieaktywny, Aktywny ↳ Aktywny/Nieaktywny.	P.2
 Załączenie/wyłączenie uchylenia synchronizmu szyny zbiorczej pod napięciem ORAZ linii bez napięcia		

9.14.4 Sync: Stany wejść

Sync . ZewBlk1-We	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Sync]	
 Stan modułu wejściowego: Zewnętrzne blokowanie.1		

Sync . ZewBlk2-We	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Sync]	
 Stan modułu wejściowego: Zewnętrzne blokowanie.2		

Sync . Obejść-We	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Sync]	
 Stan wejścia modułu: Obejście detekcji synchronizacji nastąpi, jeśli stan przypisanego sygnału (wejście logiczne) uzyska wartość prawda.		

Sync . InicZamknWYŁ-We	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Sync]
↓	<i>Stan wejścia modułu: Zainicjowanie zamknięcia wyłącznika z detekcją synchronizacji z dowolnego źródła sterowania (np. HMI/SCADA). Jeśli stan przypisanego sygnału uzyska wartość prawda, zostanie zainicjowane zamknięcie wyłącznika (źródło wyłączające).</i>

9.14.5 Sync: Sygnały (stany wyjść)

Sync . Aktywny	[Wskazania / Stan urządzenia / Wsz. aktyw.] [Wskazania / Stan urządzenia / Zabezp.zdalne. / Sync]
↑	<i>Sygnal: Aktywny</i>

Sync . ZewBlk	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Sync]
↑	<i>Sygnal: Zewnętrzne blokowanie.</i>

Sync . CzynSzy	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Sync]
↑	<i>Sygnal: Znacznik szyny zbiorczej pod napięciem: 1 = szyna zbiorcza pod napięciem, 0 = napięcie jest poniżej wartości progowej dla szyny zbiorczej pod napięciem</i>

Sync . CzynLin	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Sync]
↑	<i>Sygnal: Znacznik linii pod napięciem: 1 = linia pod napięciem, 0 = napięcie jest poniżej wartości progowej dla linii pod napięciem</i>

Sync . CzasSynchronPrac	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Sync]
↑	<i>Sygnal: Licznik synchronizacji-pracy odmierza czas. (Ten licznik jest uruchamiany, gdy nadchodzi inicjacja zamknięcia i jest zatrzymywany po zamknięciu wyłącznika. Upływanie limitu czasu oznacza niepowodzenie synchronizacji).</i>

Sync . SynchronNieuda	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Sync]
↑	<i>Sygnal: Ten sygnał oznacza niepowodzenie synchronizacji. Jest ustawiony na 5 s, gdy wyłącznik jest nadal otwarty po upływie limitu czasu timera synchronizacji-pracy.</i>

Sync . ObejSynchroniz	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Sync]
↑	<i>Sygnal: Detekcja synchronizmu jest pomijana z powodu spełnienia jednego z warunków pominięcia synchronizmu (szyna zbiorcza bez napięcia/linia bez napięcia lub obejście zewnętrzne).</i>

Sync . VróżnZaWysok	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Sync]
↑	<i>Sygnal: Różnica napięcia między szyną zbiorczą a linią jest zbyt duża.</i>


Sync . PoślZaWysok	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Sync]
⬇	<i>Sygnal: Różnica częstotliwości (częstotliwość poślizgowa) między napięciami szyny zbiorczej i linii jest zbyt duża.</i>
Sync . RóżnKątaZaWysok	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Sync]
⬇	<i>Sygnal: Różnica kąta fazowego między napięciami szyny zbiorczej i linii jest zbyt duża.</i>
Sync . Sys Zsynchr	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Sync]
⬇	<i>Sygnal: Napięcia szyny zbiorczej i linii są w stanie synchronizmu zgodnie z kryteriami synchronizmu systemu.</i>
Sync . Gotów do Zamknij	[Wskazania / Stan urządzenia / Zabezp.zdalne. / Sync]
⬇	<i>Sygnal: Gotów do Zamknij</i>


9.14.6 Sync: Wartości mierzone

Sync . Częst. pośl.	[Wskazania / Wartości mierzone / Synchronizm]
⬇	<i>Częstotliwość poślizgowa</i>
Sync . Różn. napięc	[Wskazania / Wartości mierzone / Synchronizm]
⬇	<i>Różnica napięcia między szyną zbiorczą a linią.</i>
Sync . Różn. kąta	[Wskazania / Wartości mierzone / Synchronizm]
⬇	<i>Różnica kąta między napięciami szyny zbiorczej i linii.</i>
Sync . f szyn	[Wskazania / Wartości mierzone / Synchronizm]
⬇	<i>Częstotliwość szyny zbiorczej</i>
Sync . f linii	[Wskazania / Wartości mierzone / Synchronizm]
⬇	<i>Częstotliwość linii</i>
Sync . V szyn	[Wskazania / Wartości mierzone / Synchronizm]
⬇	<i>Napięcie szyny zbiorczej</i>
Sync . V linii	[Wskazania / Wartości mierzone / Synchronizm]
⬇	<i>Napięcie międzyfazowe.</i>

9 Parametry zabezpieczeniowe.



9.14.6 Sync: Wartości mierzone

Sync . Kąt Szyna	[Wskazania / Wartości mierzone / Synchronizm]
 <i>Kąt szyny zbiorczej (odniesienie)</i>	



Sync . Kąt Linia	[Wskazania / Wartości mierzone / Synchronizm]
 <i>Kąt linii</i>	



9.15 ExP[1] ... ExP[4] - Moduł zewnętrznego zabezpieczenia.



9.15.1 ExP[1]: Parametry wyboru funkcji urządzenia


ExP[1] . Tryb	[Wybór Modułów]	
„-”	„-”, użyj  Wybór Modułów.	S.3
 Moduł zewnętrznego zabezpieczenia., ogólny tryb pracy		

9.15.2 ExP[1]: Parametry globalne


ExP[1] . ZewBlk1	[Param Zab / Param Globalne / Zab Zewnętrzne / ExP[1]]	
ExP[1] . ZewBlk2		
„-”	„-” ... Sys . Internal test state  1..n, lista przypisań.	P.2
 Zewnętrzna blokada modułu/stopnia, jeśli blokada jest ustawiona jako aktywna i stan przypisanego sygnału jest prawdą.		


ExP[1] . ZewBlk KmdWył	[Param Zab / Param Globalne / Zab Zewnętrzne / ExP[1]]	
„-”	„-” ... Sys . Internal test state  1..n, lista przypisań.	P.2
 Zewnętrzna blokada komendy wyłącz modułu/stopnia, jeśli blokada jest ustawiona jako aktywna i stan przypisanego sygnału jest prawdą.		


ExP[1] . Pobudzenie	[Param Zab / Param Globalne / Zab Zewnętrzne / ExP[1]]	
„-”	„-” ... Sys . Internal test state  1..n, lista przypisań.	P.2
 Przeporządkowanie dla zewnętrznego pobudzenia.		


ExP[1] . Wyłącz	[Param Zab / Param Globalne / Zab Zewnętrzne / ExP[1]]	
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	P.2
 Zewnętrzne wyłącz wyłącznika jeśli stan przypisanego sygnału jest prawdą.		

9.15.3 ExP[1]: Ustawianie grupy parametrów

ExP[1] . Funkcja	[Param Zab / Bank Nastaw 1...4 / Zab Zewnętrzne / ExP[1]]	
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	P.2
 Trwała aktywacja/dezaktywacja modułu/funkcji.		

ExP[1] . ZewBlk Fkcj	[Param Zab / Bank Nastaw 1...4 / Zab Zewnętrzne / ExP[1]]	
Nieaktywny	Nieaktywny, Aktywny ↳ Aktywny/Nieaktywny.	P.2
 Aktywacja lub dezaktywacja blokowania modułu/stopnia. Ta nastawa obowiązuje tylko wtedy jeśli odpowiada sygnałowi przypisanemu dla wszystkich ustawień zabezpieczeniowych. Jeśli ten sygnał staje się prawdą wtedy moduły/stopnie opisane jako "ZewBlk Fkcj=Aktywny" zostają zablokowane.		

ExP[1] . Blk KmdWył	[Param Zab / Bank Nastaw 1...4 / Zab Zewnętrzne / ExP[1]]	
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	P.2
 Stałe blokowanie komendy wyłącz modułu/stopnia.		

ExP[1] . ZewBlk KmdWył Fkcj	[Param Zab / Bank Nastaw 1...4 / Zab Zewnętrzne / ExP[1]]	
Nieaktywny	Nieaktywny, Aktywny ↳ Aktywny/Nieaktywny.	P.2
 Aktywacja lub deaktywacja blokowania modułu/stopnia. Ta nastawa obowiązuje tylko wtedy jeśli odpowiada sygnałowi przypisanemu w globalnych parametrach zabezpieczeniowych. Jeśli ten sygnał staje się prawdą wtedy moduły/stopnie opisane jako "ZewBlk KmdWył Fkcj=Aktywny" zostają zablokowane.		

9.15.4 ExP[1]: Stany wejść

ExP[1] . ZewBlk1-We	[Wskazania / Stan urządzenia / Zab Zewnętrzne / ExP[1]]
↓	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
ExP[1] . ZewBlk2-We	[Wskazania / Stan urządzenia / Zab Zewnętrzne / ExP[1]]
↓	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
ExP[1] . ZewBlk KmdWył-We	[Wskazania / Stan urządzenia / Zab Zewnętrzne / ExP[1]]
↓	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>
ExP[1] . Pobudzenie-We	[Wskazania / Stan urządzenia / Zab Zewnętrzne / ExP[1]]
↓	<i>Stan wejścia modułu: Pobudzenie</i>
ExP[1] . Wyłącz-We	[Wskazania / Stan urządzenia / Zab Zewnętrzne / ExP[1]]
↓	<i>Stan wejścia modułu: Wyłącz</i>

9.15.5 ExP[1]: Sygnały (stany wyjść)

ExP[1] . Aktywny	[Wskazania / Stan urządzenia / Wsz. aktyw.]
	[Wskazania / Stan urządzenia / Zab Zewnętrzne / ExP[1]]
↑	<i>Sygnał: Aktywny</i>
ExP[1] . Pobudzenie	[Wskazania / Stan urządzenia / Pobudzenia]
	[Wskazania / Stan urządzenia / Zab Zewnętrzne / ExP[1]]
↑	<i>Sygnał: Pobudzenie</i>
ExP[1] . Wyłącz	[Wskazania / Stan urządzenia / Wyłączenia]
	[Wskazania / Stan urządzenia / Zab Zewnętrzne / ExP[1]]
↑	<i>Sygnał: Wyłącz</i>
ExP[1] . KmdWył	[Wskazania / Stan urządzenia / Kmd wył]
	[Wskazania / Stan urządzenia / Zab Zewnętrzne / ExP[1]]
↑	<i>Sygnał: Komenda wyłącz.</i>

9 Parametry zabezpieczeniowe.


9.15.5 ExP[1]: Sygnały (stany wyjść)

ExP[1] . ZewBlk	[Wskazania / Stan urzdzenia / Zab Zewntrzne / ExP[1]]
⬇	<i>Sygnal: Zewntrzne blokowanie.</i>
ExP[1] . Blk KmdWył	[Wskazania / Stan urzdzenia / Zab Zewntrzne / ExP[1]]
⬇	<i>Sygnal: Komenda wyłcz zablokowana.</i>
ExP[1] . ZewBlk KmdWył	[Wskazania / Stan urzdzenia / Zab Zewntrzne / ExP[1]]
⬇	<i>Sygnal: Zewntrzne blokowanie komendy wyłcz.</i>


9.16 Kontrola


9.16.1 LRW - Moduł LRW, Lokalnej Rezerwy Wyłącznikowej.

9.16.1.1 LRW: Parametry wyboru funkcji urządzenia

LRW . Tryb	[Wybór Modułów]	
„-”	„-”, użyj ↳ Wybór Modułów.	S.3
 Moduł LRW, Lokalnej Rezerwy Wyłącznikowej., ogólny tryb pracy		



9.16.1.2 LRW: Parametry globalne



LRW . ZewBlk1	[Param Zab / Param Globalne / Kontrola / LRW]	
LRW . ZewBlk2		
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	P.2
 Zewnętrzna blokada modułu/stopnia, jeśli blokada jest ustawiona jako aktywna i stan przypisanego sygnału jest prawdą.		


LRW . Wyłączanie	[Param Zab / Param Globalne / Kontrola / LRW]	
wszystkie wyłącz	- . -, wszystkie wyłącz, Zewn Wyłącz ↳ Wyłączanie.	P.2
 Wybór sposobu wyłączania dla awarii wyłącznika.		

LRW . Wyłączanie1	[Param Zab / Param Globalne / Kontrola / LRW]	
LRW . Wyłączanie2		
LRW . Wyłączanie3		
„-”	„-” ... Logika . RL80.Wy Neg Podtrz ↳ Wyłączanie.	P.2
 Wyłącz spowoduje uaktywnienie LRW.		



9.16.1.3 LRW: Ustawianie grupy parametrów

LRW . Funkcja	[Param Zab / Bank Nastaw 1...4 / Kontrola / LRW]
Nieaktywny	Nieaktywny, Aktywny  Tryb.
	<i>Trwała aktywacja/dezaktywacja modułu/funkcji.</i>



LRW . ZewBlk Fkcj	[Param Zab / Bank Nastaw 1...4 / Kontrola / LRW]
Nieaktywny	Nieaktywny, Aktywny  Aktywny/Nieaktywny.
	<i>Aktywacja lub dezaktywacja blokowania modułu/stopnia. Ta nastawa obowiązuje tylko wtedy jeśli odpowiada sygnałowi przypisanemu dla wszystkich ustawień zabezpieczeniowych. Jeśli ten sygnał staje się prawdą wtedy moduły/stopnie opisane jako "ZewBlk Fkcj=Aktywny" zostają zablokowane.</i>

LRW . Opóźnienie Pob	[Param Zab / Bank Nastaw 1...4 / Kontrola / LRW]
0.20s	0.00s ... 10.00s
	<i>Opóźnienie generujące pobudzenie brak zadziałania wyłącznika.</i>

9.16.1.4 LRW: Komendy bezpośrednie

LRW . Rst Blokady	[Wskazania / Reset]
Nieaktywny	Nieaktywny, Aktywny  Tryb.
	<i>Resetowanie blokady</i>

9.16.1.5 LRW: Stany wejść

LRW . ZewBlk1-We	[Wskazania / Stan urządzenia / Kontrola / LRW]
	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
LRW . ZewBlk2-We	[Wskazania / Stan urządzenia / Kontrola / LRW]
	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>

LRW . Wyłączanie1-We	[Wskazania / Stan urządzenia / Kontrola / LRW]
LRW . Wyłączanie2-We	
LRW . Wyłączanie3-We	
↓	<i>Stan modułu wejściowego: Wyłącz spowoduje uaktywnienie LRW.</i>

9.16.1.6 LRW: Sygnały (stany wyjść)

LRW . Aktywny	[Wskazania / Stan urządzenia / Wsz. aktyw.] [Wskazania / Stan urządzenia / Kontrola / LRW]
↑	<i>Sygnał: Aktywny</i>

LRW . Pobudzenie	[Wskazania / Stan urządzenia / Pobudzenia] [Wskazania / Stan urządzenia / Kontrola / LRW]
↑	<i>Sygnał: Pobudzenie od awaria wyłącznika.</i>

LRW . ZewBik	[Wskazania / Stan urządzenia / Kontrola / LRW]
↑	<i>Sygnał: Zewnętrzne blokowanie.</i>

LRW . Czekanie na wyzwolenie	[Wskazania / Stan urządzenia / Kontrola / LRW]
↑	<i>Czekanie na wyzwolenie</i>


LRW . Praca	[Wskazania / Stan urządzenia / Kontrola / LRW]
↑	<i>Sygnał: Moduł LRW pobudzony.</i>

LRW . Blokada	[Wskazania / Stan urządzenia / Kontrola / LRW]
↑	<i>Sygnał: Blokada</i>


LRW . Rst Blokady	[Wskazania / Stan urządzenia / Kontrola / LRW]
↑	<i>Sygnał: Resetowanie blokady</i>


9.16.2 Ciągł Wył - Kontrola ciągłości obwodów wyłącznika.


9.16.2.1 Ciągł Wył: Parametry wyboru funkcji urządzenia


Ciągł Wył . Tryb	[Wybór Modułów]	
„-”	„-”, użyj Wybór Modułów.	S.3
 Kontrola ciągłości obwodów wyłącznika., ogólny tryb pracy		

9.16.2.2 Ciągł Wył: Parametry globalne


Ciągł Wył . Tryb	[Param Zab / Param Globalne / Kontrola / Ciągł Wył]	
zamknięty	zamknięty, zawsze Tryb.	P.2
 Wybór czy obwód wyłączania ma być monitorowany gdy wyłącznik jest zamknięty, czy gdy wyłącznik jest zamknięty lub otwarty.		


Ciągł Wył . Wej Dwust Wył Zamknięty	[Param Zab / Param Globalne / Kontrola / Ciągł Wył]	
„-”	„-” ... Wejścia X1 . WE 8 1..n, We dwust .	P.2
 Wejście do kontroli cewki wyłącznika w jego stanie zamkniętym.		


Ciągł Wył . Wej Dwust Wył Otwarty	[Param Zab / Param Globalne / Kontrola / Ciągł Wył]	
„-” Dostępne tylko gdy:	„-” ... Wejścia X1 . WE 8 1..n, We dwust .	P.2
 Wejście do kontroli cewki wyłącznika w jego stanie otwartym. Ma znaczenie tylko wtedy, gdy wybrano tryb "zawsze".		

Ciągł Wył . ZewBlk1	[Param Zab / Param Globalne / Kontrola / Ciągł Wył]	
Ciągł Wył . ZewBlk2		
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	P.2
	<i>Zewnętrzna blokada modułu/stopnia, jeśli blokada jest ustawiona jako aktywna i stan przypisanego sygnału jest prawdą.</i>	


9.16.2.3 Ciągł Wył: Ustawianie grupy parametrów


Ciągł Wył . Funkcja	[Param Zab / Bank Nastaw 1...4 / Kontrola / Ciągł Wył]	
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	P.2
	<i>Trwała aktywacja/dezaktywacja modułu/funkcji.</i>	

Ciągł Wył . ZewBlk Fkcj	[Param Zab / Bank Nastaw 1...4 / Kontrola / Ciągł Wył]	
Nieaktywny	Nieaktywny, Aktywny ↳ Aktywny/Nieaktywny.	P.2
	<i>Aktywacja lub dezaktywacja blokowania modułu/stopnia. Ta nastawa obowiązuje tylko wtedy jeśli odpowiada sygnałowi przypisanemu dla wszystkich ustawień zabezpieczeniowych. Jeśli ten sygnał staje się prawdą wtedy moduły/stopnie opisane jako "ZewBlk Fkcj=Aktywny" zostają zablokowane.</i>	

Ciągł Wył . Opóźnienie Wył	[Param Zab / Bank Nastaw 1...4 / Kontrola / Ciągł Wył]	
0.2s	0.10s ... 10.00s	P.2
	<i>Opóźnienie nadzoru obwodu wyzwalania</i>	

9.16.2.4 Ciągł Wył: Stany wejść

Ciągł Wył . Położ ZAŁ-We	[Wskazania / Stan urządzenia / Kontrola / Ciągł Wył]	
	<i>Stan wejścia modułu: Sygnalizacja położenia wyłącznika (styki pomocnicze wyłącznika (52a))</i>	

Ciągł Wył . Położ WYŁ-We	[Wskazania / Stan urządzenia / Kontrola / Ciągł Wył]	
	<i>Stan modułu wejściowego: Sygnalizacja położenia wyłącznika (styki pomocnicze wyłącznika (52b)).</i>	

Ciągł Wył . ZewBlk1-We	[Wskazania / Stan urządzenia / Kontrola / Ciągł Wył]
↓	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>

Ciągł Wył . ZewBlk2-We	[Wskazania / Stan urządzenia / Kontrola / Ciągł Wył]
↓	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>

9.16.2.5 Ciągł Wył: Sygnały (stany wyjść)

Ciągł Wył . Aktywny	[Wskazania / Stan urządzenia / Wsz. aktyw.]
	[Wskazania / Stan urządzenia / Kontrola / Ciągł Wył]
↓	<i>Sygnał: Aktywny</i>


Ciągł Wył . Pobudzenie	[Wskazania / Stan urządzenia / Pobudzenia]
	[Wskazania / Stan urządzenia / Kontrola / Ciągł Wył]
↓	<i>Sygnał: Pobudzenie obwodu kontroli ciągłości wyłącznika.</i>

Ciągł Wył . ZewBlk	[Wskazania / Stan urządzenia / Kontrola / Ciągł Wył]
↓	<i>Sygnał: Zewnętrzne blokowanie.</i>


Ciągł Wył . Nieosiągalne	[Wskazania / Stan urządzenia / Kontrola / Ciągł Wył]
↓	<i>Nieosiągalne, ponieważ nie przypisano sygnałów styków pomocniczych (52a i 52b) wyłącznika.</i>


9.16.3 Przkł U - Kontrola obwodu pomiarowego napięcia---przekładnik napięciowy VT.


9.16.3.1 Przkł U: Parametry wyboru funkcji urządzenia

Przkł U . Tryb	[Wybór Modułów]	
„-”	„-”, użyj Wybór Modułów.	S.3
	<i>Kontrola obwodu pomiarowego napięcia---przekładnik napięciowy VT., ogólny tryb pracy</i>	



9.16.3.2 Przkł U: Parametry globalne



Przkł U . ZewBlk1	[Param Zab / Param Globalne / Kontrola / Przkł U]	
Przkł U . ZewBlk2		
„-”	„-” ... Sys . Internal test state 1..n, lista przypisań.	P.2
	<i>Zewnętrzna blokada modułu/stopnia, jeśli blokada jest ustawiona jako aktywna i stan przypisanego sygnału jest prawdą.</i>	


Przkł U . Awr Bez Przkł-We	[Param Zab / Param Globalne / Kontrola / Przkł U]	
„-”	„-” ... Sys . Internal test state 1..n, lista przypisań.	P.2
	<i>Stan wejścia modułu: Alarm Prąd doziemny Iz</i>	


Przkł U . Awr Bez Przkł 3U0-We	[Param Zab / Param Globalne / Kontrola / Przkł U]	
„-”	„-” ... Sys . Internal test state 1..n, lista przypisań.	P.2
	<i>Stan wejścia modułu: Alarm przepalenia bezpiecznika uziemienia przekładnika napięciowego</i>	

9.16.3.3 Przkł U: Ustawianie grupy parametrów


Przkł U . Funkcja	[Param Zab / Bank Nastaw 1...4 / Kontrola / Przkł U]	
Nieaktywny	Nieaktywny, Aktywny  Tryb.	P.2
	Trwała aktywacja/dezaktywacja modułu/funkcji.	


Przkł U . ZewBlk Fkcj	[Param Zab / Bank Nastaw 1...4 / Kontrola / Przkł U]	
Nieaktywny	Nieaktywny, Aktywny  Aktywny/Nieaktywny.	P.2
	Aktywacja lub dezaktywacja blokowania modułu/stopnia. Ta nastawa obowiązuje tylko wtedy jeśli odpowiada sygnałowi przypisanemu dla wszystkich ustawień zabezpieczeniowych. Jeśli ten sygnał staje się prawdą wtedy moduły/stopnie opisane jako "ZewBlk Fkcj=Aktywny" zostają zablokowane.	


Przkł U . Próg ΔU	[Param Zab / Bank Nastaw 1...4 / Kontrola / Przkł U]	
0.50Un	0.20Un ... 1.00Un	P.2
	Aby zapobiec błędnym wyłączeniom selektywnych zabezpieczeń fazowych, które używają napięcia jako kryterium wyłączania. Jeśli różnica mierzonego napięcia zerowego i jego wartości obliczonej 3U0 jest większa niż wartość graniczna ΔU, to nastąpi alarm po wygaśnięciu czasu pobudzenia. W takim przypadku można założyć: awarię bezpiecznika, przerwę w obwodzie lub błąd w obwodzie pomiarowym.	


Przkł U . Opóźnienie Alarmu	[Param Zab / Bank Nastaw 1...4 / Kontrola / Przkł U]	
1.0s	0.0s ... 9999.0s	P.2
	Opóźnienie Alarmu.	

9.16.3.4 Przkł U: Stany wejść


Przkł U . Awr Bez-We	[Wskazania / Stan urządzenia / Kontrola / Przkł U]	
	Stan modułu wejściowego: Zewnętrzne przepalenie bezpiecznika przekładników napięciowych.	


Przkł U . Awr Bez 3U0-We	[Wskazania / Stan urządzenia / Kontrola / Przkł U]	
	Stan modułu wejściowego: Zewnętrzna awaria bezpiecznika przekładnika napięcia doziemnego.	


Przkł U . ZewBlk1-We	[Wskazania / Stan urządzenia / Kontrola / Przkł U]
 Stan modułu wejściowego: Zewnętrzne blokowanie.1	


Przkł U . ZewBlk2-We	[Wskazania / Stan urządzenia / Kontrola / Przkł U]
 Stan modułu wejściowego: Zewnętrzne blokowanie.2	


9.16.3.5 Przkł U: Sygnały (stany wyjść)


Przkł U . Aktywny	[Wskazania / Stan urządzenia / Wsz. aktyw.] [Wskazania / Stan urządzenia / Kontrola / Przkł U]
 Sygnał: Aktywny	

Przkł U . Pobudzenie	[Wskazania / Stan urządzenia / Pobudzenia] [Wskazania / Stan urządzenia / Kontrola / Przkł U]
 Sygnał: Pobudzenie od kontrola obwodu pomiarowego przekładnika prądowego.	


Przkł U . ZewBlk	[Wskazania / Stan urządzenia / Kontrola / Przkł U]
 Sygnał: Zewnętrzne blokowanie.	

Przkł U . Pob ΔU	[Wskazania / Stan urządzenia / Kontrola / Przkł U]
 Sygnał: Pobudzenie kontrolnego ΔU w obwodzie pomiarowym przekładnika napięciowego.	

Przkł U . Awr Bez Przkł	[Wskazania / Stan urządzenia / Kontrola / Przkł U]
 Sygnał: Awr Bez Przkł	


Przkł U . Awr Bez Przkł 3U0	[Wskazania / Stan urządzenia / Kontrola / Przkł U]
 Sygnał: Alarm przepalenia bezpiecznika uziemienia przekładnika napięciowego	


10 Sterowanie


Ekran Sterownika	[Sterowanie / Ekran Sterownika]
 Ten element reprezentuje specjalne okno dialogowe. (Szczegółowe informacje na ten temat zawiera podręcznik techniczny).	
	<i>Strona sterowania</i>

10.1 Sterowanie: Parametry wyboru funkcji urządzenia


10.2 Sterowanie: Ustawienia

Sterowanie . Brak Interl. Zerow.	[Sterowanie / Ustawienia ogólne]	
Pojedyncza operacja	Pojedyncza operacja, Limit czasu, Trwały ↳ Brak Interl. Tryb Resetu.	C.2
 <i>Brak Interl. Zerow.</i>		

Sterowanie . Brak Interl. tout	[Sterowanie / Ustawienia ogólne]	
60s	2s ... 3600s	C.2
 <i>Brak Interl. Limit Czasu</i>		

Sterowanie . Brak Interl. Przypisanie	[Sterowanie / Ustawienia ogólne]	
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	C.2
 <i>Przypisanie Brak Interl.</i>		

10.3 Sterowanie: Komendy bezpośrednie

Sterowanie . Upraw Łączenia	[Sterowanie / Ustawienia ogólne]	
Lokalne	Brak, Lokalne, Zdalne, Lokalne i zdalne ↳ Upraw Łączenia.	C.2
 <i>Uprawnienia łączenia</i>		

Sterowanie . Brak Interl.	[Sterowanie / Ustawienia ogólne]	
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	C.2
☉	Aktywacja dla Brak Interl.	

10.4 Sterowanie: Stany wejść

Sterowanie . Brak Interl.-We	[Wskazania / Stan urządzenia / Sterowanie / Ogólne Sterowanie]	
⬇	Interlocking wyłączony	

10.5 Sterowanie: Sygnały (stany wyjść)

Sterowanie . Lokalne	[Wskazania / Stan urządzenia / Sterowanie / Ogólne Sterowanie]	
⬆	Uprawnienie przełączania: Lokalne	

Sterowanie . Zdalne	[Wskazania / Stan urządzenia / Sterowanie / Ogólne Sterowanie]	
⬆	Uprawnienie przełączania: Zdalne	

Sterowanie . Brak Interl.	[Wskazania / Stan urządzenia / Sterowanie / Ogólne Sterowanie]	
⬆	Interlocking wyłączony	

Sterowanie . Łącz. st. nieu.	[Wskazania / Stan urządzenia / Sterowanie / Ogólne Sterowanie]	
⬆	(Co najmniej jedna) rozdzielnica jest w ruchu (nie można ustalić położenia).	

Sterowanie . Łącz. Zaktóć.	[Wskazania / Stan urządzenia / Sterowanie / Ogólne Sterowanie]	
⬆	(Co najmniej jedna) rozdzielnica jest w położeniu zaktóconym.	

Sterowanie . NWP Upraw Oper Łącz	[Wskazania / Stan urządzenia / Sterowanie / Ogólne Sterowanie]	
⬆	Nadzór wykonywania poleceń: polecenie łączenia nie zostało wykonane ponieważ jest brak uprawnienia do łączenia.	



Sterowanie . NWP Podwójna Oper	[Wskazania / Stan urządzenia / Sterowanie / Ogólne Sterowanie]
⬆️	<i>Nadzór wykonywania poleceń: liczba odrzuconych komend ponieważ drugie polecenie łączenia jest w konflikcie z poleceniem oczekującym.</i>



10.6 Sterowanie: Wartości mierzone


Sterowanie . Upraw Łączenia	[Wskazania / Bezpieczeństwo / Stany bezpieczeństwa]
Lokalne	Brak, Lokalne, Zdalne, Lokalne i zdalne ↳ Upraw łączenia.
✎	<i>Uprawnienia łączenia</i>


10.7 Łącznik[1] - Łączniki


10.7.1 Łącznik[1]: Ustawienia


Łącznik[1] . ZAŁ i ZAŁ z Zabezp	[Sterowanie / Łącznik / Łącznik[1] / Ustawienia ogólne]	
Aktywny	Nieaktywny, Aktywny  Tryb.	C.2
	<i>Polecenie ZAŁĄCZ, obejmuje polecenie ZAŁĄCZ wydane przez moduł zabezpieczeniowy.</i>	



Łącznik[1] . WYŁ i WYŁ od zabezp	[Sterowanie / Łącznik / Łącznik[1] / Ustawienia ogólne]	
Aktywny	Nieaktywny, Aktywny  Tryb.	C.2
	<i>Polecenie WYŁĄCZ obejmuje polecenie WYŁĄCZENIA wydane przez moduł zabezpieczeniowy.</i>	

Łącznik[1] . Czas na ZAŁĄCZ	[Sterowanie / Łącznik / Łącznik[1] / Ustawienia ogólne]	
0.1s	0.01s ... 100.00s	C.2
	<i>Czas na przemieszczenie do położenia ZAŁĄCZONY</i>	


Łącznik[1] . Czas na WYŁĄCZ	[Sterowanie / Łącznik / Łącznik[1] / Ustawienia ogólne]	
0.1s	0.01s ... 100.00s	C.2
	<i>Czas na przemieszczenie do położenia WYŁĄCZONY</i>	


Łącznik[1] . Czas Ustalania	[Sterowanie / Łącznik / Łącznik[1] / Ustawienia ogólne]	
0s	0s ... 100.00s	C.2
	<i>Czas ustalania</i>	


Łącznik[1] . Czas-KmdWył	[Sterowanie / Łącznik / Łącznik[1] / Ster Wyłączaniem]	
0.2s	0s ... 300.00s	P.2
	<i>Minimalny czas przytrzymania komendy wyłącz (wyłącznik, rozłącznik obciążenia).</i>	


Łącznik[1] . Podtrzymanie	[Sterowanie / Łącznik / Łącznik[1] / Ster Wyłączaniem]	
Nieaktywny	Nieaktywny, Aktywny  Tryb.	P.2
	<i>Określa, czy polecenie wyzwolenia ma podtrzymanie.</i>	


Łącznik[1] . Zeruj KmdWył		[Sterowanie / Łącznik / Łącznik[1] / Ster Wyłączaniem]
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	P.2
🔗 <i>Zeruj KmdWył</i>		
Łącznik[1] . Kmd WYŁ1		[Sterowanie / Łącznik / Łącznik[1] / Ster Wyłączaniem]
U[1] . KmdWył	„-” ... ExP[4] . KmdWył ↳ 1..n, Kmd Wyłącz.	P.2
🔗 <i>Komenda WYŁ wyłącznika jeśli stan przypisanej funkcji będzie prawdą.</i>		
Łącznik[1] . Kmd WYŁ2		[Sterowanie / Łącznik / Łącznik[1] / Ster Wyłączaniem]
U[2] . KmdWył	„-” ... ExP[4] . KmdWył ↳ 1..n, Kmd Wyłącz.	P.2
🔗 <i>Komenda WYŁ wyłącznika jeśli stan przypisanej funkcji będzie prawdą.</i>		
Łącznik[1] . Kmd WYŁ3		[Sterowanie / Łącznik / Łącznik[1] / Ster Wyłączaniem]
f[1] . KmdWył	„-” ... ExP[4] . KmdWył ↳ 1..n, Kmd Wyłącz.	P.2
🔗 <i>Komenda WYŁ wyłącznika jeśli stan przypisanej funkcji będzie prawdą.</i>		
Łącznik[1] . Kmd WYŁ4		[Sterowanie / Łącznik / Łącznik[1] / Ster Wyłączaniem]
f[2] . KmdWył	„-” ... ExP[4] . KmdWył ↳ 1..n, Kmd Wyłącz.	P.2
🔗 <i>Komenda WYŁ wyłącznika jeśli stan przypisanej funkcji będzie prawdą.</i>		
Łącznik[1] . Kmd WYŁ5		[Sterowanie / Łącznik / Łącznik[1] / Ster Wyłączaniem]
...		
Łącznik[1] . Kmd WYŁ30		
„-”	„-” ... ExP[4] . KmdWył ↳ 1..n, Kmd Wyłącz.	P.2
🔗 <i>Komenda WYŁ wyłącznika jeśli stan przypisanej funkcji będzie prawdą.</i>		


Łącznik[1] . Położ ZAŁ		[Sterowanie / Łącznik / Łącznik[1] / Okabl Wskaż Położ]
Wejścia X1 . WE 1	„-” ... Logika . RL80.Wy Neg Podtrz ↳ 1..n, DI-ListaLogik.	C.2
	<i>Wyłącznik jest w pozycji załączonej, jeśli stan przypisanego sygnału jest prawdą (styki pomocnicze wyłącznika (52a)).</i>	


Łącznik[1] . Położ WYŁ		[Sterowanie / Łącznik / Łącznik[1] / Okabl Wskaż Położ]
Wejścia X1 . WE 2	„-” ... Logika . RL80.Wy Neg Podtrz ↳ 1..n, DI-ListaLogik.	C.2
	<i>Wyłącznik jest w pozycji wyłączzonej, jeśli stan przypisanego sygnału jest prawdą (styki pomocnicze wyłącznika (52b)).</i>	


Łącznik[1] . Wył Gotowy		[Sterowanie / Łącznik / Łącznik[1] / Okabl Wskaż Położ]
„-”	„-” ... Logika . RL80.Wy Neg Podtrz ↳ 1..n, DI-ListaLogik.	C.2
	<i>Wyłącznik jest gotowy do pracy, jeśli stan przypisanego sygnału jest prawdą. Ten sygnał binarny może być użyty przez niektóre funkcje zabezpieczeniowe, jeśli są one dostępne w urządzeniu, np. SPZ jako sygnał uaktywniający.</i>	


Łącznik[1] . Wymont		[Sterowanie / Łącznik / Łącznik[1] / Okabl Wskaż Położ]
„-”	„-” ... Logika . RL80.Wy Neg Podtrz ↳ 1..n, DI-ListaLogik.	C.2
	<i>Wymowalny wyłącznik został usunięty</i>	


Łącznik[1] . Kmd ZAŁ		[Sterowanie / Łącznik / Łącznik[1] / Zew Kmd ZAŁ/WYŁ]
„-”	„-” ... Logika . RL80.Wy Neg Podtrz ↳ 1..n, DI-ListaLogik.	C.2
	<i>Polecenie łączenia ZAŁĄCZ, np. stan logiki lub stan wejścia cyfrowego</i>	

Łącznik[1] . Kmd WYŁ		[Sterowanie / Łącznik / Łącznik[1] / Zew Kmd ZAŁ/WYŁ]
„-”	„-” ... Logika . RL80.Wy Neg Podtrz ↳ 1..n, DI-ListaLogik.	C.2
	<i>Polecenie łączenia WYŁĄCZ, np. stan logiki lub stan wejścia cyfrowego</i>	


Łącznik[1] . Blokada ZAŁ1	[Sterowanie / Łącznik / Łącznik[1] / Blokady]	
Łącznik[1] . Blokada ZAŁ2		
Łącznik[1] . Blokada ZAŁ3		
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	C.2
 <i>Blokada międzypolowa polecenia ZAŁĄCZ.</i>		

Łącznik[1] . Blokada WYŁ1	[Sterowanie / Łącznik / Łącznik[1] / Blokady]	
Łącznik[1] . Blokada WYŁ2		
Łącznik[1] . Blokada WYŁ3		
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	C.2
 <i>Blokowanie międzypolowe polecenia WYŁĄCZ.</i>		

Łącznik[1] . Synchronizm	[Sterowanie / Łącznik / Łącznik[1] / Łączenie Synchron]	
„-”	„-” ... Logika . RL80.Wy Neg Podtrz ↳ 1..n, ListZsynchr.	C.2
 <i>Synchronizm</i>		

Łącznik[1] . Czas Max dla Synchro	[Sterowanie / Łącznik / Łącznik[1] / Łączenie Synchron]	
0.2s	0s ... 3000.00s	C.2
 <i>Timer synchronizacji-pracy: Maksymalny dopuszczalny czas procesu synchronizacji po inicjacji zamykania. Używany wyłącznie dla trybu roboczego układu GENERATOR SYSTEM.</i>		

10.7.2 Łącznik[1]: Komendy bezpośrednie

Łącznik[1] . Zeruj KmdWył	[Wskazania / Zerowanie]	
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	P.1
 <i>Zerowanie komendy wyłączenia.</i>		

Łącznik[1] . Zer Zwol Łącz Alarm	[Wskazania / Reset]	
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	P.1
<p>☉ <i>Resetowanie alarmu spowolnienia łącznika.</i></p>		

Łącznik[1] . Manipul Położ	[Sterowanie / łącznik / łącznik[1] / Ustawienia ogólne]	
Nieaktywny	Nieaktywny, Położ WYŁ, Położ ZAŁ ↳ Manipul Położ.	C.2
<p>☉ <i>OSTRZEŻENIE! Zafałszowane położenie - ręczna manipulacja położeniem</i></p>		

10.7.3 Łącznik[1]: Stany wejść

Łącznik[1] . Blokada ZAŁ1-We	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]	
Łącznik[1] . Blokada ZAŁ2-We		
Łącznik[1] . Blokada ZAŁ3-We		
<p>↓ <i>Stan wejścia modułu: Blokada międzypolowa polecenia ZAŁĄCZ.</i></p>		

Łącznik[1] . Blokada WYŁ1-We	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]	
Łącznik[1] . Blokada WYŁ2-We		
Łącznik[1] . Blokada WYŁ3-We		
<p>↓ <i>Stan wejścia modułu: Blokowanie międzypolowe polecenia WYŁĄCZ.</i></p>		

Łącznik[1] . Kmd ZAŁ-We	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]	
<p>↓ <i>Stan wejścia modułu: Polecenie łączenia ZAŁĄCZ, np. stan logiki lub stan wejścia cyfrowego</i></p>		

Łącznik[1] . Kmd WYŁ-We	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]	
<p>↓ <i>Stan wejścia modułu: Polecenie łączenia WYŁĄCZ, np. stan logiki lub stan wejścia cyfrowego</i></p>		

Łącznik[1] . Położ ZAŁ-We	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]	
<p>↓ <i>Stan wejścia modułu: Sygnalizacja położenia wyłącznika (styki pomocnicze wyłącznika (52a))</i></p>		

Łącznik[1] . Położ WYŁ-We	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
↓	<i>Stan modułu wejściowego: Sygnalizacja położenia wyłącznika (styki pomocnicze wyłącznika (52b)).</i>
Łącznik[1] . Wył Gotowy-We	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
↓	<i>Stan modułu wejściowego: Wyłącznik gotowy.</i>
Łącznik[1] . Sys Zsynchr-We	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
↓	<i>Stan wejścia modułu: Ten sygnał musi uzyskać wartość logicznego 1 w czasie synchronizacji. Jeśli nie, łączenie kończy się niepowodzeniem.</i>
Łącznik[1] . Wymont-We	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
↓	<i>Stan wejścia modułu: Wyjmowalny wyłącznik został usunięty</i>
Łącznik[1] . Zeruj KmdWył-We	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
↓	<i>Stan wejścia modułu: Sygnał potwierdzenia (polecenia wyzwolenia) - sygnał wejściowy modułu</i>

10.7.4 Łącznik[1]: Sygnały (stany wyjść)

Łącznik[1] . KmdWył	[Wskazania / Stan urządzenia / Kmd wył]
	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
↑	<i>Sygnał: Komenda wyłącz.</i>
Łącznik[1] . Poj Zestyk Wskazn	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
↑	<i>Sygnał: Położenie wyłącznika jest wykrywane przez jeden pomocniczy styk. Z tego powodu nie można wykryć położenia nieokreślonego i zakłóconego.</i>
Łącznik[1] . Położ nie ZAŁ	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
↑	<i>Sygnał: Położ nie ZAŁ</i>
Łącznik[1] . Położ ZAŁ	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
↑	<i>Sygnał: Wyłącznik jest w położeniu ZAŁ.</i>
Łącznik[1] . Położ WYŁ	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
↑	<i>Sygnał: Wyłącznik jest w pozycji WYŁ.</i>


Łącznik[1] . Położ Nieokr	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
⬆	<i>Sygnal: Wyłącznik w trakcie łączenia.</i>
Łącznik[1] . Położ Zaburz	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
⬆	<i>Sygnal: Błąd pozycji wyłącznika - Niejasna pozycja wyłącznika. Sygnalizacja położenia wyłącznika informuje jednocześnie że wyłącznik jest w pozycji ZAŁ i WYŁ. Po upływie czasu nadzoru sygnał zostanie uznany z prawdziwy.</i>
Łącznik[1] . Położ	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
⬆	<i>Sygnal: Położenie wyłącznika (0 = w trakcie przełączania, 1 = WYŁ, 2 = ZAŁ, 3 = zakłócony)</i>
Łącznik[1] . Wył Gotowy	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
⬆	<i>Sygnal: Wyłącznik jest gotowy do pracy.</i>
Łącznik[1] . Czas Ustalania	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
⬆	<i>Sygnal: Czas ustalania</i>
Łącznik[1] . Wymont	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
⬆	<i>Sygnal: Wyjmowalny wyłącznik został usunięty</i>
Łącznik[1] . Blokada międz ZAŁ	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
⬆	<i>Sygnal: Co najmniej jedno wejście blokady międzypolowej ZAŁĄCZ jest aktywne.</i>
Łącznik[1] . Blokada międz WYŁ	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
⬆	<i>Sygnal: Co najmniej jedno wejście blokady międzypolowej WYŁĄCZ jest aktywne.</i>
Łącznik[1] . NWP Pomyślny	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
⬆	<i>Sygnal: Nadzór wykonywania poleceń: Polecenie łączenia wykonane z powodzeniem.</i>
Łącznik[1] . NWP Zakłócony	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
⬆	<i>Sygnal: Nadzór wykonywania poleceń: Niepowodzenie polecenia łączenia. Łącznik w położeniu zakłóconym.</i>
Łącznik[1] . NWP Błąd PolecWył	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
⬆	<i>Sygnal: Nadzór wykonywania poleceń: Polecenie wyłączenia nie zostało wykonane.</i>

Łącznik[1] . NWP kier. łączenia	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
⬇	<i>Sygnał: Nadzór wykonywania poleceń-odpowiednie sterowanie kierunkiem łączenia: Ten sygnał uzyskuje wartość prawda, jeśli zostało wydane polecenie łączenia, mimo że łącznik znajduje się już w żądanej pozycji. Przykład: Łącznik, który jest już WYŁĄCZONY, jest łączony do położenia WYŁĄCZ (drugi raz). To samo dotyczy poleceń ZAMKNIĘCIA.</i>
Łącznik[1] . NWP ZAŁ gdy Pol WYŁ	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
⬇	<i>Sygnał: Nadzór wykonywania poleceń: Polecenie załącz w czasie oczekującego polecenia WYŁĄCZ.</i>
Łącznik[1] . NWP Gotow WYŁ	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
⬇	<i>Sygnał: Nadzór wykonywania poleceń: Łącznik nie jest gotowy.</i>
Łącznik[1] . NWP Blk Międzypol	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
⬇	<i>Sygnał: Nadzór wykonywania poleceń: Polecenie łączenia nie zostało wykonane z powodu blokady międzypolowej.</i>
Łącznik[1] . NWP Tout Czas Sync	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
⬇	<i>Sygnał: Nadzór wykonywania poleceń: Polecenie łączenia nie zostało wykonane. Brak sygnału synchronizacji podczas działania synchronizacji czasu t-sync.</i>
Łącznik[1] . NWP anulo. łącz.	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
⬇	<i>Sygnał: Nadzór Wykonywania polecenia: Niepowodzenie polecenia przełączenia, anulowano łączenie</i>
Łącznik[1] . ZAŁ z Zabezp	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
⬇	<i>Sygnał: Polecenie ZAŁĄCZ wydane przez moduł zabezpieczeniowy.</i>
Łącznik[1] . Zeruj KmdWył	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
⬇	<i>Sygnał: Zerowanie komendy wyłączenia.</i>
Łącznik[1] . ZAŁ i ZAŁ z Zabezp	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
⬇	<i>Sygnał: Polecenie ZAŁĄCZ, obejmuje polecenie ZAŁĄCZ wydane przez moduł zabezpieczeniowy.</i>
Łącznik[1] . WYŁ i WYŁ od zabezp	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
⬇	<i>Sygnał: Polecenie WYŁĄCZ obejmuje polecenie WYŁĄCZENIA wydane przez moduł zabezpieczeniowy.</i>



Łącznik[1] . Wsk Położ Ręcznie	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
⬇	<i>Sygnal: Fałszowanie wskaźników położenia łączników.</i>
Łącznik[1] . Zuż Spowal Łącznik	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
⬇	<i>Sygnal: Alarm, zmniejsza się szybkość działania łącznika.</i>
Łącznik[1] . Zer Zwol Łącz Alarm	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
⬇	<i>Sygnal: Resetowanie alarmu spowolnienia łącznika.</i>
Łącznik[1] . Polec ZAŁ	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
⬇	<i>Sygnal: Polecenie ZAŁĄCZENIA wydane do rozdzielnicy. W zależności od ustawienia sygnał może zawierać polecenie ZAŁĄCZENIA od modułu zabezpieczeniowego.</i>
Łącznik[1] . Polec WYŁ	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
⬇	<i>Sygnal: Polecenie WYŁĄCZENIA wydane do rozdzielnicy. W zależności od ustawienia sygnał może zawierać polecenie WYŁĄCZENIA modułu zabezpieczeniowego.</i>
Łącznik[1] . Polec ZAŁ Ręczn	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
⬇	<i>Sygnal: Ręczne polecenie WŁĄCZENIA</i>
Łącznik[1] . Polec WYŁ Ręczn	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
⬇	<i>Sygnal: Ręczne polecenie WYŁĄCZENIA</i>
Łącznik[1] . Żąd Synchr ZAŁ	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]
⬇	<i>Sygnal: Żądanie synchronicznego ZAŁĄCZENIA</i>

10.7.5 Zużycie wyłącznika


10.7.5.1 Łącznik[1]: Ustawienia


Łącznik[1] . Alarm	[Sterowanie / Łącznik / Łącznik[1] / Zużycie Łącznika]	
9999	1 ... 100000	C.2
	<i>Maksymalna liczba operacji. Gdy licznik operacji „KomWyzw Licz” przekroczy ten limit, ustawiany jest sygnał „Alarm operacji”.</i>	

10.7.5.2 Łącznik[1]: Komendy bezpośrednie


Łącznik[1] . Rst Licz KmdWył	[Wskazania / Reset]	
Nieaktywny	Nieaktywny, Aktywny  Tryb.	P.1
	<i>Reset licznika: łączna liczba wszystkich wyzwoleń rozdzielnic</i>	

10.7.5.3 Łącznik[1]: Sygnały (stany wyjść)

Łącznik[1] . Alarm	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]	
	<i>Sygnał: zbyt duża liczba operacji. (Licznik operacji „KomWyzw Licz” przekroczył limit ustawiony w parametrze „Alarm operacji”).</i>	


Łącznik[1] . Rst Licz KmdWył	[Wskazania / Stan urządzenia / Sterowanie / Łącznik[1]]	
	<i>Sygnał: reset licznika: łączna liczba wszystkich wyzwoleń rozdzielnic</i>	

10.7.5.4 Łącznik[1]: Liczniki


Łącznik[1] . Liczba Wyłącz	[Wskazania / Licz i Przegl Danych / Sterowanie / Łącznik[1]]	
	<i>Licznik: całkowita liczba wyłączeń rozdzielnic.</i>	


11 Alarmy systemu


11.1 SysAl: Parametry wyboru funkcji urządzenia


SysAl . Tryb	[Wybór Modułów]	
„-”	„-”, użyj ↳ Tryb.	S.3
 ogólny tryb pracy		


11.2 SysAl: Ustawienia

SysAl . Funkcja	[SysAl / Ustawienia ogólne]	
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	P.2
 Trwała aktywacja/dezaktywacja modułu/funkcji.		


SysAl . ZewBlk Fkcj	[SysAl / Ustawienia ogólne]	
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	P.2
 Aktywacja lub dezaktywacja blokowania modułu/stopnia. Ta nastawa obowiązuje tylko wtedy jeśli odpowiada sygnałowi przypisanemu dla wszystkich ustawień zabezpieczeniowych. Jeśli ten sygnał staje się prawdą wtedy moduły/stopnie opisane jako "ZewBlk Fkcj=Aktywny" zostają zablokowane.		

SysAl . Pobudzenie	[SysAl / THD / U THD]	
Nieaktywny	Nieaktywny, Aktywny ↳ Aktywny/Nieaktywny.	P.2
 Pobudzenie		


SysAl . Wartość progowa	[SysAl / THD / U THD]	
10000V	1V ... 500000V	P.2
 Wartość progowa (do wprowadzenia jako wartość pierwotna)		


SysAl . Opóźn Wył	[SysAl / THD / U THD]	
0s	0s ... 3600s	P.2
	<i>Opóźnienie wyłączenia.</i>	


11.3 SysAl: Stany wejść


SysAl . ZewBlk-We	[Wskazania / Stan urządzenia / SysAl]	
	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.</i>	

11.4 SysAl: Sygnały (stany wyjść)

SysAl . Aktywny	[Wskazania / Stan urządzenia / SysAl]	
	<i>Sygnał: Aktywny</i>	

SysAl . ZewBlk	[Wskazania / Stan urządzenia / SysAl]	
	<i>Sygnał: Zewnętrzne blokowanie.</i>	


SysAl . Alarm V THD	[Wskazania / Stan urządzenia / SysAl]	
	<i>Sygnał: Alarm - całkowite zniekształcenia harmoniczne napięcia</i>	

SysAl . Wył V THD	[Wskazania / Stan urządzenia / SysAl]	
	<i>Sygnał: Wyłączenie - całkowite zniekształcenia harmoniczne napięcia.</i>	



12.1 Rej zdarz - Rejestrator zdarzeń zapisuje wszystkie zdarzenia takie jak operacje przełączania, zmiany nastaw, wyłączenia, zmiany trybów pracy, alarmów, blokowania i zmian stanów wejść i wyjść.

12 Rejestratory


12.1 Rej zdarz - Rejestrator zdarzeń zapisuje wszystkie zdarzenia takie jak operacje przełączania, zmiany nastaw, wyłączenia, zmiany trybów pracy, alarmów, blokowania i zmian stanów wejść i wyjść.

Rej zdarz	[Wskazania / Rejestratory / Rej zdarz]
	Ten element reprezentuje specjalne okno dialogowe. (Szczegółowe informacje na ten temat zawiera podręcznik techniczny).
	<i>Rejestrator zdarzeń zapisuje wszystkie zdarzenia takie jak operacje przełączania, zmiany nastaw, wyłączenia, zmiany trybów pracy, alarmów, blokowania i zmian stanów wejść i wyjść.</i>


12.1.1 Rej zdarz: Komendy bezpośrednie

Rej zdarz . Reset wszystkich zapisów	[Wskazania / Reset]
Nieaktywny	Nieaktywny, Aktywny
	 Tryb.
	<i>Reset wszystkich zapisów.</i>



12.1.2 Rej zdarz: Sygnały (stany wyjść)



Rej zdarz . Usuń Wszys Rek	[Wskazania / Stan urządzenia / Rejestratory / Rej zdarz]
	<i>Sygnał: wszystkie rekordy są usuwane. (Uwaga: bezpośrednio po usunięciu ten sygnał ponownie staje się nieaktywny).</i>



12.2 Rej zakł - Rejestrator zakłóceń zacznie zapisywać wartości analogowe i cyfrowe po tym jak zdarzenie wyłączenia stanie się prawdą.


Rej zakł	[Wskazania / Rejestratory / Rej zakł]
 Ten element reprezentuje specjalne okno dialogowe. (Szczegółowe informacje na ten temat zawiera podręcznik techniczny).	
	<i>Rejestrator zakłóceń zacznie zapisywać wartości analogowe i cyfrowe po tym jak zdarzenie wyłączenia stanie się prawdą.</i>


12.2.1 Rej zakł: Ustawienia


Rej zakł . Start: 1	[Param Urządzenia / Rejestratory / Rej zakł]
Zab . Wyłącz	„-” ... Sys . Internal test state  1..n, lista przypisań.
	S.3
 <i>Start rejestracji jeśli przypisany sygnał jest prawdą</i>	

Rej zakł . Start: 2	[Param Urządzenia / Rejestratory / Rej zakł]
...	
Rej zakł . Start: 8	
„-”	„-” ... Sys . Internal test state  1..n, lista przypisań.
	S.3
 <i>Start rejestracji jeśli przypisany sygnał jest prawdą</i>	


Rej zakł . Autonadpisanie	[Param Urządzenia / Rejestratory / Rej zakł]
Aktywny	Nieaktywny, Aktywny  Tryb.
	S.3
 <i>Jeśli pamięć jest zapełniona najstarsze zdarzenia będą wykasowane z rejestru zdarzeń</i>	


Rej zakł . Czas przedawar	[Param Urządzenia / Rejestratory / Rej zakł]
20%	0% ... 99%
	S.3
 <i>Czas przed wyzwoleniem jest ustawiany jako wartość procentowa wartości „Maks. rozmiar pliku”. Odpowiada części rejestru przed rozpoczęciem zdarzenia wyzwolenia.</i>	

Rej zakł . Czas po zdarzeniu	[Param Urządzenia / Rejestratory / Rej zakł]	
20%	0% ... 99%	S.3
	<i>Czas po wyzwoleniu jest ustawiany jako wartość procentowa wartości „Maks. rozmiar pliku”. Jest to pozostały czas wartości „Maks. rozmiar pliku” zależny od ustawienia „Czas przed wyzwoleniem” i czasu trwania zdarzenia wyzwalań, ale jego wartość maksymalna jest tożsama z ustawieniem „Czas po wyzwoleniu” dokonywanym tutaj.</i>	


Rej zakł . Maxymalny rozmiar pliku	[Param Urządzenia / Rejestratory / Rej zakł]	
2s	0.1s ... 15.0s	S.3
	<i>Maksymalny czas zapisu jednego rejestru, w tym czas przed wyzwaniem i po wyzwaniu. Liczba rejestrów zależy od rozmiaru każdego z nich, maksymalnego rozmiaru pliku (ustawianego tutaj) oraz od całkowitej pojemności.</i>	

12.2.2 Rej zakł: Komendy bezpośrednie

Rej zakł . Ręczne wyzwianie	[Wskazania / Rejestratory / Ręczne wyzwianie]	
Fałsz	Fałsz, Prawda  Prawda lub fałsz.	P.1
<input checked="" type="radio"/>	Ręczne wyzwianie	

Rej zakł . Reset wszystkich zapisów	[Wskazania / Reset]	
Nieaktywny	Nieaktywny, Aktywny  Tryb.	P.1
<input checked="" type="radio"/>	Reset wszystkich zapisów.	

12.2.3 Rej zakł: Stany wejść

Rej zakł . Zapis1-We	[Wskazania / Stan urządzenia / Rejestratory / Rej zakł]	
...		
Rej zakł . Zapis8-We		
	Stan wejścia modułu:: Wyzwalacz zdarzeń / start nagrywania	


12.2.4 Rej zakł: Sygnały (stany wyjść)

Rej zakł . Zapisuje	[Wskazania / Stan urządzenia / Rejestratory / Rej zakł]
 Sygnał: zapisywanie.	
Rej zakł . Pamięć Pełna	[Wskazania / Stan urządzenia / Rejestratory / Rej zakł]
 Sygnał: Pamięć zapełniona	
Rej zakł . Usuwanie-Błąd	[Wskazania / Stan urządzenia / Rejestratory / Rej zakł]
 Sygnał: Błąd usuwania z pamięci.	
Rej zakł . Usuń Wszystkie Rek	[Wskazania / Stan urządzenia / Rejestratory / Rej zakł]
 Sygnał: wszystkie rekordy są usuwane. (Uwaga: bezpośrednio po usunięciu ten sygnał ponownie staje się nieaktywny).	
Rej zakł . Usuń zapis	[Wskazania / Stan urządzenia / Rejestratory / Rej zakł]
 Sygnał: Skasuj rekord.	
Rej zakł . Ręczne wyzwalenie	[Wskazania / Stan urządzenia / Rejestratory / Rej zakł]
 Sygnał: Ręczne wyzwalenie	


12.2.5 Rej zakł: Wartości mierzone


Rej zakł . Stan Zapisu	[Wskazania / Stan urządzenia / Rejestratory / Rej zakł]
Gotowy	Gotowy, Rejestratory, Zapis pliku, Blk Wył  Stan Zapisu.
 Stan zapisu.	
Rej zakł . Kod błędu	[Wskazania / Stan urządzenia / Rejestratory / Rej zakł]
OK	OK, Błąd Zapisu, Usuwanie-Błąd , Błąd oblicz, Plik nie znalez, Autonadpisanie wył  Błąd.
 Kod błędu	

12.3 Rej zwarć - Mierzone wartości w czasie wyłączenia są zapisywane w rejestratorze zwarć.


Rej zwarć	[Wskazania / Rejestratory / Rej zwarć]
	Ten element reprezentuje specjalne okno dialogowe. (Szczegółowe informacje na ten temat zawiera podręcznik techniczny). <i>Mierzone wartości w czasie wyłączenia są zapisywane w rejestratorze zwarć.</i>

12.3.1 Rej zwarć: Ustawienia


Rej zwarć . Tryb rejestracji	[Param Urządzenia / Rejestratory / Rej zwarć]	
Tylko wyzwolenia	Alarmy i wyzwolenia, Tylko wyzwolenia ↳ Tryb rejestracji.	S.3
	<i>Tryb rejestratora (ustawienie zachowania rejestratora)</i>	

Rej zwarć . Opóźn pomiar	[Param Urządzenia / Rejestratory / Rej zwarć]	
0ms	0ms ... 60ms	S.3
	<i>Po wyzwoleniu pomiar zostanie opóźniony o ten czas.</i>	


12.3.2 Rej zwarć: Komendy bezpośrednio

Rej zwarć . Reset wszystkich zapisów	[Wskazania / Reset]	
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	P.1
	<i>Reset wszystkich zapisów.</i>	



12.3.3 Rej zwarć: Sygnały (stany wyjść)



Rej zwarć . Usuń zapis	[Wskazania / Stan urządzenia / Rejestratory / Rej zwarć]	
	<i>Sygnał: Skasuj rekord.</i>	



12.4 Rej trendu - Rejestrator trendu



Rej trendu	[Wskazania / Rejestratory / Rej trendu]
 Ten element reprezentuje specjalne okno dialogowe. (Szczegółowe informacje na ten temat zawiera podręcznik techniczny).	
<i>Rejestrator trendu</i>	



12.4.1 Rej trendu: Ustawienia


Rej trendu . Rozdzielczość	[Param Urządzenia / Rejestratory / Rej trendu]
15 min	60 min, 30 min, 15 min, 10 min, 5 min
	 Rozdzielczość.
 <i>Rozdzielczość (częstotliwość rejestracji)</i>	


Rej trendu . Trend1	[Param Urządzenia / Rejestratory / Rej trendu]
VT . UL1 RMS	„-” ... VT . UL31 THD
	 1..n, ListRejTrend.
 <i>Wartość obserwowana1</i>	


Rej trendu . Trend2	[Param Urządzenia / Rejestratory / Rej trendu]
VT . UL2 RMS	„-” ... VT . UL31 THD
	 1..n, ListRejTrend.
 <i>Wartość obserwowana2</i>	


Rej trendu . Trend3	[Param Urządzenia / Rejestratory / Rej trendu]
VT . UL3 RMS	„-” ... VT . UL31 THD
	 1..n, ListRejTrend.
 <i>Wartość obserwowana3</i>	


Rej trendu . Trend4	[Param Urządzenia / Rejestratory / Rej trendu]
VT . 3U0 mierz. RMS	„-” ... VT . UL31 THD
	 1..n, ListRejTrend.
 <i>Wartość obserwowana4</i>	


Rej trendu . Trend5		[Param Urządzenia / Rejestratory / Rej trendu]
VT . UL12 RMS	„-” ... VT . UL31 THD ↳ 1..n, ListRejTrend.	S.3
 <i>Wartość obserwowana5</i>		

Rej trendu . Trend6		[Param Urządzenia / Rejestratory / Rej trendu]
VT . UL23 RMS	„-” ... VT . UL31 THD ↳ 1..n, ListRejTrend.	S.3
 <i>Wartość obserwowana6</i>		



Rej trendu . Trend7		[Param Urządzenia / Rejestratory / Rej trendu]
VT . UL31 RMS	„-” ... VT . UL31 THD ↳ 1..n, ListRejTrend.	S.3
 <i>Wartość obserwowana7</i>		

Rej trendu . Trend8		[Param Urządzenia / Rejestratory / Rej trendu]
VT . f	„-” ... VT . UL31 THD ↳ 1..n, ListRejTrend.	S.3
 <i>Wartość obserwowana8</i>		


Rej trendu . Trend9		[Param Urządzenia / Rejestratory / Rej trendu]
VT . U1	„-” ... VT . UL31 THD ↳ 1..n, ListRejTrend.	S.3
 <i>Wartość obserwowana9</i>		

Rej trendu . Trend10		[Param Urządzenia / Rejestratory / Rej trendu]
VT . U2	„-” ... VT . UL31 THD ↳ 1..n, ListRejTrend.	S.3
 <i>Wartość obserwowana10</i>		


12.4.2 Rej trendu: Komendy bezpośrednie

Rej trendu . Reset wszystkich zapisów	[Wskazania / Reset]
Nieaktywny	Nieaktywny, Aktywny  Tryb.
 <i>Reset wszystkich zapisów.</i>	P.1

12.4.3 Rej trendu: Sygnały (stany wyjść)

Rej trendu . Res. wszystkie rekordy	[Wskazania / Stan urządzenia / Rejestratory / Rej trendu]
 <i>Sygnał: wszystkie rekordy są usuwane. (Uwaga: bezpośrednio po usunięciu ten sygnał ponownie staje się nieaktywny).</i>	



12.4.4 Rej trendu: Liczniki

Rej trendu . Maks. dost. wej.	[Wskazania / Licz i Przegl Danych / Rej trendu]
 <i>Maksymalna liczba dostępnych wejść w bieżącej konfiguracji</i>	

13 Logika

13.1 Logika


13.1.1 Logika: Parametry wyboru funkcji urządzenia


Logika . Liczba RL	[Wybór Modułów]	
20	0, 5, 10, 20, 40, 80  Liczba RL.	S.3
 Liczba wymaganych równań logicznych:		


13.1.2 Logika ... Logika

13.1.2.1 Logika: Ustawienia


Logika . RL1.Bram		[Logika / RL 1]	
AND		AND, OR, NAND, NOR ↳ RL1.Bram.	S.3
	<i>Bramka logiczna</i>		
Logika . RL1.Wej1 ... Logika . RL1.Wej4		[Logika / RL 1]	
„-”		„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	S.3
	<i>Przypisanie sygnału wejściowego</i>		
Logika . RL1.Negacja Wej1 ... Logika . RL1.Negacja Wej4		[Logika / RL 1]	
Nieaktywny		Nieaktywny, Aktywny ↳ Tryb.	S.3
	<i>Negacja sygnałów wejściowych</i>		
Logika . RL1.Opóź Załączan		[Logika / RL 1]	
0.00s		0.00s ... 36000.00s	S.3
	<i>Opóźnienie załączania</i>		
Logika . RL1.Opóź Wyłączan		[Logika / RL 1]	
0.00s		0.00s ... 36000.00s	S.3
	<i>Opóźnienie wyłączenia.</i>		


Logika . RL1.Reset Podtrz	[Logika / RL 1]	
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	S.3
 Sygnał resetowania latchinga		

Logika . RL1.Neg Reset Podtrz	[Logika / RL 1]	
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	S.3
 Zanegowany sygnał zerowania latchinga		


Logika . RL1.Neg Ustaw Podtrz	[Logika / RL 1]	
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	S.3
 Zanegowany sygnał ustawiania latchinga		


13.1.2.2 Logika: Stany wejść

Logika . RL1.We Bram1-We	[Wskazania / Stan urządzenia / Logika]	
...		
Logika . RL1.We Bram4-We		
 Stan wejścia modułu: Przypisanie sygnału wejściowego		

Logika . RL1.Reset Podtrz-We	[Wskazania / Stan urządzenia / Logika]	
 Stan wejścia modułu: Sygnał resetowania latchinga.		

13.1.2.3 Logika: Sygnały (stany wyjść)

Logika . RL1.Wy Bram	[Wskazania / Stan urządzenia / Logika]	
 Sygnał: Wyjście bramki logicznej		

Logika . RL1.Wy Timer	[Wskazania / Stan urządzenia / Logika]	
 Sygnał: Wyjście timera		


Logika . RL1.Wy Podtrz	[Wskazania / Stan urządzenia / Logika]
-------------------------------	--

↑	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
---	--



Logika . RL1.Wy Neg Podtrz	[Wskazania / Stan urządzenia / Logika]
-----------------------------------	--

↑	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
---	---


14 Samokontrola


Komunikaty	[Wskazania / Samokontrola / Komunikaty]
 Ten element reprezentuje specjalne okno dialogowe. (Szczegółowe informacje na ten temat zawiera podręcznik techniczny).	
	<i>Komunikaty wewnętrzne</i>


14.1 SSV: Komendy bezpośrednio


SSV . Potw Diod LED System	[Wskazania / Zerowanie]
Fałsz	Fałsz, Prawda
	 Prawda lub fałsz.
 <i>Dioda LED systemu potwierdzeń (dioda LED migająca na czerwono/zielono)</i>	P.1

14.2 SSV: Sygnały (stany wyjść)


SSV . Błąd systemu	[Wskazania / Samokontrola / Stan systemu]
 <i>Sygnał: Awaria urządzenia</i>	

SSV . Styk samokontroli	[Wskazania / Samokontrola / Stan systemu]
 <i>Sygnał: Styk samokontroli</i>	

SSV . Nowy błąd	[Wskazania / Samokontrola / Stan systemu]
 <i>Sygnał: Wygenerowany został nowy komunikat o błędzie.</i>	

SSV . Nowe ostrzeżenie	[Wskazania / Samokontrola / Stan systemu]
 <i>Sygnał: Wygenerowany został nowy komunikat ostrzeżenia.</i>	

14.3 SSV: Liczniki



SSV . Liczn wolnych gniazd	[Wskazania / Samokontrola / Stan systemu]
 <i>Licznik do diagnozy sieci. Liczba wolnych gniazd.</i>	

15 Serwis



- Sys . Restart:  Tab.



15.1 Gen Przeb Sin - Generator przebiegu sinusoidalnego



15.1.1 Gen Przeb Sin: Parametry wyboru funkcji urządzenia



Gen Przeb Sin . Tryb	[Wybór Modułów]	
użyj	„-”, użyj  Tryb.	S.3
	<i>Generator przebiegu sinusoidalnego, ogólny tryb pracy</i>	


15.1.2 Gen Przeb Sin: Ustawienia


Gen Przeb Sin . Tryb Kmd Wył	[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Proces]	
Bez KmdWył	Bez KmdWył, Z KmdWył  Tryb Kmd Wył.	S.3
	<i>Tryb polecenia wyzwolenia: wybierz jeden z dwóch trybów symulatora zwarć: "symulacja zimna" (bez wyzwolenia wyłącznika automatycznego) lub „symulacja gorąca” (tj. symulacja może wyzwolić wyłącznik automatyczny)</i>	


Gen Przeb Sin . Zewn. ur. symulacji	[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Proces]	
„-”	„-” ... Sys . Internal test state  1..n, lista przypisań.	S.3
	<i>Zewnętrzne uruchomienie symulacji błędu (z zastosowaniem parametrów testowych)</i>	


Gen Przeb Sin . ZewBlok1	[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Proces]	
Łącznik[1] . Położ ZAŁ	„-” ... Sys . Internal test state  1..n, lista przypisań.	S.3
	<i>Zewnętrzna blokada modułu/stopnia, jeśli blokada jest ustawiona jako aktywna i stan przypisanego sygnału jest prawdą.1</i>	

Gen Przeb Sin . ZewBlok2	[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Proces]	
„-”	„-” ... Sys . Internal test state  1..n, lista przypisań.	S.3
	<i>Zewnętrzna blokada modułu/stopnia, jeśli blokada jest ustawiona jako aktywna i stan przypisanego sygnału jest prawdą.2</i>	


Gen Przeb Sin . Wymuś Stan Poawar	[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Proces]	
„-”	„-” ... Sys . Internal test state ↳ 1..n, lista przypisań.	S.3
 Wymuś stan poawaryjny. Przerwij symulację.		


Gen Przeb Sin . Czas Przedawar	[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Konfiguracja / Czasy]	
0.0s	0.00s ... 300.00s	S.3
 Czas poprzedzający zwarcie.		

Gen Przeb Sin . Czas Trwania Zwarc	[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Konfiguracja / Czasy]	
0.0s	0.00s ... 10800.00s	S.3
 Czas trwania zwarcia.		

Gen Przeb Sin . Czas Poawaryjny	[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Konfiguracja / Czasy]	
0.0s	0.00s ... 300.00s	S.3
 Czas po zwarcu.		

15.1.3 Gen Przeb Sin: Komendy bezpośrednie

Gen Przeb Sin . Start symulacji	[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Proces]	
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	S.3
 Uruchomienie symulacji błędu (z zastosowaniem parametrów testowych)		


Gen Przeb Sin . Stop symulacji	[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Proces]	
Nieaktywny	Nieaktywny, Aktywny ↳ Tryb.	S.3
 Zatrzymanie symulacji błędu (z zastosowaniem parametrów testowych)		


15.1.4 Gen Przeb Sin: Stany wejść

Gen Przeb Sin . Zewn. ur. symulacji-We	[Wskazania / Stan urządzenia / Gen Przeb Sin]
↓	<i>Stan wejścia modułu:Zewnętrzne uruchomienie symulacji błędu (z zastosowaniem parametrów testowych)</i>
Gen Przeb Sin . ZewBik1-We	[Wskazania / Stan urządzenia / Gen Przeb Sin] [Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Stan]
↓	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
Gen Przeb Sin . ZewBik2-We	[Wskazania / Stan urządzenia / Gen Przeb Sin] [Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Stan]
↓	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
Gen Przeb Sin . Wymuś Stan Poawar-We	[Wskazania / Stan urządzenia / Gen Przeb Sin] [Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Stan]
↓	<i>Stan wejścia modułu:Wymuś stan poawaryjny. Przerwij symulację.</i>



15.1.5 Gen Przeb Sin: Sygnały (stany wyjść)

Gen Przeb Sin . Uruchomienie ręczne	[Wskazania / Stan urządzenia / Gen Przeb Sin]
↑	<i>Symulacja zwarcia została uruchomiona ręcznie.</i>
Gen Przeb Sin . Zatrzymanie ręczne	[Wskazania / Stan urządzenia / Gen Przeb Sin]
↑	<i>Symulacja zwarcia została zatrzymana ręcznie.</i>
Gen Przeb Sin . Praca	[Wskazania / Stan urządzenia / Gen Przeb Sin] [Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Stan]
↑	<i>Sygnał: trwa symulacja wartości mierzonej</i>
Gen Przeb Sin . Uruchomiona	[Wskazania / Stan urządzenia / Gen Przeb Sin]
↑	<i>Symulacja zwarcia została uruchomiona.</i>

Gen Przeb Sin . Zatrzymana	[Wskazania / Stan urządzenia / Gen Przeb Sin]
 Symulacja zwarcia została zatrzymana.	

Gen Przeb Sin . Stan	[Wskazania / Stan urządzenia / Gen Przeb Sin]
 Sygnał: Stany generowania fali: 0=Wył, 1=PrzedZwa, 2=Zwarcie, 3=PoZwarciu, 4=ZerowWst	








15.1.6 Gen Przeb Sin: Wartości mierzone

Gen Przeb Sin . Stan	[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Stan]
Wył	Wył, PrzedZwa, SymulacjaZwarci, PoZwarciu, Zer Wstępne  Stan.
 Stany generowania fali: 0=Wył, 1=PrzedZwa, 2=Zwarcie, 3=PoZwarciu, 4=ZerowWst	


15.1.7 Gen Przeb Sin - Generator przebiegu sinusoidalnego


15.1.7.1 Gen Przeb Sin: Ustawienia


Gen Przeb Sin . UL1		[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Konfiguracja / Czas Przedawar / VT]
0.57Un	0.00Un ... 2.00Un	S.3
🔗 <i>Wart_bezwzgl_skł_podst_nap_w_st_poprz_ : faza L1</i>		
Gen Przeb Sin . UL2		[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Konfiguracja / Czas Przedawar / VT]
0.57Un	0.00Un ... 2.00Un	S.3
🔗 <i>Wart_bezwzgl_skł_podst_nap_w_st_poprz_ : faza L2</i>		
Gen Przeb Sin . UL3		[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Konfiguracja / Czas Przedawar / VT]
0.57Un	0.00Un ... 2.00Un	S.3
🔗 <i>Wart_bezwzgl_skł_podst_nap_w_st_poprz_ : faza L3</i>		
Gen Przeb Sin . 3U0		[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Konfiguracja / Czas Przedawar / VT]
0.0Un	0.00Un ... 2.00Un	S.3
🔗 <i>Wart_bezwzgl_skł_podst_nap_w_st_poprz_ : 3U0</i>		
Gen Przeb Sin . kąt fazowy UL1		[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Konfiguracja / Czas Przedawar / VT]
0°	-360° ... 360°	S.3
🔗 <i>Poz_uruchomienia_odpowiad_kątowi_uruchom_fazora_nap_w_fazie_poprzedz_ : faza L1</i>		
Gen Przeb Sin . kąt fazowy UL2		[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Konfiguracja / Czas Przedawar / VT]
240°	-360° ... 360°	S.3
🔗 <i>Poz_uruchomienia_odpowiad_kątowi_uruchom_fazora_nap_w_fazie_poprzedz_ : faza L2</i>		
Gen Przeb Sin . kąt fazowy UL3		[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Konfiguracja / Czas Przedawar / VT]
120°	-360° ... 360°	S.3
🔗 <i>Poz_uruchomienia_odpowiad_kątowi_uruchom_fazora_nap_w_fazie_poprzedz_ : faza L3</i>		

Gen Przeb Sin . kąt fazowy 3U0 mierz	[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Konfiguracja / Czas Przedawar / VT]	
0°	-360° ... 360°	S.3
 <i>Poz_uruchomienia odpowiad_kątowi uruchom_fazora nap_w fazie poprzedz_: 3U0</i>		
Gen Przeb Sin . UL1	[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Konfiguracja / Czas Trwania Zwarc / VT]	
0.29Un	0.00Un ... 2.00Un	S.3
 <i>Wart_bezwzgl_skt_podst_nap_w stanie błędu: faza L1</i>		
Gen Przeb Sin . UL2	[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Konfiguracja / Czas Trwania Zwarc / VT]	
0.29Un	0.00Un ... 2.00Un	S.3
 <i>Wart_bezwzgl_skt_podst_nap_w stanie błędu: faza L2</i>		
Gen Przeb Sin . UL3	[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Konfiguracja / Czas Trwania Zwarc / VT]	
0.29Un	0.00Un ... 2.00Un	S.3
 <i>Wart_bezwzgl_skt_podst_nap_w stanie błędu: faza L3</i>		
Gen Przeb Sin . 3U0	[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Konfiguracja / Czas Trwania Zwarc / VT]	
0.29Un	0.00Un ... 2.00Un	S.3
 <i>Wart_bezwzgl_skt_podst_nap_w stanie błędu: faza 3U0</i>		
Gen Przeb Sin . kąt fazowy UL1	[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Konfiguracja / Czas Trwania Zwarc / VT]	
0°	-360° ... 360°	S.3
 <i>Poz_uruchomienia odpowiad_kątowi uruch_fazora napięcia w trakcie fazy błędu:faza L1</i>		
Gen Przeb Sin . kąt fazowy UL2	[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Konfiguracja / Czas Trwania Zwarc / VT]	
240°	-360° ... 360°	S.3
 <i>Poz_uruchomienia odpowiad_kątowi uruch_fazora napięcia w trakcie fazy błędu:faza L2</i>		

Gen Przeb Sin . kąt fazowy UL3		[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Konfiguracja / Czas Trwania Zwarc / VT]
120°	-360° ... 360°	S.3
 <i>Poz_uruchomienia odpowiad_kątowi uruch_fazora napięcia w trakcie fazy błędu:faza L3</i>		
Gen Przeb Sin . kąt fazowy 3U0 mierz		[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Konfiguracja / Czas Trwania Zwarc / VT]
0°	-360° ... 360°	S.3
 <i>Poz_uruchomienia odpowiad_kątowi uruch_fazora napięcia w trakcie fazy błędu: 3U0</i>		
Gen Przeb Sin . UL1		[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Konfiguracja / Czas Poawaryjny / VT]
0.57Un	0.00Un ... 2.00Un	S.3
 <i>Wart_bezwzgl_skt_podst_nap_w fazie następcz_: faza L1</i>		
Gen Przeb Sin . UL2		[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Konfiguracja / Czas Poawaryjny / VT]
0.57Un	0.00Un ... 2.00Un	S.3
 <i>Wart_bezwzgl_skt_podst_nap_w fazie następcz_: faza L2</i>		
Gen Przeb Sin . UL3		[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Konfiguracja / Czas Poawaryjny / VT]
0.57Un	0.00Un ... 2.00Un	S.3
 <i>Wart_bezwzgl_skt_podst_nap_w fazie następcz_: faza L3</i>		
Gen Przeb Sin . 3U0		[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Konfiguracja / Czas Poawaryjny / VT]
0.0Un	0.00Un ... 2.00Un	S.3
 <i>Wart_bezwzgl_skt_podst_nap_w fazie następcz_: faza 3U0</i>		
Gen Przeb Sin . kąt fazowy UL1		[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Konfiguracja / Czas Poawaryjny / VT]
0°	-360° ... 360°	S.3
 <i>Poz_uruchomienia odpowiad_kątowi uruchom_fazora nap_w fazie następcz_: faza L1</i>		

Gen Przeb Sin . kąt fazowy UL2	[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Konfiguracja / Czas Poawaryjny / VT]
240°	-360° ... 360° S.3
 <i>Poz_uruchomienia odpowiad_kątowi uruchom_fazora nap_w fazie następcz_: faza L2</i>	

Gen Przeb Sin . kąt fazowy UL3	[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Konfiguracja / Czas Poawaryjny / VT]
120°	-360° ... 360° S.3
 <i>Poz_uruchomienia odpowiad_kątowi uruchom_fazora nap_w fazie następcz_: faza L3</i>	

Gen Przeb Sin . kąt fazowy 3U0 mierz	[Serwis / Tryb testu (Nieakt) / Gen Przeb Sin / Konfiguracja / Czas Poawaryjny / VT]
0°	-360° ... 360° S.3
 <i>Poz_uruchomienia odpowiad_kątowi uruchom_fazora nap_w fazie następcz_: faza 3U0</i>	

16 Listy wyboru

Stan Zapisu

Stan zapisu.

Lista wyboru dla następujących parametrów:

-  Rej zakł . Stan Zapisu

Stan Zapisu	Opis
Gotowy	<i>Gotowy</i>
Rejestratory	<i>Rejestratory</i>
Zapis pliku	<i>Sygnal: Zapis pliku</i>
Blk Wył	<i>Sygnal wyłączenia jest nadal aktywny - oczekiwanie na deaktywację sygnalu. Nowy zapis może zostać rozpoczęty tylko wtedy i tylko wtedy, gdy sygnal który wywołał poprzedni zapis został deaktywowany. Ma to zapobiec niekończącym się próbom zapisu.</i>

Błąd

Lista wyboru dla następujących parametrów:

-  Rej zakł . Kod błędu

Błąd	Opis
OK	<i>OK</i>
Błąd Zapisu	<i>Sygnal: Błąd zapisu do pamięci.</i>
Usuwanie-Błąd	<i>Sygnal: Błąd usuwania z pamięci.</i>
Błąd oblicz	<i>Błąd obliczeniowy</i>
Plik nie znalez	<i>Plik nieznalesiony</i>
Autonadpisanie wył	<i>Jeśli pamięć jest zapelniona, rejestracja zostaje zatrzymana.</i>

Stan

Lista wyboru dla następujących parametrów:

-  IEC 61850 . StanWydawcyGoose
-  IEC 61850 . StanSubskrGoose

-  IEC 61850 . StanSerweraMMS

Stan	Opis
Wył	Wył.
Wł	Wł.
Błąd	Błąd

Stan

Lista wyboru dla następujących parametrów:

-  Profibus . Stan Slave

Stan	Opis
Baud szukaj	<i>Brak połączenia z PROFIBUS-DP Master</i>
Baud znaleziono	<i>PROFIBUS DP Slave jest podłączony do magistrali. Slave nie został jeszcze zaadresowany przez urządzenie Master (i nie został jeszcze zaadresowany od ostatniej przerwy w połączeniu).</i>
PRM OK	<i>Slave został zaadresowany przez master, wiadomość ustawień została otrzymana i jest ok., wiadomość konfiguracji jest oczekiwana z Master.</i>
PRM REQ	<i>Slave nie jest dłużej zaadresowany przez master (zmodyfikowane ustawienia w obrębie master bez zatrzymania połączenia, master software jest wyłączony ale niższa warstwa PROFIBUS jest wciąż aktywna)</i>
PRM Błąd	<i>Błąd w wiadomości banku nastaw (np. Błędny numer identyfikacji PNO)</i>
CFG Błąd	<i>Błąd konfiguracyjny. Sparametryzowana w urządzeniu master liczba wejść/wyjść bajtów nie zgadza się z ustawionym urządzeniem slave.</i>
Wyczyść dane	<i>Master wysyła generalny rozkaz aby wyczyścić dane.</i>
Wymiana danych	<i>Master i Slave wymieniają dane.</i>

Szybkość transmisji

Lista wyboru dla następujących parametrów:

-  Profibus . Szybkość transmisji

Szybkość transmisji	Opis
12 Mb/s	<i>12 Mb/s</i>

Szybkość transmisji	Opis
6 Mb/s	6 Mb/s
3 Mb/s	3 Mb/s
1.5 Mb/s	1.5 Mb/s
0.5 Mb/s	0.5 Mb/s
187500 baud	187500 baud
93750 baud	93750 baud
45450 baud	45450 baud
19200 baud	19200 baud
9600 baud	9600 baud
.-	.-

PNO ID

Numer identyfikacyjny PNO. Numer identyfikacyjny GSD.

Lista wyboru dla następujących parametrów:

-  Profibus . PNO ID

PNO ID	Opis
0C50h	<i>PnodID dla pliku konfiguracji.</i>

Status konfig.

Status zdefiniowanej przez użytkownika konfiguracji systemu SCADA.\nMożliwe wartości:

Lista wyboru dla następujących parametrów:

-  Profibus . Status konfig.

Status konfig.	Opis
Zmiana	<i>Nowa konfiguracja systemu SCADA jest ładowana, ale nie jest jeszcze aktywna.</i>
OK	<i>Konfiguracja systemu SCADA jest aktywna.</i>
Konfig. niedost.	<i>Zdefiniowana przez użytkownika konfiguracja systemu SCADA nie jest dostępna (np. nie została załadowana do urządzenia).</i>

Status konfig.	Opis
Błąd	<i>Nieoczekiwany błąd. Skontaktuj się z działem serwisowym.</i>

Stan serwera

Stan serwera.



Lista wyboru dla następujących parametrów:

-  [SNTP . Używany serwer](#)

Stan serwera	Opis
Serwer1	<i>Używany serwer 1.</i>
Serwer2	<i>Używany serwer 2.</i>
Brak	<i>Nie jest używany żaden serwer.</i>

Stan

Lista wyboru dla następujących parametrów:



-  [SNTP . JakoSerw](#)
-  [SNTP . PołSieć](#)





Stan	Opis
DOBRY	<i>DOBRY</i>
WYSTARCZAJĄCY	<i>WYSTARCZAJĄCY</i>
ZŁY	<i>ZŁY</i>
„-”	<i>BRAK POŁĄCZENIA</i>

Tryb

ogólny tryb pracy

Lista wyboru dla następujących parametrów:

-  [Wejścia X1 . Negacja Wej 1](#)
-  [Wyjścia X2 . Podtrzymanie](#)

-  Wyjścia X2 . Negacja
-  Wyjścia X2 . Negacja 1
-  Wyjścia X2 . Podtrzymanie
-  Wyjścia X2 . Negacja
- [...]

Tryb	Opis
Nieaktywny	<i>nieaktywny</i>
Aktywny	<i>aktywny</i>

Prawda lub fałsz

Lista wyboru dla następujących parametrów:



-  Rej zakł . Ręczne wyzwalenie
-  SSV . Potw Diod LED System

Prawda lub fałsz	Opis
Fałsz	<i>Fałsz</i>
Prawda	<i>Prawda</i>

Typ def. hasła

Typ definicji hasła. Wartość ta jest bezpośrednio związana z poziomem bezpieczeństwa dostępu do urządzenia.

Lista wyboru dla następujących parametrów:

-  Sys . Hasło poł. USB
-  Sys . Hasło zdal. poł. sieciowego

Typ def. hasła	Opis
wyłączone	<i>Hasło zostało wyłączone.</i>
domyślne	<i>Hasło jest identyczne z domyślnym, ustawionym fabrycznie, tj. nie zostało zmienione przez użytkownika. (Jednakże w przypadku urządzeń z wyłączonym hasłem domyślnym wyświetlany jest typ hasła „wyłączone”, a nie „domyślne”).</i>

Typ def. hasła	Opis
zdef. przez użytka.	<i>Hasło zostało zdefiniowane przez użytkownika. Zapewnia ono najwyższy poziom bezpieczeństwa dostępu do urządzenia.</i>

Certyfikat TLS

Typ certyfikatu używanego przez urządzenie do komunikacji szyfrowanej. Wartość ta jest bezpośrednio związana z poziomem bezpieczeństwa komunikacji.

Lista wyboru dla następujących parametrów:




-  Sys . Certyfikat TLS

Certyfikat TLS	Opis
Specyficzny dla urządzenia	<i>Urządzenie korzysta z certyfikatu specyficznego dla urządzenia do komunikacji szyfrowanej. Zapewnia on najwyższy poziom bezpieczeństwa komunikacji.</i>
Podstawowy	<i>Urządzenie korzysta z certyfikatu podstawowego do komunikacji szyfrowanej. W porównaniu z certyfikatem specyficznym dla urządzenia oznacza to niewielkie obniżenie poziomu bezpieczeństwa.</i>
Uszkodzony	<i>Certyfikat szyfrowanej komunikacji jest uszkodzony, w związku z czym nie można go użyć.</i>

Upraw Łączenia

Uprawnienia łączenia

Lista wyboru dla następujących parametrów:

-  Sterowanie . Upraw Łączenia
-  Sterowanie . Upraw Łączenia
-  Sterowanie . Upraw Łączenia

Upraw Łączenia	Opis
Brak	<i>Brak</i>
Lokalne	<i>Lokalne</i>
Zdalne	<i>Zdalne</i>
Lokalne i zdalne	<i>Lokalne i zdalne</i>

Konfig. resetu urządzenia

Po naciśnięciu przycisku „C” w trakcie zimnego rozruchu urządzenia na ekranie zostaje wyświetlone okno dialogowe generalnego resetu. Należy wybrać, które opcje będą dostępne w tym oknie dialogowym.

Lista wyboru dla następujących parametrów:

-  Panel przedni . Konfig. resetu urządzenia
-  Panel przedni . Konfig. resetu urządzenia
-  Panel przedni . Konfig. resetu urządzenia
-  Panel przedni . Konfig. resetu urządzenia

Konfig. resetu urządzenia	Opis
„Ust.fabr.”, „Res. has.”	Dostępne będą dwie opcje resetu: - "Reset do ustawień fabrycznych", - "Reset haseł".
Tylko „Ust. fabryczne”	Dostępna będzie tylko jedna opcja resetu: - „Reset do ustawień fabrycznych”. <i>PRZESTROGA: jeśli po wybraniu tej opcji hasło zostanie utracone, jedynym sposobem na odzyskanie kontroli będzie przywrócenie ustawień fabrycznych urządzenia zabezpieczającego.</i>
Dezakt. resetu	Opcje resetu zostaną zdezaktywowane. <i>PRZESTROGA: jeśli po wybraniu tej opcji hasło zostanie utracone, niezbędne będzie odesłanie urządzenia do producenta w ramach zgłoszenia serwisowego.</i>

Wybór Modułów

Wybór modułów i ich właściwości, składających się na zabezpieczenie.

Lista wyboru dla następujących parametrów:

-  U[1] . Tryb

Wybór Modułów	Opis
„-”	<i>nie używaj</i>
Próg U>	<i>Próg U></i>

Wybór Modułów	Opis
Próg U<	Wartość progu pobudzenia

Wybór Modułów

Wybór modułów i ich właściwości, składających się na zabezpieczenie.

Lista wyboru dla następujących parametrów:

-  df/dt . Tryb

Wybór Modułów	Opis
„-”	nie używaj
użyj	użyj

Wybór Modułów

Wybór modułów i ich właściwości, składających się na zabezpieczenie.

Lista wyboru dla następujących parametrów:

-  Delta phi . Tryb

Wybór Modułów	Opis
„-”	nie używaj
użyj	użyj

Wybór Modułów

Wybór modułów i ich właściwości, składających się na zabezpieczenie.

Lista wyboru dla następujących parametrów:

-  Wył. Zdalne . Tryb

Wybór Modułów	Opis
„-”	nie używaj
użyj	użyj

Wybór Modułów

Wybór modułów i ich właściwości, składających się na zabezpieczenie.

Lista wyboru dla następujących parametrów:

-  LVRT[1] . Tryb

Wybór Modułów	Opis
„-”	<i>nie używaj</i>
użyj	<i>użyj</i>

Wybór Modułów

Wybór modułów i ich właściwości, składających się na zabezpieczenie.




Lista wyboru dla następujących parametrów:

-  3U0[1] . Tryb

Wybór Modułów	Opis
„-”	<i>nie używaj</i>
Próg U>	<i>Próg U></i>
Próg U<	<i>Wartość progu pobudzenia</i>

tak/nie

Lista wyboru dla następujących parametrów:

-  Sys . Restart
-  3U0[1] . Tylko nadzór
-  Sys . Restart

tak/nie	Opis
nie	<i>nie</i>
tak	<i>tak</i>

Wybór Modułów

Wybór modułów i ich właściwości, składających się na zabezpieczenie.

Lista wyboru dla następujących parametrów:

-  U012[1] . Tryb

Wybór Modułów	Opis
„-”	<i>nie używaj</i>
Próg U1>	<i>Próg nadnapięciowy dla składowej zgodnej.</i>
Próg U1<	<i>Próg podnapięciowy dla składowej zgodnej.</i>
Próg U2>	<i>Próg definiuje minimalną wartość napięcia składowej zgodnej U1 lub składowej przeciwnej U2 dla działania funkcji ANSI nr 47, co zapewnia podstawę do działania stopni asymetrii napięć.</i>

Wybór Modułów

Wybór modułów i ich właściwości, składających się na zabezpieczenie.

Lista wyboru dla następujących parametrów:

-  f[1] . Tryb

Wybór Modułów	Opis
„-”	<i>nie używaj</i>
Próg f<	<i>Podczęstotliwość</i>
Próg f>	<i>Nadczęstotliwość.</i>
Próg f< i df/dt	<i>Próg dla podczęstotliwości i (bezzwłocznej) szybkości zmiany częstotliwości.</i>
Próg f> i df/dt	<i>Próg dla nadczęstotliwości i (bezzwłocznej) szybkości zmiany częstotliwości.</i>
Próg f< i DF/DT	<i>Próg dla podczęstotliwości i (średniej) szybkości zmiany częstotliwości.</i>
Próg f> i DF/DT	<i>Próg dla nadczęstotliwości i (średniej) szybkości zmiany częstotliwości.</i>
df/dt	<i>Wartość mierzona (obliczona): Szybkość zmiany częstotliwości.</i>
Utrata Synchron	<i>Wartość mierzona (obliczona): utrata synchronizmu.</i>

Tryb

ogólny tryb pracy

Lista wyboru dla następujących parametrów:

-  PonZał[1] . Tryb

Tryb	Opis
„-”	<i>nie używaj</i>
użyj	<i>użyj</i>

Tryb

ogólny tryb pracy

Lista wyboru dla następujących parametrów:

-  Sync . Tryb

Tryb	Opis
„-”	<i>nie używaj</i>
użyj	<i>użyj</i>

Wybór Modułów

Wybór modułów i ich właściwości, składających się na zabezpieczenie.

Lista wyboru dla następujących parametrów:

-  Exp[1] . Tryb

Wybór Modułów	Opis
„-”	<i>nie używaj</i>
użyj	<i>użyj</i>

Wybór Modułów

Wybór modułów i ich właściwości, składających się na zabezpieczenie.

Lista wyboru dla następujących parametrów:

-  LRW . Tryb

Wybór Modułów	Opis
„-”	<i>nie używaj</i>
użyj	<i>użyj</i>

Wybór Modułów

Wybór modułów i ich właściwości, składających się na zabezpieczenie.

Lista wyboru dla następujących parametrów:

-  Ciągł Wył . Tryb

Wybór Modułów	Opis
„-”	<i>nie używaj</i>
użyj	<i>użyj</i>

Wybór Modułów

Wybór modułów i ich właściwości, składających się na zabezpieczenie.

Lista wyboru dla następujących parametrów:

-  Przkł U . Tryb

Wybór Modułów	Opis
„-”	<i>nie używaj</i>
użyj	<i>użyj</i>

Tryb

ogólny tryb pracy

Lista wyboru dla następujących parametrów:

-  SysAl . Tryb

Tryb	Opis
„-”	<i>nie używaj</i>
użyj	<i>użyj</i>

Stosowany protokół

Używany protokół SCADA

Lista wyboru dla następujących parametrów:

-  [Scada . Protokół](#)

Stosowany protokół	Opis
„-”	<i>nie używaj</i>
Modbus RTU	<i>Protokół Modbus RTU</i>
Modbus TCP	<i>Protokół Modbus TCP</i>
Modbus TCP/RTU	<i>Protokół Modbus TCP/RTU</i>
DNP3 RTU	<i>Protokół DNP RTU</i>
DNP3 TCP	<i>Protokół DNP TCP</i>
DNP3 UDP	<i>Protokół DNP UDP</i>
IEC 60870-5-103	<i>Protokół IEC 60870-5-103</i>
IEC 60870-5-104	<i>Protokół IEC 60870-5-104</i>
IEC 61850	<i>IEC 61850 — komunikacja</i>
Profibus	<i>Moduł Profibus</i>

Tryb

ogólny tryb pracy

Lista wyboru dla następujących parametrów:

-  [IRIG-B . Tryb](#)

Tryb	Opis
„-”	<i>nie używaj</i>
użyj	<i>użyj</i>

Tryb

ogólny tryb pracy

Lista wyboru dla następujących parametrów:

-  SNTP . Tryb

Tryb	Opis
„-”	<i>nie używaj</i>
użyj	<i>użyj</i>

Liczba RL

Liczba wymaganych równań logicznych:

Lista wyboru dla następujących parametrów:

-  Logika . Liczba RL

Liczba RL	Opis
0	0
5	5
10	10
20	20
40	40
80	80

Tryb

ogólny tryb pracy

Lista wyboru dla następujących parametrów:

-  Gen Przeb Sin . Tryb

Tryb	Opis
„-”	<i>nie używaj</i>

Tryb	Opis
użyj	użyj

Skalowanie

Wyświetlaj wartości mierzone jako pierwotne, wtórne lub w wielokrotnościach wartości nominalnych (p. u., ang: per unit).

Lista wyboru dla następujących parametrów:

-  Sys . Skalowanie

Skalowanie	Opis
Wartości nominalne	Wartości nominalne
Wartości pierwotne	Wartości pierwotne
Wartości wtórne	Wartości wtórne

Napięcie nominalne

Napięcie nominalne wejść cyfrowych

Lista wyboru dla następujących parametrów:

-  Wejścia X1 . Napięcie nominalne

Napięcie nominalne	Opis
24 VDC	24 VDC
48 VDC	48 VDC
60 VDC	60 VDC
110 VDC	110 VDC
230 VDC	230 VDC
110 VAC	110 VAC
230 VAC	230 VAC

Elimin drgań styków

Aby uniknąć błędnej interpretacji sygnałów przejściowych, zmiana stanu wejść dwustanowych będzie uwzględniona przez urządzenie tylko, jeśli minął czas zaniku drgań zestyków.






Lista wyboru dla następujących parametrów:

-  Wejścia X1 . Elimin drgań styków 1

Elimin drgań styków	Opis
Bez czasu zaniku drgań	<i>Bez czasu zaniku drgań zestyków</i>
20 ms	<i>20 ms</i>
50 ms	<i>50 ms</i>
100 ms	<i>100 ms</i>

Tryby pracy (1...n)

Lista wyboru dla następujących parametrów:



-  Wyjścia X2 . Tryb pracy
-  Wyjścia X2 . Tryb pracy
-  Wyjścia X2 . Tryb pracy
-  Wyjścia X2 . Tryb pracy
-  Wyjścia X2 . Tryb pracy





Tryby pracy (1...n)	Opis
Normalnie otwarty (NO)	<i>Przełącznik działa na zasadzie styku normalnie otwartego.</i>
Normalnie zamknięty (NC)	<i>Przełącznik działa na zasadzie styku normalnie zamkniętego.</i>

1..n, lista przypisań

Przypisanie

Lista wyboru dla następujących parametrów:

-  Wyjścia X2 . Zerowanie
-  Wyjścia X2 . Przypisanie 1

-  Wyjścia X2 . Przypisanie 2
-  Wyjścia X2 . Zerowanie
-  Wyjścia X2 . Przypisanie 1
-  Wyjścia X2 . Przypisanie 2
- [...]

1..n, lista przypisań	Opis
„-”	<i>Nie przypisano</i>
Zab . Czynne	<i>Sygnal: Zabezpieczenie funkcjonuje.</i>
Zab . Aktywny	<i>Sygnal: Aktywny</i>
Zab . ZewBlk	<i>Sygnal: Zewnętrzne blokowanie.</i>
Zab . Blk KmdWył	<i>Sygnal: Komenda wyłącz zablokowana.</i>
Zab . ZewBlk KmdWył	<i>Sygnal: Zewnętrzne blokowanie komendy wyłącz.</i>
Zab . Pobudzenie L1	<i>Sygnal: Pobudzenie fazy L1.</i>
Zab . Pobudzenie L2	<i>Sygnal: Pobudzenie fazy L2.</i>
Zab . Pobudzenie L3	<i>Sygnal: Pobudzenie fazy L3.</i>
Zab . Pobudzenie E	<i>Sygnal: Pobudzenie fazy E.</i>
Zab . Pobudzenie	<i>Sygnal: Pobudzenie.</i>
Zab . Wyłącz L1	<i>Sygnal: Wyłącz faza L1.</i>
Zab . Wyłącz L2	<i>Sygnal: Wyłącz faza L2.</i>
Zab . Wyłącz L3	<i>Sygnal: Wyłącz faza L3.</i>
Zab . Wyłącz E	<i>Sygnal: Wyłącz od zwarcia doziemnego.</i>
Zab . Wyłącz	<i>Sygnal: Ogólne wyłącz.</i>
Zab . Kas.licz.zw.i licz.zw.w sieci	<i>Sygnal: kasowanie liczby zwarć i liczby zwarć w sieci.</i>
Zab . ZewBlk1-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
Zab . ZewBlk2-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
Zab . ZewBlk KmdWył- We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>
VT . Niepr. kol. faz	<i>Sygnal, że urządzenie wykryło kolejność faz (L1-L2-L3 / L1-L3-L2) różniącą się od ustawionej w menu [Ustawienia polowe / Ustawienia ogólne] „Kolejność faz”.</i>
Sterowanie . Lokalne	<i>Uprawnienie przełączania: Lokalne</i>
Sterowanie . Zdalne	<i>Uprawnienie przełączania: Zdalne</i>
Sterowanie . Brak Interl.	<i>Interlocking wyłączony</i>

1..n, lista przypisań	Opis
Sterowanie . Łącz. st. niu.	<i>(Co najmniej jedna) rozdzielnica jest w ruchu (nie można ustalić położenia).</i>
Sterowanie . Łącz. Zaktóc.	<i>(Co najmniej jedna) rozdzielnica jest w położeniu zakłóconym.</i>
Sterowanie . Brak Interl.-We	<i>Interlocking wyłączony</i>
Łącznik[1] . Poj Zestyk Wskazn	<i>Sygnal: Położenie wyłącznika jest wykrywane przez jeden pomocniczy styk. Z tego powodu nie można wykryć położenia nieokreślonego i zakłóconego.</i>
Łącznik[1] . Położ nie ZAŁ	<i>Sygnal: Położ nie ZAŁ</i>
Łącznik[1] . Położ ZAŁ	<i>Sygnal: Wyłącznik jest w położeniu ZAŁ.</i>
Łącznik[1] . Położ WYŁ	<i>Sygnal: Wyłącznik jest w pozycji WYŁ.</i>
Łącznik[1] . Położ Nieokr	<i>Sygnal: Wyłącznik w trakcie łączenia.</i>
Łącznik[1] . Położ Zaburz	<i>Sygnal: Błąd pozycji wyłącznika - Niejasna pozycja wyłącznika. Sygnalizacja położenia wyłącznika informuje jednocześnie że wyłącznik jest w pozycji ZAŁ i WYŁ. Po upływie czasu nadzoru sygnał zostanie uznany za prawdziwy.</i>
Łącznik[1] . Wył Gotowy	<i>Sygnal: Wyłącznik jest gotowy do pracy.</i>
Łącznik[1] . Czas Ustalania	<i>Sygnal: Czas ustalania</i>
Łącznik[1] . Wymont	<i>Sygnal: Wyjmowalny wyłącznik został usunięty</i>
Łącznik[1] . Blokada międz ZAŁ	<i>Sygnal: Co najmniej jedno wejście blokady międzypolowej ZAŁĄCZ jest aktywne.</i>
Łącznik[1] . Blokada międz WYŁ	<i>Sygnal: Co najmniej jedno wejście blokady międzypolowej WYŁĄCZ jest aktywne.</i>
Łącznik[1] . NWP Pomyślny	<i>Sygnal: Nadzór wykonywania poleceń: Polecenie łączenia wykonane z powodzeniem.</i>
Łącznik[1] . NWP Zaktócony	<i>Sygnal: Nadzór wykonywania poleceń: Niepowodzenie polecenia łączenia. Łącznik w położeniu zakłóconym.</i>
Łącznik[1] . NWP Błąd PolecWył	<i>Sygnal: Nadzór wykonywania poleceń: Polecenie wyłączenia nie zostało wykonane.</i>
Łącznik[1] . NWP kier. łączenia	<i>Sygnal: Nadzór wykonywania poleceń-odpowiednie sterowanie kierunkiem łączenia: Ten sygnał uzyskuje wartość prawda, jeśli zostało wydane polecenie łączenia, mimo że łącznik znajduje się już w żądanej pozycji. Przykład: Łącznik, który jest już WYŁĄCZONY, jest łączony do położenia WYŁĄCZ (drugi raz). To samo dotyczy poleceń ZAMKNIĘCIA.</i>
Łącznik[1] . NWP ZAŁ gdy Pol WYŁ	<i>Sygnal: Nadzór wykonywania poleceń: Polecenie załącz w czasie oczekującego polecenia WYŁĄCZ.</i>

1..n, lista przypisań	Opis
Łącznik[1] . NWP Gotow WYŁ	Sygnal: Nadzór wykonywania poleceń: Łącznik nie jest gotowy.
Łącznik[1] . NWP Blk Międzypol	Sygnal: Nadzór wykonywania poleceń: Polecenie łączenia nie zostało wykonane z powodu blokady międzypolowej.
Łącznik[1] . NWP Tout Czas Sync	Sygnal: Nadzór wykonywania poleceń: Polecenie łączenia nie zostało wykonane. Brak sygnału synchronizacji podczas działania synchronizacji czasu t-sync.
Łącznik[1] . NWP anulo. łącz.	Sygnal: Nadzór Wykonywania polecenia: Niepowodzenie polecenia przełączenia, anulowano łączenie
Łącznik[1] . ZAŁ z Zabezp	Sygnal: Polecenie ZAŁĄCZ wydane przez moduł zabezpieczeniowy.
Łącznik[1] . KmdWył	Sygnal: Komenda wyłącz.
Łącznik[1] . Zeruj KmdWył	Sygnal: Zerowanie komendy wyłączania.
Łącznik[1] . ZAŁ i ZAŁ z Zabezp	Sygnal: Polecenie ZAŁĄCZ, obejmuje polecenie ZAŁĄCZ wydane przez moduł zabezpieczeniowy.
Łącznik[1] . WYŁ i WYŁ od zabezp	Sygnal: Polecenie WYŁĄCZ obejmuje polecenie WYŁĄCZENIA wydane przez moduł zabezpieczeniowy.
Łącznik[1] . Wsk Położ Ręcznie	Sygnal: Fałszowanie wskaźników położenia łączników.
Łącznik[1] . Zuż Spowal Łącznik	Sygnal: Alarm, zmniejsza się szybkość działania łącznika.
Łącznik[1] . Zer Zwol Łącz Alarm	Sygnal: Resetowanie alarmu spowolnienia łącznika.
Łącznik[1] . Polec ZAŁ	Sygnal: Polecenie ZAŁĄCZENIA wydane do rozdzielnicy. W zależności od ustawienia sygnał może zawierać polecenie ZAŁĄCZENIA od modułu zabezpieczeniowego.
Łącznik[1] . Polec WYŁ	Sygnal: Polecenie WYŁĄCZENIA wydane do rozdzielnicy. W zależności od ustawienia sygnał może zawierać polecenie WYŁĄCZENIA modułu zabezpieczeniowego.
Łącznik[1] . Polec ZAŁ Ręczn	Sygnal: Ręczne polecenie WŁĄCZENIA
Łącznik[1] . Polec WYŁ Ręczn	Sygnal: Ręczne polecenie WYŁĄCZENIA
Łącznik[1] . Żąd Synchr ZAŁ	Sygnal: Żądanie synchronicznego ZAŁĄCZENIA
Łącznik[1] . Położ ZAŁ-We	Stan wejścia modułu: Sygnalizacja położenia wyłącznika (styki pomocnicze wyłącznika (52a))
Łącznik[1] . Położ WYŁ-We	Stan modułu wejściowego: Sygnalizacja położenia wyłącznika (styki pomocnicze wyłącznika (52b)).
Łącznik[1] . Wył Gotowy-We	Stan modułu wejściowego: Wyłącznik gotowy.

1..n, lista przypisań	Opis
Łącznik[1] . Sys Zsynchr-We	Stan wejścia modułu: Ten sygnał musi uzyskać wartość logicznego 1 w czasie synchronizacji. Jeśli nie, łączenie kończy się niepowodzeniem.
Łącznik[1] . Wymont-We	Stan wejścia modułu: Wyjmowalny wyłącznik został usunięty
Łącznik[1] . Zeruj KmdWył-We	Stan wejścia modułu: Sygnał potwierdzenia (polecenia wyzwolenia) - sygnał wejściowy modułu
Łącznik[1] . Blokada ZAŁ1-We	Stan wejścia modułu: Blokada międzypolowa polecenia ZAŁĄCZ.
Łącznik[1] . Blokada ZAŁ2-We	Stan wejścia modułu: Blokada międzypolowa polecenia ZAŁĄCZ.
Łącznik[1] . Blokada ZAŁ3-We	Stan wejścia modułu: Blokada międzypolowa polecenia ZAŁĄCZ.
Łącznik[1] . Blokada WYŁ1-We	Stan wejścia modułu: Blokowanie międzypolowe polecenia WYŁĄCZ.
Łącznik[1] . Blokada WYŁ2-We	Stan wejścia modułu: Blokowanie międzypolowe polecenia WYŁĄCZ.
Łącznik[1] . Blokada WYŁ3-We	Stan wejścia modułu: Blokowanie międzypolowe polecenia WYŁĄCZ.
Łącznik[1] . Kmd ZAŁ-We	Stan wejścia modułu: Polecenie łączenia ZAŁĄCZ, np. stan logiki lub stan wejścia cyfrowego
Łącznik[1] . Kmd WYŁ-We	Stan wejścia modułu: Polecenie łączenia WYŁĄCZ, np. stan logiki lub stan wejścia cyfrowego
Łącznik[1] . Alarm	Sygnał: zbyt duża liczba operacji. (Licznik operacji „KomWyzw Licz” przekroczył limit ustawiony w parametrze „Alarm operacji”).
Łącznik[1] . Rst Licz KmdWył	Sygnał: reset licznika: łączna liczba wszystkich wyzwoleń rozdzielnic
U[1] . Aktywny	Sygnał: Aktywny
U[1] . ZewBlk	Sygnał: Zewnętrzne blokowanie.
U[1] . Blk KmdWył	Sygnał: Komenda wyłącz zablokowana.
U[1] . ZewBlk KmdWył	Sygnał: Zewnętrzne blokowanie komendy wyłącz.
U[1] . Pobudzenie L1	Sygnał: Pobudzenie fazy L1.
U[1] . Pobudzenie L2	Sygnał: Pobudzenie fazy L2.
U[1] . Pobudzenie L3	Sygnał: Pobudzenie fazy L3.
U[1] . Pobudzenie	Sygnał: Pobudzenie.
U[1] . Wyłącz L1	Sygnał: Wyłącz fazę L1.
U[1] . Wyłącz L2	Sygnał: Wyłącz fazę L2.
U[1] . Wyłącz L3	Sygnał: Wyłącz fazę L3.
U[1] . Wyłącz	Sygnał: Wyłącz.

1..n, lista przypisań	Opis
U[1] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
U[1] . ZewBlk1-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
U[1] . ZewBlk2-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
U[1] . ZewBlk KmdWył-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>
U[2] . Aktywny	<i>Sygnal: Aktywny</i>
U[2] . ZewBlk	<i>Sygnal: Zewnętrzne blokowanie.</i>
U[2] . Blk KmdWył	<i>Sygnal: Komenda wyłącz zablokowana.</i>
U[2] . ZewBlk KmdWył	<i>Sygnal: Zewnętrzne blokowanie komendy wyłącz.</i>
U[2] . Pobudzenie L1	<i>Sygnal: Pobudzenie fazy L1.</i>
U[2] . Pobudzenie L3	<i>Sygnal: Pobudzenie fazy L2.</i>
U[2] . Pobudzenie L3	<i>Sygnal: Pobudzenie fazy L3.</i>
U[2] . Pobudzenie	<i>Sygnal: Pobudzenie.</i>
U[2] . Wyłącz L1	<i>Sygnal: Wyłącz fazę L1.</i>
U[2] . Wyłącz L2	<i>Sygnal: Wyłącz fazę L2.</i>
U[2] . Wyłącz L3	<i>Sygnal: Wyłącz fazę L3.</i>
U[2] . Wyłącz	<i>Sygnal: Wyłącz.</i>
U[2] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
U[2] . ZewBlk1-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
U[2] . ZewBlk2-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
U[2] . ZewBlk KmdWył-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>
U[3] . Aktywny	<i>Sygnal: Aktywny</i>
U[3] . ZewBlk	<i>Sygnal: Zewnętrzne blokowanie.</i>
U[3] . Blk KmdWył	<i>Sygnal: Komenda wyłącz zablokowana.</i>
U[3] . ZewBlk KmdWył	<i>Sygnal: Zewnętrzne blokowanie komendy wyłącz.</i>
U[3] . Pobudzenie L1	<i>Sygnal: Pobudzenie fazy L1.</i>
U[3] . Pobudzenie L3	<i>Sygnal: Pobudzenie fazy L2.</i>
U[3] . Pobudzenie L3	<i>Sygnal: Pobudzenie fazy L3.</i>
U[3] . Pobudzenie	<i>Sygnal: Pobudzenie.</i>
U[3] . Wyłącz L1	<i>Sygnal: Wyłącz fazę L1.</i>
U[3] . Wyłącz L2	<i>Sygnal: Wyłącz fazę L2.</i>
U[3] . Wyłącz L3	<i>Sygnal: Wyłącz fazę L3.</i>

1..n, lista przypisań	Opis
U[3] . Wyłącz	<i>Sygnal: Wyłącz.</i>
U[3] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
U[3] . ZewBlk1-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
U[3] . ZewBlk2-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
U[3] . ZewBlk KmdWył-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>
U[4] . Aktywny	<i>Sygnal: Aktywny</i>
U[4] . ZewBlk	<i>Sygnal: Zewnętrzne blokowanie.</i>
U[4] . Blk KmdWył	<i>Sygnal: Komenda wyłącz zablokowana.</i>
U[4] . ZewBlk KmdWył	<i>Sygnal: Zewnętrzne blokowanie komendy wyłącz.</i>
U[4] . Pobudzenie L1	<i>Sygnal: Pobudzenie fazy L1.</i>
U[4] . Pobudzenie L3	<i>Sygnal: Pobudzenie fazy L2.</i>
U[4] . Pobudzenie L3	<i>Sygnal: Pobudzenie fazy L3.</i>
U[4] . Pobudzenie	<i>Sygnal: Pobudzenie.</i>
U[4] . Wyłącz L1	<i>Sygnal: Wyłącz fazę L1.</i>
U[4] . Wyłącz L2	<i>Sygnal: Wyłącz fazę L2.</i>
U[4] . Wyłącz L3	<i>Sygnal: Wyłącz fazę L3.</i>
U[4] . Wyłącz	<i>Sygnal: Wyłącz.</i>
U[4] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
U[4] . ZewBlk1-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
U[4] . ZewBlk2-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
U[4] . ZewBlk KmdWył-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>
U[5] . Aktywny	<i>Sygnal: Aktywny</i>
U[5] . ZewBlk	<i>Sygnal: Zewnętrzne blokowanie.</i>
U[5] . Blk KmdWył	<i>Sygnal: Komenda wyłącz zablokowana.</i>
U[5] . ZewBlk KmdWył	<i>Sygnal: Zewnętrzne blokowanie komendy wyłącz.</i>
U[5] . Pobudzenie L1	<i>Sygnal: Pobudzenie fazy L1.</i>
U[5] . Pobudzenie L3	<i>Sygnal: Pobudzenie fazy L2.</i>
U[5] . Pobudzenie L3	<i>Sygnal: Pobudzenie fazy L3.</i>
U[5] . Pobudzenie	<i>Sygnal: Pobudzenie.</i>
U[5] . Wyłącz L1	<i>Sygnal: Wyłącz fazę L1.</i>
U[5] . Wyłącz L2	<i>Sygnal: Wyłącz fazę L2.</i>

1..n, lista przypisań	Opis
U[5] . Wyłącz L3	<i>Sygnal: Wyłącz fazę L3.</i>
U[5] . Wyłącz	<i>Sygnal: Wyłącz.</i>
U[5] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
U[5] . ZewBlk1-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
U[5] . ZewBlk2-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
U[5] . ZewBlk KmdWył-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>
U[6] . Aktywny	<i>Sygnal: Aktywny</i>
U[6] . ZewBlk	<i>Sygnal: Zewnętrzne blokowanie.</i>
U[6] . Blk KmdWył	<i>Sygnal: Komenda wyłącz zablokowana.</i>
U[6] . ZewBlk KmdWył	<i>Sygnal: Zewnętrzne blokowanie komendy wyłącz.</i>
U[6] . Pobudzenie L1	<i>Sygnal: Pobudzenie fazy L1.</i>
U[6] . Pobudzenie L3	<i>Sygnal: Pobudzenie fazy L2.</i>
U[6] . Pobudzenie L3	<i>Sygnal: Pobudzenie fazy L3.</i>
U[6] . Pobudzenie	<i>Sygnal: Pobudzenie.</i>
U[6] . Wyłącz L1	<i>Sygnal: Wyłącz fazę L1.</i>
U[6] . Wyłącz L2	<i>Sygnal: Wyłącz fazę L2.</i>
U[6] . Wyłącz L3	<i>Sygnal: Wyłącz fazę L3.</i>
U[6] . Wyłącz	<i>Sygnal: Wyłącz.</i>
U[6] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
U[6] . ZewBlk1-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
U[6] . ZewBlk2-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
U[6] . ZewBlk KmdWył-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>
df/dt . Aktywny	<i>Sygnal: Aktywny</i>
df/dt . ZewBlk	<i>Sygnal: Zewnętrzne blokowanie.</i>
df/dt . Blk Od U<	<i>Sygnal: Moduł blokowany przez pod napięcie</i>
df/dt . Blk KmdWył	<i>Sygnal: Komenda wyłącz zablokowana.</i>
df/dt . ZewBlk KmdWył	<i>Sygnal: Zewnętrzne blokowanie komendy wyłącz.</i>
df/dt . Pobudzenie	<i>Sygnal: Pobudzenie.</i>
df/dt . Wyłącz	<i>Sygnal: Wyłącz.</i>
df/dt . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
df/dt . ZewBlk1-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>

1..n, lista przypisań	Opis
df/dt . ZewBlk2-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
df/dt . ZewBlk KmdWył-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>
Delta phi . Aktywny	<i>Sygnal: Aktywny</i>
Delta phi . ZewBlk	<i>Sygnal: Zewnętrzne blokowanie.</i>
Delta phi . Blk Od U<	<i>Sygnal: Moduł blokowany przez pod napięcie</i>
Delta phi . Blk KmdWył	<i>Sygnal: Komenda wyłącz zablokowana.</i>
Delta phi . ZewBlk KmdWył	<i>Sygnal: Zewnętrzne blokowanie komendy wyłącz.</i>
Delta phi . Pobudzenie	<i>Sygnal: Pobudzenie.</i>
Delta phi . Wyłącz	<i>Sygnal: Wyłącz.</i>
Delta phi . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
Delta phi . ZewBlk1-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
Delta phi . ZewBlk2-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
Delta phi . ZewBlk KmdWył-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>
Wył. Zdalne . Aktywny	<i>Sygnal: Aktywny</i>
Wył. Zdalne . ZewBlk	<i>Sygnal: Zewnętrzne blokowanie.</i>
Wył. Zdalne . Blk KmdWył	<i>Sygnal: Komenda wyłącz zablokowana.</i>
Wył. Zdalne . ZewBlk KmdWył	<i>Sygnal: Zewnętrzne blokowanie komendy wyłącz.</i>
Wył. Zdalne . Pobudzenie	<i>Sygnal: Pobudzenie</i>
Wył. Zdalne . Wyłącz	<i>Sygnal: Wyłącz</i>
Wył. Zdalne . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
Wył. Zdalne . ZewBlk1-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
Wył. Zdalne . ZewBlk2-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
Wył. Zdalne . ZewBlk KmdWył-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>
Wył. Zdalne . Pobudzenie-We	<i>Stan wejścia modułu: Pobudzenie</i>
Wył. Zdalne . Wyłącz-We	<i>Stan wejścia modułu: Wyłącz</i>
LVRT[1] . Aktywny	<i>Sygnal: Aktywny</i>

1..n, lista przypisań	Opis
LVRT[1] . ZewBlk	<i>Sygnal: Zewnętrzne blokowanie.</i>
LVRT[1] . Blk KmdWył	<i>Sygnal: Komenda wyłącz zablokowana.</i>
LVRT[1] . ZewBlk KmdWył	<i>Sygnal: Zewnętrzne blokowanie komendy wyłącz.</i>
LVRT[1] . Pobudzenie L1	<i>Sygnal: Pobudzenie fazy L1.</i>
LVRT[1] . Pobudzenie L3	<i>Sygnal: Pobudzenie fazy L2.</i>
LVRT[1] . Pobudzenie L3	<i>Sygnal: Pobudzenie fazy L3.</i>
LVRT[1] . Pobudzenie	<i>Sygnal: Pobudzenie.</i>
LVRT[1] . Wyłącz L1	<i>Sygnal: Wyłącz fazę L1.</i>
LVRT[1] . Wyłącz L2	<i>Sygnal: Wyłącz fazę L2.</i>
LVRT[1] . Wyłącz L3	<i>Sygnal: Wyłącz fazę L3.</i>
LVRT[1] . Wyłącz	<i>Sygnal: Wyłącz.</i>
LVRT[1] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
LVRT[1] . w trakcie t-LVRT	<i>Sygnal: w trakcie t-LVRT</i>
LVRT[1] . ZewBlk1-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
LVRT[1] . ZewBlk2-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
LVRT[1] . ZewBlk KmdWył-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>
LVRT[2] . Aktywny	<i>Sygnal: Aktywny</i>
LVRT[2] . ZewBlk	<i>Sygnal: Zewnętrzne blokowanie.</i>
LVRT[2] . Blk KmdWył	<i>Sygnal: Komenda wyłącz zablokowana.</i>
LVRT[2] . ZewBlk KmdWył	<i>Sygnal: Zewnętrzne blokowanie komendy wyłącz.</i>
LVRT[2] . Pobudzenie L1	<i>Sygnal: Pobudzenie fazy L1.</i>
LVRT[2] . Pobudzenie L3	<i>Sygnal: Pobudzenie fazy L2.</i>
LVRT[2] . Pobudzenie L3	<i>Sygnal: Pobudzenie fazy L3.</i>
LVRT[2] . Pobudzenie	<i>Sygnal: Pobudzenie.</i>
LVRT[2] . Wyłącz L1	<i>Sygnal: Wyłącz fazę L1.</i>
LVRT[2] . Wyłącz L2	<i>Sygnal: Wyłącz fazę L2.</i>

1..n, lista przypisań	Opis
LVRT[2] . Wyłącz L3	<i>Sygnal: Wyłącz fazę L3.</i>
LVRT[2] . Wyłącz	<i>Sygnal: Wyłącz.</i>
LVRT[2] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
LVRT[2] . w trakcie t-LVRT	<i>Sygnal: w trakcie t-LVRT</i>
LVRT[2] . ZewBlk1-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
LVRT[2] . ZewBlk2-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
LVRT[2] . ZewBlk KmdWył-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>
3U0[1] . Aktywny	<i>Sygnal: Aktywny</i>
3U0[1] . ZewBlk	<i>Sygnal: Zewnętrzne blokowanie.</i>
3U0[1] . Blk KmdWył	<i>Sygnal: Komenda wyłącz zablokowana.</i>
3U0[1] . ZewBlk KmdWył	<i>Sygnal: Zewnętrzne blokowanie komendy wyłącz.</i>
3U0[1] . Pobudzenie	<i>Sygnal: Pobudzenie od stopnia kontroli wartości napięcia zerowego.</i>
3U0[1] . Wyłącz	<i>Sygnal: Wyłącz.</i>
3U0[1] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
3U0[1] . ZewBlk1-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
3U0[1] . ZewBlk2-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
3U0[1] . ZewBlk KmdWył-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>
3U0[2] . Aktywny	<i>Sygnal: Aktywny</i>
3U0[2] . ZewBlk	<i>Sygnal: Zewnętrzne blokowanie.</i>
3U0[2] . Blk KmdWył	<i>Sygnal: Komenda wyłącz zablokowana.</i>
3U0[2] . ZewBlk KmdWył	<i>Sygnal: Zewnętrzne blokowanie komendy wyłącz.</i>
3U0[2] . Pobudzenie	<i>Sygnal: Pobudzenie od stopnia kontroli wartości napięcia zerowego.</i>
3U0[2] . Wyłącz	<i>Sygnal: Wyłącz.</i>
3U0[2] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
3U0[2] . ZewBlk1-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
3U0[2] . ZewBlk2-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
3U0[2] . ZewBlk KmdWył-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>
U012[1] . Aktywny	<i>Sygnal: Aktywny</i>

1..n, lista przypisań	Opis
U012[1] . ZewBlk	<i>Sygnal: Zewnętrzne blokowanie.</i>
U012[1] . Blk KmdWył	<i>Sygnal: Komenda wyłącz zablokowana.</i>
U012[1] . ZewBlk KmdWył	<i>Sygnal: Zewnętrzne blokowanie komendy wyłącz.</i>
U012[1] . Pobudzenie	<i>Sygnal: Pobudzenie.</i>
U012[1] . Wyłącz	<i>Sygnal: Wyłącz.</i>
U012[1] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
U012[1] . ZewBlk1-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
U012[1] . ZewBlk2-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
U012[1] . ZewBlk KmdWył-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>
U012[2] . Aktywny	<i>Sygnal: Aktywny</i>
U012[2] . ZewBlk	<i>Sygnal: Zewnętrzne blokowanie.</i>
U012[2] . Blk KmdWył	<i>Sygnal: Komenda wyłącz zablokowana.</i>
U012[2] . ZewBlk KmdWył	<i>Sygnal: Zewnętrzne blokowanie komendy wyłącz.</i>
U012[2] . Pobudzenie	<i>Sygnal: Pobudzenie.</i>
U012[2] . Wyłącz	<i>Sygnal: Wyłącz.</i>
U012[2] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
U012[2] . ZewBlk1-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
U012[2] . ZewBlk2-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
U012[2] . ZewBlk KmdWył-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>
U012[3] . Aktywny	<i>Sygnal: Aktywny</i>
U012[3] . ZewBlk	<i>Sygnal: Zewnętrzne blokowanie.</i>
U012[3] . Blk KmdWył	<i>Sygnal: Komenda wyłącz zablokowana.</i>
U012[3] . ZewBlk KmdWył	<i>Sygnal: Zewnętrzne blokowanie komendy wyłącz.</i>
U012[3] . Pobudzenie	<i>Sygnal: Pobudzenie.</i>
U012[3] . Wyłącz	<i>Sygnal: Wyłącz.</i>
U012[3] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
U012[3] . ZewBlk1-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
U012[3] . ZewBlk2-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>

1..n, lista przypisań	Opis
U012[3] . ZewBlk KmdWył-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>
U012[4] . Aktywny	<i>Sygnal: Aktywny</i>
U012[4] . ZewBlk	<i>Sygnal: Zewnętrzne blokowanie.</i>
U012[4] . Blk KmdWył	<i>Sygnal: Komenda wyłącz zablokowana.</i>
U012[4] . ZewBlk KmdWył	<i>Sygnal: Zewnętrzne blokowanie komendy wyłącz.</i>
U012[4] . Pobudzenie	<i>Sygnal: Pobudzenie.</i>
U012[4] . Wyłącz	<i>Sygnal: Wyłącz.</i>
U012[4] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
U012[4] . ZewBlk1-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
U012[4] . ZewBlk2-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
U012[4] . ZewBlk KmdWył-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>
U012[5] . Aktywny	<i>Sygnal: Aktywny</i>
U012[5] . ZewBlk	<i>Sygnal: Zewnętrzne blokowanie.</i>
U012[5] . Blk KmdWył	<i>Sygnal: Komenda wyłącz zablokowana.</i>
U012[5] . ZewBlk KmdWył	<i>Sygnal: Zewnętrzne blokowanie komendy wyłącz.</i>
U012[5] . Pobudzenie	<i>Sygnal: Pobudzenie.</i>
U012[5] . Wyłącz	<i>Sygnal: Wyłącz.</i>
U012[5] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
U012[5] . ZewBlk1-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
U012[5] . ZewBlk2-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
U012[5] . ZewBlk KmdWył-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>
U012[6] . Aktywny	<i>Sygnal: Aktywny</i>
U012[6] . ZewBlk	<i>Sygnal: Zewnętrzne blokowanie.</i>
U012[6] . Blk KmdWył	<i>Sygnal: Komenda wyłącz zablokowana.</i>
U012[6] . ZewBlk KmdWył	<i>Sygnal: Zewnętrzne blokowanie komendy wyłącz.</i>
U012[6] . Pobudzenie	<i>Sygnal: Pobudzenie.</i>
U012[6] . Wyłącz	<i>Sygnal: Wyłącz.</i>
U012[6] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>

1..n, lista przypisań	Opis
U012[6] . ZewBlk1-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
U012[6] . ZewBlk2-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
U012[6] . ZewBlk KmdWył-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>
f[1] . Aktywny	<i>Sygnal: Aktywny</i>
f[1] . ZewBlk	<i>Sygnal: Zewnętrzne blokowanie.</i>
f[1] . Blk Od U<	<i>Sygnal: Moduł blokowany przez pod napięcie</i>
f[1] . Blk KmdWył	<i>Sygnal: Komenda wyłącz zablokowana.</i>
f[1] . ZewBlk KmdWył	<i>Sygnal: Zewnętrzne blokowanie komendy wyłącz.</i>
f[1] . Pobudzenie f	<i>Sygnal: Pobudzenie stopnia częstotliwościowego f.</i>
f[1] . Pob df/dt DF/DT	<i>Pobudzenie zmiana częstotliwości w czasie df/dt lub średnia zmiana częstotliwości w czasie DF/DT.</i>
f[1] . Pob delta phi	<i>Sygnal: Pobudzenie od utraty synchronizmu.</i>
f[1] . Pobudzenie	<i>Sygnal: Pobudzenie.</i>
f[1] . Wyłącz f	<i>Sygnal: Częstotliwość poza zakresem dopuszczalnym.</i>
f[1] . Wyłącz df/dt DF/DT	<i>Sygnal: Wyłącz od stopnia zmiana częstotliwości w czasie df/dt lub średnia zmiana częstotliwości w czasie DF/DT.</i>
f[1] . Wyłącz delta phi	<i>Sygnal: Wyłącz skok wektora</i>
f[1] . Wyłącz	<i>Sygnal: Wyłącz.</i>
f[1] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
f[1] . ZewBlk1-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
f[1] . ZewBlk2-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
f[1] . ZewBlk KmdWył-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>
f[2] . Aktywny	<i>Sygnal: Aktywny</i>
f[2] . ZewBlk	<i>Sygnal: Zewnętrzne blokowanie.</i>
f[2] . Blk Od U<	<i>Sygnal: Moduł blokowany przez pod napięcie</i>
f[2] . Blk KmdWył	<i>Sygnal: Komenda wyłącz zablokowana.</i>
f[2] . ZewBlk KmdWył	<i>Sygnal: Zewnętrzne blokowanie komendy wyłącz.</i>
f[2] . Pobudzenie f	<i>Sygnal: Pobudzenie stopnia częstotliwościowego f.</i>
f[2] . Pob df/dt DF/DT	<i>Pobudzenie zmiana częstotliwości w czasie df/dt lub średnia zmiana częstotliwości w czasie DF/DT.</i>
f[2] . Pob delta phi	<i>Sygnal: Pobudzenie od utraty synchronizmu.</i>
f[2] . Pobudzenie	<i>Sygnal: Pobudzenie.</i>

1..n, lista przypisań	Opis
f[2] . Wyłącz f	Sygnal: Częstotliwość poza zakresem dopuszczalnym.
f[2] . Wyłącz df/dt DF/DT	Sygnal: Wyłącz od stopnia zmiana częstotliwości w czasie df/dt lub średnia zmiana częstotliwości w czasie DF/DT.
f[2] . Wyłącz delta phi	Sygnal: Wyłącz skok wektora
f[2] . Wyłącz	Sygnal: Wyłącz.
f[2] . KmdWył	Sygnal: Komenda wyłącz.
f[2] . ZewBlk1-We	Stan modułu wejściowego: Zewnętrzne blokowanie.1
f[2] . ZewBlk2-We	Stan modułu wejściowego: Zewnętrzne blokowanie.2
f[2] . ZewBlk KmdWył-We	Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.
f[3] . Aktywny	Sygnal: Aktywny
f[3] . ZewBlk	Sygnal: Zewnętrzne blokowanie.
f[3] . Blk Od U<	Sygnal: Moduł blokowany przez pod napięcie
f[3] . Blk KmdWył	Sygnal: Komenda wyłącz zablokowana.
f[3] . ZewBlk KmdWył	Sygnal: Zewnętrzne blokowanie komendy wyłącz.
f[3] . Pobudzenie f	Sygnal: Pobudzenie stopnia częstotliwościowego f.
f[3] . Pob df/dt DF/DT	Pobudzenie zmiana częstotliwości w czasie df/dt lub średnia zmiana częstotliwości w czasie DF/DT.
f[3] . Pob delta phi	Sygnal: Pobudzenie od utraty synchronizmu.
f[3] . Pobudzenie	Sygnal: Pobudzenie.
f[3] . Wyłącz f	Sygnal: Częstotliwość poza zakresem dopuszczalnym.
f[3] . Wyłącz df/dt DF/DT	Sygnal: Wyłącz od stopnia zmiana częstotliwości w czasie df/dt lub średnia zmiana częstotliwości w czasie DF/DT.
f[3] . Wyłącz delta phi	Sygnal: Wyłącz skok wektora
f[3] . Wyłącz	Sygnal: Wyłącz.
f[3] . KmdWył	Sygnal: Komenda wyłącz.
f[3] . ZewBlk1-We	Stan modułu wejściowego: Zewnętrzne blokowanie.1
f[3] . ZewBlk2-We	Stan modułu wejściowego: Zewnętrzne blokowanie.2
f[3] . ZewBlk KmdWył-We	Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.
f[4] . Aktywny	Sygnal: Aktywny
f[4] . ZewBlk	Sygnal: Zewnętrzne blokowanie.
f[4] . Blk Od U<	Sygnal: Moduł blokowany przez pod napięcie
f[4] . Blk KmdWył	Sygnal: Komenda wyłącz zablokowana.

1..n, lista przypisań	Opis
f[4] . ZewBlk KmdWył	Sygnal: Zewnętrzne blokowanie komendy wyłącz.
f[4] . Pobudzenie f	Sygnal: Pobudzenie stopnia częstotliwościowego f.
f[4] . Pob df/dt DF/DT	Pobudzenie zmiana częstotliwości w czasie df/dt lub średnia zmiana częstotliwości w czasie DF/DT.
f[4] . Pob delta phi	Sygnal: Pobudzenie od utraty synchronizmu.
f[4] . Pobudzenie	Sygnal: Pobudzenie.
f[4] . Wyłącz f	Sygnal: Częstotliwość poza zakresem dopuszczalnym.
f[4] . Wyłącz df/dt DF/DT	Sygnal: Wyłącz od stopnia zmiana częstotliwości w czasie df/dt lub średnia zmiana częstotliwości w czasie DF/DT.
f[4] . Wyłącz delta phi	Sygnal: Wyłącz skok wektora
f[4] . Wyłącz	Sygnal: Wyłącz.
f[4] . KmdWył	Sygnal: Komenda wyłącz.
f[4] . ZewBlk1-We	Stan modułu wejściowego: Zewnętrzne blokowanie.1
f[4] . ZewBlk2-We	Stan modułu wejściowego: Zewnętrzne blokowanie.2
f[4] . ZewBlk KmdWył-We	Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.
f[5] . Aktywny	Sygnal: Aktywny
f[5] . ZewBlk	Sygnal: Zewnętrzne blokowanie.
f[5] . Blk Od U<	Sygnal: Moduł blokowany przez pod napięcie
f[5] . Blk KmdWył	Sygnal: Komenda wyłącz zablokowana.
f[5] . ZewBlk KmdWył	Sygnal: Zewnętrzne blokowanie komendy wyłącz.
f[5] . Pobudzenie f	Sygnal: Pobudzenie stopnia częstotliwościowego f.
f[5] . Pob df/dt DF/DT	Pobudzenie zmiana częstotliwości w czasie df/dt lub średnia zmiana częstotliwości w czasie DF/DT.
f[5] . Pob delta phi	Sygnal: Pobudzenie od utraty synchronizmu.
f[5] . Pobudzenie	Sygnal: Pobudzenie.
f[5] . Wyłącz f	Sygnal: Częstotliwość poza zakresem dopuszczalnym.
f[5] . Wyłącz df/dt DF/DT	Sygnal: Wyłącz od stopnia zmiana częstotliwości w czasie df/dt lub średnia zmiana częstotliwości w czasie DF/DT.
f[5] . Wyłącz delta phi	Sygnal: Wyłącz skok wektora
f[5] . Wyłącz	Sygnal: Wyłącz.
f[5] . KmdWył	Sygnal: Komenda wyłącz.
f[5] . ZewBlk1-We	Stan modułu wejściowego: Zewnętrzne blokowanie.1
f[5] . ZewBlk2-We	Stan modułu wejściowego: Zewnętrzne blokowanie.2

1..n, lista przypisań	Opis
f[5] . ZewBlk KmdWył-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>
f[6] . Aktywny	<i>Sygnal: Aktywny</i>
f[6] . ZewBlk	<i>Sygnal: Zewnętrzne blokowanie.</i>
f[6] . Blk Od U<	<i>Sygnal: Moduł blokowany przez pod napięcie</i>
f[6] . Blk KmdWył	<i>Sygnal: Komenda wyłącz zablokowana.</i>
f[6] . ZewBlk KmdWył	<i>Sygnal: Zewnętrzne blokowanie komendy wyłącz.</i>
f[6] . Pobudzenie f	<i>Sygnal: Pobudzenie stopnia częstotliwościowego f.</i>
f[6] . Pob df/dt DF/DT	<i>Pobudzenie zmiana częstotliwości w czasie df/dt lub średnia zmiana częstotliwości w czasie DF/DT.</i>
f[6] . Pob delta phi	<i>Sygnal: Pobudzenie od utraty synchronizmu.</i>
f[6] . Pobudzenie	<i>Sygnal: Pobudzenie.</i>
f[6] . Wyłącz f	<i>Sygnal: Częstotliwość poza zakresem dopuszczalnym.</i>
f[6] . Wyłącz df/dt DF/DT	<i>Sygnal: Wyłącz od stopnia zmiana częstotliwości w czasie df/dt lub średnia zmiana częstotliwości w czasie DF/DT.</i>
f[6] . Wyłącz delta phi	<i>Sygnal: Wyłącz skok wektora</i>
f[6] . Wyłącz	<i>Sygnal: Wyłącz.</i>
f[6] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
f[6] . ZewBlk1-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
f[6] . ZewBlk2-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
f[6] . ZewBlk KmdWył-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>
PonZał[1] . Aktywny	<i>Sygnal: Aktywny</i>
PonZał[1] . ZewBlk	<i>Sygnal: Zewnętrzne blokowanie.</i>
PonZał[1] . Blok z Pow Kontr Obw Pom	<i>Sygnal: Moduł zablokowany przez kontrolę obwodu pomiarowego</i>
PonZał[1] . Zwoln Źródła Energii	<i>Sygnal: Zwolnienie zasobu energii.</i>
PonZał[1] . ZewBlk1-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
PonZał[1] . ZewBlk2-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
PonZał[1] . Zew Zwoln od U PWP-We	<i>Stan wejścia modułu: Sygnal zwalniający jest generowany przez punkt wspólnego podłączenia PWP (zwolnienie zewnętrzne)</i>
PonZał[1] . Awr Bez PWP-We	<i>Stan wejścia modułu: Blokada, jeśli bezpiecznik przekładnika napięciowego wyłączył w punkcie wspólnego podłączenia PWP.</i>

1..n, lista przypisań	Opis
PonZał[1] . podłączenie ponowne-We	<i>Sygnal ten oznacza stan "podłączenia ponownego" (równolegle z siecią).</i>
PonZał[1] . Odsprężenie1-We	<i>Funkcja odsprężania blokująca ponowne załączenie.</i>
PonZał[1] . Odsprężenie2-We	<i>Funkcja odsprężania blokująca ponowne załączenie.</i>
PonZał[1] . Odsprężenie3-We	<i>Funkcja odsprężania blokująca ponowne załączenie.</i>
PonZał[1] . Odsprężenie4-We	<i>Funkcja odsprężania blokująca ponowne załączenie.</i>
PonZał[1] . Odsprężenie5-We	<i>Funkcja odsprężania blokująca ponowne załączenie.</i>
PonZał[1] . Odsprężenie6-We	<i>Funkcja odsprężania blokująca ponowne załączenie.</i>
PonZał[2] . Aktywny	<i>Sygnal: Aktywny</i>
PonZał[2] . ZewBlk	<i>Sygnal: Zewnętrzne blokowanie.</i>
PonZał[2] . Blok z Pow Kontr Obw Pom	<i>Sygnal: Moduł zablokowany przez kontrolę obwodu pomiarowego</i>
PonZał[2] . Zwoln Źródłał Energii	<i>Sygnal: Zwolnienie zasobu energii.</i>
PonZał[2] . ZewBlk1-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
PonZał[2] . ZewBlk2-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
PonZał[2] . Zew Zwoln od U PWP-We	<i>Stan wejścia modułu: Sygnal zwalniający jest generowany przez punkt wspólnego podłączenia PWP (zwolnienie zewnętrzne)</i>
PonZał[2] . Awr Bez PWP-We	<i>Stan wejścia modułu: Blokada, jeśli bezpiecznik przekładnika napięciowego wyłączył w punkcie wspólnego podłączenia PWP.</i>
PonZał[2] . podłączenie ponowne-We	<i>Sygnal ten oznacza stan "podłączenia ponownego" (równolegle z siecią).</i>
PonZał[2] . Odsprężenie1-We	<i>Funkcja odsprężania blokująca ponowne załączenie.</i>
PonZał[2] . Odsprężenie2-We	<i>Funkcja odsprężania blokująca ponowne załączenie.</i>
PonZał[2] . Odsprężenie3-We	<i>Funkcja odsprężania blokująca ponowne załączenie.</i>
PonZał[2] . Odsprężenie4-We	<i>Funkcja odsprężania blokująca ponowne załączenie.</i>
PonZał[2] . Odsprężenie5-We	<i>Funkcja odsprężania blokująca ponowne załączenie.</i>

1..n, lista przypisań	Opis
PonZa[2] . Odsprężenie6-We	<i>Funkcja odsprężania blokująca ponowne załączenie.</i>
Sync . Aktywny	<i>Sygnal: Aktywny</i>
Sync . ZewBlk	<i>Sygnal: Zewnętrzne blokowanie.</i>
Sync . CzynSzy	<i>Sygnal: Znacznik szyny zbiorczej pod napięciem: 1 = szyna zbiorcza pod napięciem, 0 = napięcie jest poniżej wartości progowej dla szyny zbiorczej pod napięciem</i>
Sync . CzynLin	<i>Sygnal: Znacznik linii pod napięciem: 1 = linia pod napięciem, 0 = napięcie jest poniżej wartości progowej dla linii pod napięciem</i>
Sync . CzasSynchronPrac	<i>Sygnal: Licznik synchronizacji-pracy odmierza czas. (Ten licznik jest uruchamiany, gdy nadchodzi inicjacja zamknięcia i jest zatrzymywany po zamknięciu wyłącznika. Upływanie limitu czasu oznacza niepowodzenie synchronizacji).</i>
Sync . SynchronNieuda	<i>Sygnal: Ten sygnał oznacza niepowodzenie synchronizacji. Jest ustawiony na 5 s, gdy wyłącznik jest nadal otwarty po upływie limitu czasu timera synchronizacji-pracy.</i>
Sync . ObejSynchroniz	<i>Sygnal: Detekcja synchronizmu jest pomijana z powodu spełnienia jednego z warunków pominięcia synchronizmu (szyna zbiorcza bez napięcia/linia bez napięcia lub obejście zewnętrzne).</i>
Sync . VróżnZaWysok	<i>Sygnal: Różnica napięcia między szyną zbiorczą a linią jest zbyt duża.</i>
Sync . PoślZaWysok	<i>Sygnal: Różnica częstotliwości (częstotliwość poślizgowa) między napięciami szyny zbiorczej i linii jest zbyt duża.</i>
Sync . RóżnKątaZaWysok	<i>Sygnal: Różnica kąta fazowego między napięciami szyny zbiorczej i linii jest zbyt duża.</i>
Sync . Sys Zsynchr	<i>Sygnal: Napięcia szyny zbiorczej i linii są w stanie synchronizmu zgodnie z kryteriami synchronizmu systemu.</i>
Sync . Gotów do Zamknij	<i>Sygnal: Gotów do Zamknij</i>
Sync . ZewBlk1-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
Sync . ZewBlk2-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
Sync . Obejśc-We	<i>Stan wejścia modułu: Obejście detekcji synchronizacji nastąpi, jeśli stan przypisanego sygnału (wejście logiczne) uzyska wartość prawda.</i>
Sync . InicZamknWYŁ-We	<i>Stan wejścia modułu: Zainicjowanie zamknięcia wyłącznika z detekcją synchronizacji z dowolnego źródła sterowania (np. HMI/SCADA). Jeśli stan przypisanego sygnału uzyska wartość prawda, zostanie zainicjowane zamknięcie wyłącznika (źródło wyłączające).</i>
Exp[1] . Aktywny	<i>Sygnal: Aktywny</i>
Exp[1] . ZewBlk	<i>Sygnal: Zewnętrzne blokowanie.</i>
Exp[1] . Blk KmdWył	<i>Sygnal: Komenda wyłącz zablokowana.</i>
Exp[1] . ZewBlk KmdWył	<i>Sygnal: Zewnętrzne blokowanie komendy wyłącz.</i>

1..n, lista przypisań	Opis
ExP[1] . Pobudzenie	<i>Sygnal: Pobudzenie</i>
ExP[1] . Wyłącz	<i>Sygnal: Wyłącz</i>
ExP[1] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
ExP[1] . ZewBlk1-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
ExP[1] . ZewBlk2-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
ExP[1] . ZewBlk KmdWył-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>
ExP[1] . Pobudzenie-We	<i>Stan wejścia modułu: Pobudzenie</i>
ExP[1] . Wyłącz-We	<i>Stan wejścia modułu: Wyłącz</i>
ExP[2] . Aktywny	<i>Sygnal: Aktywny</i>
ExP[2] . ZewBlk	<i>Sygnal: Zewnętrzne blokowanie.</i>
ExP[2] . Blk KmdWył	<i>Sygnal: Komenda wyłącz zablokowana.</i>
ExP[2] . ZewBlk KmdWył	<i>Sygnal: Zewnętrzne blokowanie komendy wyłącz.</i>
ExP[2] . Pobudzenie	<i>Sygnal: Pobudzenie</i>
ExP[2] . Wyłącz	<i>Sygnal: Wyłącz</i>
ExP[2] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
ExP[2] . ZewBlk1-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
ExP[2] . ZewBlk2-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
ExP[2] . ZewBlk KmdWył-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>
ExP[2] . Pobudzenie-We	<i>Stan wejścia modułu: Pobudzenie</i>
ExP[2] . Wyłącz-We	<i>Stan wejścia modułu: Wyłącz</i>
ExP[3] . Aktywny	<i>Sygnal: Aktywny</i>
ExP[3] . ZewBlk	<i>Sygnal: Zewnętrzne blokowanie.</i>
ExP[3] . Blk KmdWył	<i>Sygnal: Komenda wyłącz zablokowana.</i>
ExP[3] . ZewBlk KmdWył	<i>Sygnal: Zewnętrzne blokowanie komendy wyłącz.</i>
ExP[3] . Pobudzenie	<i>Sygnal: Pobudzenie</i>
ExP[3] . Wyłącz	<i>Sygnal: Wyłącz</i>
ExP[3] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
ExP[3] . ZewBlk1-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>

1..n, lista przypisań	Opis
Exp[3] . ZewBlk2-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
Exp[3] . ZewBlk KmdWył-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>
Exp[3] . Pobudzenie-We	<i>Stan wejścia modułu: Pobudzenie</i>
Exp[3] . Wyłącz-We	<i>Stan wejścia modułu: Wyłącz</i>
Exp[4] . Aktywny	<i>Sygnal: Aktywny</i>
Exp[4] . ZewBlk	<i>Sygnal: Zewnętrzne blokowanie.</i>
Exp[4] . Blk KmdWył	<i>Sygnal: Komenda wyłącz zablokowana.</i>
Exp[4] . ZewBlk KmdWył	<i>Sygnal: Zewnętrzne blokowanie komendy wyłącz.</i>
Exp[4] . Pobudzenie	<i>Sygnal: Pobudzenie</i>
Exp[4] . Wyłącz	<i>Sygnal: Wyłącz</i>
Exp[4] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
Exp[4] . ZewBlk1-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
Exp[4] . ZewBlk2-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
Exp[4] . ZewBlk KmdWył-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz.</i>
Exp[4] . Pobudzenie-We	<i>Stan wejścia modułu: Pobudzenie</i>
Exp[4] . Wyłącz-We	<i>Stan wejścia modułu: Wyłącz</i>
LRW . Aktywny	<i>Sygnal: Aktywny</i>
LRW . ZewBlk	<i>Sygnal: Zewnętrzne blokowanie.</i>
LRW . Czekanie na wyzwolenie	<i>Czekanie na wyzwolenie</i>
LRW . Praca	<i>Sygnal: Moduł LRW pobudzony.</i>
LRW . Pobudzenie	<i>Sygnal: Pobudzenie od awaria wyłącznika.</i>
LRW . Blokada	<i>Sygnal: Blokada</i>
LRW . Rst Blokad	<i>Sygnal: Resetowanie blokady</i>
LRW . ZewBlk1-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
LRW . ZewBlk2-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
LRW . Wyłączanie1-We	<i>Stan modułu wejściowego: Wyłącz spowoduje uaktywnienie LRW.</i>
LRW . Wyłączanie2-We	<i>Stan modułu wejściowego: Wyłącz spowoduje uaktywnienie LRW.</i>
LRW . Wyłączanie3-We	<i>Stan modułu wejściowego: Wyłącz spowoduje uaktywnienie LRW.</i>

1..n, lista przypisań	Opis
Ciągł Wył . Aktywny	<i>Sygnal: Aktywny</i>
Ciągł Wył . ZewBlk	<i>Sygnal: Zewnętrzne blokowanie.</i>
Ciągł Wył . Pobudzenie	<i>Sygnal: Pobudzenie obwodu kontroli ciągłości wyłącznika.</i>
Ciągł Wył . Niemożliwe	<i>Niemożliwe, ponieważ nie przypisano sygnałów styków pomocniczych (52a i 52b) wyłącznika.</i>
Ciągł Wył . Położ ZAŁ-We	<i>Stan wejścia modułu: Sygnalizacja położenia wyłącznika (styki pomocnicze wyłącznika (52a))</i>
Ciągł Wył . Położ WYŁ-We	<i>Stan modułu wejściowego: Sygnalizacja położenia wyłącznika (styki pomocnicze wyłącznika (52b)).</i>
Ciągł Wył . ZewBlk1-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
Ciągł Wył . ZewBlk2-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
Przkł U . Aktywny	<i>Sygnal: Aktywny</i>
Przkł U . ZewBlk	<i>Sygnal: Zewnętrzne blokowanie.</i>
Przkł U . Pob ΔU	<i>Sygnal: Pobudzenie kontrolnego ΔU w obwodzie pomiarowym przekładnika napięciowego.</i>
Przkł U . Pobudzenie	<i>Sygnal: Pobudzenie od kontrola obwodu pomiarowego przekładnika prądowego.</i>
Przkł U . Awr Bez Przkł	<i>Sygnal: Awr Bez Przkł</i>
Przkł U . Awr Bez Przkł 3U0	<i>Sygnal: Alarm przepalenia bezpiecznika uziemienia przekładnika napięciowego</i>
Przkł U . Awr Bez-We	<i>Stan modułu wejściowego: Zewnętrzne przepalenie bezpiecznika przekładników napięciowych.</i>
Przkł U . Awr Bez 3U0-We	<i>Stan modułu wejściowego: Zewnętrzna awaria bezpiecznika przekładnika napięcia doziemnego.</i>
Przkł U . ZewBlk1-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
Przkł U . ZewBlk2-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
SysAl . Aktywny	<i>Sygnal: Aktywny</i>
SysAl . ZewBlk	<i>Sygnal: Zewnętrzne blokowanie.</i>
SysAl . Alarm V THD	<i>Sygnal: Alarm - całkowite zniekształcenia harmoniczne napięcia</i>
SysAl . Wył V THD	<i>Sygnal: Wyłączenie - całkowite zniekształcenia harmoniczne napięcia.</i>
SysAl . ZewBlk-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.</i>
Wejścia X1 . WE 1	<i>Sygnal: Wejście dwustanowe.</i>
Wejścia X1 . WE 2	<i>Sygnal: Wejście dwustanowe.</i>
Wejścia X1 . WE 3	<i>Sygnal: Wejście dwustanowe.</i>
Wejścia X1 . WE 4	<i>Sygnal: Wejście dwustanowe.</i>

1..n, lista przypisań	Opis
Wejścia X1 . WE 5	<i>Sygnal: Wejście dwustanowe.</i>
Wejścia X1 . WE 6	<i>Sygnal: Wejście dwustanowe.</i>
Wejścia X1 . WE 7	<i>Sygnal: Wejście dwustanowe.</i>
Wejścia X1 . WE 8	<i>Sygnal: Wejście dwustanowe.</i>
Wyjścia X2 . Wy przez 1	<i>Sygnal: Cyfrowe wyjście przekaźnikowe</i>
Wyjścia X2 . Wy przez 2	<i>Sygnal: Cyfrowe wyjście przekaźnikowe</i>
Wyjścia X2 . Wy przez 3	<i>Sygnal: Cyfrowe wyjście przekaźnikowe</i>
Wyjścia X2 . Wy przez 4	<i>Sygnal: Cyfrowe wyjście przekaźnikowe</i>
Wyjścia X2 . Wy przez 5	<i>Sygnal: Cyfrowe wyjście przekaźnikowe</i>
Wyjścia X2 . ROZBROJONE!	<i>Sygnal: UWAGA! Aby bezpiecznie przeprowadzić procedurę przeglądu, z unikiem całkowitego wyłączenia wyjścia przekaźnikowe są rozbrojone. (Blokady polowe i przekaźnik samokontroli nie mogą być rozbrojone). UPEWNIJ SIĘ, iż po przeglądzie wyjścia przekaźnikowe będą z powrotem UZBROJONE.</i>
Wyjścia X2 . Wy Wymuszone	<i>Sygnal: Stan przynajmniej jednego wyjścia przekaźnikowego został wymuszony. Oznacza to iż stan przypisanych sygnałów nie jest wyświetlany.</i>
Rej zdarz . Usuń Wszys Rek	<i>Sygnal: wszystkie rekordy są usuwane. (Uwaga: bezpośrednio po usunięciu ten sygnał ponownie staje się nieaktywny).</i>
Rej zakł . Zapisuje	<i>Sygnal: zapisywanie.</i>
Rej zakł . Pamięć Pełna	<i>Sygnal: Pamięć zapełniona</i>
Rej zakł . Usuwanie-Błąd	<i>Sygnal: Błąd usuwania z pamięci.</i>
Rej zakł . Usuń Wszys Rek	<i>Sygnal: wszystkie rekordy są usuwane. (Uwaga: bezpośrednio po usunięciu ten sygnał ponownie staje się nieaktywny).</i>
Rej zakł . Usuń zapis	<i>Sygnal: Skasuj rekord.</i>
Rej zakł . Ręczne wyzwalenie	<i>Sygnal: Ręczne wyzwalenie</i>
Rej zakł . Zapis1-We	<i>Stan wejścia modułu:: Wyzwalacz zdarzeń / start nagrywania</i>
Rej zakł . Zapis2-We	<i>Stan wejścia modułu:: Wyzwalacz zdarzeń / start nagrywania</i>
Rej zakł . Zapis3-We	<i>Stan wejścia modułu:: Wyzwalacz zdarzeń / start nagrywania</i>
Rej zakł . Zapis4-We	<i>Stan wejścia modułu:: Wyzwalacz zdarzeń / start nagrywania</i>
Rej zakł . Zapis5-We	<i>Stan wejścia modułu:: Wyzwalacz zdarzeń / start nagrywania</i>

1..n, lista przypisań	Opis
Rej zakł . Zapis6-We	<i>Stan wejścia modułu:: Wyzwalacz zdarzeń / start nagrywania</i>
Rej zakł . Zapis7-We	<i>Stan wejścia modułu:: Wyzwalacz zdarzeń / start nagrywania</i>
Rej zakł . Zapis8-We	<i>Stan wejścia modułu:: Wyzwalacz zdarzeń / start nagrywania</i>
Rej zwarć . Usuń zapis	<i>Sygnal: Skasuj rekord.</i>
Rej trendu . Res. wszystkie rekordy	<i>Sygnal: wszystkie rekordy są usuwane. (Uwaga: bezpośrednio po usunięciu ten sygnal ponownie staje się nieaktywny).</i>
SSV . Błąd systemu	<i>Sygnal: Awaria urządzenia</i>
SSV . Styk samokontroli	<i>Sygnal: Styk samokontroli</i>
SSV . Nowy błąd	<i>Sygnal: Wygenerowany został nowy komunikat o błędzie.</i>
SSV . Nowe ostrzeżenie	<i>Sygnal: Wygenerowany został nowy komunikat ostrzeżenia.</i>
Syslog . Aktywny	<i>Sygnal: Aktywny</i>
Sys . Smart View przez USB	<i>Informacja o aktywacji (dozwoleniu) dostępu programu Smart View przez interfejs USB.</i>
Sys . Smart View przez Eth	<i>Informacja o aktywacji (dozwoleniu) dostępu programu Smart View przez interfejs sieci Ethernet.</i>
Scada . SCADA podłącz	<i>Co najmniej jeden system SCADA jest podłączony do urządzenia.</i>
Scada . SCADA niepodłącz	<i>Żaden system SCADA nie jest podłączony do urządzenia</i>
DNP3 . zajęty	<i>Ten komunikat jest ustawiany po uruchomieniu protokołu. Zostanie zresetowany, jeśli protokół zostanie wyłączony.</i>
DNP3 . gotowy	<i>Ten komunikat zostanie ustawiony, jeśli protokół został pomyślnie uruchomiony i jest gotowy do wymiany danych.</i>
DNP3 . aktywny	<i>Komunikacja z urządzeniem master (SCADA) jest aktywna.</i> <i>Zauważ, że dla TCP/UDP ten stan ma stałe wartość „Niski”, dopóki parametr »Potwierdź DataLink« nie zostanie ustawiony na wartość „Zawsze”.</i>
DNP3 . WyjściePrzełącznikowe0	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe1	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe2	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe3	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe4	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>

1..n, lista przypisań	Opis
DNP3 . WyjściePrzekaźnikowe5	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzekaźnikowe6	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzekaźnikowe7	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzekaźnikowe8	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzekaźnikowe9	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzekaźnikowe10	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzekaźnikowe11	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzekaźnikowe12	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzekaźnikowe13	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzekaźnikowe14	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzekaźnikowe15	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzekaźnikowe16	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzekaźnikowe17	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzekaźnikowe18	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzekaźnikowe19	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzekaźnikowe20	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzekaźnikowe21	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzekaźnikowe22	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzekaźnikowe23	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzekaźnikowe24	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>

1..n, lista przypisań	Opis
DNP3 . WyjściePrzełącznikowe25	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe26	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe27	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe28	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe29	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe30	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe31	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . Wejście dwustanowe0-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe1-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe2-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe3-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe4-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe5-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe6-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe7-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe8-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe9-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe10-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe11-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe12-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>

1..n, lista przypisań	Opis
DNP3 . Wejście dwustanowe13-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe14-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe15-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe16-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe17-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe18-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe19-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe20-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe21-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe22-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe23-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe24-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe25-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe26-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe27-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe28-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe29-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe30-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe31-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe32-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>

1..n, lista przypisań	Opis
DNP3 . Wejście dwustanowe33-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe34-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe35-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe36-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe37-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe38-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe39-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe40-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe41-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe42-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe43-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe44-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe45-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe46-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe47-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe48-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe49-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe50-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe51-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe52-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>

1..n, lista przypisań	Opis
DNP3 . Wejście dwustanowe53-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe54-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe55-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe56-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe57-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe58-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe59-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe60-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe61-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe62-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
DNP3 . Wejście dwustanowe63-I	<i>Wirtualne wejścia dwustanowe DNP. Odpowiadają sygnałom dwustanowym w urządzeniu.</i>
Modbus . Transmisja RTU	<i>Sygnal: SCADA aktywna</i>
Modbus . Transmisja TCP	<i>Sygnal: SCADA aktywna</i>
Modbus . Scada Kmd 1	<i>Komenda SCADA</i>
Modbus . Scada Kmd 2	<i>Komenda SCADA</i>
Modbus . Scada Kmd 3	<i>Komenda SCADA</i>
Modbus . Scada Kmd 4	<i>Komenda SCADA</i>
Modbus . Scada Kmd 5	<i>Komenda SCADA</i>
Modbus . Scada Kmd 6	<i>Komenda SCADA</i>
Modbus . Scada Kmd 7	<i>Komenda SCADA</i>
Modbus . Scada Kmd 8	<i>Komenda SCADA</i>
Modbus . Scada Kmd 9	<i>Komenda SCADA</i>
Modbus . Scada Kmd 10	<i>Komenda SCADA</i>

1..n, lista przypisań	Opis
Modbus . Scada Kmd 11	<i>Komenda SCADA</i>
Modbus . Scada Kmd 12	<i>Komenda SCADA</i>
Modbus . Scada Kmd 13	<i>Komenda SCADA</i>
Modbus . Scada Kmd 14	<i>Komenda SCADA</i>
Modbus . Scada Kmd 15	<i>Komenda SCADA</i>
Modbus . Scada Kmd 16	<i>Komenda SCADA</i>
Modbus . Konf Wej Bin1-We	<i>Stan wejścia modułu: Konf Wej Bin</i>
Modbus . Konf Wej Bin2-We	<i>Stan wejścia modułu: Konf Wej Bin</i>
Modbus . Konf Wej Bin3-We	<i>Stan wejścia modułu: Konf Wej Bin</i>
Modbus . Konf Wej Bin4-We	<i>Stan wejścia modułu: Konf Wej Bin</i>
Modbus . Konf Wej Bin5-We	<i>Stan wejścia modułu: Konf Wej Bin</i>
Modbus . Konf Wej Bin6-We	<i>Stan wejścia modułu: Konf Wej Bin</i>
Modbus . Konf Wej Bin7-We	<i>Stan wejścia modułu: Konf Wej Bin</i>
Modbus . Konf Wej Bin8-We	<i>Stan wejścia modułu: Konf Wej Bin</i>
Modbus . Konf Wej Bin9-We	<i>Stan wejścia modułu: Konf Wej Bin</i>
Modbus . Konf Wej Bin10-We	<i>Stan wejścia modułu: Konf Wej Bin</i>
Modbus . Konf Wej Bin11-We	<i>Stan wejścia modułu: Konf Wej Bin</i>
Modbus . Konf Wej Bin12-We	<i>Stan wejścia modułu: Konf Wej Bin</i>
Modbus . Konf Wej Bin13-We	<i>Stan wejścia modułu: Konf Wej Bin</i>
Modbus . Konf Wej Bin14-We	<i>Stan wejścia modułu: Konf Wej Bin</i>

1..n, lista przypisań	Opis
Modbus . Konf Wej Bin15-We	<i>Stan wejścia modułu: Konf Wej Bin</i>
Modbus . Konf Wej Bin16-We	<i>Stan wejścia modułu: Konf Wej Bin</i>
Modbus . Konf Wej Bin17-We	<i>Stan wejścia modułu: Konf Wej Bin</i>
Modbus . Konf Wej Bin18-We	<i>Stan wejścia modułu: Konf Wej Bin</i>
Modbus . Konf Wej Bin19-We	<i>Stan wejścia modułu: Konf Wej Bin</i>
Modbus . Konf Wej Bin20-We	<i>Stan wejścia modułu: Konf Wej Bin</i>
Modbus . Konf Wej Bin21-We	<i>Stan wejścia modułu: Konf Wej Bin</i>
Modbus . Konf Wej Bin22-We	<i>Stan wejścia modułu: Konf Wej Bin</i>
Modbus . Konf Wej Bin23-We	<i>Stan wejścia modułu: Konf Wej Bin</i>
Modbus . Konf Wej Bin24-We	<i>Stan wejścia modułu: Konf Wej Bin</i>
Modbus . Konf Wej Bin25-We	<i>Stan wejścia modułu: Konf Wej Bin</i>
Modbus . Konf Wej Bin26-We	<i>Stan wejścia modułu: Konf Wej Bin</i>
Modbus . Konf Wej Bin27-We	<i>Stan wejścia modułu: Konf Wej Bin</i>
Modbus . Konf Wej Bin28-We	<i>Stan wejścia modułu: Konf Wej Bin</i>
Modbus . Konf Wej Bin29-We	<i>Stan wejścia modułu: Konf Wej Bin</i>
Modbus . Konf Wej Bin30-We	<i>Stan wejścia modułu: Konf Wej Bin</i>
Modbus . Konf Wej Bin31-We	<i>Stan wejścia modułu: Konf Wej Bin</i>
Modbus . Konf Wej Bin32-We	<i>Stan wejścia modułu: Konf Wej Bin</i>
IEC 61850 . Klient MMS połączony	<i>Co najmniej jeden klient MMS jest połączony z urządzeniem</i>
IEC 61850 . Wszystk Goose Sub.akt.	<i>Wszystkie moduły Goose Subscriber w urządzeniu działają.</i>

1..n, lista przypisań	Opis
IEC 61850 . GOSINGGIO1.Ind1.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind2.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind3.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind4.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind5.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind6.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind7.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind8.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind9.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind10.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind11.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind12.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind13.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind14.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind15.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind16.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind17.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind18.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind19.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind20.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>

1..n, lista przypisań	Opis
IEC 61850 . GOSINGGIO1.Ind21.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind22.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind23.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind24.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind25.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind26.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind27.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind28.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind29.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind30.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind31.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind32.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO2.Ind1.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO2.Ind2.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO2.Ind3.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO2.Ind4.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO2.Ind5.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO2.Ind6.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO2.Ind7.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO2.Ind8.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>

1..n, lista przypisań	Opis
IEC 61850 . GOSINGGIO2.Ind9.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO2.Ind10.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO2.Ind11.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO2.Ind12.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO2.Ind13.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO2.Ind14.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO2.Ind15.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO2.Ind16.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO2.Ind17.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO2.Ind18.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO2.Ind19.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO2.Ind20.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO2.Ind21.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO2.Ind22.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO2.Ind23.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO2.Ind24.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO2.Ind25.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO2.Ind26.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO2.Ind27.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO2.Ind28.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>

1..n, lista przypisań	Opis
IEC 61850 . GOSINGGIO2.Ind29.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO2.Ind30.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO2.Ind31.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO2.Ind32.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind1.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO1.Ind2.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO1.Ind3.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO1.Ind4.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO1.Ind5.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO1.Ind6.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO1.Ind7.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO1.Ind8.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO1.Ind9.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO1.Ind10.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO1.Ind11.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO1.Ind12.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO1.Ind13.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO1.Ind14.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO1.Ind15.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO1.Ind16.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>

1..n, lista przypisań	Opis
IEC 61850 . GOSINGGIO1.Ind17.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO1.Ind18.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO1.Ind19.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO1.Ind20.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO1.Ind21.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO1.Ind22.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO1.Ind23.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO1.Ind24.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO1.Ind25.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO1.Ind26.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO1.Ind27.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO1.Ind28.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO1.Ind29.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO1.Ind30.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO1.Ind31.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO1.Ind32.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO2.Ind1.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO2.Ind2.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO2.Ind3.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO2.Ind4.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>

1..n, lista przypisań	Opis
IEC 61850 . GOSINGGIO2.Ind5.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO2.Ind6.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO2.Ind7.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO2.Ind8.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO2.Ind9.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO2.Ind10.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO2.Ind11.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO2.Ind12.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO2.Ind13.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO2.Ind14.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO2.Ind15.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO2.Ind16.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO2.Ind17.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO2.Ind18.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO2.Ind19.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO2.Ind20.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO2.Ind21.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO2.Ind22.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO2.Ind23.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO2.Ind24.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>

1..n, lista przypisań	Opis
IEC 61850 . GOSINGGIO2.Ind25.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO2.Ind26.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO2.Ind27.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO2.Ind28.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO2.Ind29.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO2.Ind30.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO2.Ind31.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . GOSINGGIO2.Ind32.q	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Samokontrola wejścia GGIO</i>
IEC 61850 . SPCSO1	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO2	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO3	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO4	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO5	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO6	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO7	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO8	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO9	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO10	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO11	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO12	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>

1..n, lista przypisań	Opis
IEC 61850 . SPCSO13	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO14	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO15	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO16	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO17	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO18	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO19	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO20	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO21	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO22	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO23	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO24	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO25	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO26	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO27	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO28	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO29	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO30	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO31	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO32	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC103 . Scada Kmd 1	Komenda SCADA

1..n, lista przypisań	Opis
IEC103 . Scada Kmd 2	<i>Komenda SCADA</i>
IEC103 . Scada Kmd 3	<i>Komenda SCADA</i>
IEC103 . Scada Kmd 4	<i>Komenda SCADA</i>
IEC103 . Scada Kmd 5	<i>Komenda SCADA</i>
IEC103 . Scada Kmd 6	<i>Komenda SCADA</i>
IEC103 . Scada Kmd 7	<i>Komenda SCADA</i>
IEC103 . Scada Kmd 8	<i>Komenda SCADA</i>
IEC103 . Scada Kmd 9	<i>Komenda SCADA</i>
IEC103 . Scada Kmd 10	<i>Komenda SCADA</i>
IEC103 . Transmisja	<i>Sygnal: SCADA aktywna</i>
IEC103 . Zdarz błędu utracone	<i>Zdarzenie błędu utracone</i>
IEC103 . Tryb testowy aktywny	<i>Sygnal: komunikacja IEC103 została przestawiona w tryb testowy.</i>
IEC103 . Blokada MD aktywna	<i>Sygnal: blokada transmisji IEC103 w kierunku monitora została aktywowana.</i>
IEC103 . Zewn. aktyw. trybu test.-We	<i>Stan wejścia modułu: tryb testowy komunikacji IEC103.</i>
IEC103 . Zewn. aktyw. blok. MD-We	<i>Stan wejścia modułu: aktywacja blokady transmisji IEC103 w kierunku monitora.</i>
IEC104 . zajęty	<i>Ten komunikat jest ustawiany po uruchomieniu protokołu. Zostanie zresetowany, jeśli protokół zostanie wyłączony.</i>
IEC104 . gotowy	<i>Ten komunikat zostanie ustawiony, jeśli protokół został pomyślnie uruchomiony i jest gotowy do wymiany danych.</i>
IEC104 . Transmisja	<i>Sygnal: SCADA aktywna</i>
IEC104 . Zdarz błędu utracone	<i>Zdarzenie błędu utracone</i>
IEC104 . Scada Kmd 1	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 2	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 3	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 4	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 5	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 6	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 7	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 8	<i>Komenda SCADA</i>

1..n, lista przypisań	Opis
IEC104 . Scada Kmd 9	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 10	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 11	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 12	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 13	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 14	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 15	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 16	<i>Komenda SCADA</i>
Profibus . Dane poprawne	<i>Dane w obrębie pola wejściowego są poprawne (TAK=1)</i>
Profibus . Błąd komunikacji	<i>Przypisany sygnał, Błąd w podmodule, Błąd połączenia</i>
Profibus . Połącz aktywne	<i>Połączenie aktywne</i>
Profibus . Scada Kmd 1	<i>Komenda SCADA</i>
Profibus . Scada Kmd 2	<i>Komenda SCADA</i>
Profibus . Scada Kmd 3	<i>Komenda SCADA</i>
Profibus . Scada Kmd 4	<i>Komenda SCADA</i>
Profibus . Scada Kmd 5	<i>Komenda SCADA</i>
Profibus . Scada Kmd 6	<i>Komenda SCADA</i>
Profibus . Scada Kmd 7	<i>Komenda SCADA</i>
Profibus . Scada Kmd 8	<i>Komenda SCADA</i>
Profibus . Scada Kmd 9	<i>Komenda SCADA</i>
Profibus . Scada Kmd 10	<i>Komenda SCADA</i>
Profibus . Scada Kmd 11	<i>Komenda SCADA</i>
Profibus . Scada Kmd 12	<i>Komenda SCADA</i>
Profibus . Scada Kmd 13	<i>Komenda SCADA</i>
Profibus . Scada Kmd 14	<i>Komenda SCADA</i>
Profibus . Scada Kmd 15	<i>Komenda SCADA</i>

1..n, lista przypisań	Opis
Profibus . Scada Kmd 16	Komenda SCADA
IRIG-B . IRIG-B aktywne	<i>Sygnal: Jeśli nie ma prawidłowego sygnału IRIG-B przez 60 sekund, wejście IRIG-B jest uważane za nieaktywne.</i>
IRIG-B . Stan wysoki-niski odwrócony	<i>Sygnal: stan wysoki i niski sygnałów IRIG-B są odwrócone. NIE oznacza to, że podłączenie przewodów jest nieprawidłowe. Jeśli podłączenie przewodów jest nieprawidłowe, sygnał IRIG-B nie będzie wykrywany.</i>
IRIG-B . Sygn Ster1	<i>Sygnal: sygnał sterujący IRIG-B. Zewnętrzny generator IRIG-B może ustawić te sygnały. Mogą one być używane w dalszych procedurach sterujących wewnątrz urządzenia (np. funkcje logiczne).</i>
IRIG-B . Sygn Ster2	<i>Sygnal: sygnał sterujący IRIG-B. Zewnętrzny generator IRIG-B może ustawić te sygnały. Mogą one być używane w dalszych procedurach sterujących wewnątrz urządzenia (np. funkcje logiczne).</i>
IRIG-B . Sygn Ster3	<i>Sygnal: sygnał sterujący IRIG-B. Zewnętrzny generator IRIG-B może ustawić te sygnały. Mogą one być używane w dalszych procedurach sterujących wewnątrz urządzenia (np. funkcje logiczne).</i>
IRIG-B . Sygn Ster4	<i>Sygnal: sygnał sterujący IRIG-B. Zewnętrzny generator IRIG-B może ustawić te sygnały. Mogą one być używane w dalszych procedurach sterujących wewnątrz urządzenia (np. funkcje logiczne).</i>
IRIG-B . Sygn Ster5	<i>Sygnal: sygnał sterujący IRIG-B. Zewnętrzny generator IRIG-B może ustawić te sygnały. Mogą one być używane w dalszych procedurach sterujących wewnątrz urządzenia (np. funkcje logiczne).</i>
IRIG-B . Sygn Ster6	<i>Sygnal: sygnał sterujący IRIG-B. Zewnętrzny generator IRIG-B może ustawić te sygnały. Mogą one być używane w dalszych procedurach sterujących wewnątrz urządzenia (np. funkcje logiczne).</i>
IRIG-B . Sygn Ster7	<i>Sygnal: sygnał sterujący IRIG-B. Zewnętrzny generator IRIG-B może ustawić te sygnały. Mogą one być używane w dalszych procedurach sterujących wewnątrz urządzenia (np. funkcje logiczne).</i>
IRIG-B . Sygn Ster8	<i>Sygnal: sygnał sterujący IRIG-B. Zewnętrzny generator IRIG-B może ustawić te sygnały. Mogą one być używane w dalszych procedurach sterujących wewnątrz urządzenia (np. funkcje logiczne).</i>
IRIG-B . Sygn Ster9	<i>Sygnal: sygnał sterujący IRIG-B. Zewnętrzny generator IRIG-B może ustawić te sygnały. Mogą one być używane w dalszych procedurach sterujących wewnątrz urządzenia (np. funkcje logiczne).</i>
IRIG-B . Sygn Ster10	<i>Sygnal: sygnał sterujący IRIG-B. Zewnętrzny generator IRIG-B może ustawić te sygnały. Mogą one być używane w dalszych procedurach sterujących wewnątrz urządzenia (np. funkcje logiczne).</i>
IRIG-B . Sygn Ster11	<i>Sygnal: sygnał sterujący IRIG-B. Zewnętrzny generator IRIG-B może ustawić te sygnały. Mogą one być używane w dalszych procedurach sterujących wewnątrz urządzenia (np. funkcje logiczne).</i>
IRIG-B . Sygn Ster12	<i>Sygnal: sygnał sterujący IRIG-B. Zewnętrzny generator IRIG-B może ustawić te sygnały. Mogą one być używane w dalszych procedurach sterujących wewnątrz urządzenia (np. funkcje logiczne).</i>

1..n, lista przypisań	Opis
IRIG-B . Sygn Ster13	<i>Sygnal: sygnał sterujący IRIG-B. Zewnętrzny generator IRIG-B może ustawić te sygnały. Mogą one być używane w dalszych procedurach sterujących wewnątrz urządzenia (np. funkcje logiczne).</i>
IRIG-B . Sygn Ster14	<i>Sygnal: sygnał sterujący IRIG-B. Zewnętrzny generator IRIG-B może ustawić te sygnały. Mogą one być używane w dalszych procedurach sterujących wewnątrz urządzenia (np. funkcje logiczne).</i>
IRIG-B . Sygn Ster15	<i>Sygnal: sygnał sterujący IRIG-B. Zewnętrzny generator IRIG-B może ustawić te sygnały. Mogą one być używane w dalszych procedurach sterujących wewnątrz urządzenia (np. funkcje logiczne).</i>
IRIG-B . Sygn Ster16	<i>Sygnal: sygnał sterujący IRIG-B. Zewnętrzny generator IRIG-B może ustawić te sygnały. Mogą one być używane w dalszych procedurach sterujących wewnątrz urządzenia (np. funkcje logiczne).</i>
IRIG-B . Sygn Ster17	<i>Sygnal: sygnał sterujący IRIG-B. Zewnętrzny generator IRIG-B może ustawić te sygnały. Mogą one być używane w dalszych procedurach sterujących wewnątrz urządzenia (np. funkcje logiczne).</i>
IRIG-B . Sygn Ster18	<i>Sygnal: sygnał sterujący IRIG-B. Zewnętrzny generator IRIG-B może ustawić te sygnały. Mogą one być używane w dalszych procedurach sterujących wewnątrz urządzenia (np. funkcje logiczne).</i>
SNTp . Aktywny SNTp	<i>Sygnal: Jeśli nie ma ważnego sygnału SNTp przez 120 sekund, protokół SNTp jest uważany za nieaktywny.</i>
SynchCzas . zsynchronizowany	<i>Zegar jest zsynchronizowany.</i>
Statystyki . Zer Wszys Stat	<i>Sygnal: Resetowanie wszystkich wartości statystyk (zapotrzebowanie na prąd, zapotrzebowanie na moc, min., maks.)</i>
Statystyki . Reset Funk Uśr	<i>Sygnal: Reset statystyk</i>
Statystyki . Zer Max	<i>Sygnal: Resetowanie wszystkich wartości maksymalnych</i>
Statystyki . Zer Min	<i>Sygnal: Resetowanie wszystkich wartości minimalnych</i>
Statystyki . Uruch Fkcj 1-We	<i>Stan wejścia modułu: Start statystyki 1</i>
Logika . RL1.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL1.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL1.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL1.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL1.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL1.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL1.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>

1..n, lista przypisań	Opis
Logika . RL1.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL1.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>
Logika . RL2.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL2.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL2.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL2.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL2.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL2.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL2.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL2.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL2.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>
Logika . RL3.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL3.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL3.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL3.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL3.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL3.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL3.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL3.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL3.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>
Logika . RL4.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL4.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL4.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>

1..n, lista przypisań	Opis
Logika . RL4.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL4.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL4.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL4.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL4.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL4.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL5.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL5.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL5.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL5.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL5.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL5.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL5.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL5.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL5.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL6.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL6.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL6.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL6.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL6.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL6.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL6.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>

1..n, lista przypisań	Opis
Logika . RL6.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL6.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>
Logika . RL7.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL7.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL7.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL7.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL7.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL7.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL7.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL7.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL7.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>
Logika . RL8.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL8.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL8.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL8.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL8.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL8.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL8.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL8.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL8.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>
Logika . RL9.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL9.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL9.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>

1..n, lista przypisań	Opis
Logika . RL9.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL9.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL9.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL9.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL9.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL9.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL10.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL10.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL10.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL10.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL10.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL10.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL10.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL10.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL10.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL11.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL11.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL11.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL11.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL11.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL11.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>

1..n, lista przypisań	Opis
Logika . RL11.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL11.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL11.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>
Logika . RL12.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL12.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL12.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL12.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL12.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL12.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL12.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL12.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL12.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>
Logika . RL13.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL13.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL13.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL13.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL13.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL13.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL13.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL13.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL13.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>

1..n, lista przypisań	Opis
Logika . RL14.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL14.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL14.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL14.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL14.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL14.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL14.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL14.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL14.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL15.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL15.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL15.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL15.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL15.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL15.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL15.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL15.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL15.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL16.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL16.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL16.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>

1..n, lista przypisań	Opis
Logika . RL16.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL16.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL16.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL16.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL16.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL16.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL17.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL17.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL17.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL17.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL17.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL17.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL17.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL17.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL17.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL18.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL18.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL18.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL18.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL18.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL18.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>

1..n, lista przypisań	Opis
Logika . RL18.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL18.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL18.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>
Logika . RL19.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL19.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL19.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL19.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL19.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL19.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL19.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL19.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL19.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>
Logika . RL20.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL20.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL20.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL20.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL20.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL20.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL20.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL20.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL20.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>

1..n, lista przypisań	Opis
Logika . RL21.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL21.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL21.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL21.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL21.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL21.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL21.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL21.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL21.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL22.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL22.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL22.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL22.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL22.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL22.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL22.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL22.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL22.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL23.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL23.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL23.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>

1..n, lista przypisań	Opis
Logika . RL23.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL23.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL23.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL23.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL23.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL23.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL24.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL24.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL24.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL24.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL24.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL24.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL24.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL24.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL24.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL25.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL25.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL25.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL25.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL25.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL25.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>

1..n, lista przypisań	Opis
Logika . RL25.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL25.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL25.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>
Logika . RL26.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL26.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL26.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL26.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL26.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL26.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL26.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL26.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL26.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>
Logika . RL27.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL27.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL27.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL27.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL27.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL27.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL27.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL27.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL27.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>

1..n, lista przypisań	Opis
Logika . RL28.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL28.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL28.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL28.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL28.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL28.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL28.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL28.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL28.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL29.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL29.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL29.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL29.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL29.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL29.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL29.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL29.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL29.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL30.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL30.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL30.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>

1..n, lista przypisań	Opis
Logika . RL30.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL30.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL30.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL30.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL30.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL30.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL31.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL31.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL31.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL31.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL31.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL31.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL31.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL31.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL31.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL32.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL32.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL32.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL32.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL32.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL32.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>

1..n, lista przypisań	Opis
Logika . RL32.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL32.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL32.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>
Logika . RL33.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL33.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL33.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL33.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL33.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL33.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL33.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL33.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL33.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>
Logika . RL34.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL34.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL34.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL34.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL34.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL34.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL34.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL34.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL34.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>

1..n, lista przypisań	Opis
Logika . RL35.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL35.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL35.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL35.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL35.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL35.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL35.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL35.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL35.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL36.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL36.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL36.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL36.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL36.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL36.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL36.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL36.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL36.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL37.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL37.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL37.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>

1..n, lista przypisań	Opis
Logika . RL37.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL37.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL37.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL37.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL37.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL37.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL38.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL38.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL38.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL38.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL38.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL38.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL38.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL38.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL38.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL39.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL39.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL39.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL39.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL39.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL39.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>

1..n, lista przypisań	Opis
Logika . RL39.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL39.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL39.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>
Logika . RL40.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL40.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL40.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL40.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL40.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL40.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL40.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL40.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL40.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>
Logika . RL41.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL41.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL41.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL41.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL41.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL41.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL41.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL41.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL41.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>

1..n, lista przypisań	Opis
Logika . RL42.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL42.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL42.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL42.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL42.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL42.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL42.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL42.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL42.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL43.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL43.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL43.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL43.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL43.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL43.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL43.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL43.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL43.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL44.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL44.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL44.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>

1..n, lista przypisań	Opis
Logika . RL44.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL44.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL44.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL44.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL44.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL44.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL45.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL45.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL45.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL45.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL45.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL45.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL45.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL45.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL45.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL46.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL46.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL46.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL46.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL46.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL46.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>

1..n, lista przypisań	Opis
Logika . RL46.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL46.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL46.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>
Logika . RL47.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL47.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL47.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL47.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL47.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL47.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL47.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL47.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL47.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>
Logika . RL48.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL48.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL48.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL48.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL48.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL48.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL48.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL48.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL48.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>

1..n, lista przypisań	Opis
Logika . RL49.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL49.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL49.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL49.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL49.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL49.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL49.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL49.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL49.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL50.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL50.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL50.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL50.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL50.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL50.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL50.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL50.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL50.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL51.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL51.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL51.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>

1..n, lista przypisań	Opis
Logika . RL51.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL51.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL51.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL51.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL51.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL51.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL52.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL52.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL52.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL52.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL52.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL52.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL52.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL52.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL52.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL53.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL53.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL53.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL53.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL53.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL53.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>

1..n, lista przypisań	Opis
Logika . RL53.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL53.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL53.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>
Logika . RL54.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL54.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL54.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL54.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL54.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL54.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL54.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL54.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL54.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>
Logika . RL55.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL55.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL55.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL55.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL55.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL55.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL55.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL55.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL55.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>

1..n, lista przypisań	Opis
Logika . RL56.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL56.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL56.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL56.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL56.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL56.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL56.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL56.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL56.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL57.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL57.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL57.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL57.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL57.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL57.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL57.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL57.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL57.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL58.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL58.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL58.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>

1..n, lista przypisań	Opis
Logika . RL58.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL58.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL58.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL58.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL58.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL58.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL59.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL59.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL59.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL59.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL59.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL59.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL59.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL59.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL59.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL60.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL60.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL60.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL60.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL60.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL60.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>

1..n, lista przypisań	Opis
Logika . RL60.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL60.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL60.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>
Logika . RL61.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL61.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL61.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL61.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL61.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL61.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL61.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL61.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL61.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>
Logika . RL62.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL62.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL62.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL62.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL62.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL62.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL62.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL62.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL62.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>

1..n, lista przypisań	Opis
Logika . RL63.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL63.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL63.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL63.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL63.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL63.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL63.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL63.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL63.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL64.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL64.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL64.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL64.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL64.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL64.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL64.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL64.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL64.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL65.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL65.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL65.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>

1..n, lista przypisań	Opis
Logika . RL65.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL65.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL65.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL65.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL65.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL65.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL66.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL66.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL66.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL66.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL66.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL66.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL66.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL66.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL66.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL67.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL67.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL67.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL67.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL67.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL67.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>

1..n, lista przypisań	Opis
Logika . RL67.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL67.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL67.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>
Logika . RL68.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL68.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL68.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL68.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL68.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL68.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL68.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL68.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL68.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>
Logika . RL69.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL69.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL69.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL69.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL69.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL69.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL69.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL69.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL69.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>

1..n, lista przypisań	Opis
Logika . RL70.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL70.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL70.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL70.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL70.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL70.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL70.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL70.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL70.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL71.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL71.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL71.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL71.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL71.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL71.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL71.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL71.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL71.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL72.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL72.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL72.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>

1..n, lista przypisań	Opis
Logika . RL72.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL72.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL72.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL72.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL72.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL72.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL73.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL73.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL73.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL73.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL73.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL73.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL73.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL73.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL73.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL74.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL74.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL74.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL74.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL74.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL74.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>

1..n, lista przypisań	Opis
Logika . RL74.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL74.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL74.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>
Logika . RL75.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL75.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL75.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL75.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL75.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL75.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL75.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL75.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL75.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>
Logika . RL76.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL76.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL76.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL76.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL76.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL76.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL76.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL76.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL76.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnał resetowania latch-a.</i>

1..n, lista przypisań	Opis
Logika . RL77.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL77.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL77.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL77.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL77.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL77.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL77.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL77.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL77.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL78.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL78.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL78.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL78.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL78.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL78.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL78.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL78.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL78.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL79.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL79.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL79.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>

1..n, lista przypisań	Opis
Logika . RL79.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL79.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL79.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL79.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL79.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL79.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Logika . RL80.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL80.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL80.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL80.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL80.We Bram1-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL80.We Bram2-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL80.We Bram3-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL80.We Bram4-We	<i>Stan wejścia modułu: Przypisanie sygnału wejściowego</i>
Logika . RL80.Reset Podtrz-We	<i>Stan wejścia modułu: Sygnal resetowania latch-a.</i>
Gen Przeb Sin . Uruchomienie ręczne	<i>Symulacja zwarcia została uruchomiona ręcznie.</i>
Gen Przeb Sin . Zatrzymanie ręczne	<i>Symulacja zwarcia została zatrzymana ręcznie.</i>
Gen Przeb Sin . Praca	<i>Sygnal: trwa symulacja wartości mierzonej</i>
Gen Przeb Sin . Uruchomiona	<i>Symulacja zwarcia została uruchomiona.</i>
Gen Przeb Sin . Zatrzymana	<i>Symulacja zwarcia została zatrzymana.</i>
Gen Przeb Sin . Zewn. ur. symulacji-We	<i>Stan wejścia modułu:Zewnętrzne uruchomienie symulacji błędu (z zastosowaniem parametrów testowych)</i>

1..n, lista przypisań	Opis
Gen Przeb Sin . ZewBlk1-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.1</i>
Gen Przeb Sin . ZewBlk2-We	<i>Stan modułu wejściowego: Zewnętrzne blokowanie.2</i>
Gen Przeb Sin . Wymuś Stan Poawar-We	<i>Stan wejścia modułu:Wymuś stan poawaryjny. Przerwij symulację.</i>
Sys . Bank 1	<i>Sygnal: Aktualnie wybrany jest zestaw parametrów PS 1</i>
Sys . Bank 2	<i>Sygnal: Aktualnie wybrany jest zestaw parametrów PS 2</i>
Sys . Bank 3	<i>Sygnal: Aktualnie wybrany jest zestaw parametrów PS 3</i>
Sys . Bank 4	<i>Sygnal: Aktualnie wybrany jest zestaw parametrów PS 4</i>
Sys . Ręczn Wybór Banku	<i>Sygnal: Ręczny wybór banku nastaw.</i>
Sys . Bank ze Scada	<i>Sygnal: Przełączanie banku nastaw poprzez system SCADA. Wprowadź do tego bajtu wyjściowego liczbę całkowitą zestawu parametrów, który ma być aktywny (np. 4 => Przełączenie na zestaw parametrów 4).</i>
Sys . Bank od Fkcji We	<i>Sygnal: Przełączanie banku nastaw poprzez funkcję wejściową.</i>
Sys . Min 1 Par Zmieniony	<i>Sygnal: Przynajmniej jeden parametr został zmieniony.</i>
Sys . Odbl. blok. ustaw.	<i>Sygnal: Krótkotrwale odblokowanie blokady ustawień</i>
Sys . Zeruj LED	<i>Sygnal: Zerowanie LED</i>
Sys . Zeruj wy przek	<i>Sygnal: Zerowanie wyjść przekaźnikowych</i>
Sys . Zeruj SCADA	<i>Sygnal: potwierdzaj sygnały SCADA z podtrzymaniem</i>
Sys . Zeruj KmdWył	<i>Sygnal: Zerowanie komendy wyłączenia.</i>
Sys . Zeruj LED-panel	<i>Sygnal: Zerowanie LED, wyzwolenie w HMI</i>
Sys . Zeruj wy przek-panel	<i>Sygnal: Zerowanie wyjść przekaźnikowych, wyzwolenie w HMI</i>
Sys . Zeruj SCADA-panel	<i>Sygnal: potwierdzaj sygnały SCADA z podtrzymaniem, wyzwolenie w HMI</i>
Sys . Zeruj KmdWył-panel	<i>Sygnal: Zerowanie komendy wyłączenia., wyzwolenie w HMI</i>
Sys . Zeruj LED-Sca	<i>Sygnal: Zerowanie LED, wyzwolenie przez SCADA</i>
Sys . Zeruj wy przek-Sca	<i>Sygnal: Zerowanie wyjść przekaźnikowych, wyzwolenie przez SCADA</i>
Sys . Zeruj liczniki-Sca	<i>Sygnal: Zerowanie wszystkich liczników., wyzwolenie przez SCADA</i>
Sys . Zeruj SCADA-Sca	<i>Sygnal: potwierdzaj sygnały SCADA z podtrzymaniem, wyzwolenie przez SCADA</i>


1..n, lista przypisań	Opis
Sys . Zeruj KmdWył-Sca	<i>Sygnal: Zerowanie komendy wyłączania., wyzwolenie przez SCADA</i>
Sys . Rst Liczników Pracy	<i>Sygnal:: Rst Liczników Pracy</i>
Sys . Rst Lczników Alarmy	<i>Sygnal:: Rst Lczników Alarmy</i>
Sys . Rst Liczn Wył	<i>Sygnal:: Rst Liczn Wył</i>
Sys . Rst Liczników Wszys	<i>Sygnal:: Rst Liczników Wszys</i>
Sys . Zeruj LED-We	<i>Stan modułu wejściowego: Stan diod LED zerowany wejściem dwustanowym</i>
Sys . Zer wy przek-We	<i>Stan modułu wejściowego: Zerowanie cyfrowych wyjść przekaźnikowych.</i>
Sys . Zeruj SCADA-We	<i>Stan wejścia modułu: potwierdzaj sygnały SCADA z podtrzymaniem</i>
Sys . Bank1-We	<i>Stan modułu wejściowego względnie sygnału, które powinny aktywować ten bank nastaw.</i>
Sys . Bank2-We	<i>Stan modułu wejściowego względnie sygnału, które powinny aktywować ten bank nastaw.</i>
Sys . Bank3-We	<i>Stan modułu wejściowego względnie sygnału, które powinny aktywować ten bank nastaw.</i>
Sys . Bank4-We	<i>Stan modułu wejściowego względnie sygnału, które powinny aktywować ten bank nastaw.</i>
Sys . Blokada ustawień-We	<i>Stan wejścia modułu: Żadne parametry nie mogą zostać zmienione, jeśli to wejście ma wartość prawda. Ustawienia parametru są zablokowane.</i>
Sys . Internal test state	<i>Auxiliary state for testing purposes.</i>

Tryb

ogólny tryb pracy

Lista wyboru dla następujących parametrów:

-  LED grupa A . Podtrzymanie
-  LED grupa A . Podtrzymanie
-  LED grupa A . Podtrzymanie
-  LED grupa A . Podtrzymanie
-  LED grupa A . Podtrzymanie

-  LED grupa A . Podtrzymanie
- [...]

Tryb	Opis
Nieaktywny	<i>nieaktywny</i>
Aktywny	<i>aktywny</i>
aktywne, potw. przez alarm	<i>Samotrzymywanie diod LED jest aktywne, ale zostanie automatycznie potwierdzone (zresetowane) (przez funkcję zabezpieczającą) w przypadku wystąpienia nowego alarmu.</i>

LED kolor aktywny

Lista wyboru dla następujących parametrów:

-  LED grupa A . Kolor LED gdy aktywny
-  LED grupa A . Kolor LED gdy nieaktywny
-  LED grupa A . Kolor LED gdy aktywny
-  LED grupa A . Kolor LED gdy nieaktywny
-  LED grupa A . Kolor LED gdy aktywny
-  LED grupa A . Kolor LED gdy nieaktywny
- [...]

LED kolor aktywny	Opis
zielony	<i>dioda świeci w kolorze zielonym</i>
czerwony	<i>dioda świeci w kolorze czerwonym</i>
czerwony migający	<i>dioda miga w kolorze czerwonym</i>
zielony migający	<i>dioda miga w kolorze zielonym</i>
„-”	<i>Nie przypisano</i>

Potw. przyciskiem „C”

Należy wybrać, które elementy zatwierdzane mogą być resetowane naciśnięciem przycisku „C”.

Lista wyboru dla następujących parametrów:

-  Sys . Potw. przyciskiem „C”

Potw. przyciskiem „C”	Opis
Nic	<i>Żadnych elementów nie można zresetować jedynie przez przytrzymanie przycisku „C” (przez ok. 1 sekundę). W konsekwencji przycisk „C” to tylko skrót do menu potwierdzania, z którego użytkownik może wybrać elementy, które mają zostać zresetowane.</i>
Potw. LED bez hasła	<i>Wszystkie diody LED można potwierdzać (resetować) przez naciśnięcie przycisku „C” (i przytrzymanie przez ok. 1 sekundę). Nie trzeba przy tym wprowadzać hasła. Resetowanie można rozpoznać po tym, że w jego trakcie zawsze dochodzi do testu diod LED, tj. wszystkie diody LED migają przez sekundę na czerwono, a następnie przez sekundę na zielono.</i>
Potw. LED	<i>Wszystkie diody LED można resetować przez naciśnięcie przycisku „C” (i przytrzymanie przez ok. 1 sekundę). Resetowanie można rozpoznać po tym, że w jego trakcie zawsze dochodzi do testu diod LED, tj. wszystkie diody LED migają przez sekundę na czerwono, a następnie przez sekundę na zielono.</i>
Potw. LED i przełączników	<i>Wszystkie diody LED i potwierdzane przełączniki o wyjściach binarnych można resetować przez naciśnięcie przycisku „C” (i przytrzymanie przez ok. 1 sekundę). Resetowanie można rozpoznać po tym, że w jego trakcie zawsze dochodzi do testu diod LED, tj. wszystkie diody LED migają przez sekundę na czerwono, a następnie przez sekundę na zielono.</i>
Potw. wszystkiego	<p><i>Wszystkie elementy potwierdzane można resetować przez naciśnięcie przycisku „C” (i przytrzymanie przez ok. 1 sekundę): - Wszystkie diody LED,</i></p> <ul style="list-style-type: none"> - wszystkie binarne wyjścia przełącznikowe, - wszystkie podtrzymywane sygnały SCADA, - polecenie wyzwolenia. <p><i>Resetowanie można rozpoznać po tym, że w jego trakcie zawsze dochodzi do testu diod LED, tj. wszystkie diody LED migają przez sekundę na czerwono, a następnie przez sekundę na zielono.</i></p>

Czas trwania

Czas rejestracji

Lista wyboru dla następujących parametrów:

-  Statystyki . Start Uśr przez:

Czas trwania	Opis
Czas trwania	<i>Czas rejestracji</i>
StartFkcj	<i>Funkcja startu</i>

Czas trwania

Czas rejestracji

Lista wyboru dla następujących parametrów:

-  Statystyki . Czas trwania Uśr

Czas trwania	Opis
2 s	<i>s</i>
5 s	<i>s</i>
10 s	<i>s</i>
15 s	<i>sekundy</i>
30 s	<i>sekundy</i>
1 min	<i>minuta</i>
5 min	<i>minuta</i>
10 min	<i>minuta</i>
15 min	<i>minuta</i>
30 min	<i>minuta</i>
1 godz.	<i>Godziny</i>
2 godz.	<i>Godziny</i>
6 godz.	<i>Godziny</i>
12 godz.	<i>Godziny</i>
1 d	<i>dni</i>
2 d	<i>dni</i>
5 d	<i>dni</i>
7 d	<i>dni</i>
10 d	<i>dni</i>
30 d	<i>dni</i>

Konfig. okna

Konfiguracja okna

Lista wyboru dla następujących parametrów:

- [Statystyki . Okno Uśr](#)

Konfig. okna	Opis
przesuw	<i>Średnia ruchoma: Do średniej ruchomej (wartość średnia) jest w sposób ciągły dodawana najnowsza mierzona wartość i jest z niej usuwana najstarsza mierzona wartość.</i>
stałe	<i>Wartość średnia jest obliczana dla stałego okna.</i>

Selection

Lista wyboru dla następujących parametrów:

- [Panel przedni . Wybór języka](#)

Selection	Opis
Angielski	<i>Angielski</i>
Niemiecki	<i>Niemiecki</i>
Rosyjski	<i>Rosyjski</i>
Polski	<i>Polski</i>
francuski	<i>francuski</i>
portugalski	<i>portugalski</i>
hiszpański	<i>hiszpański</i>
Rumuński	<i>Rumuński</i>

Tryb rejestracji

Tryb rejestratora (ustawienie zachowania rejestratora)

Lista wyboru dla następujących parametrów:

- [Rej zwarć . Tryb rejestracji](#)

Tryb rejestracji	Opis
Alarmy i wyzwolenia	<i>Rejestrowanie zaczyna się w przypadku alarmu lub wyzwolenia.</i>
Tylko wyzwolenia	<i>Rejestrowanie zaczyna się tylko w przypadku alarmu.</i>

Rozdzielczość

Rozdzielczość (częstotliwość rejestracji)







Lista wyboru dla następujących parametrów:

-  Rej trendu . Rozdzielczość

Rozdzielczość	Opis
60 min	<i>Dod_nast_wpis: 60 min</i>
30 min	<i>Dod_nast_wpis: 30 min</i>
15 min	<i>Dod_nast_wpis: 15 min</i>
10 min	<i>Dod_nast_wpis: 10 min</i>
5 min	<i>Dod_nast_wpis: 5 min</i>

1..n, ListRejTrend

Lista wyboru dla następujących parametrów:

-  DNP3 . Wartość analogowa 0
-  Modbus . Przyp War Mierz 1
-  Rej trendu . Trend1
-  Rej trendu . Trend2
-  Rej trendu . Trend3
-  Rej trendu . Trend4
- [...]

1..n, ListRejTrend	Opis
„-”	<i>Nie przypisano</i>
VT . UL1	<i>Wartość mierzona: napięcie fazowe. (1-sza, pierwsza harmoniczna)</i>
VT . UL2	<i>Wartość mierzona: napięcie fazowe. (1-sza, pierwsza harmoniczna)</i>
VT . UL3	<i>Wartość mierzona: napięcie fazowe. (1-sza, pierwsza harmoniczna)</i>
VT . 3U0 mierz.	<i>Wartość mierzona (mierzona): 3U0 (1-sza, pierwsza harmoniczna)</i>
VT . 3U0 obl.	<i>Wartość mierzona (obliczona): 3U0 (1-sza, pierwsza harmoniczna)</i>
VT . UL12	<i>Wartość mierzona: napięcie międzyfazowe (1-sza, pierwsza harmoniczna)</i>
VT . UL23	<i>Wartość mierzona: napięcie międzyfazowe (1-sza, pierwsza harmoniczna)</i>

1..n, ListRejTrend	Opis
VT . UL31	Wartość mierzona: napięcie międzyfazowe (1-sza, pierwsza harmoniczna)
VT . UL1 RMS	Wartość mierzona: napięcie fazowe. (RMS)
VT . UL2 RMS	Wartość mierzona: napięcie fazowe. (RMS)
VT . UL3 RMS	Wartość mierzona: napięcie fazowe. (RMS)
VT . 3U0 mierz. RMS	Wartość mierzona (mierzona): 3U0 (RMS)
VT . 3U0 obl. RMS	Wartość mierzona (obliczona): 3U0 (RMS)
VT . UL12 RMS	Wartość mierzona: napięcie międzyfazowe (RMS)
VT . UL23 RMS	Wartość mierzona: napięcie międzyfazowe (RMS)
VT . UL31 RMS	Wartość mierzona: napięcie międzyfazowe (RMS)
VT . U0	Wartość mierzona (obliczona): napięcie składowej zerowej(1-sza, pierwsza harmoniczna)
VT . U1	Wartość mierzona (obliczona): napięcie składowej zgodnej(1-sza, pierwsza harmoniczna)
VT . U2	Wartość mierzona (obliczona): napięcie składowej przeciwnej(1-sza, pierwsza harmoniczna)
VT . %(U2/U1)	Wartość mierzona (obliczona): %U2/U1 jeśli ABC, %U1/U2 jeśli CBA.
VT . UL1 śr RMS	UL1 wartość średnia (RMS)
VT . UL2 śr RMS	UL2 wartość średnia (RMS)
VT . UL3 śr RMS	UL3 wartość średnia (RMS)
VT . UL12 śr RMS	UL12 wartość średnia (RMS)
VT . UL23 śr RMS	UL23 wartość średnia (RMS)
VT . UL31 śr RMS	UL31 wartość średnia (RMS)
VT . f	Wartość mierzona: Częstotliwość.
VT . UL1 THD	Wartość mierzona (obliczona): UL1 całkowita wartość zniekształceń harmonicznym
VT . UL2 THD	Wartość mierzona (obliczona): UL2 całkowita wartość zniekształceń harmonicznym
VT . UL3 THD	Wartość mierzona (obliczona): UL3 całkowita wartość zniekształceń harmonicznym
VT . UL12 THD	Wartość mierzona (obliczona): UL12 całkowita wartość zniekształceń harmonicznym
VT . UL23 THD	Wartość mierzona (obliczona): UL23 całkowita wartość zniekształceń harmonicznym
VT . UL31 THD	Wartość mierzona (obliczona): UL31 całkowita wartość zniekształceń harmonicznym

1..n, ListWłWył

Lista wyboru dla następujących parametrów:

-  IEC 61850 . Funkcja

1..n, ListWłWył	Opis
Nieaktywny	<i>Nieaktywny</i>
Aktywny	<i>aktywny</i>

Szybkość transmisji

Lista wyboru dla następujących parametrów:

-  DNP3 . Szybkość transmisji

Szybkość transmisji	Opis
1200	<i>1200</i>
2400	<i>2400</i>
4800	<i>4800</i>
9600	<i>9600</i>
19200	<i>19200</i>
38400	<i>38400</i>
57600	<i>57600</i>
115200	<i>115200</i>

Bajt ramki

Lista wyboru dla następujących parametrów:

-  DNP3 . Układ ramki

Bajt ramki	Opis
8E1	<i>8 bitów danych, bit parzystości, 1 bit stopu</i>
8O1	<i>8 bitów danych, bit nieparzystości, 1 bit stopu</i>

Bajt ramki	Opis
8N1	8 bitów danych, brak bitu parzystości, 1 bit stopu
8N2	8 bitów danych, brak bitu parzystości, 2 bity stopu

Stan spoczynkowy

Stan spoczynkowy łącza optycznego

Lista wyboru dla następujących parametrów:

- [↪ DNP3 . Stan spoczynkowy](#)

Stan spoczynkowy	Opis
Nie świeci / Niski	Stan niski w stanie spoczynkowym
Świeci / Wysoki	Stan wysoki w stanie spoczynkowym

Wersje rozpoczynania komunikacji

Lista wyboru dla następujących parametrów:

- [↪ DNP3 . Potwierdzenie Linku](#)

Wersje rozpoczynania komunikacji	Opis
Nigdy	Opcja Nigdy jest rekomendowana.
Zawsze	Jeżeli ta opcja jest ustawiona na "Zawsze", to warstwa linku wymaga nawiązania połączenia przed wysłaniem ramki.
Na duże	Jeżeli ta opcja jest ustawiona na "Na duże", to warstwa linku wymaga nawiązania połączenia przed wysłaniem pierwszej ramki z wiadomości rozłożonej na kilka ramek.

_AL_ResponseType_k

_AL_ResponseType_h

Lista wyboru dla następujących parametrów:

- [↪ DNP3 . Potwierdzenie Aplikacji](#)

_AL_ResponseType_k	Opis
Nigdy	<i>Nigdy</i>
Zawsze	<i>Zawsze</i>
Zdarzenie	<i>Zdarzenie</i>

1..n, lista przypisań

Przypisanie

Lista wyboru dla następujących parametrów:

-  [DNP3 . WejścieDwubitowe 0](#)

1..n, lista przypisań	Opis
„-”	<i>Nie przypisano</i>
Łącznik[1] . Położ	<i>Sygnal: Położenie wyłącznika (0 = w trakcie przełączania, 1 = WYŁ, 2 = ZAŁ, 3 = zakłócony)</i>

1..n, lista przypisań

Przypisanie

Lista wyboru dla następujących parametrów:

-  [DNP3 . Liczniki 0](#)

1..n, lista przypisań	Opis
„-”	<i>Nie przypisano</i>
Zab . Nr zwarcia	<i>Numer zwarcia</i>
Zab . Liczba awarii sieci	<i>Liczba awarii sieci: jest to licznik wszystkich awarii (np. alarm ogólny »Alarm zabezp.«, z wyjątkiem awarii podczas trwającego cyklu modułu samoczynnego ponownego (sygnal »Uruchomienie automatyki SPZ«). (Uwaga: »Nr zwarcia« jest zliczany po każdym nowym zwarcie niezależnie od cykli SPZ. Oznacza to, że dla urządzeń zabezpieczających bez modułu SPZ te dwa liczniki są równoważne).</i>
Łącznik[1] . Liczba Wyłącz	<i>Licznik: całkowita liczba wyłączeń rozdzielnic.</i>
LVRT[1] . L zap nap w t-LVRT	<i>Liczba zapadów napięcia w czasie t-LVRT</i>

1..n, lista przypisań	Opis
LVRT[1] . L Całk Zap Nap	<i>Licznik całkowitej liczby zapadów napięcia.</i>
LVRT[1] . L Całk Zap Nap do Wył	<i>Licznik całkowitej liczby zapadów napięcia, które spowodowały wyłączenie.</i>
LVRT[2] . L zap nap w t-LVRT	<i>Liczba zapadów napięcia w czasie t-LVRT</i>
LVRT[2] . L Całk Zap Nap	<i>Licznik całkowitej liczby zapadów napięcia.</i>
LVRT[2] . L Całk Zap Nap do Wył	<i>Licznik całkowitej liczby zapadów napięcia, które spowodowały wyłączenie.</i>
Sys . Licz godz pracy	<i>Licznik godzin pracy zabezpieczenia</i>

Współczynnik skali

Mnożnik do konwersji wartości zmiennoprzecinkowych na liczby całkowite typu integer.

Lista wyboru dla następujących parametrów:

-  DNP3 . Współczynnik skali 0

Współczynnik skali	Opis
0.001	<i>0.001</i>
0.01	<i>0.01</i>
0.1	<i>0.1</i>
1	<i>1</i>
10	<i>10</i>
100	<i>100</i>
1000	<i>1000</i>
10000	<i>10000</i>
100000	<i>100000</i>
1000000	<i>1000000</i>

Stan spoczynkowy

Stan spoczynkowy łącza optycznego

Lista wyboru dla następujących parametrów:

- [↳ Modbus . Stan spoczynkowy](#)

Stan spoczynkowy	Opis
Nie świeci / Niski	<i>Stan niski w stanie spoczynkowym</i>
Świeci / Wysoki	<i>Stan wysoki w stanie spoczynkowym</i>

Wybór portu

Lista wyboru dla następujących parametrów:

- [↳ Modbus . Konfig portu TCP](#)

Wybór portu	Opis
Domyślny	<i>Port domyślny</i>
Prywatny	<i>Port prywatny</i>

Szybkość transmisji

Lista wyboru dla następujących parametrów:

- [↳ Modbus . Szybkość transmisji](#)

Szybkość transmisji	Opis
1200	<i>1200</i>
2400	<i>2400</i>
4800	<i>4800</i>
9600	<i>9600</i>
19200	<i>19200</i>
38400	<i>38400</i>

Bajt ramki

Lista wyboru dla następujących parametrów:

- [Modbus . Ustawienia fizyczne](#)

Bajt ramki	Opis
8E1	8 bitów danych, bit parzystości, 1 bit stopu
8O1	8 bitów danych, bit nieparzystości, 1 bit stopu
8N1	8 bitów danych, brak bitu parzystości, 1 bit stopu
8N2	8 bitów danych, brak bitu parzystości, 2 bity stopu

Typ mapowania SCADA

To ustawienie określa, czy protokół komunikacyjny ma korzystać z domyślnego mapowania obiektów danych, czy mapowania zdefiniowanego przez użytkownika, załadowanego z pliku *.HptSMap.

Lista wyboru dla następujących parametrów:

- [Modbus . Typ mapowania SCADA](#)

Typ mapowania SCADA	Opis
Standard	Domyślne mapowanie obiektów danych
Zdefiniowane przez użytkownika	Zdefiniowane przez użytkownika mapowanie obiektów danych

Status konfig.

Status zdefiniowanej przez użytkownika konfiguracji systemu SCADA.\nMożliwe wartości:

Lista wyboru dla następujących parametrów:

- [Modbus . Status konfig.](#)

Status konfig.	Opis
Zmiana	Nowa konfiguracja systemu SCADA jest ładowana, ale nie jest jeszcze aktywna.
OK	Konfiguracja systemu SCADA jest aktywna.
Konfig. niedost.	Zdefiniowana przez użytkownika konfiguracja systemu SCADA nie jest dostępna (np. nie została załadowana do urządzenia).
Błąd	Nieoczekiwany błąd. Skontaktuj się z działem serwisowym.

Szybkość transmisji

Lista wyboru dla następujących parametrów:

-  IEC103 . Szybkość transmisji

Szybkość transmisji	Opis
1200	1200
2400	2400
4800	4800
9600	9600
19200	19200
38400	38400
57600	57600

Bajt ramki

Lista wyboru dla następujących parametrów:

-  IEC103 . Ustawienia fizyczne

Bajt ramki	Opis
8E1	8 bitów danych, bit parzystości, 1 bit stopu
8O1	8 bitów danych, bit nieparzystości, 1 bit stopu
8N1	8 bitów danych, brak bitu parzystości, 1 bit stopu
8N2	8 bitów danych, brak bitu parzystości, 2 bity stopu

Strefa czasowa

Pozwala wybrać, czy znaczniki czasu w komunikatach IEC103 będą podawane w czasie UTC, czy lokalnym. (Ustawienie „czasu lokalnego” zawsze uwzględnia ustawienia zmiany z czasu letniego na zimowy).

Lista wyboru dla następujących parametrów:

-  IEC103 . Strefa czasowa

Strefa czasowa	Opis
UTC	UTC
Czas lokalny	Czas lokalny zgodny z ustawieniem „Strefy czasowe” (w parametrach urządzenia) (w tym ustawienia zmiany czasu z letniego na zimowy).

Typ mapowania SCADA

To ustawienie określa, czy protokół komunikacyjny ma korzystać z domyślnego mapowania obiektów danych, czy mapowania zdefiniowanego przez użytkownika, załadowanego z pliku *.HptSMap.

Lista wyboru dla następujących parametrów:

-  IEC103 . Typ mapowania SCADA

Typ mapowania SCADA	Opis
Standard	Domyślne mapowanie obiektów danych
Zdefiniowane przez użytkownika	Zdefiniowane przez użytkownika mapowanie obiektów danych

Status konfig.

Status zdefiniowanej przez użytkownika konfiguracji systemu SCADA.\nMożliwe wartości:

Lista wyboru dla następujących parametrów:

-  IEC103 . Status konfig.

Status konfig.	Opis
Zmiana	Nowa konfiguracja systemu SCADA jest ładowana, ale nie jest jeszcze aktywna.
OK	Konfiguracja systemu SCADA jest aktywna.
Konfig. niedost.	Zdefiniowana przez użytkownika konfiguracja systemu SCADA nie jest dostępna (np. nie została załadowana do urządzenia).
Błąd	Nieoczekiwany błąd. Skontaktuj się z działem serwisowym.

Wybór portu

Lista wyboru dla następujących parametrów:

-  IEC104 . Konfig portu TCP

Wybór portu	Opis
Domyślny	Port domyślny
Prywatny	Port prywatny

Strefa czasowa

Pozwala wybrać, czy znaczniki czasu w przesyłanych telegramach komunikacyjnych będą podawane w czasie UTC, czy lokalnym. (Ustawienie „Czas lokalny” zawsze uwzględnia ustawienia zmiany z czasu letniego na zimowy).

Lista wyboru dla następujących parametrów:

-  IEC104 . Strefa czasowa

Strefa czasowa	Opis
UTC	UTC
Czas lokalny	Czas lokalny zgodny z ustawieniem „Strefy czasowe” (w parametrach urządzenia) (w tym ustawienia zmiany czasu z letniego na zimowy).

Typ mapowania SCADA

To ustawienie określa, czy protokół komunikacyjny ma korzystać z domyślnego mapowania obiektów danych, czy mapowania zdefiniowanego przez użytkownika, załadowanego z pliku *.HptSMap.

Lista wyboru dla następujących parametrów:

-  IEC104 . Typ mapowania SCADA

Typ mapowania SCADA	Opis
Standard	Domyślne mapowanie obiektów danych
Zdefiniowane przez użytkownika	Zdefiniowane przez użytkownika mapowanie obiektów danych

Status konfig.

Status zdefiniowanej przez użytkownika konfiguracji systemu SCADA.\nMożliwe wartości:

Lista wyboru dla następujących parametrów:

-  IEC104 . Status konfig.

Status konfig.	Opis
Zmiana	<i>Nowa konfiguracja systemu SCADA jest ładowana, ale nie jest jeszcze aktywna.</i>
OK	<i>Konfiguracja systemu SCADA jest aktywna.</i>
Konfig. niedost.	<i>Zdefiniowana przez użytkownika konfiguracja systemu SCADA nie jest dostępna (np. nie została załadowana do urządzenia).</i>
Błąd	<i>Nieoczekiwany błąd. Skontaktuj się z działem serwisowym.</i>

Typ mapowania SCADA

To ustawienie określa, czy protokół komunikacyjny ma korzystać z domyślnego mapowania obiektów danych, czy mapowania zdefiniowanego przez użytkownika, załadowanego z pliku *.HptSMap.

Lista wyboru dla następujących parametrów:

-  Profibus . Typ mapowania SCADA

Typ mapowania SCADA	Opis
Standard	<i>Domyślne mapowanie obiektów danych</i>
Zdefiniowane przez użytkownika	<i>Zdefiniowane przez użytkownika mapowanie obiektów danych</i>

Strefy Czasowe

Lista wyboru dla następujących parametrów:

-  SynchCzas . Strefy Czasowe



Strefy Czasowe	Opis
UTC+14 Kiritimati	<i>UTC+14 Kiritimati</i>
UTC+13 Rawaki	<i>UTC+13 Rawaki</i>

Strefy Czasowe	Opis
UTC+12.75 Chatham Island	<i>UTC+12.75 Chatham Island</i>
UTC+12 Wellington	<i>UTC+12 Wellington</i>
UTC+11.5 Kingston	<i>UTC+11.5 Kingston</i>
UTC+11 Port Vila	<i>UTC+11 Port Vila</i>
UTC+10.5 Lord Howe Island	<i>UTC+10.5 Lord Howe Island</i>
UTC+10 Sydney	<i>UTC+10 Sydney</i>
UTC+9.5 Adelaide	<i>UTC+9.5 Adelaide</i>
UTC+9 Tokyo	<i>UTC+9 Tokyo</i>
UTC+8 Hong Kong	<i>UTC+8 Hong Kong</i>
UTC+7 Bangkok	<i>UTC+7 Bangkok</i>
UTC+6.5 Rangoon	<i>UTC+6.5 Rangoon</i>
UTC+6 Colombo	<i>UTC+6 Colombo</i>
UTC+5.75 Kathmandu	<i>UTC+5.75 Kathmandu</i>
UTC+5.5 New Delhi	<i>UTC+5.5 New Delhi</i>
UTC+5 Islamabad	<i>UTC+5 Islamabad</i>
UTC+4.5 Kabul	<i>UTC+4.5 Kabul</i>
UTC+4 Abu Dhabi	<i>UTC+4 Abu Dhabi</i>
UTC+3.5 Tehran	<i>UTC+3.5 Tehran</i>
UTC+3 Moscow	<i>UTC+3 Moscow</i>
UTC+2 Athens	<i>UTC+2 Athens</i>
UTC+1 Berlin	<i>UTC+1 Berlin</i>
UTC+0 London	<i>UTC+0 London</i>
UTC-1 Azores	<i>UTC-1 Azores</i>
UTC-2 Fern. d. Noronha	<i>UTC-2 Fern. d. Noronha</i>
UTC-3 Buenos Aires	<i>UTC-3 Buenos Aires</i>
UTC-3.5 St. John's	<i>UTC-3.5 St. John's</i>
UTC-4 Santiago	<i>UTC-4 Santiago</i>
UTC-5 New York	<i>UTC-5 New York</i>
UTC-6 Chicago	<i>UTC-6 Chicago</i>
UTC-7 Salt Lake City	<i>UTC-7 Salt Lake City</i>

Strefy Czasowe	Opis
UTC-8 Los Angeles	<i>UTC-8 Los Angeles</i>
UTC-9 Anchorage	<i>UTC-9 Anchorage</i>
UTC-9.5 Taiohae	<i>UTC-9.5 Taiohae</i>
UTC-10 Honolulu	<i>UTC-10 Honolulu</i>
UTC-11 Midway Islands	<i>UTC-11 Midway Islands</i>

Miesiąc zmiany czasu

Lista wyboru dla następujących parametrów:

-  [SynchCzas . mies cz letniego](#)
-  [SynchCzas . mies cz zim](#)

Miesiąc zmiany czasu	Opis
sty	<i>sty</i>
lut	<i>lut</i>
mar	<i>mar</i>
kwi	<i>kwi</i>
maj	<i>maj</i>
cze	<i>cze</i>
lip	<i>lip</i>
sie	<i>sie</i>
wrz	<i>wrz</i>
paź	<i>paź</i>
lis	<i>lis</i>
gru	<i>gru</i>

Data

Lista wyboru dla następujących parametrów:

-  [SynchCzas . dz cz letniego](#)

- [SynchCzas . dz cz zimow](#)

Data	Opis
nd	<i>nd</i>
pn	<i>pn</i>
wt	<i>wt</i>
śr	<i>śr</i>
cz	<i>cz</i>
pt	<i>pt</i>
so	<i>so</i>
Dzień ogólny	<i>Dzień ogólny: Przykłady: pierwszy dzień miesiąca, ostatni dzień miesiąca</i>

Dz przejdź na cz letni

Dzień zmiany czasu

Lista wyboru dla następujących parametrów:

- [SynchCzas . tydz cz letniego](#)
- [SynchCzas . tydz cz zim](#)

Dz przejdź na cz letni	Opis
Pierw	<i>Pierwszy tydzień miesiąca</i>
Drugi	<i>Drugi tydzień miesiąca</i>
Trzeci	<i>Trzeci tydzień miesiąca</i>
Czwarty	<i>Czwarty tydzień miesiąca</i>
Ost	<i>Ostatni tydzień miesiąca</i>

Stosow protok

Lista wyboru dla następujących parametrów:

- [SynchCzas . SynchCzas](#)

Stosow protok	Opis
„-”	-

Stosow protok	Opis
IRIG-B . IRIG-B	<i>Moduł IRIG-B</i>
SNTP . SNTP	<i>Moduł-SNTP</i>
Modbus . Modbus	<i>Protokół Modbus</i>
IEC103 . IEC 60870-5-103	<i>Protokół IEC 60870-5-103</i>
IEC104 . IEC104	<i>IEC 60870-5-104 — komunikacja</i>
DNP3 . DNP3	<i>Protokół DNP</i>

IRIG-B00X

Wybór typu IRIG-B00X. Typy IRIG-B różnią się między sobą sposobem zakodowanych danych (rok, funkcje sterownicze, sekundy binarne)

Lista wyboru dla następujących parametrów:

-  IRIG-B . IRIG-B00X

IRIG-B00X	Opis
IRIGB-000	<i>Patrz: IRIG STANDARD 200-04</i>
IRIGB-001	<i>Patrz: IRIG STANDARD 200-04</i>
IRIGB-002	<i>Patrz: IRIG STANDARD 200-04</i>
IRIGB-003	<i>Patrz: IRIG STANDARD 200-04</i>
IRIGB-004	<i>Patrz: IRIG STANDARD 200-04</i>
IRIGB-005	<i>Patrz: IRIG STANDARD 200-04</i>
IRIGB-006	<i>Patrz: IRIG STANDARD 200-04</i>
IRIGB-007	<i>Patrz: IRIG STANDARD 200-04</i>

Lista wyboru dla następujących parametrów:

-  Sys . Wersja DM

	Opis
3.7.b	<i>Wersja</i>

Kolejność Faz

Kierunek faz

Lista wyboru dla następujących parametrów:

-  Param Przkł . Kolejność Faz

Kolejność Faz	Opis
ABC	<i>Wirowanie zgodne z ruchem wskazówek zegara.</i>
ACB	<i>Wirowanie przeciwne do ruchu wskazówek zegara. Składowe zgodna i przeciwna są zamienione. RCA zanegowane.</i>

fN

Lista wyboru dla następujących parametrów:

-  Param Przkł . Częstotliwość

fN	Opis
50	<i>Częstotliwość znamionowa</i>
60	<i>Częstotliwość znamionowa</i>

Włączenie przekładnika

Ten parametr musi ustawiony w celu poprawnej interpretacji przypisanego kanału pomiaru napięcia (Y lub D).

Lista wyboru dla następujących parametrów:

-  VT . Włączenie przekładnika

Włączenie przekładnika	Opis
Międzyfazowe	<i>Tory pomiarowe napięć połączone w układ "faza-faza" (połączenie w otwarty trójkąt).</i>
Fazowe	<i>Tory pomiarowe napięć połączone w układ "faza-zero" (połączenie w gwiazdę).</i>

Napięcia mają być zsynchron_

Napięcia mają być zsynchronizowane

Lista wyboru dla następujących parametrów:

- [↪ VT . U Sync](#)

Napięcia mają być zsynchron_	Opis
L1	<i>L1</i>
L2	<i>L2</i>
L3	<i>L3</i>
L12	<i>L12</i>
L23	<i>L23</i>
L31	<i>L31</i>

Tryb-Utrata Synchron

Wyzwolenie elementu funkcji delta phi (utrata synchronizmu), jeśli zostanie przekroczony kąt przesunięcia napięcia (delta phi) trzech zmierzonych napięć (faza-ziemia lub faza-faza) w jednej fazie, dwóch fazach lub wszystkich trzech fazach.

Lista wyboru dla następujących parametrów:

- [↪ VT . Tryb-Utrata Synchron](#)




Tryb-Utrata Synchron	Opis
jedna faza	<i>jedna faza</i>
dwie fazy	<i>dwie fazy</i>
trzy fazy	<i>trzy fazy</i>

Aktywny/Nieaktywny

aktywny/nieaktywny

Lista wyboru dla następujących parametrów:

- [↪ Wyjścia X2 . ROZBROJENIE Kontr](#)
- [↪ Zab . ZewBlk Fkcj](#)
- [↪ Zab . ZewBlk KmdWył Fkcj](#)




-  U[1] . ZewBlk Fkcj
-  U[1] . ZewBlk KmdWył Fkcj
-  df/dt . ZewBlk Fkcj
- [...]

Aktywny/Nieaktywny	Opis
Nieaktywny	nieaktywny
Aktywny	aktywny

1..n, We dwust

Lista dostępnych wejść cyfrowych do określenia pozycji wyłącznika obwodu

Lista wyboru dla następujących parametrów:

-  PonZał[1] . Awr Bez PWP
-  Ciągł Wył . Wej Dwust Wył Zamknięty
-  Ciągł Wył . Wej Dwust Wył Otwarty

1..n, We dwust	Opis
„-”	Nie przypisano
Wejścia X1 . WE 1	Sygnal: Wejście dwustanowe.
Wejścia X1 . WE 2	Sygnal: Wejście dwustanowe.
Wejścia X1 . WE 3	Sygnal: Wejście dwustanowe.
Wejścia X1 . WE 4	Sygnal: Wejście dwustanowe.
Wejścia X1 . WE 5	Sygnal: Wejście dwustanowe.
Wejścia X1 . WE 6	Sygnal: Wejście dwustanowe.
Wejścia X1 . WE 7	Sygnal: Wejście dwustanowe.
Wejścia X1 . WE 8	Sygnal: Wejście dwustanowe.

Funkcje odsprężania

Lista wyboru dla następujących parametrów:

-  PonZał[1] . Odsprężenie1

Funkcje odsprężania	Opis
„-”	<i>Nie przypisano</i>
U[1] . KmdWył	<i>Sygnal: Komenda wyłączy.</i>
U[2] . KmdWył	<i>Sygnal: Komenda wyłączy.</i>
U[3] . KmdWył	<i>Sygnal: Komenda wyłączy.</i>
U[4] . KmdWył	<i>Sygnal: Komenda wyłączy.</i>
U[5] . KmdWył	<i>Sygnal: Komenda wyłączy.</i>
U[6] . KmdWył	<i>Sygnal: Komenda wyłączy.</i>
df/dt . KmdWył	<i>Sygnal: Komenda wyłączy.</i>
Delta phi . KmdWył	<i>Sygnal: Komenda wyłączy.</i>
Wył. Zdalne . KmdWył	<i>Sygnal: Komenda wyłączy.</i>
LVRT[1] . KmdWył	<i>Sygnal: Komenda wyłączy.</i>
LVRT[2] . KmdWył	<i>Sygnal: Komenda wyłączy.</i>
3U0[1] . KmdWył	<i>Sygnal: Komenda wyłączy.</i>
3U0[2] . KmdWył	<i>Sygnal: Komenda wyłączy.</i>
U012[1] . KmdWył	<i>Sygnal: Komenda wyłączy.</i>
U012[2] . KmdWył	<i>Sygnal: Komenda wyłączy.</i>
U012[3] . KmdWył	<i>Sygnal: Komenda wyłączy.</i>
U012[4] . KmdWył	<i>Sygnal: Komenda wyłączy.</i>
U012[5] . KmdWył	<i>Sygnal: Komenda wyłączy.</i>
U012[6] . KmdWył	<i>Sygnal: Komenda wyłączy.</i>
f[1] . KmdWył	<i>Sygnal: Komenda wyłączy.</i>
f[2] . KmdWył	<i>Sygnal: Komenda wyłączy.</i>
f[3] . KmdWył	<i>Sygnal: Komenda wyłączy.</i>
f[4] . KmdWył	<i>Sygnal: Komenda wyłączy.</i>
f[5] . KmdWył	<i>Sygnal: Komenda wyłączy.</i>
f[6] . KmdWył	<i>Sygnal: Komenda wyłączy.</i>
ExP[1] . KmdWył	<i>Sygnal: Komenda wyłączy.</i>
ExP[2] . KmdWył	<i>Sygnal: Komenda wyłączy.</i>
ExP[3] . KmdWył	<i>Sygnal: Komenda wyłączy.</i>
ExP[4] . KmdWył	<i>Sygnal: Komenda wyłączy.</i>
Wejścia X1 . WE 1	<i>Sygnal: Wejście dwustanowe.</i>
Wejścia X1 . WE 2	<i>Sygnal: Wejście dwustanowe.</i>

Funkcje odsprężania	Opis
Wejścia X1 . WE 3	<i>Sygnal: Wejście dwustanowe.</i>
Wejścia X1 . WE 4	<i>Sygnal: Wejście dwustanowe.</i>
Wejścia X1 . WE 5	<i>Sygnal: Wejście dwustanowe.</i>
Wejścia X1 . WE 6	<i>Sygnal: Wejście dwustanowe.</i>
Wejścia X1 . WE 7	<i>Sygnal: Wejście dwustanowe.</i>
Wejścia X1 . WE 8	<i>Sygnal: Wejście dwustanowe.</i>
DNP3 . WyjściePrzełącznikowe0	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe1	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe2	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe3	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe4	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe5	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe6	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe7	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe8	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe9	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe10	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe11	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe12	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe13	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe14	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe15	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>

Funkcje odsprężania	Opis
DNP3 . WyjściePrzełącznikowe16	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe17	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe18	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe19	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe20	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe21	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe22	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe23	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe24	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe25	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe26	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe27	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe28	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe29	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe30	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe31	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
Modbus . Scada Kmd 1	<i>Komenda SCADA</i>
Modbus . Scada Kmd 2	<i>Komenda SCADA</i>
Modbus . Scada Kmd 3	<i>Komenda SCADA</i>
Modbus . Scada Kmd 4	<i>Komenda SCADA</i>
Modbus . Scada Kmd 5	<i>Komenda SCADA</i>
Modbus . Scada Kmd 6	<i>Komenda SCADA</i>
Modbus . Scada Kmd 7	<i>Komenda SCADA</i>

Funkcje odsprężania	Opis
Modbus . Scada Kmd 8	<i>Komenda SCADA</i>
Modbus . Scada Kmd 9	<i>Komenda SCADA</i>
Modbus . Scada Kmd 10	<i>Komenda SCADA</i>
Modbus . Scada Kmd 11	<i>Komenda SCADA</i>
Modbus . Scada Kmd 12	<i>Komenda SCADA</i>
Modbus . Scada Kmd 13	<i>Komenda SCADA</i>
Modbus . Scada Kmd 14	<i>Komenda SCADA</i>
Modbus . Scada Kmd 15	<i>Komenda SCADA</i>
Modbus . Scada Kmd 16	<i>Komenda SCADA</i>
IEC 61850 . GOSINGGIO1.Ind1.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind2.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind3.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind4.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind5.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind6.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind7.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind8.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind9.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind10.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind11.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind12.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>

Funkcje odsprężania	Opis
IEC 61850 . GOSINGGIO1.Ind13.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind14.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind15.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind16.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind17.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind18.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind19.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind20.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind21.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind22.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind23.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind24.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind25.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind26.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind27.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind28.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind29.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind30.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind31.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>
IEC 61850 . GOSINGGIO1.Ind32.stVal	<i>Sygnal: Wejście wirtualne (IEC61850 GGIO Ind): Stan</i>

Funkcje odsprężania	Opis
IEC 61850 . SPCSO1	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO2	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO3	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO4	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO5	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO6	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO7	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO8	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO9	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO10	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO11	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO12	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO13	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO14	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO15	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC 61850 . SPCSO16	<i>ang. Single Point Controllable Status Output. Bit stanu, który może być ustawiany przez klienty, np. system SCADA.</i>
IEC103 . Scada Kmd 1	<i>Komenda SCADA</i>
IEC103 . Scada Kmd 2	<i>Komenda SCADA</i>
IEC103 . Scada Kmd 3	<i>Komenda SCADA</i>
IEC103 . Scada Kmd 4	<i>Komenda SCADA</i>
IEC103 . Scada Kmd 5	<i>Komenda SCADA</i>
IEC103 . Scada Kmd 6	<i>Komenda SCADA</i>
IEC103 . Scada Kmd 7	<i>Komenda SCADA</i>

Funkcje odsprężania	Opis
IEC103 . Scada Kmd 8	<i>Komenda SCADA</i>
IEC103 . Scada Kmd 9	<i>Komenda SCADA</i>
IEC103 . Scada Kmd 10	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 1	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 2	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 3	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 4	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 5	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 6	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 7	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 8	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 9	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 10	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 11	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 12	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 13	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 14	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 15	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 16	<i>Komenda SCADA</i>
Profibus . Scada Kmd 1	<i>Komenda SCADA</i>
Profibus . Scada Kmd 2	<i>Komenda SCADA</i>
Profibus . Scada Kmd 3	<i>Komenda SCADA</i>
Profibus . Scada Kmd 4	<i>Komenda SCADA</i>
Profibus . Scada Kmd 5	<i>Komenda SCADA</i>
Profibus . Scada Kmd 6	<i>Komenda SCADA</i>
Profibus . Scada Kmd 7	<i>Komenda SCADA</i>
Profibus . Scada Kmd 8	<i>Komenda SCADA</i>
Profibus . Scada Kmd 9	<i>Komenda SCADA</i>
Profibus . Scada Kmd 10	<i>Komenda SCADA</i>
Profibus . Scada Kmd 11	<i>Komenda SCADA</i>

Funkcje odsprężania	Opis
Profibus . Scada Kmd 12	<i>Komenda SCADA</i>
Profibus . Scada Kmd 13	<i>Komenda SCADA</i>
Profibus . Scada Kmd 14	<i>Komenda SCADA</i>
Profibus . Scada Kmd 15	<i>Komenda SCADA</i>
Profibus . Scada Kmd 16	<i>Komenda SCADA</i>
Logika . RL1.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL1.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL1.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL1.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL2.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL2.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL2.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL2.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL3.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL3.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL3.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL3.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL4.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL4.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL4.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL4.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL5.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL5.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL5.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL5.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL6.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>

Funkcje odsprężania	Opis
Logika . RL6.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL6.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL6.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL7.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL7.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL7.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL7.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL8.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL8.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL8.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL8.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL9.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL9.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL9.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL9.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL10.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL10.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL10.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL10.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL11.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL11.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL11.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL11.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL12.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL12.Wy Timer	<i>Sygnal: Wyjście timera</i>

Funkcje odsprężania	Opis
Logika . RL12.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL12.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL13.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL13.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL13.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL13.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL14.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL14.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL14.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL14.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL15.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL15.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL15.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL15.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL16.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL16.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL16.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL16.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL17.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL17.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL17.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL17.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>

Funkcje odsprężania	Opis
Logika . RL18.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL18.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL18.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL18.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL19.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL19.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL19.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL19.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL20.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL20.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL20.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL20.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL21.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL21.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL21.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL21.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL22.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL22.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL22.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL22.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL23.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL23.Wy Timer	<i>Sygnał: Wyjście timera</i>

Funkcje odsprężania	Opis
Logika . RL23.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL23.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL24.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL24.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL24.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL24.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL25.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL25.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL25.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL25.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL26.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL26.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL26.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL26.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL27.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL27.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL27.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL27.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL28.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL28.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL28.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL28.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>

Funkcje odsprężania	Opis
Logika . RL29.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL29.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL29.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL29.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL30.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL30.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL30.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL30.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL31.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL31.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL31.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL31.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL32.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL32.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL32.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL32.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL33.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL33.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL33.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL33.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL34.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL34.Wy Timer	<i>Sygnał: Wyjście timera</i>

Funkcje odsprężania	Opis
Logika . RL34.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL34.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL35.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL35.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL35.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL35.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL36.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL36.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL36.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL36.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL37.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL37.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL37.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL37.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL38.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL38.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL38.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL38.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL39.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL39.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL39.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL39.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>

Funkcje odsprężania	Opis
Logika . RL40.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL40.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL40.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL40.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL41.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL41.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL41.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL41.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL42.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL42.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL42.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL42.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL43.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL43.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL43.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL43.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL44.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL44.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL44.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL44.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL45.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL45.Wy Timer	<i>Sygnał: Wyjście timera</i>

Funkcje odsprężania	Opis
Logika . RL45.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL45.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL46.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL46.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL46.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL46.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL47.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL47.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL47.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL47.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL48.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL48.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL48.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL48.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL49.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL49.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL49.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL49.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL50.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL50.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL50.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL50.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>

Funkcje odsprężania	Opis
Logika . RL51.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL51.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL51.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL51.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL52.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL52.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL52.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL52.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL53.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL53.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL53.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL53.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL54.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL54.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL54.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL54.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL55.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL55.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL55.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL55.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL56.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL56.Wy Timer	<i>Sygnał: Wyjście timera</i>

Funkcje odsprężania	Opis
Logika . RL56.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL56.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL57.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL57.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL57.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL57.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL58.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL58.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL58.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL58.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL59.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL59.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL59.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL59.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL60.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL60.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL60.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL60.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL61.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL61.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL61.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL61.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>

Funkcje odsprężania	Opis
Logika . RL62.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL62.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL62.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL62.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL63.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL63.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL63.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL63.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL64.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL64.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL64.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL64.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL65.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL65.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL65.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL65.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL66.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL66.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL66.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL66.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL67.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL67.Wy Timer	<i>Sygnał: Wyjście timera</i>







Funkcje odsprężania	Opis
Logika . RL67.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL67.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL68.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL68.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL68.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL68.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL69.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL69.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL69.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL69.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL70.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL70.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL70.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL70.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL71.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL71.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL71.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL71.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL72.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL72.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL72.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL72.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>

Funkcje odsprężania	Opis
Logika . RL73.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL73.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL73.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL73.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL74.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL74.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL74.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL74.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL75.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL75.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL75.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL75.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL76.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL76.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL76.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL76.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL77.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL77.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL77.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL77.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL78.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL78.Wy Timer	<i>Sygnał: Wyjście timera</i>

Funkcje odsprężania	Opis
Logika . RL78.Wy Podtrz	Sygnal: Podtrzymywane wyjście (Q)
Logika . RL78.Wy Neg Podtrz	Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)
Logika . RL79.Wy Bram	Sygnal: Wyjście bramki logicznej
Logika . RL79.Wy Timer	Sygnal: Wyjście timera
Logika . RL79.Wy Podtrz	Sygnal: Podtrzymywane wyjście (Q)
Logika . RL79.Wy Neg Podtrz	Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)
Logika . RL80.Wy Bram	Sygnal: Wyjście bramki logicznej
Logika . RL80.Wy Timer	Sygnal: Wyjście timera
Logika . RL80.Wy Podtrz	Sygnal: Podtrzymywane wyjście (Q)
Logika . RL80.Wy Neg Podtrz	Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)

1..n, DI-ListaLogik

Lista wyboru dla następujących parametrów:

-  Sync . Obejść
-  łącznik[1] . Położ ZAŁ
-  łącznik[1] . Położ WYŁ
-  łącznik[1] . Wył Gotowy
-  łącznik[1] . Wymont
-  łącznik[1] . Kmd ZAŁ
- [...]

1..n, DI-ListaLogik	Opis
„-”	Nie przypisano
Wejścia X1 . WE 1	Sygnal: Wejście dwustanowe.
Wejścia X1 . WE 2	Sygnal: Wejście dwustanowe.
Wejścia X1 . WE 3	Sygnal: Wejście dwustanowe.

1..n, DI-ListaLogik	Opis
Wejścia X1 . WE 4	<i>Sygnal: Wejście dwustanowe.</i>
Wejścia X1 . WE 5	<i>Sygnal: Wejście dwustanowe.</i>
Wejścia X1 . WE 6	<i>Sygnal: Wejście dwustanowe.</i>
Wejścia X1 . WE 7	<i>Sygnal: Wejście dwustanowe.</i>
Wejścia X1 . WE 8	<i>Sygnal: Wejście dwustanowe.</i>
DNP3 . WyjściePrzełącznikowe0	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe1	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe2	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe3	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe4	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe5	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe6	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe7	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe8	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe9	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe10	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe11	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe12	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe13	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe14	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe15	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe16	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>

1..n, DI-ListaLogik	Opis
DNP3 . WyjściePrzełącznikowe17	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe18	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe19	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe20	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe21	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe22	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe23	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe24	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe25	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe26	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe27	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe28	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe29	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe30	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
DNP3 . WyjściePrzełącznikowe31	<i>Wirtualne wyjście dwustanowe (DNP). Odpowiada wirtualnemu wejściu cyfrowemu urządzenia zabezpieczającego.</i>
IEC104 . Scada Kmd 1	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 2	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 3	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 4	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 5	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 6	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 7	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 8	<i>Komenda SCADA</i>

1..n, DI-ListaLogik	Opis
IEC104 . Scada Kmd 9	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 10	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 11	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 12	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 13	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 14	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 15	<i>Komenda SCADA</i>
IEC104 . Scada Kmd 16	<i>Komenda SCADA</i>
Logika . RL1.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL1.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL1.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL1.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL2.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL2.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL2.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL2.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL3.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL3.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL3.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL3.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL4.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL4.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL4.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL4.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL5.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL5.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL5.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL5.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL6.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>

1..n, DI-ListaLogik	Opis
Logika . RL6.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL6.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL6.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL7.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL7.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL7.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL7.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL8.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL8.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL8.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL8.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL9.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL9.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL9.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL9.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL10.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL10.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL10.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL10.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL11.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL11.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL11.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL11.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL12.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL12.Wy Timer	<i>Sygnal: Wyjście timera</i>

1..n, DI-ListaLogik	Opis
Logika . RL12.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL12.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL13.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL13.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL13.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL13.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL14.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL14.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL14.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL14.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL15.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL15.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL15.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL15.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL16.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL16.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL16.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL16.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL17.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL17.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL17.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL17.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>

1..n, DI-ListaLogik	Opis
Logika . RL18.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL18.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL18.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL18.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL19.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL19.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL19.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL19.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL20.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL20.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL20.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL20.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL21.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL21.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL21.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL21.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL22.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL22.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL22.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL22.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL23.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL23.Wy Timer	<i>Sygnal: Wyjście timera</i>

1..n, DI-ListaLogik	Opis
Logika . RL23.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL23.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL24.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL24.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL24.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL24.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL25.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL25.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL25.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL25.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL26.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL26.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL26.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL26.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL27.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL27.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL27.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL27.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL28.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL28.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL28.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL28.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>

1..n, DI-ListaLogik	Opis
Logika . RL29.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL29.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL29.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL29.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL30.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL30.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL30.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL30.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL31.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL31.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL31.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL31.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL32.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL32.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL32.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL32.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL33.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL33.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL33.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL33.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL34.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL34.Wy Timer	<i>Sygnal: Wyjście timera</i>

1..n, DI-ListaLogik	Opis
Logika . RL34.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL34.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL35.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL35.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL35.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL35.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL36.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL36.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL36.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL36.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL37.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL37.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL37.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL37.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL38.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL38.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL38.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL38.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL39.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL39.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL39.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL39.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>

1..n, DI-ListaLogik	Opis
Logika . RL40.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL40.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL40.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL40.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL41.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL41.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL41.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL41.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL42.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL42.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL42.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL42.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL43.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL43.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL43.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL43.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL44.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL44.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL44.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL44.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL45.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL45.Wy Timer	<i>Sygnał: Wyjście timera</i>

1..n, DI-ListaLogik	Opis
Logika . RL45.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL45.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL46.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL46.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL46.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL46.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL47.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL47.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL47.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL47.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL48.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL48.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL48.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL48.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL49.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL49.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL49.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL49.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL50.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL50.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL50.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL50.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>

1..n, DI-ListaLogik	Opis
Logika . RL51.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL51.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL51.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL51.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL52.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL52.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL52.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL52.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL53.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL53.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL53.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL53.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL54.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL54.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL54.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL54.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL55.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL55.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL55.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL55.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL56.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL56.Wy Timer	<i>Sygnal: Wyjście timera</i>

1..n, DI-ListaLogik	Opis
Logika . RL56.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL56.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL57.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL57.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL57.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL57.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL58.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL58.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL58.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL58.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL59.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL59.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL59.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL59.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL60.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL60.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL60.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL60.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL61.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL61.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL61.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL61.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>

1..n, DI-ListaLogik	Opis
Logika . RL62.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL62.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL62.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL62.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL63.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL63.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL63.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL63.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL64.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL64.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL64.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL64.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL65.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL65.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL65.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL65.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL66.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL66.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL66.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL66.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL67.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL67.Wy Timer	<i>Sygnal: Wyjście timera</i>

1..n, DI-ListaLogik	Opis
Logika . RL67.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL67.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL68.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL68.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL68.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL68.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL69.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL69.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL69.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL69.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL70.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL70.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL70.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL70.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL71.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL71.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL71.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL71.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL72.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL72.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL72.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL72.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>

1..n, DI-ListaLogik	Opis
Logika . RL73.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL73.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL73.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL73.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL74.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL74.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL74.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL74.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL75.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL75.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL75.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL75.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL76.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL76.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL76.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL76.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL77.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL77.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL77.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL77.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL78.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL78.Wy Timer	<i>Sygnal: Wyjście timera</i>

1..n, DI-ListaLogik	Opis
Logika . RL78.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL78.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL79.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL79.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL79.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL79.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL80.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL80.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL80.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL80.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>

Wyłącznik

Stan wyłączników

Lista wyboru dla następujących parametrów:

-  Sync . Położ Wyłączn

Wyłącznik	Opis
„-”	<i>Nie przypisano</i>
Łącznik[1] . Położ	<i>Sygnal: Położenie wyłącznika (0 = w trakcie przełączania, 1 = WYŁ, 2 = ZAŁ, 3 = zakłócony)</i>

1..n, ListaŻądSynchro

Lista wyboru dla następujących parametrów:

-  Sync . InicZamknWYŁ

1..n, Lista ŻądSynchrono	Opis
„-”	<i>Nie przypisano</i>
Łącznik[1] . Żąd Synchrono ZAŁ	<i>Sygnał: Żądanie synchronicznego ZAŁĄCZENIA</i>
Wejścia X1 . WE 1	<i>Sygnał: Wejście dwustanowe.</i>
Wejścia X1 . WE 2	<i>Sygnał: Wejście dwustanowe.</i>
Wejścia X1 . WE 3	<i>Sygnał: Wejście dwustanowe.</i>
Wejścia X1 . WE 4	<i>Sygnał: Wejście dwustanowe.</i>
Wejścia X1 . WE 5	<i>Sygnał: Wejście dwustanowe.</i>
Wejścia X1 . WE 6	<i>Sygnał: Wejście dwustanowe.</i>
Wejścia X1 . WE 7	<i>Sygnał: Wejście dwustanowe.</i>
Wejścia X1 . WE 8	<i>Sygnał: Wejście dwustanowe.</i>
Logika . RL1.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL1.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL1.Wy Podtrż	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL1.Wy Neg Podtrż	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL2.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL2.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL2.Wy Podtrż	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL2.Wy Neg Podtrż	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL3.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL3.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL3.Wy Podtrż	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL3.Wy Neg Podtrż	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL4.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL4.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL4.Wy Podtrż	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL4.Wy Neg Podtrż	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL5.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL5.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL5.Wy Podtrż	<i>Sygnał: Podtrzymywane wyjście (Q)</i>

1..n, Lista ŻądSynchrono	Opis
Logika . RL5.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL6.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL6.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL6.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL6.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL7.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL7.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL7.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL7.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL8.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL8.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL8.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL8.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL9.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL9.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL9.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL9.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL10.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL10.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL10.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL10.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL11.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL11.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL11.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL11.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL12.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>

1..n, Lista ŻądSynchrono	Opis
Logika . RL12.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL12.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL12.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL13.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL13.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL13.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL13.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL14.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL14.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL14.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL14.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL15.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL15.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL15.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL15.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL16.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL16.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL16.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL16.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL17.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL17.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL17.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>

1..n, Lista ŻądSynchrono	Opis
Logika . RL17.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL18.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL18.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL18.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL18.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL19.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL19.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL19.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL19.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL20.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL20.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL20.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL20.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL21.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL21.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL21.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL21.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL22.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL22.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL22.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL22.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL23.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>

1..n, Lista ŻądSynchrono	Opis
Logika . RL23.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL23.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL23.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL24.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL24.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL24.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL24.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL25.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL25.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL25.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL25.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL26.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL26.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL26.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL26.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL27.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL27.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL27.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL27.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL28.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL28.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL28.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>

1..n, Lista ŻądSynchrono	Opis
Logika . RL28.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL29.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL29.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL29.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL29.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL30.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL30.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL30.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL30.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL31.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL31.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL31.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL31.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL32.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL32.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL32.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL32.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL33.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL33.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL33.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL33.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL34.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>

1..n, Lista ŻądSynchrono	Opis
Logika . RL34.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL34.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL34.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL35.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL35.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL35.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL35.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL36.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL36.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL36.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL36.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL37.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL37.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL37.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL37.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL38.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL38.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL38.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL38.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL39.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL39.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL39.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>

1..n, Lista ŻądSynchrono	Opis
Logika . RL39.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL40.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL40.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL40.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL40.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL41.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL41.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL41.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL41.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL42.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL42.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL42.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL42.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL43.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL43.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL43.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL43.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL44.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL44.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL44.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL44.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL45.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>

1..n, Lista ŻądSynchrono	Opis
Logika . RL45.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL45.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL45.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL46.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL46.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL46.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL46.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL47.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL47.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL47.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL47.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL48.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL48.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL48.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL48.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL49.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL49.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL49.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL49.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL50.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL50.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL50.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>

1..n, Lista ŻądSynchrono	Opis
Logika . RL50.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL51.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL51.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL51.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL51.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL52.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL52.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL52.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL52.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL53.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL53.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL53.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL53.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL54.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL54.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL54.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL54.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL55.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL55.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL55.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL55.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL56.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>

1..n, Lista ŻądSynchrono	Opis
Logika . RL56.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL56.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL56.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL57.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL57.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL57.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL57.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL58.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL58.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL58.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL58.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL59.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL59.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL59.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL59.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL60.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL60.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL60.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL60.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL61.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL61.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL61.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>

1..n, Lista ŻądSynchrono	Opis
Logika . RL61.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL62.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL62.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL62.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL62.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL63.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL63.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL63.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL63.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL64.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL64.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL64.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL64.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL65.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL65.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL65.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL65.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL66.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL66.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL66.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL66.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL67.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>

1..n, Lista ŻądSynchrono	Opis
Logika . RL67.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL67.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL67.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL68.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL68.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL68.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL68.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL69.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL69.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL69.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL69.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL70.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL70.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL70.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL70.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL71.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL71.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL71.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL71.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL72.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL72.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL72.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>

1..n, Lista ŻądSynchrono	Opis
Logika . RL72.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL73.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL73.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL73.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL73.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL74.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL74.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL74.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL74.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL75.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL75.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL75.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL75.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL76.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL76.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL76.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL76.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL77.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL77.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL77.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL77.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL78.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>

1..n, ListaŻądSynchro	Opis
Logika . RL78.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL78.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL78.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL79.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL79.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL79.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL79.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL80.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL80.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL80.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL80.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>

Wyłączanie

Wybór trybu wyłączania dla awarii wyłącznika. Wybór będzie uaktywniał zarówno sygnał awarii wyłącznika jak i przypisane funkcje Wyłącz 1, Wyłącz 2, Wyłącz 3). Sygnał i funkcje są połączone logicznym OR.

Lista wyboru dla następujących parametrów:

-  [LRW . Wyłączanie](#)

Wyłączanie	Opis
- . -	<i>Nieprzypisane</i>
wszystkie wyłącz	<i>LRW będzie uaktywnione przez jakiegokolwiek wyłącz z któregoś stopnia zabezpieczeniowego.</i>
Zewn Wyłącz	<i>LRW będzie uaktywnione tylko przez zewnętrzny moduł zabezpieczeniowy.</i>

Zewn Wyłącz

LRW będzie uaktywnione tylko przez zewnętrzny moduł zabezpieczeniowy.

Zewn Wyłącz	Opis
„-”	Nie przypisano
Wył. Zdalne . KmdWył	Sygnal: Komenda wyłącz.
Exp[1] . KmdWył	Sygnal: Komenda wyłącz.
Exp[2] . KmdWył	Sygnal: Komenda wyłącz.
Exp[3] . KmdWył	Sygnal: Komenda wyłącz.
Exp[4] . KmdWył	Sygnal: Komenda wyłącz.

Nadprąd Wyłącz

LRW będzie uaktywnione przez jakiegokolwiek wyłącz z nadprądowych stopni zabezpieczeniowych.

Nadprąd Wyłącz	Opis
„-”	Nie przypisano

Wyłączanie

Wybór trybu wyłączania dla awarii wyłącznika. Wybór będzie uaktywniał zarówno sygnał awarii wyłącznika jak i przypisane funkcje Wyłącz 1, Wyłącz 2, Wyłącz 3). Sygnał i funkcje są połączone logicznym OR.

Lista wyboru dla następujących parametrów:

-  LRW . Wyłączanie1

Wyłączanie	Opis
„-”	Nie przypisano
U[1] . KmdWył	Sygnal: Komenda wyłącz.
U[2] . KmdWył	Sygnal: Komenda wyłącz.
U[3] . KmdWył	Sygnal: Komenda wyłącz.
U[4] . KmdWył	Sygnal: Komenda wyłącz.
U[5] . KmdWył	Sygnal: Komenda wyłącz.
U[6] . KmdWył	Sygnal: Komenda wyłącz.

Wyłączanie	Opis
df/dt . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
Delta phi . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
Wył. Zdalne . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
LVRT[1] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
LVRT[2] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
3U0[1] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
3U0[2] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
U012[1] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
U012[2] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
U012[3] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
U012[4] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
U012[5] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
U012[6] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
f[1] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
f[2] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
f[3] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
f[4] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
f[5] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
f[6] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
ExP[1] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
ExP[2] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
ExP[3] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
ExP[4] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
Wejścia X1 . WE 1	<i>Sygnal: Wejście dwustanowe.</i>
Wejścia X1 . WE 2	<i>Sygnal: Wejście dwustanowe.</i>
Wejścia X1 . WE 3	<i>Sygnal: Wejście dwustanowe.</i>
Wejścia X1 . WE 4	<i>Sygnal: Wejście dwustanowe.</i>
Wejścia X1 . WE 5	<i>Sygnal: Wejście dwustanowe.</i>
Wejścia X1 . WE 6	<i>Sygnal: Wejście dwustanowe.</i>
Wejścia X1 . WE 7	<i>Sygnal: Wejście dwustanowe.</i>
Wejścia X1 . WE 8	<i>Sygnal: Wejście dwustanowe.</i>
Logika . RL1.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>

Wyłączanie	Opis
Logika . RL1.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL1.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL1.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL2.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL2.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL2.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL2.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL3.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL3.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL3.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL3.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL4.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL4.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL4.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL4.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL5.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL5.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL5.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL5.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL6.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL6.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL6.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL6.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL7.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL7.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL7.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL7.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL8.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>

Wyłączanie	Opis
Logika . RL8.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL8.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL8.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL9.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL9.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL9.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL9.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL10.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL10.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL10.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL10.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL11.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL11.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL11.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL11.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL12.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL12.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL12.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL12.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL13.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL13.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL13.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL13.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL14.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>

Wyłączanie	Opis
Logika . RL14.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL14.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL14.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL15.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL15.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL15.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL15.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL16.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL16.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL16.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL16.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL17.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL17.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL17.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL17.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL18.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL18.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL18.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL18.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL19.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL19.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL19.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>

Wyłączanie	Opis
Logika . RL19.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL20.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL20.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL20.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL20.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL21.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL21.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL21.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL21.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL22.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL22.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL22.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL22.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL23.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL23.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL23.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL23.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL24.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL24.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL24.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL24.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL25.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>

Wyłączenie	Opis
Logika . RL25.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL25.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL25.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL26.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL26.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL26.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL26.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL27.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL27.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL27.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL27.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL28.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL28.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL28.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL28.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL29.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL29.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL29.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL29.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL30.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL30.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL30.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>

Wyłączanie	Opis
Logika . RL30.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL31.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL31.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL31.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL31.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL32.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL32.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL32.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL32.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL33.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL33.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL33.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL33.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL34.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL34.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL34.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL34.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL35.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL35.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL35.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL35.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL36.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>

Wyłączanie	Opis
Logika . RL36.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL36.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL36.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL37.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL37.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL37.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL37.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL38.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL38.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL38.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL38.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL39.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL39.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL39.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL39.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL40.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL40.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL40.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL40.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL41.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL41.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL41.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>

Wyłączanie	Opis
Logika . RL41.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL42.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL42.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL42.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL42.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL43.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL43.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL43.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL43.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL44.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL44.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL44.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL44.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL45.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL45.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL45.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL45.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL46.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL46.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL46.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL46.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL47.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>

Wyłączanie	Opis
Logika . RL47.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL47.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL47.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL48.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL48.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL48.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL48.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL49.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL49.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL49.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL49.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL50.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL50.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL50.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL50.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL51.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL51.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL51.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL51.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL52.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL52.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL52.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>

Wyłączanie	Opis
Logika . RL52.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL53.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL53.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL53.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL53.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL54.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL54.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL54.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL54.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL55.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL55.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL55.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL55.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL56.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL56.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL56.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL56.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL57.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL57.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL57.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL57.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL58.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>

Wyłączenie	Opis
Logika . RL58.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL58.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL58.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL59.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL59.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL59.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL59.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL60.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL60.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL60.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL60.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL61.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL61.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL61.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL61.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL62.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL62.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL62.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL62.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL63.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL63.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL63.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>

Wyłączanie	Opis
Logika . RL63.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL64.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL64.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL64.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL64.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL65.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL65.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL65.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL65.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL66.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL66.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL66.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL66.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL67.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL67.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL67.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL67.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL68.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL68.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL68.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL68.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL69.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>

Wyłączanie	Opis
Logika . RL69.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL69.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL69.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL70.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL70.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL70.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL70.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL71.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL71.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL71.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL71.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL72.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL72.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL72.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL72.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL73.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL73.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL73.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL73.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL74.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL74.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL74.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>

Wyłączanie	Opis
Logika . RL74.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL75.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL75.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL75.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL75.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL76.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL76.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL76.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL76.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL77.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL77.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL77.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL77.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL78.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL78.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL78.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL78.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL79.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL79.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL79.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL79.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL80.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>

Wyłączanie	Opis
Logika . RL80.Wy Timer	Sygnal: Wyjście timera
Logika . RL80.Wy Podtrz	Sygnal: Podtrzymywane wyjście (Q)
Logika . RL80.Wy Neg Podtrz	Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)

Tryb

ogólny tryb pracy

Lista wyboru dla następujących parametrów:

-  Ciągł Wył . Tryb

Tryb	Opis
zamknięty	Uaktywnienie powoduje monitoring wyłącznika w położeniu zamknięty.
zawsze	Uaktywnienie powoduje monitoring wyłącznika w położeniu zamknięty lub otwarty.

Wybór Banku Nast

Wybór Banku Nastaw

Lista wyboru dla następujących parametrów:

-  Sys . Wybór Banku Nast

Wybór Banku Nast	Opis
Bank1	Aktualnie wybrany jest zestaw parametrów PS1
Bank2	Aktualnie wybrany jest zestaw parametrów PS2
Bank3	Aktualnie wybrany jest zestaw parametrów PS3
Bank4	Aktualnie wybrany jest zestaw parametrów PS4
Bank od Fkcji We	Przełączanie banku nastaw poprzez funkcję wejściową.
Bank ze Scada	Przełączanie banku nastaw poprzez system SCADA. Wprowadź do tego bajtu wyjściowego liczbę całkowitą zestawu parametrów, który ma być aktywny (np. 4 => Przełączenie na zestaw parametrów 4).

1..n, PSS

Lista dostępnych sygnałów przełączających banki nastaw

Lista wyboru dla następujących parametrów:

-  Sys . Bank1: Aktywowany przez

1..n, PSS	Opis
„-”	<i>Nie przypisano</i>
Przkt U . Pobudzenie	<i>Sygnał: Pobudzenie od kontrola obwodu pomiarowego przekładnika prądowego.</i>
Wejścia X1 . WE 1	<i>Sygnał: Wejście dwustanowe.</i>
Wejścia X1 . WE 2	<i>Sygnał: Wejście dwustanowe.</i>
Wejścia X1 . WE 3	<i>Sygnał: Wejście dwustanowe.</i>
Wejścia X1 . WE 4	<i>Sygnał: Wejście dwustanowe.</i>
Wejścia X1 . WE 5	<i>Sygnał: Wejście dwustanowe.</i>
Wejścia X1 . WE 6	<i>Sygnał: Wejście dwustanowe.</i>
Wejścia X1 . WE 7	<i>Sygnał: Wejście dwustanowe.</i>
Wejścia X1 . WE 8	<i>Sygnał: Wejście dwustanowe.</i>
Logika . RL1.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL1.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL1.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL1.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL2.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL2.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL2.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL2.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL3.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL3.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL3.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL3.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL4.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL4.Wy Timer	<i>Sygnał: Wyjście timera</i>

1..n, PSS	Opis
Logika . RL4.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL4.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL5.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL5.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL5.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL5.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL6.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL6.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL6.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL6.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL7.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL7.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL7.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL7.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL8.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL8.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL8.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL8.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL9.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL9.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL9.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL9.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL10.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL10.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL10.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL10.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL11.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>

1..n, PSS	Opis
Logika . RL11.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL11.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL11.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL12.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL12.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL12.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL12.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL13.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL13.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL13.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL13.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL14.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL14.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL14.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL14.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL15.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL15.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL15.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL15.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL16.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL16.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL16.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>

1..n, PSS	Opis
Logika . RL16.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL17.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL17.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL17.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL17.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL18.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL18.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL18.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL18.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL19.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL19.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL19.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL19.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL20.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL20.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL20.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL20.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL21.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL21.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL21.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL21.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL22.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>

1..n, PSS	Opis
Logika . RL22.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL22.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL22.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL23.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL23.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL23.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL23.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL24.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL24.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL24.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL24.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL25.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL25.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL25.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL25.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL26.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL26.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL26.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL26.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL27.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL27.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL27.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>

1..n, PSS	Opis
Logika . RL27.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL28.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL28.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL28.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL28.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL29.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL29.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL29.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL29.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL30.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL30.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL30.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL30.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL31.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL31.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL31.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL31.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL32.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL32.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL32.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL32.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL33.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>

1..n, PSS	Opis
Logika . RL33.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL33.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL33.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL34.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL34.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL34.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL34.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL35.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL35.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL35.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL35.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL36.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL36.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL36.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL36.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL37.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL37.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL37.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL37.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL38.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL38.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL38.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>

1..n, PSS	Opis
Logika . RL38.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL39.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL39.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL39.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL39.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL40.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL40.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL40.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL40.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL41.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL41.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL41.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL41.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL42.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL42.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL42.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL42.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL43.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL43.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL43.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL43.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL44.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>

1..n, PSS	Opis
Logika . RL44.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL44.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL44.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL45.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL45.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL45.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL45.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL46.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL46.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL46.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL46.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL47.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL47.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL47.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL47.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL48.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL48.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL48.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL48.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL49.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL49.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL49.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>

1..n, PSS	Opis
Logika . RL49.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL50.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL50.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL50.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL50.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL51.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL51.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL51.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL51.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL52.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL52.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL52.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL52.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL53.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL53.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL53.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL53.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL54.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL54.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL54.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL54.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL55.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>

1..n, PSS	Opis
Logika . RL55.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL55.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL55.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL56.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL56.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL56.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL56.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL57.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL57.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL57.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL57.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL58.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL58.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL58.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL58.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL59.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL59.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL59.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL59.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL60.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL60.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL60.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>

1..n, PSS	Opis
Logika . RL60.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL61.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL61.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL61.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL61.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL62.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL62.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL62.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL62.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL63.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL63.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL63.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL63.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL64.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL64.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL64.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL64.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL65.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL65.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL65.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL65.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL66.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>

1..n, PSS	Opis
Logika . RL66.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL66.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL66.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL67.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL67.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL67.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL67.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL68.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL68.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL68.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL68.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL69.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL69.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL69.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL69.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL70.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL70.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL70.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL70.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL71.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL71.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL71.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>

1..n, PSS	Opis
Logika . RL71.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL72.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL72.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL72.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL72.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL73.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL73.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL73.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL73.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL74.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL74.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL74.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL74.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL75.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL75.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL75.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL75.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL76.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL76.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL76.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL76.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL77.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>

1..n, PSS	Opis
Logika . RL77.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL77.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL77.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL78.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL78.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL78.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL78.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL79.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL79.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL79.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL79.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL80.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL80.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL80.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL80.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>

Tryb

ogólny tryb pracy

Lista wyboru dla następujących parametrów:

-  df/dt . Tryb df/dt

Tryb	Opis
Moduł df/dt	<i>Dodatnia i ujemna szybkość zmian częstotliwości.</i>
Dodatni df/dt	<i>Dodatnia szybkość zmian częstotliwości.</i>

Tryb	Opis
Ujemny df/dt	Ujemna szybkość zmian częstotliwości.

Tryb

ogólny tryb pracy

Lista wyboru dla następujących parametrów:

-  Delta phi . Tryb df/dt

Tryb	Opis
Moduł df/dt	Dodatnia i ujemna szybkość zmian częstotliwości.
Dodatni df/dt	Dodatnia szybkość zmian częstotliwości.
Ujemny df/dt	Ujemna szybkość zmian częstotliwości.

Tryb pomiaru

Pomiar/Tryb nadzoru: Określa, czy napięcia międzyfazowe lub fazowe powinny być nadzorowane

Lista wyboru dla następujących parametrów:

-  LVRT[1] . Tryb pomiaru

Tryb pomiaru	Opis
Faza-ziemia	Przekładniki napięciowe połączone w układ pomiaru napięcia faza-ziemia.
Międzyfazowe	Przekładniki napięciowe podłączone do pomiaru napięcia międzyfazowego

Metoda pomiarowa

Metoda pomiaru: pomiar składowej podstawowej, rzeczywistej wartości skutecznej lub 3. harmonicznej (tylko przekładniki zabezpieczające źródła)

Lista wyboru dla następujących parametrów:

-  LVRT[1] . Metoda pomiarowa

Metoda pomiarowa	Opis
1-sza harm	Zabezpieczenie pracuje w oparciu o pomiar 1-szej harmonicznej.
True RMS	Zabezpieczenie pracuje w oparciu o wartość skuteczną true RMS.

Wył od Pob 1/2/3-ch Faz

Warunki pobudzenia dla stopnia napięciowego zabezpieczenia.

Lista wyboru dla następujących parametrów:






-  LVRT[1] . Wył od Pob 1/2/3-ch Faz

Wył od Pob 1/2/3-ch Faz	Opis
od jednej fazy	Jednofazowe wyłączenie, jeśli warunki na wyłączenie są spełnione co najmniej dla jednej fazy.
od dwóch faz	Wyłączenie trójfazowe. Komenda wyłączenia zostanie wydana tylko wtedy, gdy kryterium zostanie spełnione przynajmniej w dwóch fazach.
od trzech faz	wszystkie: polecenie wyzwolenia dla zwarć trójfazowych, tj. jeśli kryterium wyzwolenia jest spełnione we wszystkich trzech fazach.
tylko 2	tylko 2: polecenie wyzwolenia dla zwarć dwufazowych, tj. jeśli kryterium wyzwolenia jest spełnione w dokładnie dwóch fazach.

VTS Blok

Blokowanie modułu jeśli układ nadzoru przekładników napięciowych wykryje błąd

Lista wyboru dla następujących parametrów:

-  U[1] . Kontrola Obw. Pomiar.
-  LVRT[1] . Kontrola Obw. Pomiar.
-  3U0[1] . Kontrola Obw. Pomiar.
-  U012[1] . Kontrola Obw. Pomiar.
-  PonZał[1] . Kontrola Obw. Pomiar.

VTS Blok	Opis
Sys . Nieaktywny	nieaktywny
Przkł U . Aktywny	aktywny

Warun Ponown Zał

Ten sygnał wskazuje, że napięcie sieci zasilającej zostało przywrócone.

Lista wyboru dla następujących parametrów:

-  PonZał[1] . Warun Ponown Zał

Warun Ponown Zał	Opis
U wew_zwolnienia	<i>Sygnał zwalniający jest generowany przez wartości pomiarowe napięcia wewnętrznego. Napięcie międzyprzewodowe 95% Vn.</i>
Zew Zwoln od U PWP	<i>Sygnał zwalniający jest generowany przez punkt wspólnego podłączenia PWP (zwolnienie zewnętrzne). Napięcie międzyprzewodowe 95% Vn.</i>
Oba	<i>Oba: Sygnał zwalniający jest generowany przez punkt wspólnego podłączenia (zwolnienie zewnętrzne) oraz przez wartości mierzone napięcia wewnętrznego.</i>

Metoda Pomiaru

Metoda Pomiaru: 1-sza harmoniczna lub RMS, lub "nadzór średniej kroczącej"

Lista wyboru dla następujących parametrów:

-  PonZał[1] . Metoda Pomiaru

Metoda Pomiaru	Opis
1-sza harm	<i>Zabezpieczenie pracuje w oparciu o pomiar 1-szej harmonicznej.</i>
True RMS	<i>Zabezpieczenie pracuje w oparciu o wartość skuteczną true RMS.</i>
Uśr krocząca	<i>Nadzór śred. napięcia kroczącego: Nastawy dla obliczania średniej muszą być wprowadzone w menu [Parametry Urządzenia/ Statystyki/Uśr krocząca]</i>

TrybSync

Tryb detekcji synchronizacji: GENERATOR2SYSTEM = generator synchronizujący do systemu (konieczność inicjacji zamknięcia wyłącznika). SYSTEM2SYSTEM = detekcja synchronizacji między dwoma systemami (autonomiczna, nie są potrzebne informacje o wyłączniku)

Lista wyboru dla następujących parametrów:

-  Sync . TrybSync

TrybSync	Opis
System-System	<i>SYSTEM2SYSTEM = detekcja synchronizacji między dwoma systemami (autonomiczna, nie są potrzebne informacje o wyłączniku)</i>
Generator-System	<i>GENERATOR2SYSTEM = generator synchronizujący do systemu (konieczność inicjacji zamknięcia wyłącznika).</i>

Tryb pomiaru

Pomiar/Tryb nadzoru: Określa, czy napięcia międzyfazowe lub fazowe powinny być nadzorowane

Lista wyboru dla następujących parametrów:

-  U[1] . Tryb pomiaru

Tryb pomiaru	Opis
Faza-ziemia	<i>Przekładniki napięciowe połączone w układ pomiaru napięcia faza-ziemia.</i>
Międzyfazowe	<i>Przekładniki napięciowe podłączone do pomiaru napięcia międzyfazowego</i>

Metoda Pomiaru

Metoda Pomiaru: 1-sza harmoniczna lub RMS, lub "nadzór średniej kroczącej"

Lista wyboru dla następujących parametrów:

-  U[1] . Metoda Pomiaru

Metoda Pomiaru	Opis
1-sza harm	<i>Zabezpieczenie pracuje w oparciu o pomiar 1-szej harmonicznej.</i>
True RMS	<i>Zabezpieczenie pracuje w oparciu o wartość skuteczną true RMS.</i>
Uśr kroczące	<i>Nadzór śred. napięcia kroczącego: Nastawy dla obliczenia średniej muszą być wprowadzone w menu [Parametry Urządzenia/ Statystyki/Uśr kroczące]</i>

Wył od Pob 1/2/3-ch Faz

Warunki pobudzenia dla stopnia napięciowego zabezpieczenia.

Lista wyboru dla następujących parametrów:


-  U[1] . Wył od Pob 1/2/3-ch Faz

Wył od Pob 1/2/3-ch Faz	Opis
od jednej fazy	<i>Jednofazowe wyłącz, jeśli warunki na wyłącz są spełnione co najmniej dla jednej fazy.</i>
od dwóch faz	<i>od dwóch faz</i>
od trzech faz	<i>wszystkie: polecenie wyzwolenia dla zwarć trójfazowych, tj. jeśli kryterium wyzwolenia jest spełnione we wszystkich trzech fazach.</i>

3U0 wybór

Wybór czy UX jest mierzone czy obliczone.

Lista wyboru dla następujących parametrów:

-  3U0[1] . 3U0 wybór

3U0 wybór	Opis
Mierzone	<i>U0/3U0 jest mierzone poprzez czwarte wejście</i>
Obliczone	<i>U0/3U0 jest obliczona</i>

Metoda pomiarowa

Metoda pomiaru: pomiar składowej podstawowej, rzeczywistej wartości skutecznej lub 3. harmonicznej (tylko przekaźniki zabezpieczające źródła)

Lista wyboru dla następujących parametrów:

-  3U0[1] . Metoda pomiarowa

Metoda pomiarowa	Opis
1-sza harm	<i>Zabezpieczenie pracuje w oparciu o pomiar 1-szej harmonicznej.</i>
True RMS	<i>Zabezpieczenie pracuje w oparciu o wartość skuteczną true RMS.</i>

Tryb

ogólny tryb pracy

Lista wyboru dla następujących parametrów:

-  f[1] . Tryb df/dt

Tryb	Opis
Moduł df/dt	<i>Dodatnia i ujemna szybkość zmian częstotliwości.</i>
Dodatni df/dt	<i>Dodatnia szybkość zmian częstotliwości.</i>
Ujemny df/dt	<i>Ujemna szybkość zmian częstotliwości.</i>

Brak Interl. Tryb Resetu

Brak Interl.Tryb Resetowania

Lista wyboru dla następujących parametrów:

-  Sterowanie . Brak Interl. Zerow.

Brak Interl. Tryb Resetu	Opis
Pojedyncza operacja	<i>Pojedyncza operacja</i>
Limit czasu	<i>Limit czasu</i>
Trwały	<i>Trwały</i>

Manipul Położ

OSTRZEŻENIE! Zafałszowane położenie - ręczna manipulacja położeniem

Lista wyboru dla następujących parametrów:






-  łącznik[1] . Manipul Położ

Manipul Położ	Opis
Nieaktywny	<i>nieaktywny</i>
Położ WYŁ	<i>Sygnal: Wyłącznik jest w pozycji WYŁ.</i>
Położ ZAŁ	<i>Sygnal: Wyłącznik jest w położeniu ZAŁ.</i>

1..n, Kmd Wyłącz

Lista dostępnych komend wyłączenia.

Lista wyboru dla następujących parametrów:

-  łącznik[1] . Kmd WYŁ1
-  łącznik[1] . Kmd WYŁ2
-  łącznik[1] . Kmd WYŁ3
-  łącznik[1] . Kmd WYŁ4
-  łącznik[1] . Kmd WYŁ5

1..n, Kmd Wyłącz	Opis
„-”	<i>Nie przypisano</i>
U[1] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
U[2] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
U[3] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
U[4] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
U[5] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
U[6] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
df/dt . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
Delta phi . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
Wył. Zdalne . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
LVRT[1] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
LVRT[2] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
3U0[1] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
3U0[2] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
U012[1] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
U012[2] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
U012[3] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
U012[4] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
U012[5] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
U012[6] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
f[1] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
f[2] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>

1..n, Kmd Wyłącz	Opis
f[3] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
f[4] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
f[5] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
f[6] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
ExP[1] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
ExP[2] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
ExP[3] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>
ExP[4] . KmdWył	<i>Sygnal: Komenda wyłącz.</i>

1..n, ListZsynchr

Lista wyboru dla następujących parametrów:

- ↳ łącznik[1] . Synchronizm

1..n, ListZsynchr	Opis
„-”	<i>Nie przypisano</i>
Sync . Gotów do Zamknij	<i>Sygnal: Gotów do Zamknij</i>
Wejścia X1 . WE 1	<i>Sygnal: Wejście dwustanowe.</i>
Wejścia X1 . WE 2	<i>Sygnal: Wejście dwustanowe.</i>
Wejścia X1 . WE 3	<i>Sygnal: Wejście dwustanowe.</i>
Wejścia X1 . WE 4	<i>Sygnal: Wejście dwustanowe.</i>
Wejścia X1 . WE 5	<i>Sygnal: Wejście dwustanowe.</i>
Wejścia X1 . WE 6	<i>Sygnal: Wejście dwustanowe.</i>
Wejścia X1 . WE 7	<i>Sygnal: Wejście dwustanowe.</i>
Wejścia X1 . WE 8	<i>Sygnal: Wejście dwustanowe.</i>
Logika . RL1.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL1.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL1.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL1.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL2.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>

1..n, ListZsynchr	Opis
Logika . RL2.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL2.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL2.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL3.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL3.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL3.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL3.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL4.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL4.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL4.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL4.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL5.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL5.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL5.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL5.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL6.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL6.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL6.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL6.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL7.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL7.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL7.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL7.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL8.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL8.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL8.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL8.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL9.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>

1..n, ListZsynchr	Opis
Logika . RL9.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL9.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL9.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL10.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL10.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL10.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL10.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL11.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL11.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL11.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL11.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL12.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL12.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL12.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL12.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL13.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL13.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL13.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL13.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL14.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL14.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL14.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL14.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>

1..n, ListZsynchr	Opis
Logika . RL15.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL15.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL15.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL15.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL16.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL16.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL16.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL16.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL17.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL17.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL17.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL17.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL18.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL18.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL18.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL18.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL19.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL19.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL19.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL19.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL20.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL20.Wy Timer	<i>Sygnal: Wyjście timera</i>

1..n, ListZsynchr	Opis
Logika . RL20.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL20.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL21.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL21.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL21.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL21.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL22.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL22.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL22.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL22.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL23.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL23.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL23.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL23.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL24.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL24.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL24.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL24.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL25.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL25.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL25.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL25.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>

1..n, ListZsynchr	Opis
Logika . RL26.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL26.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL26.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL26.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL27.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL27.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL27.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL27.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL28.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL28.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL28.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL28.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL29.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL29.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL29.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL29.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL30.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL30.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL30.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL30.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL31.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL31.Wy Timer	<i>Sygnał: Wyjście timera</i>

1..n, ListZsynchr	Opis
Logika . RL31.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL31.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL32.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL32.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL32.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL32.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL33.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL33.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL33.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL33.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL34.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL34.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL34.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL34.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL35.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL35.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL35.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL35.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL36.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL36.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL36.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL36.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>

1..n, ListZsynchr	Opis
Logika . RL37.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL37.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL37.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL37.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL38.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL38.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL38.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL38.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL39.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL39.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL39.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL39.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL40.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL40.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL40.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL40.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL41.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL41.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL41.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL41.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL42.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL42.Wy Timer	<i>Sygnał: Wyjście timera</i>

1..n, ListZsynchr	Opis
Logika . RL42.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL42.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL43.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL43.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL43.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL43.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL44.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL44.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL44.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL44.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL45.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL45.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL45.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL45.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL46.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL46.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL46.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL46.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL47.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL47.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL47.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL47.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>

1..n, ListZsynchr	Opis
Logika . RL48.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL48.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL48.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL48.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL49.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL49.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL49.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL49.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL50.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL50.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL50.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL50.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL51.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL51.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL51.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL51.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL52.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL52.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL52.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL52.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL53.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL53.Wy Timer	<i>Sygnał: Wyjście timera</i>

1..n, ListZsynchr	Opis
Logika . RL53.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL53.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL54.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL54.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL54.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL54.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL55.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL55.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL55.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL55.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL56.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL56.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL56.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL56.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL57.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL57.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL57.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL57.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL58.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL58.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL58.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL58.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>

1..n, ListZsynchr	Opis
Logika . RL59.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL59.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL59.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL59.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL60.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL60.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL60.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL60.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL61.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL61.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL61.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL61.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL62.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL62.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL62.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL62.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL63.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL63.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL63.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL63.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL64.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL64.Wy Timer	<i>Sygnal: Wyjście timera</i>

1..n, ListZsynchr	Opis
Logika . RL64.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL64.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL65.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL65.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL65.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL65.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL66.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL66.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL66.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL66.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL67.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL67.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL67.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL67.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL68.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL68.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL68.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL68.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL69.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL69.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL69.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL69.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>

1..n, ListZsynchr	Opis
Logika . RL70.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL70.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL70.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL70.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL71.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL71.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL71.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL71.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL72.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL72.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL72.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL72.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL73.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL73.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL73.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL73.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL74.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL74.Wy Timer	<i>Sygnał: Wyjście timera</i>
Logika . RL74.Wy Podtrz	<i>Sygnał: Podtrzymywane wyjście (Q)</i>
Logika . RL74.Wy Neg Podtrz	<i>Sygnał: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL75.Wy Bram	<i>Sygnał: Wyjście bramki logicznej</i>
Logika . RL75.Wy Timer	<i>Sygnał: Wyjście timera</i>

1..n, ListZsynchr	Opis
Logika . RL75.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL75.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL76.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL76.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL76.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL76.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL77.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL77.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL77.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL77.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL78.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL78.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL78.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL78.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL79.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL79.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL79.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL79.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>
Logika . RL80.Wy Bram	<i>Sygnal: Wyjście bramki logicznej</i>
Logika . RL80.Wy Timer	<i>Sygnal: Wyjście timera</i>
Logika . RL80.Wy Podtrz	<i>Sygnal: Podtrzymywane wyjście (Q)</i>
Logika . RL80.Wy Neg Podtrz	<i>Sygnal: Zanegowane podtrzymywane wyjście (Q NOT)</i>

RL1.Bram

Bramka logiczna

Lista wyboru dla następujących parametrów:



-  Logika . RL1.Bram

RL1.Bram	Opis
AND	<i>Bramka AND</i>
OR	<i>Bramka OR</i>
NAND	<i>Bramka NAND</i>
NOR	<i>Bramka NOR</i>

Tryb

ogólny tryb pracy

Lista wyboru dla następujących parametrów:

-  Wyjścia X2 . Sposób Rozbrojenia
-  Wyjścia X2 . Wy ana wymuszone

Tryb	Opis
Trwały	<i>Trwały</i>
Czasowy	<i>Czasowy</i>

Aktywny/Nieaktywny

aktywny/nieaktywny

Lista wyboru dla następujących parametrów:

-  Wyjścia X2 . ROZBROJENIE

Aktywny/Nieaktywny	Opis
Nieaktywny	<i>nieaktywny</i>
Aktywny	<i>aktywny</i>

Zakresy pracy

Lista wyboru dla następujących parametrów:

-  Wyjścia X2 . Wymuś Wszystkie Wyjścia
-  Wyjścia X2 . Przekaznik1

Zakresy pracy	Opis
Normalny	<i>Normalny</i>
Nieaktywny	<i>Nieaktywny</i>
Aktywny	<i>Aktywny</i>

Stan

Lista wyboru dla następujących parametrów:

-  Gen Przeb Sin . Stan

Stan	Opis
Wył	<i>Wył</i>
PrzedZwa	<i>Czas przed zwarcie</i>
SymulacjaZwarcia	<i>Czas trwania symulacji zwarcia</i>
PoZwarcu	<i>Czas po zwarcu</i>
Zer Wstępne	<i>Wstępne zerowanie</i>

Tryb Kmd Wył

Tryb polecenia wyzwolenia: wybierz jeden z dwóch trybów symulatora zwarć: "symulacja zimna" (bez wyzwolenia wyłącznika automatycznego) lub „symulacja gorąca” (tj. symulacja może wyzwolić wyłącznik automatyczny)

Lista wyboru dla następujących parametrów:

-  Gen Przeb Sin . Tryb Kmd Wył

Tryb Kmd Wył	Opis
Bez KmdWył	<i>Bez polecenia wyzwolenia: polecenie wyzwolenia jest zablokowane dla wszystkich funkcji zabezpieczających. Funkcja zabezpieczająca może zostać wyzwolona, ale bez wygenerowania polecenia wyzwolenia.</i>
Z KmdWył	<i>Z poleceniem wyzwolenia: wyzwolenie funkcji zabezpieczającej powoduje wygenerowanie polecenia wyzwolenia, które może otworzyć wyłącznik automatyczny.</i>

Skorowidz

.....	340
1	
1..n, DI-ListaLogik	365
1..n, Kmd Wyłącz	436
1..n, ListRejTrend	325
1..n, ListWłWył	327
1..n, ListZsynchr	437
1..n, ListaŻądSynchro	382
1..n, PSS	415
1..n, We dwust	343
1..n, lista przypisań	242, 329, 329
3	
3U0 wybór	434
3U0[1]	149, 149, 150, 151, 152
A	
Aktywny/Nieaktywny	342, 452
B	
Bajt ramki	327, 331, 333
Brak Interl. Tryb Resetu	435
Błąd	227
C	
Certyfikat TLS	232
Ciągł Wył	184, 184, 185, 185, 186
Czas trwania	322, 323
D	
DNP3	75, 80, 80, 81, 81

Data	338
Delta phi	133, 133, 133, 136, 136
Dz przejd na cz letni	339
df/dt	128, 128, 128, 131, 131
E	
Elimin drgań styków	242
Exp[1]	177, 177, 178, 179, 179
F	
Funkcje odsprężania	343
fN	341
f[1]	159, 159, 159, 161, 162
G	
Gen Przeb Sin	219, 219, 220, 221, 221, 222, 223
I	
IEC 61850	90, 90, 90, 91, 92, 94, 94
IEC103	95, 97, 98, 98, 99
IEC104	100, 103, 103, 104, 104
IRIG-B	110, 110, 110, 110, 111
IRIG-B00X	340
K	
Kolejność Faz	341
Konfig. okna	323
Konfig. resetu urządzenia	233
L	
LED grupa A	29
LED kolor aktywny	321
LRW	181, 181, 182, 182, 182, 183

LVRT[1]	142, 142, 142, 146, 147, 147, 148
Liczba RL	240
Logika	213, 214, 215, 215

M

Manipul Położ	435
Metoda Pomiaru	432, 433
Metoda pomiarowa	430, 434
Miesiąc zmiany czasu	338
Modbus	83, 86, 86, 86, 87, 88

N

Nadprąd Wyłącz	398
Napięcia mają być zsynchron_	342
Napięcie nominalne	241

P

PNO ID	229
Panel przedni	46, 47, 47
Param Przkł	50
PonZał[1]	164, 164, 165, 167, 168
Potw. przyciskiem „C”	321
Prawda lub fałsz	231
Profibus	105, 106, 106, 106, 107, 108
Przkł U	187, 187, 188, 188, 189

R

RL1.Bram	452
Rej trendu	210, 212, 212, 212
Rej zakł	206, 207, 207, 208, 208
Rej zdarz	205, 205
Rej zwarć	209, 209, 209
Rozdzielczość	325

S

SNTP	112, 112, 113, 113, 113, 114
SSV	217, 217, 217
Scada	73, 73
Selection	324
Skalowanie	241
Stan	227, 228, 230, 453
Stan Zapisu	227
Stan serwera	230
Stan spoczynkowy	328, 331
Status konfig.	229, 332, 334, 336
Statystyki	69, 70, 71, 71, 71
Sterowanie	190, 190, 190, 191, 191, 192
Stosow protok	339
Stosowany protokół	239
Strefa czasowa	333, 335
Strefy Czasowe	336
Sync	169, 169, 170, 173, 174, 175
SynchCzas	116, 118
Sys	61, 63, 64, 64, 67
SysAl	203, 203, 204, 204
Szybkość transmisji	228, 327, 331, 333

T

Tcplp	74
Tryb	230, 237, 237, 238, 239, 240, 240, 320, 414, 429, 430, 435, 452
Tryb Kmd Wył	453
Tryb pomiaru	430, 433
Tryb rejestracji	324
Tryb-Utrata Synch	342
TrybSync	432
Tryby pracy (1...n)	242

Typ def. hasła	231
Typ mapowania SCADA	332, 334, 335, 336
tak/nie	235
U	
U012[1]	154, 154, 155, 157, 157
U[1]	123, 123, 123, 126, 126
Upraw Łączenia	232
V	
VT	51, 53, 53, 58
VTS Blok	431
W	
Warun Ponown Zał	432
Wejścia X1	16, 17
Wersje rozpoczynania komunikacji	328
Współczynnik skali	330
Wybór Banku Nast	414
Wybór Modułów	233, 234, 234, 234, 235, 235, 236, . 236, 237, 238, 238, 238
Wybór portu	331, 335
Wyjścia X2	18, 27, 27
Wył od Pob 1/2/3-ch Faz	431, 434
Wył. Zdalne	138, 138, 139, 140, 140
Wyłączanie	397, 398
Wyłącznik	382
Włączenie przekładnika	341
Z	
Zab	119, 120, 120, 120
Zakresy pracy	453
Zewn Wyłącz	398

-

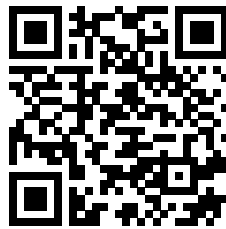
_AL_ResponseType_k 328

±

łącznik[1] 193, 196, 197, 198, 202, 202, 202, .
202

High PROTEC

docs.SEGelectronics.de/mru4-2



SEG Electronics GmbH zastrzega sobie prawo do aktualizacji dowolnej części tej publikacji w dowolnym momencie. Informacje zamieszczone przez firmę SEG Electronics GmbH uważa się za poprawne i wiarygodne. Jednakże, jeśli nie zostało to wyraźnie sformułowane, firma SEG Electronics GmbH nie bierze na siebie żadnej odpowiedzialności.



SEG Electronics GmbH
Krefelder Weg 47 • D-47906 Kempen (Germany)
Postfach 10 07 55 (P.O.Box) • D-47884 Kempen (Germany)
Telefon: +49 (0) 21 52 145 1

Internet: www.SEGelectronics.de

Sprzedaż
Telefon: +49 (0) 21 52 145 331
Faks: +49 (0) 21 52 145 354

Serwis
Telefon: +49 (0) 21 52 145 614
Faks: +49 (0) 21 52 145 354

SEG Electronics has company-owned plants, subsidiaries, and branches, as well as authorized distributors and other authorized service and sales facilities throughout the world.

Complete address / phone / fax / email information for all locations is available on our website.