



**MCA4 – Modbus
HighPROTEC**

Lista punktów danych

Podręcznik DOK-TD-MCA4MDP

Spis treści

| | |
|--|-----------|
| SPIS TREŚCI | 2 |
| PARAMETRY PROTOKOŁU MODBUS | 3 |
| Uwagi dotyczące systemu SCADA..... | 4 |
| POSZCZEGÓLNE KODY FUNKCJI MODBUS | 5 |
| Ustawienie daty i godziny..... | 9 |
| Obsługiwane komunikaty o błędach protokołu MODBUS..... | 10 |
| DODATEK — LISTY PUNKTÓW DANYCH | 11 |
| Sygnały..... | 11 |
| Wartości mierzone..... | 175 |
| Komendy..... | 201 |
| Ustawienia..... | 206 |
| Powód wyzwolenia..... | 208 |

Niniejszy Podręcznik obowiązuje dla wersji (dotyczy protokołów Modbus RTU i Modbus TCP):

Wersja 3.0.c

Wersja: 28194

Parametry protokołu Modbus

W przypadku protokołu Modbus należy ustawić kilka parametrów istotnych dla komunikacji między systemem sterowania (SCADA) a urządzeniem. Parametry i ich możliwe ustawienia lub zakresy wartości przedstawione są w poniższej tabeli.



UWAGA!

Parametry są opisane w dodatku do podręcznika obsługi urządzenia (rozdział Modbus).

Uwagi dotyczące systemu SCADA

Podczas korzystania z protokołu Modbus RTU następujące czasy muszą być brane pod uwagę przez system sterowania i są stałe w urządzeniu:
Czasy zatrzymania (t_D) przed uruchomieniem telegramu muszą być ustawione przynajmniej na 3,5 znaku.

Przykłady:

3,5 znaku 9600 bodów = 4 ms

3.5 znaków 19 200 bodów = 2 ms

3.6 3,5 znaku 38 400 bodów = 1 ms

Początku nowego telegramu należy się spodziewać, gdy czas zatrzymania (t_D) wyniesie $> 3,5$ znaku.

Fakt, że prawdopodobieństwo zakłóceń podczas transmisji telegramu zwiększa się wraz z jego długością, musi być należycie wzięte pod uwagę, dlatego zapytanie do urządzenia Slave powinno być możliwie takie, żeby telegram z odpowiedzią nie był znacznie dłuższy niż 32 bajty.

Poszczególne kody funkcji Modbus

Do odczytywania danych z urządzenia lub wykonywania poleceń obsługiwane są wymienione w tabeli usługi, tak zwane kody funkcji.

| Funkcja-kod | Oznaczenie | Opis |
|-------------|-----------------------------------|---|
| 3 | Odczyt rejestrów utrzymania | Jedno lub wiele słów danych jest odczytywanych od określonego adresu. Można odczytać tylko adresy statusów i parametrów. |
| 4 | Odczyt rejestrów wejściowych | Jedno lub wiele słów danych jest odczytywanych od określonego adresu. Można odczytać tylko wartości pomiarowe. |
| 5 | Zapis pojedynczego wyjścia (bitu) | Wszystkie inne wartości są niedozwolone i nie wpłyną na dane wyjściowe. Za pomocą tego kodu funkcji można realizować potwierdzenia kodu, a także resetować liczniki i ustawiać blokady. |
| 8 | Test pętli zwrotnej | Funkcja testowania układu komunikacyjnego |
| 16 | Ładowanie wielu rejestrów | Jedno lub wiele słów danych jest zapisywanych od określonego adresu. |

Tabela 3.1: Kody funkcji

Na kolejnych stronach szczegółowo opisano funkcje protokołu Modbus:

Funkcja-kod 3/4:

Zapytanie

| | | | | | | | |
|-------------|-----|-------------------|-------------------|-------------------|-------------------|-------------------|-------------------|
| Adres Slave | 3/4 | Adres rejestru HI | Adres rejestru LO | Numer rejestru HI | Numer rejestru LO | Suma kontrolna HI | Suma kontrolna LO |
|-------------|-----|-------------------|-------------------|-------------------|-------------------|-------------------|-------------------|

Odpowiedź

| | | | | | | | |
|-------------|-----|---------------|--------------|--------------|-----|-------------------|-------------------|
| Adres Slave | 3/4 | Liczba bajtów | Rejestr 0 HI | Rejestr 0 LO | ... | Suma kontrolna HI | Suma kontrolna LO |
|-------------|-----|---------------|--------------|--------------|-----|-------------------|-------------------|

Adres rejestru ($HI \cdot 256 + LO$)

Adres słowa danych, od którego odczyt powinien się zacząć.

Numer rejestru ($HI \cdot 256 + LO$)

Liczba słów danych do odczytania. Prawidłowy zakres: 1..125

Liczba bajtów

Liczba kolejnych bajtów zawierających słowa danych.

Rejestr

Słowa danych odczytane z urządzenia (bajty najwięcej i najmniej znaczące).

Kod funkcji 5:

Zapytanie

| | | | | | | | |
|-------------|---|-------------------|-------------------|------------------|------------------|-------------------|-------------------|
| Adres Slave | 5 | Adres rejestru HI | Adres rejestru LO | Dane rejestru HI | Dane rejestru LO | Suma kontrolna HI | Suma kontrolna LO |
|-------------|---|-------------------|-------------------|------------------|------------------|-------------------|-------------------|

Odpowiedź

| | | | | | | | |
|-------------|---|-------------------|-------------------|------------------|------------------|-------------------|-------------------|
| Adres Slave | 5 | Adres rejestru HI | Adres rejestru LO | Dane rejestru HI | Dane rejestru LO | Suma kontrolna HI | Suma kontrolna LO |
|-------------|---|-------------------|-------------------|------------------|------------------|-------------------|-------------------|

Adres rejestru (HI*256 + LO)
Adres słowa danych do zapisania

Dane rejestru
Wartość słowa danych do zapisania (bajty najwięcej i najmniej znaczące).

Dopuszczalny zakres wartości:

Żądanie szesnastkowe FF00 włączenia pojedynczego bitu: Oznacza to często wyzerowanie licznika, wykonanie potwierdzenia lub ustawienie sygnałów blokujących.
Żądanie szesnastkowe 0000 wyłączenia pojedynczego bitu: Oznacza to często wyłączenie sygnałów blokujących lub zresetowanie pojedynczych bitów.

Kod funkcji 8:

Zapytanie

| | | | | | | | |
|-------------|---|--------------------------------------|--------------------------------------|--------------|--------------|-------------------|-------------------|
| Adres Slave | 8 | Diagnostyka danych Kod HI 0x00 | Diagnostyka danych Kod LO 0x00 | Dane testowe | Dane testowe | Suma kontrolna HI | Suma kontrolna LO |
|-------------|---|--------------------------------------|--------------------------------------|--------------|--------------|-------------------|-------------------|

Odpowiedź

| | | | | | | | |
|-------------|---|------------------------------|------------------------------|--------------|--------------|-------------------|-------------------|
| Adres Slave | 8 | Diagnostyka danych Kod HI | Diagnostyka danych Kod LO | Dane testowe | Dane testowe | Suma kontrolna HI | Suma kontrolna LO |
|-------------|---|------------------------------|------------------------------|--------------|--------------|-------------------|-------------------|

Kod diagnostyki danych HI (wysoki), Kod diagnostyki danych LO (niski)
Kod diagnostyczny (Kod podfunkcji kodu funkcji 8) do testowania systemu komunikacyjnego. Kod diagnostyczny Zwróć dane zapytania (0x00, 0x00) jest obsługiwany.

Dane testowe

Za pomocą kodu diagnostycznego 0x00 0x00 przesyłane dane są odsyłane z powrotem do urządzenia Master w niezmienionej postaci.

Kod funkcji 16:

Zapytanie

| | | | | | | | | | | | |
|-------------|----|-------------------|-------------------|-------------------|-------------------|---------------|--------------|--------------|-----|-------------------|-------------------|
| Adres Slave | 16 | Adres rejestru HI | Adres rejestru LO | Numer rejestru HI | Numer rejestru LO | Liczba bajtów | Rejestr 0 HI | Rejestr 0 LO | ... | Suma kontrolna HI | Suma kontrolna LO |
|-------------|----|-------------------|-------------------|-------------------|-------------------|---------------|--------------|--------------|-----|-------------------|-------------------|

Odpowiedź

| | | | | | | | |
|-------------|----|-------------------|-------------------|-------------------|-------------------|-------------------|-------------------|
| Adres Slave | 16 | Adres rejestru HI | Adres rejestru LO | Numer rejestru HI | Numer rejestru LO | Suma kontrolna HI | Suma kontrolna LO |
|-------------|----|-------------------|-------------------|-------------------|-------------------|-------------------|-------------------|

Adres rejestru ($HI \cdot 256 + LO$)

Adres słowa danych, od którego należy rozpocząć zapis.

Numer rejestru ($HI \cdot 256 + LO$)

Zapytanie: Liczba słów danych do zapisania. Prawidłowy zakres: 1..123

Odpowiedź: Liczba zapisanych słów danych.

Liczba bajtów

Liczba kolejnych bajtów mających zawierać słowa danych.

Rejestr

Słowa danych odczytane z urządzenia (bajty najwięcej i najmniej znaczące).

Ustawienie daty i godziny

Datę i godzinę można ustawić za pomocą kodu funkcji 16 i odczytać za pomocą kodu funkcji 3. Jeśli jest wybrany adres urządzenia 0 (adres rozgłaszania), czasy wszystkich urządzeń podłączonych do tej magistrali zostaną zresetowane jednocześnie. Urządzenia nie odpowiadają na polecenie rozgłaszania.

Obsługiwane komunikaty o błędach protokołu MODBUS

Telegramy odpowiedzi na wyjątki są opisane w ogólnej „Specyfikacji protokołu aplikacyjnego Modbus”. Przedstawiona jest tam tabela odpowiedzi na wyjątki z przykładami. Poniższa tabela zawiera tylko faktycznie używane kody. W przypadku, gdy urządzenie rozpozna błąd, zareaguje w następujący sposób:

| Kod wyjątku | Oznaczenie | Opis |
|-------------|-----------------------------|--|
| 1 | Niedozwolona funkcja | Odebrany komunikat zawiera kod funkcji, która nie jest obsługiwana przez urządzenie Slave. |
| 2 | Niedozwolony adres danych | Zażądano dostępu do adresu słowa danych, którego nie ma w module danych. |
| 3 | Niedozwolona wartość danych | Odebrany komunikat zawiera nieprawidłową strukturę danych (np. błędną liczbę bajtów danych). |
| 4 | Awaria urządzenia Slave | Wystąpił nienaprawialny błąd, kiedy serwer (lub urządzenie Slave) próbował wykonać żądane działanie. |

Odpowiedź udzielona przez *urządzenie* w przypadku awarii ma następujący format:

| Adres Adres | 0x80 + Kod funkcji | Wyjątek Kod | Suma kontrolna HI | Suma kontrolna LO |
|----------------|-----------------------|----------------|----------------------|----------------------|
|----------------|-----------------------|----------------|----------------------|----------------------|

W drugim bajcie odpowiedzi kod funkcji jest wysyłany z najwyższym bitem ustawionym na 1. Jest to równoważne dodaniu 0x80. Trzeci bajt zawiera kod wyjątku w komunikacie o błędzie.

Dodatek — Listy punktów danych

Sygnaly

| <i>Module</i> (- Kod ANSI/IEEE urządzenia) | <i>Podgrupa</i> <i>Nazwy</i> <i>Funkcje</i> | <i>Początkowy</i> <i>adres rejestru</i> | <i>Liczba</i> <i>rejestrów</i> <i>Modbus</i> | <i>Kod funkcji</i> | <i>Format</i> | <i>Maska</i> <i>bitowa</i> <i>/ (pozycja</i> <i>bitu)</i> | <i>Jedn</i> <i>ostka</i> | <i>Opis</i> |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| 3IO[1] - 50N, 51N | | 15 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 15 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 15 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWyl-We | 15 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | ZewBlk Zwr- We | 15 | 1 | 3 | Bit | 0x8 (4) | - | Stan modułu wejściowego: Zewnętrzne blokowanie zwrotne. |
| | Aktywny | 15 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Aktywny |
| | ZewBlk | 15 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Zewnętrzne blokowanie. |
| | ZewBlk Zwr | 15 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie zwrotne. |
| | Blk KmdWyl | 15 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Komenda wyłącz zablokowana. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | ZewBlk KmdWył | 15 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| | Blokada IH2 3I0 | 15 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Blokada od udaru (inrush). |
| | Pobudzenie | 15 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Pobudzenie od prądu ziemnozwarciowego 3I0 mierzone lub 3I0 obliczone. |
| | Wyłącz (*) | 15 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Wyłącz. |
| | KmdWył (*) | 15 | 1 | 3 | Bit | 0x1000 (13) | - | Sygnal: Komenda wyłącz. |
| 3I0[2] - 50N, 51N | | 16 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 16 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 16 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWył-We | 16 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | ZewBlk Zwr- We | 16 | 1 | 3 | Bit | 0x8 (4) | - | Stan modułu wejściowego: Zewnętrzne blokowanie zwrotne. |
| | Aktywny | 16 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Aktywny |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | ZewBlk | 16 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Zewnętrzne blokowanie. |
| | ZewBlk Zwr | 16 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie zwrotne. |
| | Blk KmdWył | 16 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWył | 16 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| | Blokada IH2 3I0 | 16 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Blokada od udar (inrush). |
| | Pobudzenie | 16 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Pobudzenie od prądu ziemnozwarciowego 3I0 mierzone lub 3I0 obliczone. |
| | Wyłącz (*) | 16 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Wyłącz. |
| | KmdWył (*) | 16 | 1 | 3 | Bit | 0x1000 (13) | - | Sygnal: Komenda wyłącz. |
| 3I0[3] - 50N, 51N | | 17 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 17 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 17 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | ZewBlk KmdWyl-We | 17 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | ZewBlk Zwr- We | 17 | 1 | 3 | Bit | 0x8 (4) | - | Stan modułu wejściowego: Zewnętrzne blokowanie zwrotne. |
| | Aktywny | 17 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Aktywny |
| | ZewBlk | 17 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Zewnętrzne blokowanie. |
| | ZewBlk Zwr | 17 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie zwrotne. |
| | Blk KmdWyl | 17 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWyl | 17 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| | Blokada IH2 3I0 | 17 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Blokada od udaru (inrush). |
| | Pobudzenie | 17 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Pobudzenie od prądu ziemnozwarciowego 3I0 mierzone lub 3I0 obliczone. |
| | Wyłącz (*) | 17 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Wyłącz. |
| | KmdWyl (*) | 17 | 1 | 3 | Bit | 0x1000 (13) | - | Sygnal: Komenda wyłącz. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| 3I0[4] - 50N, 51N | | 18 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 18 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 18 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWył-We | 18 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | ZewBlk Zwr- We | 18 | 1 | 3 | Bit | 0x8 (4) | - | Stan modułu wejściowego: Zewnętrzne blokowanie zwrotne. |
| | Aktywny | 18 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Aktywny |
| | ZewBlk | 18 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Zewnętrzne blokowanie. |
| | ZewBlk Zwr | 18 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie zwrotne. |
| | Blk KmdWył | 18 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWył | 18 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| | Blokada IH2 3I0 | 18 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Blokada od udar (inrush). |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | Pobudzenie | 18 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Pobudzenie od prądu ziemnozwarciowego 3I0 mierzone lub 3I0 obliczone. |
| | Wyłącz (*) | 18 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Wyłącz. |
| | KmdWył (*) | 18 | 1 | 3 | Bit | 0x1000 (13) | - | Sygnal: Komenda wyłącz. |
| 3U0[1] - 27A, 59N,A | | 32 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 32 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 32 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWył-We | 32 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 32 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 32 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk KmdWył | 32 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWył | 32 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Pobudzenie | 32 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Pobudzenie od stopnia kontroli wartości napięcia zerowego. |
| | Wyłącz (*) | 32 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Wyłącz. |
| | KmdWył (*) | 32 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Komenda wyłącz. |
| 3U0[2] - 27A, 59N,A | | 33 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 33 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 33 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWył-We | 33 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 33 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 33 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk KmdWył | 33 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWył | 33 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Pobudzenie | 33 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Pobudzenie od stopnia kontroli wartości napięcia zerowego. |
| | Wyłącz (*) | 33 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Wyłącz. |
| | KmdWył (*) | 33 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Komenda wyłącz. |
| ciągł Wyt - 74TC | | 150 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 150 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 150 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | Aktywny | 150 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Aktywny |
| | ZewBlk | 150 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Zewnętrzne blokowanie. |
| | Pobudzenie | 150 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Pobudzenie obwodu kontroli ciągłości wyłącznika. |
| | Niemożliwe | 150 | 1 | 3 | Bit | 0x20 (6) | - | Niemożliwe, ponieważ nie przypisano sygnałów styków pomocniczych (52a i 52b) wyłącznika. |
| | Położ ZAŁ-We | 150 | 1 | 3 | Bit | 0x100 (9) | - | Stan wejścia modułu: Sygnalizacja położenia wyłącznika (styki pomocnicze wyłącznika (52a)) |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | Położ WYŁ-We | 150 | 1 | 3 | Bit | 0x200 (10) | - | Stan modułu wejściowego: Sygnalizacja położenia wyłącznika (styki pomocnicze wyłącznika (52b)). |
| Delta phi - 78V | | 249 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 249 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 249 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWył-We | 249 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 249 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 249 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk KmdWył | 249 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWył | 249 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| | Pobudzenie | 249 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Pobudzenie. |
| | Wyłącz (*) | 249 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Wyłącz. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | KmdWyl (*) | 249 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Komenda wyłącz. |
| | Blk Od U< | 249 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Moduł blokowany przez pod napięcie |
| Exp[1] | | 49 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 49 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 49 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWyl-We | 49 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Pobudzenie- We | 49 | 1 | 3 | Bit | 0x8 (4) | - | Stan wejścia modułu: Pobudzenie |
| | Wyłącz-We | 49 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Wyłącz |
| | Aktywny | 49 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Aktywny |
| | ZewBlk | 49 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk KmdWyl | 49 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Komenda wyłącz zablokowana. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | ZewBlk KmdWyl | 49 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| | Pobudzenie | 49 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Pobudzenie |
| | Wyłącz (*) | 49 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Wyłącz |
| | KmdWyl (*) | 49 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Komenda wyłącz. |
| Exp[2] | | 50 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 50 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 50 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWyl-We | 50 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Pobudzenie- We | 50 | 1 | 3 | Bit | 0x8 (4) | - | Stan wejścia modułu: Pobudzenie |
| | Wyłącz-We | 50 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Wyłącz |
| | Aktywny | 50 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Aktywny |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|--|
| | ZewBlk | 50 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk KmdWył | 50 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWył | 50 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| | Pobudzenie | 50 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Pobudzenie |
| | Wyłącz (*) | 50 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Wyłącz |
| | KmdWył (*) | 50 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Komenda wyłącz. |
| Exp[3] | | 51 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 51 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 51 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWył-We | 51 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Pobudzenie- We | 51 | 1 | 3 | Bit | 0x8 (4) | - | Stan wejścia modułu: Pobudzenie |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | Wyłącz-We | 51 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Wyłącz |
| | Aktywny | 51 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Aktywny |
| | ZewBlk | 51 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk KmdWył | 51 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWył | 51 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| | Pobudzenie | 51 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Pobudzenie |
| | Wyłącz (*) | 51 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Wyłącz |
| | KmdWył (*) | 51 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Komenda wyłącz. |
| Exp[4] | | 52 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 52 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 52 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | ZewBlk KmdWyl-We | 52 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Pobudzenie- We | 52 | 1 | 3 | Bit | 0x8 (4) | - | Stan wejścia modułu: Pobudzenie |
| | Wyłącz-We | 52 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Wyłącz |
| | Aktywny | 52 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Aktywny |
| | ZewBlk | 52 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk KmdWyl | 52 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWyl | 52 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| | Pobudzenie | 52 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Pobudzenie |
| | Wyłącz (*) | 52 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Wyłącz |
| | KmdWyl (*) | 52 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Komenda wyłącz. |
| Gen Przeb Sin | | 1012 | 1 | 3 | Struct | | | |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | ZewBlk | 1012 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie. |
| | Wymuś Stan Poawar-We | 1012 | 1 | 3 | Bit | 0x2 (2) | - | Stan wejścia modułu:Wymuś stan poawaryjny. Przerwij symulację. |
| | Praca | 1012 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: trwa symulacja wartości mierzonej |
| | Stan | 1012 | 1 | 3 | Bit | 0xe0 (6) | - | Sygnal: Stany generowania fali: 0=Wył, 1=PrzedZwa, 2=Zwarcie, 3=PoZwarcu, 4=ZerowWst |
| | Zewn. ur. symulacji-We | 1012 | 1 | 3 | Bit | 0x100 (9) | - | Stan wejścia modułu:Zewnętrzne uruchomienie symulacji błędu (z zastosowaniem parametrów testowych) |
| I2>[1] - 46 | | 82 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 82 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 82 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWył-We | 82 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 82 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 82 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | Blk KmdWyl | 82 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWyl | 82 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| | Pobudzenie | 82 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Pobudzenie od składowa przeciwna---odwrotna kolejność faz. |
| | Wyłącz (*) | 82 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Wyłącz. |
| | KmdWyl (*) | 82 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Komenda wyłącz. |
| I2>[2] - 46 | | 83 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 83 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 83 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWyl-We | 83 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 83 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 83 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|---|
| | Blk KmdWyl | 83 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWyl | 83 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| | Pobudzenie | 83 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Pobudzenie od składowa przeciwna---odwrotna kolejność faz. |
| | Wyłącz (*) | 83 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Wyłącz. |
| | KmdWyl (*) | 83 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Komenda wyłącz. |
| IH2 | | 22 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 22 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 22 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | Aktywny | 22 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Aktywny |
| | ZewBlk | 22 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk L1 | 22 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Faza L1 zablokowana. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|--|
| | Blk L2 | 22 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Faza L2 zablokowana. |
| | Blk L3 | 22 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Faza L3 zablokowana. |
| | Blk 3I0 Mierz | 22 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Blokada modułu zabezpieczenia ziemnozwarciowego (zmierzony prąd doziemny 3I0). |
| | Blk Trójfaz | 22 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Jeśli udar zostanie wykryty w co najmniej jednej fazie - komenda wyłączy zostanie zablokowana. |
| | Blk 3I0 Obl | 22 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Blokada modułu zabezpieczenia ziemnozwarciowego (obliczony prąd doziemny 3I0). |
| IRIG-B | | 148 | 1 | 3 | Struct | | | |
| | IRIG-B aktywne | 148 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Jeśli nie ma prawidłowego sygnału IRIG-B przez 60 sekund, wejście IRIG-B jest uważane za nieaktywne. |
| | Zanegowany | 148 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: IRIG-B zanegowany |
| | Sygn Ster1 | 148 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: IRIG-B sygnał sterujący |
| | Sygn Ster2 | 148 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: IRIG-B sygnał sterujący |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|---------------------------------|
| | Sygn Ster3 | 148 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: IRIG-B sygnał sterujący |
| | Sygn Ster4 | 148 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: IRIG-B sygnał sterujący |
| | Sygn Ster5 | 148 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: IRIG-B sygnał sterujący |
| | Sygn Ster6 | 148 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: IRIG-B sygnał sterujący |
| | Sygn Ster7 | 148 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: IRIG-B sygnał sterujący |
| | Sygn Ster8 | 148 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: IRIG-B sygnał sterujący |
| | Sygn Ster9 | 148 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: IRIG-B sygnał sterujący |
| | Sygn Ster10 | 148 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: IRIG-B sygnał sterujący |
| | Sygn Ster11 | 148 | 1 | 3 | Bit | 0x1000 (13) | - | Sygnal: IRIG-B sygnał sterujący |
| | Sygn Ster12 | 148 | 1 | 3 | Bit | 0x2000 (14) | - | Sygnal: IRIG-B sygnał sterujący |
| | Sygn Ster13 | 148 | 1 | 3 | Bit | 0x4000 (15) | - | Sygnal: IRIG-B sygnał sterujący |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Sygn Ster14 | 148 | 1 | 3 | Bit | 0x8000 (16) | - | Sygnal: IRIG-B sygnał sterujący |
| IRIG-B | | 149 | 1 | 3 | Struct | | | |
| | Sygn Ster15 | 149 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: IRIG-B sygnał sterujący |
| | Sygn Ster16 | 149 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: IRIG-B sygnał sterujący |
| | Sygn Ster17 | 149 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: IRIG-B sygnał sterujący |
| | Sygn Ster18 | 149 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: IRIG-B sygnał sterujący |
| I[1] - 50, 51 | | 3 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 3 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 3 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWył-We | 3 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | ZewBlk Zwr- We | 3 | 1 | 3 | Bit | 0x8 (4) | - | Stan modułu wejściowego: Zewnętrzne blokowanie zwrotne. |
| | Aktywny | 3 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Aktywny |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|---|
| | ZewBlk | 3 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Zewnętrzne blokowanie. |
| | ZewBlk Zwr | 3 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie zwrotne. |
| | Blk KmdWył | 3 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWył | 3 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| | Blk od IH2 | 3 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Blokowanie komendy wyłącz od udaru prądu. |
| I[1] - 50, 51 | | 4 | 1 | 3 | Struct | | | |
| | Pobudzenie L1 | 4 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Pobudzenie fazy L1. |
| | Pobudzenie L2 | 4 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Pobudzenie fazy L2. |
| | Pobudzenie L3 | 4 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Pobudzenie fazy L3. |
| | Pobudzenie | 4 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Pobudzenie. |
| | Wyłącz L1 (*) | 4 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Wyłącz fazę L1. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Wyłącz L2 (*) | 4 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Wyłącz fazę L2. |
| | Wyłącz L3 (*) | 4 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Wyłącz fazę L3. |
| | Wyłącz (*) | 4 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Wyłącz. |
| | KmdWyl (*) | 4 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Komenda wyłącz. |
| I[2] - 50, 51 | | 5 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 5 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 5 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWyl-We | 5 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | ZewBlk Zwr- We | 5 | 1 | 3 | Bit | 0x8 (4) | - | Stan modułu wejściowego: Zewnętrzne blokowanie zwrotne. |
| | Aktywny | 5 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Aktywny |
| | ZewBlk | 5 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Zewnętrzne blokowanie. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | ZewBlk Zwr | 5 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie zwrotne. |
| | Blk KmdWył | 5 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWył | 5 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| | Blk od IH2 | 5 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Blokowanie komendy wyłącz od udaru prądu. |
| I[2] - 50, 51 | | 6 | 1 | 3 | Struct | | | |
| | Pobudzenie L1 | 6 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Pobudzenie fazy L1. |
| | Pobudzenie L2 | 6 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Pobudzenie fazy L2. |
| | Pobudzenie L3 | 6 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Pobudzenie fazy L3. |
| | Pobudzenie | 6 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Pobudzenie. |
| | Wyłącz L1 (*) | 6 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Wyłącz fazę L1. |
| | Wyłącz L2 (*) | 6 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Wyłącz fazę L2. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Wyłącz L3 (*) | 6 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Wyłącz fazę L3. |
| | Wyłącz (*) | 6 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Wyłącz. |
| | KmdWył (*) | 6 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Komenda wyłącz. |
| I[3] - 50, 51 | | 7 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 7 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 7 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWył-We | 7 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | ZewBlk Zwr- We | 7 | 1 | 3 | Bit | 0x8 (4) | - | Stan modułu wejściowego: Zewnętrzne blokowanie zwrotne. |
| | Aktywny | 7 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Aktywny |
| | ZewBlk | 7 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Zewnętrzne blokowanie. |
| | ZewBlk Zwr | 7 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie zwrotne. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | Blk KmdWył | 7 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWył | 7 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| | Blk od IH2 | 7 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Blokowanie komendy wyłącz od udaru prądu. |
| I[3] - 50, 51 | | 8 | 1 | 3 | Struct | | | |
| | Pobudzenie L1 | 8 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Pobudzenie fazy L1. |
| | Pobudzenie L2 | 8 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Pobudzenie fazy L2. |
| | Pobudzenie L3 | 8 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Pobudzenie fazy L3. |
| | Pobudzenie | 8 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Pobudzenie. |
| | Wyłącz L1 (*) | 8 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Wyłącz fazę L1. |
| | Wyłącz L2 (*) | 8 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Wyłącz fazę L2. |
| | Wyłącz L3 (*) | 8 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Wyłącz fazę L3. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Wyłącz (*) | 8 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Wyłącz. |
| | KmdWył (*) | 8 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Komenda wyłącz. |
| I[4] - 50, 51 | | 9 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 9 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 9 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWył-We | 9 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | ZewBlk Zwr- We | 9 | 1 | 3 | Bit | 0x8 (4) | - | Stan modułu wejściowego: Zewnętrzne blokowanie zwrotne. |
| | Aktywny | 9 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Aktywny |
| | ZewBlk | 9 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Zewnętrzne blokowanie. |
| | ZewBlk Zwr | 9 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie zwrotne. |
| | Blk KmdWył | 9 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Komenda wyłącz zablokowana. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | ZewBlk KmdWył | 9 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| | Blk od IH2 | 9 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Blokowanie komendy wyłącz od udaru prądu. |
| I[4] - 50, 51 | | 10 | 1 | 3 | Struct | | | |
| | Pobudzenie L1 | 10 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Pobudzenie fazy L1. |
| | Pobudzenie L2 | 10 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Pobudzenie fazy L2. |
| | Pobudzenie L3 | 10 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Pobudzenie fazy L3. |
| | Pobudzenie | 10 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Pobudzenie. |
| | Wyłącz L1 (*) | 10 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Wyłącz fazę L1. |
| | Wyłącz L2 (*) | 10 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Wyłącz fazę L2. |
| | Wyłącz L3 (*) | 10 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Wyłącz fazę L3. |
| | Wyłącz (*) | 10 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Wyłącz. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | KmdWył (*) | 10 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Komenda wyłącz. |
| I[5] - 50, 51 | | 11 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 11 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 11 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWył-We | 11 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | ZewBlk Zwr- We | 11 | 1 | 3 | Bit | 0x8 (4) | - | Stan modułu wejściowego: Zewnętrzne blokowanie zwrotne. |
| | Aktywny | 11 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Aktywny |
| | ZewBlk | 11 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Zewnętrzne blokowanie. |
| | ZewBlk Zwr | 11 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie zwrotne. |
| | Blk KmdWył | 11 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWył | 11 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | Blk od IH2 | 11 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Blokowanie komendy wyłącz od udaru prądu. |
| I[5] - 50, 51 | | 12 | 1 | 3 | Struct | | | |
| | Pobudzenie L1 | 12 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Pobudzenie fazy L1. |
| | Pobudzenie L2 | 12 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Pobudzenie fazy L2. |
| | Pobudzenie L3 | 12 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Pobudzenie fazy L3. |
| | Pobudzenie | 12 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Pobudzenie. |
| | Wyłącz L1 (*) | 12 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Wyłącz fazę L1. |
| | Wyłącz L2 (*) | 12 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Wyłącz fazę L2. |
| | Wyłącz L3 (*) | 12 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Wyłącz fazę L3. |
| | Wyłącz (*) | 12 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Wyłącz. |
| | KmdWył (*) | 12 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Komenda wyłącz. |
| I[6] - 50, 51 | | 13 | 1 | 3 | Struct | | | |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | ZewBlk1-We | 13 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 13 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWył-We | 13 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | ZewBlk Zwr- We | 13 | 1 | 3 | Bit | 0x8 (4) | - | Stan modułu wejściowego: Zewnętrzne blokowanie zwrotne. |
| | Aktywny | 13 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Aktywny |
| | ZewBlk | 13 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Zewnętrzne blokowanie. |
| | ZewBlk Zwr | 13 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie zwrotne. |
| | Blk KmdWył | 13 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWył | 13 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| | Blk od IH2 | 13 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Blokowanie komendy wyłącz od udaru prądu. |
| I[6] - 50, 51 | | 14 | 1 | 3 | Struct | | | |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|---|
| | Pobudzenie L1 | 14 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Pobudzenie fazy L1. |
| | Pobudzenie L2 | 14 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Pobudzenie fazy L2. |
| | Pobudzenie L3 | 14 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Pobudzenie fazy L3. |
| | Pobudzenie | 14 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Pobudzenie. |
| | Wyłącz L1 (*) | 14 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Wyłącz fazę L1. |
| | Wyłącz L2 (*) | 14 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Wyłącz fazę L2. |
| | Wyłącz L3 (*) | 14 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Wyłącz fazę L3. |
| | Wyłącz (*) | 14 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Wyłącz. |
| | KmdWył (*) | 14 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Komenda wyłącz. |
| LOP | | 81 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 81 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|--|
| | ZewBlk2-We | 81 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | Aktywny | 81 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Aktywny |
| | ZewBlk | 81 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Zewnętrzne blokowanie. |
| | MUP Blo | 81 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Utrata potencjału powoduje blokade innych elementów |
| | Pobudzenie | 81 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Pobudzenie utrata potencjału. |
| | Awr Bez Przkł 3U0 | 81 | 1 | 3 | Bit | 0x1000 (13) | - | Sygnal: Alarm przepalenia bezpiecznika uziemienia przekładnika napięciowego |
| | Awr Bez Przkł | 81 | 1 | 3 | Bit | 0x2000 (14) | - | Sygnal: Awr Bez Przkł |
| LOP | | 202 | 1 | 3 | Struct | | | |
| | Awr Bez Przkł 3U0-We | 202 | 1 | 3 | Bit | 0x1 (1) | - | Stan wejścia modułu: Alarm przepalenia bezpiecznika uziemienia przekładnika napięciowego |
| | Awr Bez Przkł- We | 202 | 1 | 3 | Bit | 0x2 (2) | - | Stan wejścia modułu: Alarm Prąd doziemny Iz |
| | Blk Wyl1-We | 202 | 1 | 3 | Bit | 0x4 (3) | - | Stan wejścia modułu: Alarm tego elementu zabezpieczającego spowoduje zablokowanie wykrywania utruty potencjału. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | Blk Wyl2-We | 202 | 1 | 3 | Bit | 0x8 (4) | - | Stan wejścia modułu: Alarm tego elementu zabezpieczającego spowoduje zablokowanie wykrywania utraty potencjału. |
| | Blk Wyl3-We | 202 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Alarm tego elementu zabezpieczającego spowoduje zablokowanie wykrywania utraty potencjału. |
| | Blk Wyl4-We | 202 | 1 | 3 | Bit | 0x20 (6) | - | Stan wejścia modułu: Alarm tego elementu zabezpieczającego spowoduje zablokowanie wykrywania utraty potencjału. |
| | Blk Wyl5-We | 202 | 1 | 3 | Bit | 0x40 (7) | - | Stan wejścia modułu: Alarm tego elementu zabezpieczającego spowoduje zablokowanie wykrywania utraty potencjału. |
| LRW - 50BF, 62BF | | 53 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 53 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 53 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | Aktywny | 53 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Aktywny |
| | ZewBlk | 53 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Zewnętrzne blokowanie. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|--|
| | Wyłączenie1- We | 53 | 1 | 3 | Bit | 0x10 (5) | - | Stan modułu wejściowego: Wyłącz spowoduje uaktywnienie LRW. |
| | Wyłączenie2- We | 53 | 1 | 3 | Bit | 0x20 (6) | - | Stan modułu wejściowego: Wyłącz spowoduje uaktywnienie LRW. |
| | Wyłączenie3- We | 53 | 1 | 3 | Bit | 0x40 (7) | - | Stan modułu wejściowego: Wyłącz spowoduje uaktywnienie LRW. |
| | Praca | 53 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Moduł LRW pobudzony. |
| | Pobudzenie (*) | 53 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Pobudzenie od awaria wyłącznika. |
| | Blokada (*) | 53 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Blokada |
| | Czekanie na wyzwolenie (*) | 53 | 1 | 3 | Bit | 0x400 (11) | - | Czekanie na wyzwolenie |
| LVRT[1] - 27 | | 254 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 254 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 254 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWyt-We | 254 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Aktywny | 254 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 254 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk KmdWył | 254 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWył | 254 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| LVRT[1] - 27 | | 255 | 1 | 3 | Struct | | | |
| | Pobudzenie L1 | 255 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Pobudzenie fazy L1. |
| | Pobudzenie L3 | 255 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Pobudzenie fazy L2. |
| | Pobudzenie L3 | 255 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Pobudzenie fazy L3. |
| | Pobudzenie | 255 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Pobudzenie. |
| | Wyłącz L1 (*) | 255 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Wyłącz fazę L1. |
| | Wyłącz L2 (*) | 255 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Wyłącz fazę L2. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Wyłącz L3 (*) | 255 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Wyłącz fazę L3. |
| | Wyłącz (*) | 255 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Wyłącz. |
| | KmdWył (*) | 255 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Komenda wyłącz. |
| | w trakcie t- LVRT (*) | 255 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: w trakcie t-LVRT |
| LVRT[2] - 27 | | 270 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 270 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 270 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWył-We | 270 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 270 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 270 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk KmdWył | 270 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Komenda wyłącz zablokowana. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | ZewBlk KmdWył | 270 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| LVRT[2] - 27 | | 271 | 1 | 3 | Struct | | | |
| | Pobudzenie L1 | 271 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Pobudzenie fazy L1. |
| | Pobudzenie L3 | 271 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Pobudzenie fazy L2. |
| | Pobudzenie L3 | 271 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Pobudzenie fazy L3. |
| | Pobudzenie | 271 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Pobudzenie. |
| | Wyłącz L1 (*) | 271 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Wyłącz fazę L1. |
| | Wyłącz L2 (*) | 271 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Wyłącz fazę L2. |
| | Wyłącz L3 (*) | 271 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Wyłącz fazę L3. |
| | Wyłącz (*) | 271 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Wyłącz. |
| | KmdWył (*) | 271 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Komenda wyłącz. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | w trakcie t-LVRT (*) | 271 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: w trakcie t-LVRT |
| Licz. PQS | | 60 | 1 | 3 | Struct | | | |
| | Prz. licz. Wp+ | 60 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Licznik przepelniony Wp+ |
| | Prz. licz. Wp- | 60 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Licznik przepelniony Wp- |
| | Prz. licz. Wq+ | 60 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Licznik przepelniony Wq+ |
| | Prz. licz. Wq- | 60 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Licznik przepelniony Wq- |
| | Przep Wp Net | 60 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Licznik przepelniony Wp Net. |
| | Przep Wq Net | 60 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Licznik przepelniony Wq Net. |
| | Przep Ws Net | 60 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Licznik przepelniony Ws Net. |
| | Ostrz Przep Wp+ | 60 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Licznik wkrótce będzie przepelniony Wp+. |
| | Ostrz Przep Wp- | 60 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Licznik wkrótce będzie przepelniony Wp-. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Ostrz Przep Wq+ | 60 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Licznik wkrótce będzie przepełniony Wq+. |
| | Ostrz Przep Wq- | 60 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Licznik wkrótce będzie przepełniony Wq-. |
| | Ostrz Przep Wp Net | 60 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Licznik wkrótce będzie przepełniony Wp Net. |
| | Ostrz Przep Wq Net | 60 | 1 | 3 | Bit | 0x1000 (13) | - | Sygnal: Licznik wkrótce będzie przepełniony Wq Net. |
| | Ostrz Przep Ws Net | 60 | 1 | 3 | Bit | 0x2000 (14) | - | Sygnal: Licznik wkrótce będzie przepełniony Ws Net. |
| Logika | | 1100 | 1 | 3 | Struct | | | |
| | RL1.Wy Bram | 1100 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Wyjście bramki logicznej |
| | RL1.Wy Timer | 1100 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Wyjście timera |
| | RL1.Wy Podtrz | 1100 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Podtrzymywane wyjście (Q) |
| | RL1.Wy Neg Podtrz | 1100 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Zanegowane podtrzymywane wyjście (Q NOT) |
| | RL1.We Bram1-We | 1100 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Przypisanie sygnału wejściowego |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | RL1.We Bram2-We | 1100 | 1 | 3 | Bit | 0x20 (6) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL1.We Bram3-We | 1100 | 1 | 3 | Bit | 0x40 (7) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL1.We Bram4-We | 1100 | 1 | 3 | Bit | 0x80 (8) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL1.Reset Podtrz-We | 1100 | 1 | 3 | Bit | 0x100 (9) | - | Stan wejścia modułu: Sygnał resetowania latch-a. |
| Logika | | 1101 | 1 | 3 | Struct | | | |
| | RL2.Wy Bram | 1101 | 1 | 3 | Bit | 0x1 (1) | - | Sygnał: Wyjście bramki logicznej |
| | RL2.Wy Timer | 1101 | 1 | 3 | Bit | 0x2 (2) | - | Sygnał: Wyjście timera |
| | RL2.Wy Podtrz | 1101 | 1 | 3 | Bit | 0x4 (3) | - | Sygnał: Podtrzymywane wyjście (Q) |
| | RL2.Wy Neg Podtrz | 1101 | 1 | 3 | Bit | 0x8 (4) | - | Sygnał: Zanegowane podtrzymywane wyjście (Q NOT) |
| | RL2.We Bram1-We | 1101 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL2.We Bram2-We | 1101 | 1 | 3 | Bit | 0x20 (6) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | RL2.We Bram3-We | 1101 | 1 | 3 | Bit | 0x40 (7) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL2.We Bram4-We | 1101 | 1 | 3 | Bit | 0x80 (8) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL2.Reset Podtrz-We | 1101 | 1 | 3 | Bit | 0x100 (9) | - | Stan wejścia modułu: Sygnał resetowania latch-a. |
| Logika | | 1102 | 1 | 3 | Struct | | | |
| | RL3.Wy Bram | 1102 | 1 | 3 | Bit | 0x1 (1) | - | Sygnał: Wyjście bramki logicznej |
| | RL3.Wy Timer | 1102 | 1 | 3 | Bit | 0x2 (2) | - | Sygnał: Wyjście timera |
| | RL3.Wy Podtrz | 1102 | 1 | 3 | Bit | 0x4 (3) | - | Sygnał: Podtrzymywane wyjście (Q) |
| | RL3.Wy Neg Podtrz | 1102 | 1 | 3 | Bit | 0x8 (4) | - | Sygnał: Zanegowane podtrzymywane wyjście (Q NOT) |
| | RL3.We Bram1-We | 1102 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL3.We Bram2-We | 1102 | 1 | 3 | Bit | 0x20 (6) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL3.We Bram3-We | 1102 | 1 | 3 | Bit | 0x40 (7) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | RL3.We Bram4-We | 1102 | 1 | 3 | Bit | 0x80 (8) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL3.Reset Podtrz-We | 1102 | 1 | 3 | Bit | 0x100 (9) | - | Stan wejścia modułu: Sygnał resetowania latch-a. |
| Logika | | 1103 | 1 | 3 | Struct | | | |
| | RL4.Wy Bram | 1103 | 1 | 3 | Bit | 0x1 (1) | - | Sygnał: Wyjście bramki logicznej |
| | RL4.Wy Timer | 1103 | 1 | 3 | Bit | 0x2 (2) | - | Sygnał: Wyjście timera |
| | RL4.Wy Podtrz | 1103 | 1 | 3 | Bit | 0x4 (3) | - | Sygnał: Podtrzymywane wyjście (Q) |
| | RL4.Wy Neg Podtrz | 1103 | 1 | 3 | Bit | 0x8 (4) | - | Sygnał: Zanegowane podtrzymywane wyjście (Q NOT) |
| | RL4.We Bram1-We | 1103 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL4.We Bram2-We | 1103 | 1 | 3 | Bit | 0x20 (6) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL4.We Bram3-We | 1103 | 1 | 3 | Bit | 0x40 (7) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL4.We Bram4-We | 1103 | 1 | 3 | Bit | 0x80 (8) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | RL4.Reset Podtrz-We | 1103 | 1 | 3 | Bit | 0x100 (9) | - | Stan wejścia modułu: Sygnał resetowania latch-a. |
| Logika | | 1104 | 1 | 3 | Struct | | | |
| | RL5.Wy Bram | 1104 | 1 | 3 | Bit | 0x1 (1) | - | Sygnał: Wyjście bramki logicznej |
| | RL5.Wy Timer | 1104 | 1 | 3 | Bit | 0x2 (2) | - | Sygnał: Wyjście timera |
| | RL5.Wy Podtrz | 1104 | 1 | 3 | Bit | 0x4 (3) | - | Sygnał: Podtrzymywane wyjście (Q) |
| | RL5.Wy Neg Podtrz | 1104 | 1 | 3 | Bit | 0x8 (4) | - | Sygnał: Zanegowane podtrzymywane wyjście (Q NOT) |
| | RL5.We Bram1-We | 1104 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL5.We Bram2-We | 1104 | 1 | 3 | Bit | 0x20 (6) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL5.We Bram3-We | 1104 | 1 | 3 | Bit | 0x40 (7) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL5.We Bram4-We | 1104 | 1 | 3 | Bit | 0x80 (8) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL5.Reset Podtrz-We | 1104 | 1 | 3 | Bit | 0x100 (9) | - | Stan wejścia modułu: Sygnał resetowania latch-a. |
| Logika | | 1105 | 1 | 3 | Struct | | | |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | RL6.Wy Bram | 1105 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Wyjście bramki logicznej |
| | RL6.Wy Timer | 1105 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Wyjście timera |
| | RL6.Wy Podtrz | 1105 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Podtrzymywane wyjście (Q) |
| | RL6.Wy Neg Podtrz | 1105 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Zanegowane podtrzymywane wyjście (Q NOT) |
| | RL6.We Bram1-We | 1105 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL6.We Bram2-We | 1105 | 1 | 3 | Bit | 0x20 (6) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL6.We Bram3-We | 1105 | 1 | 3 | Bit | 0x40 (7) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL6.We Bram4-We | 1105 | 1 | 3 | Bit | 0x80 (8) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL6.Reset Podtrz-We | 1105 | 1 | 3 | Bit | 0x100 (9) | - | Stan wejścia modułu: Sygnal resetowania latch-a. |
| Logika | | 1106 | 1 | 3 | Struct | | | |
| | RL7.Wy Bram | 1106 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Wyjście bramki logicznej |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | RL7.Wy Timer | 1106 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Wyjście timera |
| | RL7.Wy Podtrz | 1106 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Podtrzymywane wyjście (Q) |
| | RL7.Wy Neg Podtrz | 1106 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Zanegowane podtrzymywane wyjście (Q NOT) |
| | RL7.We Bram1-We | 1106 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL7.We Bram2-We | 1106 | 1 | 3 | Bit | 0x20 (6) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL7.We Bram3-We | 1106 | 1 | 3 | Bit | 0x40 (7) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL7.We Bram4-We | 1106 | 1 | 3 | Bit | 0x80 (8) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL7.Reset Podtrz-We | 1106 | 1 | 3 | Bit | 0x100 (9) | - | Stan wejścia modułu: Sygnal resetowania latch-a. |
| Logika | | 1107 | 1 | 3 | Struct | | | |
| | RL8.Wy Bram | 1107 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Wyjście bramki logicznej |
| | RL8.Wy Timer | 1107 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Wyjście timera |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | RL8.Wy Podtrz | 1107 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Podtrzymywane wyjście (Q) |
| | RL8.Wy Neg Podtrz | 1107 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Zanegowane podtrzymywane wyjście (Q NOT) |
| | RL8.We Bram1-We | 1107 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL8.We Bram2-We | 1107 | 1 | 3 | Bit | 0x20 (6) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL8.We Bram3-We | 1107 | 1 | 3 | Bit | 0x40 (7) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL8.We Bram4-We | 1107 | 1 | 3 | Bit | 0x80 (8) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL8.Reset Podtrz-We | 1107 | 1 | 3 | Bit | 0x100 (9) | - | Stan wejścia modułu: Sygnal resetowania latch-a. |
| Logika | | 1108 | 1 | 3 | Struct | | | |
| | RL9.Wy Bram | 1108 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Wyjście bramki logicznej |
| | RL9.Wy Timer | 1108 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Wyjście timera |
| | RL9.Wy Podtrz | 1108 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Podtrzymywane wyjście (Q) |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | RL9.Wy Neg Podtrz | 1108 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Zanegowane podtrzymywane wyjście (Q NOT) |
| | RL9.We Bram1-We | 1108 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Przypisanie sygnału wejściowego |
| | RL9.We Bram2-We | 1108 | 1 | 3 | Bit | 0x20 (6) | - | Stan wejścia modułu: Przypisanie sygnału wejściowego |
| | RL9.We Bram3-We | 1108 | 1 | 3 | Bit | 0x40 (7) | - | Stan wejścia modułu: Przypisanie sygnału wejściowego |
| | RL9.We Bram4-We | 1108 | 1 | 3 | Bit | 0x80 (8) | - | Stan wejścia modułu: Przypisanie sygnału wejściowego |
| | RL9.Reset Podtrz-We | 1108 | 1 | 3 | Bit | 0x100 (9) | - | Stan wejścia modułu: Sygnal resetowania latch-a. |
| Logika | | 1109 | 1 | 3 | Struct | | | |
| | RL10.Wy Bram | 1109 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Wyjście bramki logicznej |
| | RL10.Wy Timer | 1109 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Wyjście timera |
| | RL10.Wy Podtrz | 1109 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Podtrzymywane wyjście (Q) |
| | RL10.Wy Neg Podtrz | 1109 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Zanegowane podtrzymywane wyjście (Q NOT) |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | RL10.We Bram1-We | 1109 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL10.We Bram2-We | 1109 | 1 | 3 | Bit | 0x20 (6) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL10.We Bram3-We | 1109 | 1 | 3 | Bit | 0x40 (7) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL10.We Bram4-We | 1109 | 1 | 3 | Bit | 0x80 (8) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL10.Reset Podtrz-We | 1109 | 1 | 3 | Bit | 0x100 (9) | - | Stan wejścia modułu: Sygnał resetowania latch-a. |
| Logika | | 1110 | 1 | 3 | Struct | | | |
| | RL11.Wy Bram | 1110 | 1 | 3 | Bit | 0x1 (1) | - | Sygnał: Wyjście bramki logicznej |
| | RL11.Wy Timer | 1110 | 1 | 3 | Bit | 0x2 (2) | - | Sygnał: Wyjście timera |
| | RL11.Wy Podtrz | 1110 | 1 | 3 | Bit | 0x4 (3) | - | Sygnał: Podtrzymywane wyjście (Q) |
| | RL11.Wy Neg Podtrz | 1110 | 1 | 3 | Bit | 0x8 (4) | - | Sygnał: Zanegowane podtrzymywane wyjście (Q NOT) |
| | RL11.We Bram1-We | 1110 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | RL11.We Bram2-We | 1110 | 1 | 3 | Bit | 0x20 (6) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL11.We Bram3-We | 1110 | 1 | 3 | Bit | 0x40 (7) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL11.We Bram4-We | 1110 | 1 | 3 | Bit | 0x80 (8) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL11.Reset Podtrz-We | 1110 | 1 | 3 | Bit | 0x100 (9) | - | Stan wejścia modułu: Sygnał resetowania latch-a. |
| Logika | | 1111 | 1 | 3 | Struct | | | |
| | RL12.Wy Bram | 1111 | 1 | 3 | Bit | 0x1 (1) | - | Sygnał: Wyjście bramki logicznej |
| | RL12.Wy Timer | 1111 | 1 | 3 | Bit | 0x2 (2) | - | Sygnał: Wyjście timera |
| | RL12.Wy Podtrz | 1111 | 1 | 3 | Bit | 0x4 (3) | - | Sygnał: Podtrzymywane wyjście (Q) |
| | RL12.Wy Neg Podtrz | 1111 | 1 | 3 | Bit | 0x8 (4) | - | Sygnał: Zanegowane podtrzymywane wyjście (Q NOT) |
| | RL12.We Bram1-We | 1111 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL12.We Bram2-We | 1111 | 1 | 3 | Bit | 0x20 (6) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | RL12.We Bram3-We | 1111 | 1 | 3 | Bit | 0x40 (7) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL12.We Bram4-We | 1111 | 1 | 3 | Bit | 0x80 (8) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL12.Reset Podtrz-We | 1111 | 1 | 3 | Bit | 0x100 (9) | - | Stan wejścia modułu: Sygnał resetowania latch-a. |
| Logika | | 1112 | 1 | 3 | Struct | | | |
| | RL13.Wy Bram | 1112 | 1 | 3 | Bit | 0x1 (1) | - | Sygnał: Wyjście bramki logicznej |
| | RL13.Wy Timer | 1112 | 1 | 3 | Bit | 0x2 (2) | - | Sygnał: Wyjście timera |
| | RL13.Wy Podtrz | 1112 | 1 | 3 | Bit | 0x4 (3) | - | Sygnał: Podtrzymywane wyjście (Q) |
| | RL13.Wy Neg Podtrz | 1112 | 1 | 3 | Bit | 0x8 (4) | - | Sygnał: Zanegowane podtrzymywane wyjście (Q NOT) |
| | RL13.We Bram1-We | 1112 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL13.We Bram2-We | 1112 | 1 | 3 | Bit | 0x20 (6) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL13.We Bram3-We | 1112 | 1 | 3 | Bit | 0x40 (7) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|--|
| | RL13.We Bram4-We | 1112 | 1 | 3 | Bit | 0x80 (8) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL13.Reset Podtrz-We | 1112 | 1 | 3 | Bit | 0x100 (9) | - | Stan wejścia modułu: Sygnał resetowania latch-a. |
| Logika | | 1113 | 1 | 3 | Struct | | | |
| | RL14.Wy Bram | 1113 | 1 | 3 | Bit | 0x1 (1) | - | Sygnał: Wyjście bramki logicznej |
| | RL14.Wy Timer | 1113 | 1 | 3 | Bit | 0x2 (2) | - | Sygnał: Wyjście timera |
| | RL14.Wy Podtrz | 1113 | 1 | 3 | Bit | 0x4 (3) | - | Sygnał: Podtrzymywane wyjście (Q) |
| | RL14.Wy Neg Podtrz | 1113 | 1 | 3 | Bit | 0x8 (4) | - | Sygnał: Zanegowane podtrzymywane wyjście (Q NOT) |
| | RL14.We Bram1-We | 1113 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL14.We Bram2-We | 1113 | 1 | 3 | Bit | 0x20 (6) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL14.We Bram3-We | 1113 | 1 | 3 | Bit | 0x40 (7) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL14.We Bram4-We | 1113 | 1 | 3 | Bit | 0x80 (8) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | RL14.Reset Podtrz-We | 1113 | 1 | 3 | Bit | 0x100 (9) | - | Stan wejścia modułu: Sygnał resetowania latch-a. |
| Logika | | 1114 | 1 | 3 | Struct | | | |
| | RL15.Wy Bram | 1114 | 1 | 3 | Bit | 0x1 (1) | - | Sygnał: Wyjście bramki logicznej |
| | RL15.Wy Timer | 1114 | 1 | 3 | Bit | 0x2 (2) | - | Sygnał: Wyjście timera |
| | RL15.Wy Podtrz | 1114 | 1 | 3 | Bit | 0x4 (3) | - | Sygnał: Podtrzymywane wyjście (Q) |
| | RL15.Wy Neg Podtrz | 1114 | 1 | 3 | Bit | 0x8 (4) | - | Sygnał: Zanegowane podtrzymywane wyjście (Q NOT) |
| | RL15.We Bram1-We | 1114 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL15.We Bram2-We | 1114 | 1 | 3 | Bit | 0x20 (6) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL15.We Bram3-We | 1114 | 1 | 3 | Bit | 0x40 (7) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL15.We Bram4-We | 1114 | 1 | 3 | Bit | 0x80 (8) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL15.Reset Podtrz-We | 1114 | 1 | 3 | Bit | 0x100 (9) | - | Stan wejścia modułu: Sygnał resetowania latch-a. |
| Logika | | 1115 | 1 | 3 | Struct | | | |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|--|
| | RL16.Wy Bram | 1115 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Wyjście bramki logicznej |
| | RL16.Wy Timer | 1115 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Wyjście timera |
| | RL16.Wy Podtrz | 1115 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Podtrzymywane wyjście (Q) |
| | RL16.Wy Neg Podtrz | 1115 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Zanegowane podtrzymywane wyjście (Q NOT) |
| | RL16.We Bram1-We | 1115 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL16.We Bram2-We | 1115 | 1 | 3 | Bit | 0x20 (6) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL16.We Bram3-We | 1115 | 1 | 3 | Bit | 0x40 (7) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL16.We Bram4-We | 1115 | 1 | 3 | Bit | 0x80 (8) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL16.Reset Podtrz-We | 1115 | 1 | 3 | Bit | 0x100 (9) | - | Stan wejścia modułu: Sygnal resetowania latch-a. |
| Logika | | 1116 | 1 | 3 | Struct | | | |
| | RL17.Wy Bram | 1116 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Wyjście bramki logicznej |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|--|
| | RL17.Wy Timer | 1116 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Wyjście timera |
| | RL17.Wy Podtrz | 1116 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Podtrzymywane wyjście (Q) |
| | RL17.Wy Neg Podtrz | 1116 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Zanegowane podtrzymywane wyjście (Q NOT) |
| | RL17.We Bram1-We | 1116 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL17.We Bram2-We | 1116 | 1 | 3 | Bit | 0x20 (6) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL17.We Bram3-We | 1116 | 1 | 3 | Bit | 0x40 (7) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL17.We Bram4-We | 1116 | 1 | 3 | Bit | 0x80 (8) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL17.Reset Podtrz-We | 1116 | 1 | 3 | Bit | 0x100 (9) | - | Stan wejścia modułu: Sygnal resetowania latch-a. |
| Logika | | 1117 | 1 | 3 | Struct | | | |
| | RL18.Wy Bram | 1117 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Wyjście bramki logicznej |
| | RL18.Wy Timer | 1117 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Wyjście timera |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | RL18.Wy Podtrz | 1117 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Podtrzymywane wyjście (Q) |
| | RL18.Wy Neg Podtrz | 1117 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Zanegowane podtrzymywane wyjście (Q NOT) |
| | RL18.We Bram1-We | 1117 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL18.We Bram2-We | 1117 | 1 | 3 | Bit | 0x20 (6) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL18.We Bram3-We | 1117 | 1 | 3 | Bit | 0x40 (7) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL18.We Bram4-We | 1117 | 1 | 3 | Bit | 0x80 (8) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL18.Reset Podtrz-We | 1117 | 1 | 3 | Bit | 0x100 (9) | - | Stan wejścia modułu: Sygnal resetowania latch-a. |
| Logika | | 1118 | 1 | 3 | Struct | | | |
| | RL19.Wy Bram | 1118 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Wyjście bramki logicznej |
| | RL19.Wy Timer | 1118 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Wyjście timera |
| | RL19.Wy Podtrz | 1118 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Podtrzymywane wyjście (Q) |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | RL19.Wy Neg Podtrz | 1118 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Zanegowane podtrzymywane wyjście (Q NOT) |
| | RL19.We Bram1-We | 1118 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL19.We Bram2-We | 1118 | 1 | 3 | Bit | 0x20 (6) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL19.We Bram3-We | 1118 | 1 | 3 | Bit | 0x40 (7) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL19.We Bram4-We | 1118 | 1 | 3 | Bit | 0x80 (8) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL19.Reset Podtrz-We | 1118 | 1 | 3 | Bit | 0x100 (9) | - | Stan wejścia modułu: Sygnal resetowania latch-a. |
| Logika | | 1119 | 1 | 3 | Struct | | | |
| | RL20.Wy Bram | 1119 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Wyjście bramki logicznej |
| | RL20.Wy Timer | 1119 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Wyjście timera |
| | RL20.Wy Podtrz | 1119 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Podtrzymywane wyjście (Q) |
| | RL20.Wy Neg Podtrz | 1119 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Zanegowane podtrzymywane wyjście (Q NOT) |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|--|
| | RL20.We Bram1-We | 1119 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL20.We Bram2-We | 1119 | 1 | 3 | Bit | 0x20 (6) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL20.We Bram3-We | 1119 | 1 | 3 | Bit | 0x40 (7) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL20.We Bram4-We | 1119 | 1 | 3 | Bit | 0x80 (8) | - | Stan wejścia modułu: Przepisanie sygnału wejściowego |
| | RL20.Reset Podtrz-We | 1119 | 1 | 3 | Bit | 0x100 (9) | - | Stan wejścia modułu: Sygnał resetowania latch-a. |
| Modbus | | 1005 | 1 | 3 | Struct | | | |
| | Scada Kmd 1 | 1005 | 1 | 3 | Bit | 0x1 (1) | - | Komenda SCADA |
| | Scada Kmd 2 | 1005 | 1 | 3 | Bit | 0x2 (2) | - | Komenda SCADA |
| | Scada Kmd 3 | 1005 | 1 | 3 | Bit | 0x4 (3) | - | Komenda SCADA |
| | Scada Kmd 4 | 1005 | 1 | 3 | Bit | 0x8 (4) | - | Komenda SCADA |
| | Scada Kmd 5 | 1005 | 1 | 3 | Bit | 0x10 (5) | - | Komenda SCADA |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|---------------|
| | Scada Kmd 6 | 1005 | 1 | 3 | Bit | 0x20 (6) | - | Komenda SCADA |
| | Scada Kmd 7 | 1005 | 1 | 3 | Bit | 0x40 (7) | - | Komenda SCADA |
| | Scada Kmd 8 | 1005 | 1 | 3 | Bit | 0x80 (8) | - | Komenda SCADA |
| | Scada Kmd 9 | 1005 | 1 | 3 | Bit | 0x100 (9) | - | Komenda SCADA |
| | Scada Kmd 10 | 1005 | 1 | 3 | Bit | 0x200 (10) | - | Komenda SCADA |
| | Scada Kmd 11 | 1005 | 1 | 3 | Bit | 0x400 (11) | - | Komenda SCADA |
| | Scada Kmd 12 | 1005 | 1 | 3 | Bit | 0x800 (12) | - | Komenda SCADA |
| | Scada Kmd 13 | 1005 | 1 | 3 | Bit | 0x1000 (13) | - | Komenda SCADA |
| | Scada Kmd 14 | 1005 | 1 | 3 | Bit | 0x2000 (14) | - | Komenda SCADA |
| | Scada Kmd 15 | 1005 | 1 | 3 | Bit | 0x4000 (15) | - | Komenda SCADA |
| | Scada Kmd 16 | 1005 | 1 | 3 | Bit | 0x8000 (16) | - | Komenda SCADA |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|--|
| Modbus | | 1006 | 1 | 3 | Struct | | | |
| | Transmisja | 1006 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: SCADA aktywna |
| PF[1] - 55 | | 73 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 73 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie. |
| | ZewBlk2-We | 73 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie. |
| | ZewBlk KmdWył-We | 73 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 73 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 73 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk KmdWył | 73 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWył | 73 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| | Pobudzenie | 73 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Pobudzenie. |
| | Wyłącz (*) | 73 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Wyłącz. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|--|
| | KmdWył (*) | 73 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Komenda wyłącz. |
| | Sygnal Kompens | 73 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Sygnal kompensacji |
| | Kompens Niemożl | 73 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Pobudzenie od współczynnika mocy niemożliwe. |
| PF[2] - 55 | | 74 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 74 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie. |
| | ZewBlk2-We | 74 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie. |
| | ZewBlk KmdWył-We | 74 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 74 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 74 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk KmdWył | 74 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWył | 74 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|--|
| | Pobudzenie | 74 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Pobudzenie. |
| | Wyłącz (*) | 74 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Wyłącz. |
| | KmdWył (*) | 74 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Komenda wyłącz. |
| | Sygnal Kompens | 74 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Sygnal kompensacji |
| | Kompens Niemożl | 74 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Pobudzenie od współczynnika mocy niemożliwe. |
| PQS[1] - 32, 37 | | 67 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 67 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie. |
| | ZewBlk2-We | 67 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie. |
| | ZewBlk KmdWył-We | 67 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 67 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 67 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Blk KmdWyl | 67 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWyl | 67 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| | Pobudzenie | 67 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Pobudzenie. |
| | Wyłącz (*) | 67 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Wyłącz. |
| | KmdWyl (*) | 67 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Komenda wyłącz. |
| PQS[2] - 32, 37 | | 68 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 68 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie. |
| | ZewBlk2-We | 68 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie. |
| | ZewBlk KmdWyl-We | 68 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 68 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 68 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Blk KmdWyl | 68 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWyl | 68 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| | Pobudzenie | 68 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Pobudzenie. |
| | Wyłącz (*) | 68 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Wyłącz. |
| | KmdWyl (*) | 68 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Komenda wyłącz. |
| PQS[3] - 32, 37 | | 69 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 69 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie. |
| | ZewBlk2-We | 69 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie. |
| | ZewBlk KmdWyl-We | 69 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 69 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 69 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Blk KmdWyl | 69 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWyl | 69 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| | Pobudzenie | 69 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Pobudzenie. |
| | Wyłącz (*) | 69 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Wyłącz. |
| | KmdWyl (*) | 69 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Komenda wyłącz. |
| PQS[4] - 32, 37 | | 70 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 70 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie. |
| | ZewBlk2-We | 70 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie. |
| | ZewBlk KmdWyl-We | 70 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 70 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 70 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Blk KmdWyl | 70 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWyl | 70 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| | Pobudzenie | 70 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Pobudzenie. |
| | Wyłącz (*) | 70 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Wyłącz. |
| | KmdWyl (*) | 70 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Komenda wyłącz. |
| PQS[5] - 32, 37 | | 71 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 71 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie. |
| | ZewBlk2-We | 71 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie. |
| | ZewBlk KmdWyl-We | 71 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 71 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 71 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Blk KmdWyl | 71 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWyl | 71 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| | Pobudzenie | 71 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Pobudzenie. |
| | Wyłącz (*) | 71 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Wyłącz. |
| | KmdWyl (*) | 71 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Komenda wyłącz. |
| PQS[6] - 32, 37 | | 72 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 72 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie. |
| | ZewBlk2-We | 72 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie. |
| | ZewBlk KmdWyl-We | 72 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 72 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 72 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|--|
| | Blk KmdWyl | 72 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWyl | 72 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| | Pobudzenie | 72 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Pobudzenie. |
| | Wyłącz (*) | 72 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Wyłącz. |
| | KmdWyl (*) | 72 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Komenda wyłącz. |
| PonZal | | 158 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 158 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 158 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | Aktywny | 158 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Aktywny |
| | ZewBlk | 158 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blok z Pow Kontr Obw Pom | 158 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Moduł zablokowany przez kontrolę obwodu pomiarowego |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | podłączenie ponowne-We | 158 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal ten oznacza stan "podłączenia ponownego" (równoległe z siecią). |
| | Zew Zwoln od U PWP-We | 158 | 1 | 3 | Bit | 0x40 (7) | - | Stan wejścia modułu: Sygnal zwalniający jest generowany przez punkt wspólnego podłączenia PWP (zwolnienie zewnętrzne) |
| | Awr Bez PWP-We | 158 | 1 | 3 | Bit | 0x80 (8) | - | Stan wejścia modułu: Blokada, jeśli bezpiecznik przekładnika napięciowego wyłączył w punkcie wspólnego podłączenia PWP. |
| | Zwoln Źródeł Energii | 158 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Zwolnienie zasobu energii. Zwolnienie napięcia wewnętrznego (lokalnego) |
| | Odsprężenie1-We | 158 | 1 | 3 | Bit | 0x200 (10) | - | Funkcja odsprężania blokująca ponowne załączenie. |
| | Odsprężenie2-We | 158 | 1 | 3 | Bit | 0x400 (11) | - | Funkcja odsprężania blokująca ponowne załączenie. |
| | Odsprężenie3-We | 158 | 1 | 3 | Bit | 0x800 (12) | - | Funkcja odsprężania blokująca ponowne załączenie. |
| | Odsprężenie4-We | 158 | 1 | 3 | Bit | 0x1000 (13) | - | Funkcja odsprężania blokująca ponowne załączenie. |
| | Odsprężenie5-We | 158 | 1 | 3 | Bit | 0x2000 (14) | - | Funkcja odsprężania blokująca ponowne załączenie. |
| | Odsprężenie6-We | 158 | 1 | 3 | Bit | 0x4000 (15) | - | Funkcja odsprężania blokująca ponowne załączenie. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|--|
| Pr - 32R | | 251 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 251 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie. |
| | ZewBlk2-We | 251 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie. |
| | ZewBlk KmdWył-We | 251 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 251 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 251 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk KmdWył | 251 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWył | 251 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| | Pobudzenie | 251 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Pobudzenie. |
| | Wyłącz (*) | 251 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Wyłącz. |
| | KmdWył (*) | 251 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Komenda wyłącz. |
| Przkl I - 60L | | 137 | 1 | 3 | Struct | | | |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|---|
| | ZewBlk1-We | 137 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 137 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | Aktywny | 137 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Aktywny |
| | ZewBlk | 137 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Zewnętrzne blokowanie. |
| | Pobudzenie | 137 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Pobudzenie od kontrola obwodu pomiarowego przekładnika prądowego. |
| QU | | 157 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 157 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 157 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | Aktywny | 157 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Aktywny |
| | ZewBlk | 157 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Zewnętrzne blokowanie. |
| | Awr Bez Blk | 157 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zablockowanie spowodowane przepaleniem bezpiecznika (VT) |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--------------------------------------|--|--------------------|---------------|--|-----------------------|--|
| | Pobudzenie | 157 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Pobudzenie zabezpieczenie podnapięciowe/biomocowe. |
| | Odsprzeg PWP | 157 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Odsprzeganie w punkcie wspólnego podłączenia PWP. |
| | Odsprzeganie rozproszonego źródła energii | 157 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Odsprzeganie (lokalnego) zasobu/źródła energii |
| Qr - 32 | | 252 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 252 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie. |
| | ZewBlk2-We | 252 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie. |
| | ZewBlk KmdWył-We | 252 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 252 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 252 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk KmdWył | 252 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWył | 252 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | Pobudzenie | 252 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Pobudzenie. |
| | Wyłącz (*) | 252 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Wyłącz. |
| | KmdWył (*) | 252 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Komenda wyłącz. |
| SPZ - 79 | | 46 | 1 | 3 | Struct | | | |
| | Aktywny | 46 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Aktywny |
| | ZewBlk | 46 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Zewnętrzne blokowanie. |
| | Praca | 46 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Cykl Samoczynnego Ponownego Załączenia w trakcie realizacji. |
| | Czas Przerw Beznap | 46 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Czas martwy pomiędzy wyłączeniem a próbą ponownego załączenia |
| | Udany (*) | 46 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: SPZ udany |
| | Nieudany (*) | 46 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: SPZ nieudany. |
| | Czas Całk Wykonan | 46 | 1 | 3 | Bit | 0x1000 (13) | - | Sygnal: Całkowity czas wykonania wszystkich zaprogramowanych cykli SPZ. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|---|
| SPZ - 79 | | 47 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 47 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 47 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | Kmd Zał Wyłącznik | 47 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Komenda załącz wyłącznik. |
| | Szybkie Wył (*) | 47 | 1 | 3 | Bit | 0x20 (6) | - | Sterowanie szybkim cyklem SPZ. |
| | Cykl SPZ 1 (*) | 47 | 1 | 3 | Bit | 0x40 (7) | - | Cykl SPZ |
| | Cykl SPZ 2 (*) | 47 | 1 | 3 | Bit | 0x80 (8) | - | Cykl SPZ |
| | Cykl SPZ 3 (*) | 47 | 1 | 3 | Bit | 0x100 (9) | - | Cykl SPZ |
| | Cykl SPZ 4 (*) | 47 | 1 | 3 | Bit | 0x200 (10) | - | Cykl SPZ |
| | Cykl SPZ 5 (*) | 47 | 1 | 3 | Bit | 0x400 (11) | - | Cykl SPZ |
| | Cykl SPZ 6 (*) | 47 | 1 | 3 | Bit | 0x800 (12) | - | Cykl SPZ |
| SPZ - 79 | | 156 | 1 | 3 | Struct | | | |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | Zew Blk Aut-We | 156 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie automatyki SPZ. |
| | Zew Związk Liczn-We | 156 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejść: Poprzez ten zewnętrzny sygnał nastąpi przyrost licznika cykli SPZ. Parametr ten może być użyty do koordynacji stref SPZ urządzeń nadrzędnych. Uwaga ten parametr uaktywnia tylko funkcjonalność. Przypisanie musi być dokonane w globalnych parametrach zabezpieczeniowych |
| | Blk Stpn | 156 | 1 | 3 | Bit | 0x4 (3) | - | Sygnał: Funkcja SPZ jest zablokowany. |
| | Czas Blok Ręcz Zał | 156 | 1 | 3 | Bit | 0x8 (4) | - | Sygnał: Funkcja SPZ zablokowana po tym, jak wyłącznik został zamknięty ręcznie. Licznik będzie uaktywniony, jeśli wyłącznik został załączony ręcznie. Jeśli ten licznik jest aktywny, to cykl SPZ nie może być zainicjowany. |
| | Blk Aut | 156 | 1 | 3 | Bit | 0x10 (5) | - | Sygnał: Automatyka SPZ jest zablokowana. |
| | Czas Blk Aut Nud Cykl | 156 | 1 | 3 | Bit | 0x20 (6) | - | Sygnał: Opóźnienie licznika resetu blokady automatyki SPZ. Reset blokady automatyki SPZ (np. poprzez wejście cyfrowe lub Scada) będzie opóźniony o ten licznik. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | Gotowy | 156 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Gotowy do wykonania cyklu SPZ. |
| | Czas Ustal Załącz | 156 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Czas testu: Jeśli po próbie SPZ wyłącznik jest załączony przez czas trwania tego licznika, to cykl SPZ jest udany, i automatyka SPZ powróci do stanu gotowości. |
| | Oczekiwanie | 156 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Oczekiwanie. |
| | Alarm serwisowy 1 | 156 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: SPZ - Alarm, przekroczono limit operacji załączania. |
| | Alarm serwisowy 2 | 156 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: SPZ - Blokada, przekroczono limit operacji załączania. |
| | Przekr Liczba Wył | 156 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Maksymalna dopuszczalna liczba cykli SPZ na godzinę została przekroczona. |
| SSV | | 273 | 1 | 3 | Struct | | | |
| | Błąd systemu | 273 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Awaria urządzenia |
| Sterowanie | | 176 | 1 | 3 | Struct | | | |
| | Lokalne | 176 | 1 | 3 | Bit | 0x1 (1) | - | Uprawnienie przełączania: Lokalne |
| | Zdalne | 176 | 1 | 3 | Bit | 0x2 (2) | - | Uprawnienie przełączania: Zdalne |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Brak Interl. | 176 | 1 | 3 | Bit | 0x4 (3) | - | Interlocking wyłączony |
| | Łącz. Zakłóc. | 176 | 1 | 3 | Bit | 0x8 (4) | - | Praca minimum jednego łącznika jest zakłócona. |
| | Łącz. st. nieu. | 176 | 1 | 3 | Bit | 0x10 (5) | - | Minimum jeden łącznik w trybie przełączania (Pozycja łącznika nie ustalona). |
| Sync - 25 | | 175 | 1 | 3 | Struct | | | |
| | Aktywny | 175 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Aktywny |
| | ZewBlk1-We | 175 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 175 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk | 175 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Zewnętrzne blokowanie. |
| | Obejśc-We | 175 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Obejśc |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | InicZamknWYŁ -We | 175 | 1 | 3 | Bit | 0x20 (6) | - | Stan wejścia modułu: Zainicjowanie zamknięcia wyłącznika z detekcją synchronizacji z dowolnego źródła sterowania (np. HMI/SCADA). Jeśli stan przypisanego sygnału uzyska wartość prawda, zostanie zainicjowane zamknięcie wyłącznika (źródło wyłączające). |
| | RóżnKątaZaWysok | 175 | 1 | 3 | Bit | 0x40 (7) | - | Sygnał: Różnica kąta fazowego między napięciami szyny zbiorczej i linii jest zbyt duża. |
| | Sys Zsynchr | 175 | 1 | 3 | Bit | 0x80 (8) | - | Sygnał: Napięcia szyny zbiorczej i linii są w stanie synchronizmu zgodnie z kryteriami synchronizmu systemu. |
| | CzynSzy | 175 | 1 | 3 | Bit | 0x100 (9) | - | Sygnał: Znacznik szyny zbiorczej pod napięciem: 1 = szyna zbiorcza pod napięciem, 0 = napięcie jest poniżej wartości progowej dla szyny zbiorczej pod napięciem |
| | CzynLin | 175 | 1 | 3 | Bit | 0x200 (10) | - | Sygnał: Znacznik linii pod napięciem: 1 = linia pod napięciem, 0 = napięcie jest poniżej wartości progowej dla linii pod napięciem |
| | PoślZaWysok | 175 | 1 | 3 | Bit | 0x400 (11) | - | Sygnał: Różnica częstotliwości (częstotliwość poślizgowa) między napięciami szyny zbiorczej i linii jest zbyt duża. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | ObejSynchroni z | 175 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Detekcja synchronizmu jest pomijana z powodu spełnienia jednego z warunków pominięcia synchronizmu (szyna zbiorcza bez napięcia/linia bez napięcia lub obejście zewnętrzne). |
| | Gotów do Zamknij | 175 | 1 | 3 | Bit | 0x1000 (13) | - | Sygnal: Gotów do Zamknij |
| | SynchronNieud a | 175 | 1 | 3 | Bit | 0x2000 (14) | - | Sygnal: Ten sygnał oznacza niepowodzenie synchronizacji. Jest ustawiony na 5 s, gdy wyłącznik jest nadal otwarty po upływie limitu czasu timera synchronizacji-pracy. |
| | CzasSynchron Prac | 175 | 1 | 3 | Bit | 0x4000 (15) | - | Sygnal: CzasSynchronPrac |
| | VróżnZaWysok | 175 | 1 | 3 | Bit | 0x8000 (16) | - | Sygnal: Różnica napięcia między szyną zbiorczą a linią jest zbyt duża. |
| Sys | | 154 | 1 | 3 | Struct | | | |
| | Ustawienia zablokowane- We | 154 | 1 | 3 | Bit | 0x40 (7) | - | Stan wejścia modułu: Żadne parametry nie mogą zostać zmienione, jeśli to wejście ma wartość prawda. Ustawienia parametru są zablokowane. |
| | Aktywny SNTP | 154 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Jeśli nie ma ważnego sygnału SNTP przez 120 sekund, protokół SNTP jest uważany za nieaktywny. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | Odbl. blok. ustaw. | 154 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Krótkotrwale odblokowanie blokady ustawień |
| SysAl | | 173 | 1 | 3 | Struct | | | |
| | ZewBlk-We | 173 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie. |
| | ZewBlk | 173 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Zewnętrzne blokowanie. |
| | Alarm zapotrz A | 173 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Alarm — uśredniony żądany prąd |
| | Aktywny | 173 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | Alarm I THD | 173 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Alarm — całkowite zniekształcenia harmoniczne prądu |
| | Alarm mocy VA | 173 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Alarm — została przekroczona dozwolona moc pozorna |
| | Alarm zapotrz VA | 173 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Alarm — została przekroczona uśredniona moc pozorna |
| | Alarm mocy VAr | 173 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Alarm — została przekroczona dozwolona moc bierna |
| | Alarm zapotrz VAr | 173 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Alarm — została przekroczona uśredniona moc bierna |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Alarm V THD | 173 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Alarm - całkowite zniekształcenia harmoniczne napięcia |
| | Alarm mocy W | 173 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Alarm — została przekroczona dozwolona moc czynna |
| | Alarm zapotrz W | 173 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Alarm — została przekroczona uśredniona moc czynna |
| | Wył zapotrz A (*) | 173 | 1 | 3 | Bit | 0x1000 (13) | - | Sygnal: Wyłączenie — uśredniony żądany prąd. |
| | Wył I THD (*) | 173 | 1 | 3 | Bit | 0x2000 (14) | - | Sygnal: Wyłączenie — całkowite zniekształcenia harmoniczne prądu. |
| | Wył zapotrz VA (*) | 173 | 1 | 3 | Bit | 0x4000 (15) | - | Sygnal: Wyłączenie — została przekroczona uśredniona moc pozorna. |
| | Wył moc VA (*) | 173 | 1 | 3 | Bit | 0x8000 (16) | - | Sygnal: Wyłączenie — została przekroczona dozwolona moc pozorna. |
| SysAl | | 174 | 1 | 3 | Struct | | | |
| | Wył zapotrz VAr (*) | 174 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Wyłączenie — została przekroczona uśredniona moc bierna. |
| | Wył moc VAr (*) | 174 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Wyłączenie — została przekroczona dozwolona moc bierna. |
| | Wył V THD (*) | 174 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Wyłączenie — całkowite zniekształcenia harmoniczne napięcia. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Wył zapotrz W (*) | 174 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Wyłączenie — została przekroczona uśredniona moc czynna. |
| | Wył moc W (*) | 174 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Wyłączenie — została przekroczona dozwolona moc czynna. |
| Szybka rejestracja stanu | | 5000 | 1 | 3 | Struct | | | |
| | Device Type | 5000 | 1 | 3 | Bit | 0xffff (1) | - | Device Type: Device type code for relationship between devcie name and its Modbus code: Woodward: MRI4 - 1000 MRU4 - 1001 MRA4 - 1002 MCA4 - 1003 MRDT4 - 1005 MCDTV4 - 1006 MCDGV4 - 1007 MRM4 - 1009 MRMV4 - 1010 |
| Szybka rejestracja stanu | | 5001 | 1 | 3 | Struct | | | |
| | Wersja Prot Kom | 5001 | 1 | 3 | Bit | 0xffff (1) | - | Wersja protokołu komunikacyjnego Modbus. Numer wersji zmienia się, jeśli jakiś element staje się niezgodny z poprzednimi wydaniem protokołu Modbus. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|-----------------------------------|
| Szybka rejestracja stanu | | 5002 | 1 | 3 | Struct | | | |
| | Konf Wej Bin1-We | 5002 | 1 | 3 | Bit | 0x1 (1) | - | Stan wejścia modułu: Konf Wej Bin |
| | Konf Wej Bin2-We | 5002 | 1 | 3 | Bit | 0x2 (2) | - | Stan wejścia modułu: Konf Wej Bin |
| | Konf Wej Bin3-We | 5002 | 1 | 3 | Bit | 0x4 (3) | - | Stan wejścia modułu: Konf Wej Bin |
| | Konf Wej Bin4-We | 5002 | 1 | 3 | Bit | 0x8 (4) | - | Stan wejścia modułu: Konf Wej Bin |
| | Konf Wej Bin5-We | 5002 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Konf Wej Bin |
| | Konf Wej Bin6-We | 5002 | 1 | 3 | Bit | 0x20 (6) | - | Stan wejścia modułu: Konf Wej Bin |
| | Konf Wej Bin7-We | 5002 | 1 | 3 | Bit | 0x40 (7) | - | Stan wejścia modułu: Konf Wej Bin |
| | Konf Wej Bin8-We | 5002 | 1 | 3 | Bit | 0x80 (8) | - | Stan wejścia modułu: Konf Wej Bin |
| | Konf Wej Bin9-We | 5002 | 1 | 3 | Bit | 0x100 (9) | - | Stan wejścia modułu: Konf Wej Bin |
| | Konf Wej Bin10-We | 5002 | 1 | 3 | Bit | 0x200 (10) | - | Stan wejścia modułu: Konf Wej Bin |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|-----------------------------------|
| | Konf Wej Bin11-We | 5002 | 1 | 3 | Bit | 0x400 (11) | - | Stan wejścia modułu: Konf Wej Bin |
| | Konf Wej Bin12-We | 5002 | 1 | 3 | Bit | 0x800 (12) | - | Stan wejścia modułu: Konf Wej Bin |
| | Konf Wej Bin13-We | 5002 | 1 | 3 | Bit | 0x1000 (13) | - | Stan wejścia modułu: Konf Wej Bin |
| | Konf Wej Bin14-We | 5002 | 1 | 3 | Bit | 0x2000 (14) | - | Stan wejścia modułu: Konf Wej Bin |
| | Konf Wej Bin15-We | 5002 | 1 | 3 | Bit | 0x4000 (15) | - | Stan wejścia modułu: Konf Wej Bin |
| | Konf Wej Bin16-We | 5002 | 1 | 3 | Bit | 0x8000 (16) | - | Stan wejścia modułu: Konf Wej Bin |
| Szybka rejestracja stanu | | 5003 | 1 | 3 | Struct | | | |
| | Konf Wej Bin17-We | 5003 | 1 | 3 | Bit | 0x1 (1) | - | Stan wejścia modułu: Konf Wej Bin |
| | Konf Wej Bin18-We | 5003 | 1 | 3 | Bit | 0x2 (2) | - | Stan wejścia modułu: Konf Wej Bin |
| | Konf Wej Bin19-We | 5003 | 1 | 3 | Bit | 0x4 (3) | - | Stan wejścia modułu: Konf Wej Bin |
| | Konf Wej Bin20-We | 5003 | 1 | 3 | Bit | 0x8 (4) | - | Stan wejścia modułu: Konf Wej Bin |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|-----------------------------------|
| | Konf Wej Bin21-We | 5003 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Konf Wej Bin |
| | Konf Wej Bin22-We | 5003 | 1 | 3 | Bit | 0x20 (6) | - | Stan wejścia modułu: Konf Wej Bin |
| | Konf Wej Bin23-We | 5003 | 1 | 3 | Bit | 0x40 (7) | - | Stan wejścia modułu: Konf Wej Bin |
| | Konf Wej Bin24-We | 5003 | 1 | 3 | Bit | 0x80 (8) | - | Stan wejścia modułu: Konf Wej Bin |
| | Konf Wej Bin25-We | 5003 | 1 | 3 | Bit | 0x100 (9) | - | Stan wejścia modułu: Konf Wej Bin |
| | Konf Wej Bin26-We | 5003 | 1 | 3 | Bit | 0x200 (10) | - | Stan wejścia modułu: Konf Wej Bin |
| | Konf Wej Bin27-We | 5003 | 1 | 3 | Bit | 0x400 (11) | - | Stan wejścia modułu: Konf Wej Bin |
| | Konf Wej Bin28-We | 5003 | 1 | 3 | Bit | 0x800 (12) | - | Stan wejścia modułu: Konf Wej Bin |
| | Konf Wej Bin29-We | 5003 | 1 | 3 | Bit | 0x1000 (13) | - | Stan wejścia modułu: Konf Wej Bin |
| | Konf Wej Bin30-We | 5003 | 1 | 3 | Bit | 0x2000 (14) | - | Stan wejścia modułu: Konf Wej Bin |
| | Konf Wej Bin31-We | 5003 | 1 | 3 | Bit | 0x4000 (15) | - | Stan wejścia modułu: Konf Wej Bin |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | Konf Wej Bin32-We | 5003 | 1 | 3 | Bit | 0x8000 (16) | - | Stan wejścia modułu: Konf Wej Bin |
| Szybka rejestracja stanu | | 5004 | 1 | 3 | Struct | | | |
| | Trip (*) | 5004 | 1 | 3 | Bit | 0xffff (1) | - | First trip cause which is the same as listed in fault record: See SCADA doc for code (section Cause of Trip). See manual (section Fault Recorder) for more information. |
| Term - 49 | | 19 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 19 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 19 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWyl-We | 19 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 19 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 19 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk KmdWyl | 19 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWyl | 19 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Pobudzenie | 19 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Pobudzenie od przeciążenie cieplne. |
| | Wyłącz (*) | 19 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Wyłącz. |
| | KmdWył (*) | 19 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Komenda wyłącz. |
| U012[1] - 47 | | 100 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 100 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 100 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWył-We | 100 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 100 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 100 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk KmdWył | 100 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWył | 100 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|--|
| | Pobudzenie | 100 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Pobudzenie. |
| | Wyłącz (*) | 100 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Wyłącz. |
| | KmdWył (*) | 100 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Komenda wyłącz. |
| U012[2] - 47 | | 101 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 101 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 101 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWył-We | 101 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 101 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 101 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk KmdWył | 101 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWył | 101 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|--|
| | Pobudzenie | 101 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Pobudzenie. |
| | Wyłącz (*) | 101 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Wyłącz. |
| | KmdWył (*) | 101 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Komenda wyłącz. |
| U012[3] - 47 | | 102 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 102 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 102 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWył-We | 102 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 102 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 102 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk KmdWył | 102 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWył | 102 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Pobudzenie | 102 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Pobudzenie. |
| | Wyłącz (*) | 102 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Wyłącz. |
| | KmdWył (*) | 102 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Komenda wyłącz. |
| U012[4] - 47 | | 103 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 103 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 103 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWył-We | 103 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 103 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 103 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk KmdWył | 103 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWył | 103 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|--|
| | Pobudzenie | 103 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Pobudzenie. |
| | Wyłącz (*) | 103 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Wyłącz. |
| | KmdWył (*) | 103 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Komenda wyłącz. |
| U012[5] - 47 | | 104 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 104 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 104 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWył-We | 104 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 104 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 104 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk KmdWył | 104 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWył | 104 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Pobudzenie | 104 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Pobudzenie. |
| | Wyłącz (*) | 104 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Wyłącz. |
| | KmdWył (*) | 104 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Komenda wyłącz. |
| U012[6] - 47 | | 105 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 105 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 105 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWył-We | 105 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 105 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 105 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk KmdWył | 105 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWył | 105 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | Pobudzenie | 105 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Pobudzenie. |
| | Wyłącz (*) | 105 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Wyłącz. |
| | KmdWył (*) | 105 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Komenda wyłącz. |
| UFLS | | 272 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 272 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 272 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | Zew Kier-We | 272 | 1 | 3 | Bit | 0x4 (3) | - | Ignorowanie (blokowanie) kierunku przepływu energii. Tradycyjna funkcja zmniejszania obciążenia w oparciu o częstotliwość. Gdy ta funkcja jest ustawiona i aktywna, działanie modułu zmienia się na tradycyjne zmniejszanie obciążenia — tylko w oparciu o częstotliwość. |
| | Aktywny | 272 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 272 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |
| | Awr Bez Blk | 272 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Zablockowanie spowodowane przepaleniem bezpiecznika (VT) |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|--|
| | Wyłącz | 272 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Sygnal: Wyłącz. |
| | Alarm | 272 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Alarm mocy->&f< |
| U[1] - 27, 59 | | 24 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 24 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 24 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWył-We | 24 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 24 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 24 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk KmdWył | 24 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWył | 24 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| U[1] - 27, 59 | | 25 | 1 | 3 | Struct | | | |
| | Pobudzenie L1 | 25 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Pobudzenie fazy L1. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | Pobudzenie L3 | 25 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Pobudzenie fazy L2. |
| | Pobudzenie L3 | 25 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Pobudzenie fazy L3. |
| | Pobudzenie | 25 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Pobudzenie. |
| | Wyłącz L1 (*) | 25 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Wyłącz fazę L1. |
| | Wyłącz L2 (*) | 25 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Wyłącz fazę L2. |
| | Wyłącz L3 (*) | 25 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Wyłącz fazę L3. |
| | Wyłącz (*) | 25 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Wyłącz. |
| | KmdWyl (*) | 25 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Komenda wyłącz. |
| U[2] - 27, 59 | | 26 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 26 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 26 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | ZewBlk KmdWyl-We | 26 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 26 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 26 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk KmdWyl | 26 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWyl | 26 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| U[2] - 27, 59 | | 27 | 1 | 3 | Struct | | | |
| | Pobudzenie L1 | 27 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Pobudzenie fazy L1. |
| | Pobudzenie L3 | 27 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Pobudzenie fazy L2. |
| | Pobudzenie L3 | 27 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Pobudzenie fazy L3. |
| | Pobudzenie | 27 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Pobudzenie. |
| | Wyłącz L1 (*) | 27 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Wyłącz fazę L1. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|--|
| | Wyłącz L2 (*) | 27 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Wyłącz fazę L2. |
| | Wyłącz L3 (*) | 27 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Wyłącz fazę L3. |
| | Wyłącz (*) | 27 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Wyłącz. |
| | KmdWył (*) | 27 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Komenda wyłącz. |
| U[3] - 27, 59 | | 28 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 28 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 28 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWył-We | 28 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 28 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 28 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk KmdWył | 28 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Komenda wyłącz zablokowana. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | ZewBlk KmdWył | 28 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| U[3] - 27, 59 | | 29 | 1 | 3 | Struct | | | |
| | Pobudzenie L1 | 29 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Pobudzenie fazy L1. |
| | Pobudzenie L3 | 29 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Pobudzenie fazy L2. |
| | Pobudzenie L3 | 29 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Pobudzenie fazy L3. |
| | Pobudzenie | 29 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Pobudzenie. |
| | Wyłącz L1 (*) | 29 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Wyłącz fazę L1. |
| | Wyłącz L2 (*) | 29 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Wyłącz fazę L2. |
| | Wyłącz L3 (*) | 29 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Wyłącz fazę L3. |
| | Wyłącz (*) | 29 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Wyłącz. |
| | KmdWył (*) | 29 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Komenda wyłącz. |
| U[4] - 27, 59 | | 30 | 1 | 3 | Struct | | | |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|--|
| | ZewBlk1-We | 30 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 30 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWył-We | 30 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 30 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 30 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk KmdWył | 30 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWył | 30 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| U[4] - 27, 59 | | 31 | 1 | 3 | Struct | | | |
| | Pobudzenie L1 | 31 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Pobudzenie fazy L1. |
| | Pobudzenie L3 | 31 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Pobudzenie fazy L2. |
| | Pobudzenie L3 | 31 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Pobudzenie fazy L3. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Pobudzenie | 31 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Pobudzenie. |
| | Wyłącz L1 (*) | 31 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Wyłącz fazę L1. |
| | Wyłącz L2 (*) | 31 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Wyłącz fazę L2. |
| | Wyłącz L3 (*) | 31 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Wyłącz fazę L3. |
| | Wyłącz (*) | 31 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Wyłącz. |
| | KmdWył (*) | 31 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Komenda wyłącz. |
| U[5] - 27, 59 | | 92 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 92 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 92 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWył-We | 92 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 92 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|--|
| | ZewBlk | 92 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk KmdWył | 92 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWył | 92 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| | Pobudzenie | 92 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Pobudzenie. |
| | Pobudzenie L1 | 92 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Pobudzenie fazy L1. |
| | Pobudzenie L3 | 92 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Pobudzenie fazy L2. |
| | Pobudzenie L3 | 92 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Pobudzenie fazy L3. |
| | Wyłącz (*) | 92 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Wyłącz. |
| | Wyłącz L1 (*) | 92 | 1 | 3 | Bit | 0x1000 (13) | - | Sygnal: Wyłącz fazę L1. |
| | Wyłącz L2 (*) | 92 | 1 | 3 | Bit | 0x2000 (14) | - | Sygnal: Wyłącz fazę L2. |
| | Wyłącz L3 (*) | 92 | 1 | 3 | Bit | 0x4000 (15) | - | Sygnal: Wyłącz fazę L3. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | KmdWył (*) | 92 | 1 | 3 | Bit | 0x8000 (16) | - | Sygnal: Komenda wyłącz. |
| U[6] - 27, 59 | | 93 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 93 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 93 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWył-We | 93 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 93 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 93 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk KmdWył | 93 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWył | 93 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| | Pobudzenie | 93 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Pobudzenie. |
| | Pobudzenie L1 | 93 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Pobudzenie fazy L1. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|-----------------------------|
| | Pobudzenie L3 | 93 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Pobudzenie fazy L2. |
| | Pobudzenie L3 | 93 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Pobudzenie fazy L3. |
| | Wyłącz (*) | 93 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Wyłącz. |
| | Wyłącz L1 (*) | 93 | 1 | 3 | Bit | 0x1000 (13) | - | Sygnal: Wyłącz fazę L1. |
| | Wyłącz L2 (*) | 93 | 1 | 3 | Bit | 0x2000 (14) | - | Sygnal: Wyłącz fazę L2. |
| | Wyłącz L3 (*) | 93 | 1 | 3 | Bit | 0x4000 (15) | - | Sygnal: Wyłącz fazę L3. |
| | KmdWyl (*) | 93 | 1 | 3 | Bit | 0x8000 (16) | - | Sygnal: Komenda wyłącz. |
| Wejścia X1 | | 1000 | 1 | 3 | Struct | | | |
| | WE 1 | 1000 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Wejście dwustanowe. |
| | WE 2 | 1000 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Wejście dwustanowe. |
| | WE 3 | 1000 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Wejście dwustanowe. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|-----------------------------|
| | WE 4 | 1000 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Wejście dwustanowe. |
| | WE 5 | 1000 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Wejście dwustanowe. |
| | WE 6 | 1000 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Wejście dwustanowe. |
| | WE 7 | 1000 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Wejście dwustanowe. |
| | WE 8 | 1000 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Wejście dwustanowe. |
| Wejścia X6 | | 1001 | 1 | 3 | Struct | | | |
| | WE 1 | 1001 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Wejście dwustanowe. |
| | WE 2 | 1001 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Wejście dwustanowe. |
| | WE 3 | 1001 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Wejście dwustanowe. |
| | WE 4 | 1001 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Wejście dwustanowe. |
| | WE 5 | 1001 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Wejście dwustanowe. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|--|
| | WE 6 | 1001 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Wejście dwustanowe. |
| | WE 7 | 1001 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Wejście dwustanowe. |
| | WE 8 | 1001 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Wejście dwustanowe. |
| Wybór Banku Nast | | 59 | 1 | 3 | Struct | | | |
| | Bank 1 | 59 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Bank nastaw. 1 |
| | Bank 2 | 59 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Bank nastaw. 2 |
| | Bank 3 | 59 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Bank nastaw. 3 |
| | Bank 4 | 59 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Bank nastaw. 4 |
| | Ręczn Wybór Banku | 59 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Ręczny wybór banku nastaw. |
| | Bank ze Scada | 59 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Przełączanie banku nastaw przez system SCADA. Wprowadź do tego bajtu wyjściowego liczbę całkowitą banku nastaw, który ma być aktywny (np. 4 => Przełączenie na bank nastaw 4). |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | Bank od Fkcji We | 59 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Przełączanie banku nastaw poprzez funkcję wejściową. |
| | Bank1-We | 59 | 1 | 3 | Bit | 0x80 (8) | - | Stan modułu wejściowego względnie sygnału, które powinny aktywować ten bank nastaw. |
| | Bank2-We | 59 | 1 | 3 | Bit | 0x100 (9) | - | Stan modułu wejściowego względnie sygnału, które powinny aktywować ten bank nastaw. |
| | Bank3-We | 59 | 1 | 3 | Bit | 0x200 (10) | - | Stan modułu wejściowego względnie sygnału, które powinny aktywować ten bank nastaw. |
| | Bank4-We | 59 | 1 | 3 | Bit | 0x400 (11) | - | Stan modułu wejściowego względnie sygnału, które powinny aktywować ten bank nastaw. |
| | Min 1 Par Zmieniony (*) | 59 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Przynajmniej jeden parametr został zmieniony. |
| Wyjścia X2 | | 1003 | 1 | 3 | Struct | | | |
| | Wy przek 1 | 1003 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Cyfrowe wyjście przekaźnikowe |
| | Wy przek 2 | 1003 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Cyfrowe wyjście przekaźnikowe |
| | Wy przek 3 | 1003 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Cyfrowe wyjście przekaźnikowe |
| | Wy przek 4 | 1003 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Cyfrowe wyjście przekaźnikowe |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|---|
| | Wy przek 5 | 1003 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Cyfrowe wyjście przekaźnikowe |
| | Wy przek 6 | 1003 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Cyfrowe wyjście przekaźnikowe |
| | ROZBROJONE ! | 1003 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: UWAGA! Aby bezpiecznie przeprowadzić procedurę przeglądu, z uniknięciem całkowitego wyłączenia wyjścia przekaźnikowe są rozbrojone. (Blokady połowe i przekaźnik samokontroli nie mogą być rozbrojone). UPEWNIJ SIĘ, iż po przeglądzie wyjścia przekaźnikowe będą z powrotem UZBROJONE. |
| | Wy Wymuszone | 1003 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Stan przynajmniej jednego wyjścia przekaźnikowego został wymuszony. Oznacza to iż stan przypisanych sygnałów nie jest wyświetlany. |
| Wyjścia X5 | | 1004 | 1 | 3 | Struct | | | |
| | Wy przek 1 | 1004 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Cyfrowe wyjście przekaźnikowe |
| | Wy przek 2 | 1004 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Cyfrowe wyjście przekaźnikowe |
| | Wy przek 3 | 1004 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Cyfrowe wyjście przekaźnikowe |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | Wy przek 4 | 1004 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Cyfrowe wyjście przekaźnikowe |
| | Wy przek 5 | 1004 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Cyfrowe wyjście przekaźnikowe |
| | Wy przek 6 | 1004 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Cyfrowe wyjście przekaźnikowe |
| | ROZBROJONE! | 1004 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: UWAGA! Aby bezpiecznie przeprowadzić procedurę przeglądu, z uniknięciem całkowitego wyłączenia wyjścia przekaźnikowe są rozbrojone. (Blokady polowe i przekaźnik samokontroli nie mogą być rozbrojone). UPEWNIJ SIĘ, iż po przeglądzie wyjścia przekaźnikowe będą z powrotem UZBROJONE. |
| | Wy Wymuszone | 1004 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Stan przynajmniej jednego wyjścia przekaźnikowego został wymuszony. Oznacza to iż stan przypisanych sygnałów nie jest wyświetlany. |
| Wył. Zdalne | | 253 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 253 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 253 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | ZewBlk KmdWyl-We | 253 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Pobudzenie- We | 253 | 1 | 3 | Bit | 0x8 (4) | - | Stan wejścia modułu: Pobudzenie |
| | Wyłącz-We | 253 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Wyłącz |
| | Aktywny | 253 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Aktywny |
| | ZewBlk | 253 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk KmdWyl | 253 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWyl | 253 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| | Pobudzenie | 253 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Pobudzenie |
| | Wyłącz (*) | 253 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Wyłącz |
| | KmdWyl (*) | 253 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Komenda wyłącz. |
| Zab | | 1 | 1 | 3 | Struct | | | |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|---|
| | ZewBlk1-We | 1 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 1 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | Aktywny | 1 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Aktywny |
| | ZewBlk | 1 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Zewnętrzne blokowanie. |
| | Pobudzenie L1 | 1 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Pobudzenie fazy L1. |
| | Pobudzenie L2 | 1 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Pobudzenie fazy L2. |
| | Pobudzenie L3 | 1 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Pobudzenie fazy L3. |
| | Pobudzenie E | 1 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Pobudzenie fazy E. |
| | Pobudzenie | 1 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Pobudzenie. |
| | Wyłącz L1 (*) | 1 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Wyłącz faza L1. |
| | Wyłącz L2 (*) | 1 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Wyłącz faza L2. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Wyłącz L3 (*) | 1 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Wyłącz faza L3. |
| | Wyłącz E (*) | 1 | 1 | 3 | Bit | 0x1000 (13) | - | Sygnal: Wyłącz od zwarcia doziemnego. |
| | Wyłącz (*) | 1 | 1 | 3 | Bit | 0x2000 (14) | - | Sygnal: Ogólne wyłącz. |
| Zab | | 2 | 1 | 3 | Struct | | | |
| | Blk KmdWył | 2 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWył-We | 2 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | ZewBlk KmdWył | 2 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| | Nadpr w Przód | 2 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Błąd, prąd fazowy kierunek w przód. |
| | Nadpr w Tył | 2 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Błąd, prąd fazowy kierunek w tył. |
| | Nadpr Kier Niemoż | 2 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Błąd fazy - brak napięcia odniesienia, określenie kierunku niemożliwe. |
| Zab | | 57 | 1 | 3 | Struct | | | |
| | Nr Zwarcia | 57 | 1 | 3 | Bit | 0xffff (1) | - | Numer zwarcia. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|---|
| Zab | | 58 | 1 | 3 | Struct | | | |
| | Liczba zwarć w sieci | 58 | 1 | 3 | Bit | 0xffff (1) | - | Liczba usterek w sieci: zwarcie w sieci może wywołać kilka usterek prowadzących do przerwania i samoczynnego ponownego załączenia. Każdy z tych błędów zostaje oznaczony kolejnym numerem usterki. W takim wypadku numer usterek w sieci pozostaje bez zmian. |
| Zab | | 200 | 1 | 3 | Struct | | | |
| | 3I0 obl w tył | 200 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Zwarcie doziemne (obliczone), kierunek odwrotny |
| | 3I0 obl w przód | 200 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Zwarcie doziemne (obliczone), do przodu |
| | 3I0 obl kier niemożli | 200 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Zwarcie doziemne (obliczone), określenie kierunku niemożliwe |
| | 3I0 mierz w tył | 200 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Zwarcie doziemne (zmierzone), kierunek odwrotny |
| | 3I0 mierz w przód | 200 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zwarcie doziemne (zmierzone), do przodu |
| | 3I0 mierz kier niemożli | 200 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Zwarcie doziemne (zmierzone), określenie kierunku niemożliwe |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | DFT niepr | 200 | 1 | 3 | Bit | 0x40 (7) | - | Wartości DFT składowej podstawowej i składowych harmonicznych (poza UX) są nieprawidłowe. Zależą one od czasu cyklu częstotliwości i mierzonych kanałów 1–3 (UL1, UL2, UL3). |
| | f(UL123)>10Hz | 200 | 1 | 3 | Bit | 0x80 (8) | - | Częstotliwość kanałów pomiarowych 1–3 (UL1, UL2, UL3) jest wyższa niż 10Hz. |
| | f(UL123)>70Hz | 200 | 1 | 3 | Bit | 0x100 (9) | - | Częstotliwość kanałów pomiarowych 1–3 (UL1, UL2, UL3) jest wyższa niż 70Hz. |
| | f(UL123)<10Hz | 200 | 1 | 3 | Bit | 0x200 (10) | - | Częstotliwość kanałów pomiarowych 1–3 (UL1, UL2, UL3) jest niższa niż 10Hz |
| | f(UL123)<70Hz | 200 | 1 | 3 | Bit | 0x400 (11) | - | Częstotliwość kanałów pomiarowych 1–3 (UL1, UL2, UL3) jest niższa niż 70Hz |
| | DFT niepr (UX) | 200 | 1 | 3 | Bit | 0x800 (12) | - | Wartości DFT składowej podstawowej i składowych harmonicznych UX (tylko) są nieprawidłowe. |
| | f(UX)>10Hz | 200 | 1 | 3 | Bit | 0x1000 (13) | - | Częstotliwość kanału pomiarowego 4 (UX) jest wyższa niż 10Hz. |
| | f(UX)>70Hz | 200 | 1 | 3 | Bit | 0x2000 (14) | - | Częstotliwość kanału pomiarowego 4 (UX) jest wyższa niż 70Hz. |
| | f(UX)<10Hz | 200 | 1 | 3 | Bit | 0x4000 (15) | - | Częstotliwość kanału pomiarowego 4 (UX) jest niższa niż 10Hz. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | f(UX)<70Hz | 200 | 1 | 3 | Bit | 0x8000 (16) | - | Częstotliwość kanału pomiarowego 4 (UX) jest niższa niż 70Hz. |
| Zał ZW | | 65 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 65 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie. |
| | ZewBlk2-We | 65 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie. |
| | Zew Zał ZW- We | 65 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne załączenie na zwarcie. |
| | ZewBlk Zwr- We | 65 | 1 | 3 | Bit | 0x8 (4) | - | Stan modułu wejściowego: Zewnętrzne blokowanie zwrotne. |
| | Aktywny | 65 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Aktywny |
| | ZewBlk | 65 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Zewnętrzne blokowanie. |
| | ZewBlk Zwr | 65 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie zwrotne. |
| | Zabl przez SPZ | 65 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Blokada przez SPZ |
| | Sygnal Aktyw | 65 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Załączenie na zwarcie. Ten sygnal może być użyty do modyfikacji ustawień nadprądowych zabezpieczenia. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|--|
| | Próg I< | 65 | 1 | 3 | Bit | 0x2000 (14) | - | Sygnal: Brak prądu obciążenia |
| Zimny Rozr | | 66 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 66 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie. |
| | ZewBlk2-We | 66 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie. |
| | ZewBlk Zwr- We | 66 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie zwrotne. |
| | Aktywny | 66 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 66 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |
| | ZewBlk Zwr | 66 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Zewnętrzne blokowanie zwrotne. |
| | Sygnal Aktyw | 66 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Zimne obciążenie uaktywnione |
| | Wykr Zimne Obc (*) | 66 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Zimne obciążenie rozpoznane |
| | Próg I< | 66 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Brak prądu obciążenia. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | BloSPZ | 66 | 1 | 3 | Bit | 0x1000 (13) | - | Sygnal: Blokowany przez SPZ |
| | Udar Od Obciąż | 66 | 1 | 3 | Bit | 0x2000 (14) | - | Sygnal: Udar obciążenia. |
| | Czas Ustalania | 66 | 1 | 3 | Bit | 0x4000 (15) | - | Sygnal: Czas ustalania. |
| df/dt - 81R | | 250 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 250 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 250 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWył-We | 250 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 250 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 250 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk KmdWył | 250 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWył | 250 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|--|
| | Pobudzenie | 250 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Pobudzenie. |
| | Wyłącz (*) | 250 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Wyłącz. |
| | KmdWyl (*) | 250 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Komenda wyłącz. |
| | Blk Od U< | 250 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Moduł blokowany przez pod napięcie |
| f[1] - 81 | | 34 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 34 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 34 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWyl-We | 34 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 34 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 34 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk Od U< | 34 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Moduł blokowany przez pod napięcie |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Blk KmdWyl | 34 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWyl | 34 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| f[1] - 81 | | 35 | 1 | 3 | Struct | | | |
| | Pobudzenie f | 35 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Pobudzenie stopnia częstotliwościowego f. |
| | Pob df/dt DF/DT | 35 | 1 | 3 | Bit | 0x2 (2) | - | Pobudzenie zmiana częstotliwości w czasie df/dt lub średnia zmiana częstotliwości w czasie DF/DT. |
| | Wyłącz f (*) | 35 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Częstotliwość poza zakresem dopuszczalnym. |
| | Wyłącz df/dt DF/DT (*) | 35 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Wyłącz od stopnia zmiana częstotliwości w czasie df/dt lub średnia zmiana częstotliwości w czasie DF/DT. |
| | Pobudzenie | 35 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Pobudzenie. |
| | Pob delta phi | 35 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Pobudzenie od utraty synchronizmu. |
| | Wyłącz (*) | 35 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Wyłącz. |
| | Wyłącz delta phi (*) | 35 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Wyłącz skok wektora |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | KmdWyl (*) | 35 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Komenda wyłącz. |
| f[2] - 81 | | 36 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 36 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 36 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWyl-We | 36 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 36 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 36 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk Od U< | 36 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Moduł blokowany przez pod napięcie |
| | Blk KmdWyl | 36 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWyl | 36 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| f[2] - 81 | | 37 | 1 | 3 | Struct | | | |
| | Pobudzenie f | 37 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Pobudzenie stopnia częstotliwościowego f. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Pob df/dt DF/DT | 37 | 1 | 3 | Bit | 0x2 (2) | - | Pobudzenie zmiana częstotliwości w czasie df/dt lub średnia zmiana częstotliwości w czasie DF/DT. |
| | Wyłącz f (*) | 37 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Częstotliwość poza zakresem dopuszczalnym. |
| | Wyłącz df/dt DF/DT (*) | 37 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Wyłącz od stopnia zmiana częstotliwości w czasie df/dt lub średnia zmiana częstotliwości w czasie DF/DT. |
| | Pobudzenie | 37 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Pobudzenie. |
| | Pob delta phi | 37 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Pobudzenie od utraty synchronizmu. |
| | Wyłącz (*) | 37 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Wyłącz. |
| | Wyłącz delta phi (*) | 37 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Wyłącz skok wektora |
| | KmdWył (*) | 37 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Komenda wyłącz. |
| f[3] - 81 | | 38 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 38 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 38 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | ZewBlk KmdWyl-We | 38 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 38 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 38 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk Od U< | 38 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Moduł blokowany przez pod napięcie |
| | Blk KmdWyl | 38 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWyl | 38 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| f[3] - 81 | | 39 | 1 | 3 | Struct | | | |
| | Pobudzenie f | 39 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Pobudzenie stopnia częstotliwościowego f. |
| | Pob df/dt DF/DT | 39 | 1 | 3 | Bit | 0x2 (2) | - | Pobudzenie zmiana częstotliwości w czasie df/dt lub średnia zmiana częstotliwości w czasie DF/DT. |
| | Wyłącz f (*) | 39 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Częstotliwość poza zakresem dopuszczalnym. |
| | Wyłącz df/dt DF/DT (*) | 39 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Wyłącz od stopnia zmiana częstotliwości w czasie df/dt lub średnia zmiana częstotliwości w czasie DF/DT. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Pobudzenie | 39 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Pobudzenie. |
| | Pob delta phi | 39 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Pobudzenie od utraty synchronizmu. |
| | Wyłącz (*) | 39 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Wyłącz. |
| | Wyłącz delta phi (*) | 39 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Wyłącz skok wektora |
| | KmdWył (*) | 39 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Komenda wyłącz. |
| f[4] - 81 | | 40 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 40 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 40 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWył-We | 40 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 40 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 40 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Blk Od U< | 40 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Moduł blokowany przez pod napięcie |
| | Blk KmdWył | 40 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWył | 40 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| f[4] - 81 | | 41 | 1 | 3 | Struct | | | |
| | Pobudzenie f | 41 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Pobudzenie stopnia częstotliwościowego f. |
| | Pob df/dt DF/DT | 41 | 1 | 3 | Bit | 0x2 (2) | - | Pobudzenie zmiana częstotliwości w czasie df/dt lub średnia zmiana częstotliwości w czasie DF/DT. |
| | Wyłącz f (*) | 41 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Częstotliwość poza zakresem dopuszczalnym. |
| | Wyłącz df/dt DF/DT (*) | 41 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Wyłącz od stopnia zmiana częstotliwości w czasie df/dt lub średnia zmiana częstotliwości w czasie DF/DT. |
| | Pobudzenie | 41 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Pobudzenie. |
| | Pob delta phi | 41 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Pobudzenie od utraty synchronizmu. |
| | Wyłącz (*) | 41 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Wyłącz. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Wyłącz delta phi (*) | 41 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Wyłącz skok wektora |
| | KmdWył (*) | 41 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Komenda wyłącz. |
| f[5] - 81 | | 42 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 42 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |
| | ZewBlk2-We | 42 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWył-We | 42 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 42 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 42 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk Od U< | 42 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Moduł blokowany przez pod napięcie |
| | Blk KmdWył | 42 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWył | 42 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| f[5] - 81 | | 43 | 1 | 3 | Struct | | | |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Pobudzenie f | 43 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Pobudzenie stopnia częstotliwościowego f. |
| | Pob df/dt DF/DT | 43 | 1 | 3 | Bit | 0x2 (2) | - | Pobudzenie zmiana częstotliwości w czasie df/dt lub średnia zmiana częstotliwości w czasie DF/DT. |
| | Wyłącz f (*) | 43 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Częstotliwość poza zakresem dopuszczalnym. |
| | Wyłącz df/dt DF/DT (*) | 43 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Wyłącz od stopnia zmiana częstotliwości w czasie df/dt lub średnia zmiana częstotliwości w czasie DF/DT. |
| | Pobudzenie | 43 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Pobudzenie. |
| | Pob delta phi | 43 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Pobudzenie od utraty synchronizmu. |
| | Wyłącz (*) | 43 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Wyłącz. |
| | Wyłącz delta phi (*) | 43 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Wyłącz skok wektora |
| | KmdWył (*) | 43 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Komenda wyłącz. |
| f[6] - 81 | | 44 | 1 | 3 | Struct | | | |
| | ZewBlk1-We | 44 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.1 |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | ZewBlk2-We | 44 | 1 | 3 | Bit | 0x2 (2) | - | Stan modułu wejściowego: Zewnętrzne blokowanie.2 |
| | ZewBlk KmdWyl-We | 44 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Zewnętrzne blokowanie komendy wyłącz. |
| | Aktywny | 44 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Aktywny |
| | ZewBlk | 44 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Zewnętrzne blokowanie. |
| | Blk Od U< | 44 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Moduł blokowany przez pod napięcie |
| | Blk KmdWyl | 44 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Komenda wyłącz zablokowana. |
| | ZewBlk KmdWyl | 44 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Zewnętrzne blokowanie komendy wyłącz. |
| f[6] - 81 | | 45 | 1 | 3 | Struct | | | |
| | Pobudzenie f | 45 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Pobudzenie stopnia częstotliwościowego f. |
| | Pob df/dt DF/DT | 45 | 1 | 3 | Bit | 0x2 (2) | - | Pobudzenie zmiana częstotliwości w czasie df/dt lub średnia zmiana częstotliwości w czasie DF/DT. |
| | Wyłącz f (*) | 45 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Częstotliwość poza zakresem dopuszczalnym. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Wyłącz df/dt DF/DT (*) | 45 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Wyłącz od stopnia zmiana częstotliwości w czasie df/dt lub średnia zmiana częstotliwości w czasie DF/DT. |
| | Pobudzenie | 45 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Pobudzenie. |
| | Pob delta phi | 45 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Pobudzenie od utraty synchronizmu. |
| | Wyłącz (*) | 45 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Wyłącz. |
| | Wyłącz delta phi (*) | 45 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Wyłącz skok wektora |
| | KmdWył (*) | 45 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Komenda wyłącz. |
| Łącznik[1] | | 177 | 1 | 3 | Struct | | | |
| | Położ WYŁ-We | 177 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Sygnalizacja położenia wyłącznika (styki pomocnicze wyłącznika (52b)). |
| | Położ ZAŁ-We | 177 | 1 | 3 | Bit | 0x2 (2) | - | Stan wejścia modułu: Sygnalizacja położenia wyłącznika (styki pomocnicze wyłącznika (52a)) |
| | Wył Gotowy-We | 177 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Wyłącznik gotowy. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | Sys Zsynchr- We | 177 | 1 | 3 | Bit | 0x8 (4) | - | Stan wejścia modułu: Ten sygnał musi uzyskać wartość logicznego 1 w czasie synchronizacji. Jeśli nie, łączenie kończy się niepowodzeniem. |
| | Blokada WYŁ1- We | 177 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Blokowanie międzypolowe polecenia WYŁĄCZ. |
| | Blokada WYŁ2- We | 177 | 1 | 3 | Bit | 0x20 (6) | - | Stan wejścia modułu: Blokowanie międzypolowe polecenia WYŁĄCZ. |
| | Blokada WYŁ3- We | 177 | 1 | 3 | Bit | 0x40 (7) | - | Stan wejścia modułu: Blokowanie międzypolowe polecenia WYŁĄCZ. |
| | Blokada ZAŁ1- We | 177 | 1 | 3 | Bit | 0x80 (8) | - | Stan wejścia modułu: Blokada międzypolowa polecenia ZAŁĄCZ. |
| | Blokada ZAŁ2- We | 177 | 1 | 3 | Bit | 0x100 (9) | - | Stan wejścia modułu: Blokada międzypolowa polecenia ZAŁĄCZ. |
| | Blokada ZAŁ3- We | 177 | 1 | 3 | Bit | 0x200 (10) | - | Stan wejścia modułu: Blokada międzypolowa polecenia ZAŁĄCZ. |
| | Kmd WYŁ-We | 177 | 1 | 3 | Bit | 0x800 (12) | - | Stan wejścia modułu: Polecenie łączenia WYŁĄCZ, np. stan logiki lub stan wejścia cyfrowego |
| | Kmd ZAŁ-We | 177 | 1 | 3 | Bit | 0x1000 (13) | - | Stan wejścia modułu: Polecenie łączenia ZAŁĄCZ, np. stan logiki lub stan wejścia cyfrowego |
| | KmdWył (*) | 177 | 1 | 3 | Bit | 0x2000 (14) | - | Sygnał: Komenda wyłącz. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | Polec WYŁ | 177 | 1 | 3 | Bit | 0x4000 (15) | - | Sygnal: Polecenie WYŁĄCZENIA wydane do rozdzielnicy. W zależności od ustawienia sygnał może zawierać polecenie WYŁĄCZENIA modułu zabezpieczeniowego. |
| | Polec WYŁ Ręczn | 177 | 1 | 3 | Bit | 0x8000 (16) | - | Sygnal: Ręczne polecenie WYŁĄCZENIA |
| Łącznik[1] | | 178 | 1 | 3 | Struct | | | |
| | Polec ZAŁ | 178 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Polecenie ZAŁĄCZENIA wydane do rozdzielnicy. W zależności od ustawienia sygnał może zawierać polecenie ZAŁĄCZENIA od modułu zabezpieczeniowego. |
| | Polec ZAŁ Ręczn | 178 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Ręczne polecenie WŁĄCZENIA |
| | Żąd Synchron ZAŁ | 178 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Żądanie synchronicznego ZAŁĄCZENIA |
| | Zuż Spowal Łącznik | 178 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Alarm, zmniejsza się szybkość działania łącznika. |
| | Zer Zwol Łącz Alarm | 178 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Resetowanie alarmu spowolnienia łącznika. |
| | NWP Zakłócony | 178 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Nadzór wykonywania poleceń: Niepowodzenie polecenia łączenia. Łącznik w położeniu zakłóconym. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | NWP Blk Międzypol | 178 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Nadzór wykonywania poleceń: Polecenie łączenia nie zostało wykonane z powodu blokady międzypolowej. |
| | NWP ZAŁ.gdy Pol WYŁ | 178 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Nadzór wykonywania poleceń: Polecenie załącz w czasie oczekującego polecenia WYŁĄCZ. |
| | NWP kier. łączenia | 178 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Nadzór wykonywania poleceń —odpowiednie sterowanie kierunkiem łączenia: Ten sygnał uzyskuje wartość prawda, jeśli zostało wydane polecenie łączenia, mimo że łącznik znajduje się już w żądanej pozycji. Przykład: Łącznik, który jest już WYŁĄCZONY, jest łączony do położenia WYŁĄCZ (drugi raz). To samo dotyczy poleceń ZAMKNIĘCIA. |
| | NWP Gotow WYŁ | 178 | 1 | 3 | Bit | 0x1000 (13) | - | Sygnal: Nadzór wykonywania poleceń: Łącznik nie jest gotowy. |
| | NWP Tout Czas Sync | 178 | 1 | 3 | Bit | 0x2000 (14) | - | Sygnal: Nadzór wykonywania poleceń: Polecenie łączenia nie zostało wykonane. Brak sygnału synchronizacji podczas działania synchronizacji czasu t-sync. |
| | NWP Pomyślny | 178 | 1 | 3 | Bit | 0x4000 (15) | - | Sygnal: Nadzór wykonywania poleceń: Polecenie łączenia wykonane z powodzeniem. |
| | ZAŁ z Zabezp | 178 | 1 | 3 | Bit | 0x8000 (16) | - | Sygnal: Polecenie ZAŁĄCZ wydane przez moduł zabezpieczeniowy. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|---|
| Łącznik[1] | | 179 | 1 | 3 | Struct | | | |
| | Położ Zaburz | 179 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Błąd pozycji wyłącznika - Niejasna pozycja wyłącznika. Sygnalizacja położenia wyłącznika informuje jednocześnie że wyłącznik jest w pozycji ZAŁ i WYŁ. Po upływie czasu nadzoru sygnał zostanie uznany z prawdziwy. |
| | Czas Ustalania | 179 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Czas ustalania |
| | Położ Nieokr | 179 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Wyłącznik w trakcie łączenia. |
| | Położ WYŁ | 179 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Wyłącznik jest w pozycji WYŁ. |
| | Położ ZAŁ | 179 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Wyłącznik jest w położeniu ZAŁ. |
| | Wył Gotowy | 179 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Wyłącznik jest gotowy do pracy. |
| | Położ nie ZAŁ | 179 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Położ nie ZAŁ |
| | Poj Zestyk Wskazn | 179 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Położenie wyłącznika jest wykrywane przez jeden pomocniczy styk. Z tego powodu nie można wykryć położenia nieokreślonego i zakłóconego. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Wsk Położ Ręcznie | 179 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Falszowanie wskaźników położenia łączników. |
| | WYŁ i WYŁ od zabezp | 179 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Polecenie WYŁĄCZ obejmuje polecenie WYŁĄCZENIA wydane przez moduł zabezpieczeniowy. |
| | ZAŁ i ZAŁ z Zabezp | 179 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Polecenie ZAŁĄCZ, obejmuje polecenie ZAŁĄCZ wydane przez moduł zabezpieczeniowy. |
| | NWP Błąd PolecWył | 179 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Nadzór wykonywania poleceń: Polecenie wyłączenia nie zostało wykonane. |
| | Blokada międz WYŁ | 179 | 1 | 3 | Bit | 0x1000 (13) | - | Sygnal: Co najmniej jedno wejście blokady międzypolowej WYŁĄCZ jest aktywne. |
| | Blokada międz ZAŁ | 179 | 1 | 3 | Bit | 0x2000 (14) | - | Sygnal: Co najmniej jedno wejście blokady międzypolowej ZAŁĄCZ jest aktywne. |
| Łącznik[1] | | 195 | 1 | 3 | Struct | | | |
| | Suma Wył | 195 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Maksymalna dopuszczalna suma (skumulowana) wyłączonych prądów została przekroczone przynajmniej na jednej fazie. |
| | Suma Wył: IL1 | 195 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Maksymalna dopuszczalna suma (skumulowana) wyłączonych prądów została przekroczone: IL1 |
| | Suma Wył: IL2 | 195 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Maksymalna dopuszczalna suma (skumulowana) wyłączonych prądów została przekroczone: IL2 |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | Suma Wyl: IL3 | 195 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Maksymalna dopuszczalna suma (skumulowana) wyłączonych prądów została przekroczona: IL3 |
| | Alarm | 195 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Alarm serwisowy, za dużo operacji łączeniowych. |
| | Alarm Próg Zuż | 195 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Próg dla wyzwolenia alarmu. |
| | Zuż Blk | 195 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Poziom blokady krzywej zużycia wyłącznika |
| | Alarm Isum wyl/g | 195 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Alarm, została przekroczona suma (wartość graniczna) prądów wyłączeniowych na godzinę. |
| Łącznik[1] | | 256 | 1 | 3 | Struct | | | |
| | Wymont-We | 256 | 1 | 3 | Bit | 0x1 (1) | - | Stan wejścia modułu: Wymowlany wyłącznik został usunięty |
| | NWP anulo. łącz. | 256 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Nadzór Wykonywania polecenia: Niepowodzenie polecenia przełączenia, anulowano łączenie |
| | Wymont | 256 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Wymowlany wyłącznik został usunięty |
| Łącznik[2] | | 180 | 1 | 3 | Struct | | | |
| | Położ WYŁ-We | 180 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Sygnalizacja położenia wyłącznika (styki pomocnicze wyłącznika (52b)). |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | Położ ZAŁ-We | 180 | 1 | 3 | Bit | 0x2 (2) | - | Stan wejścia modułu: Sygnalizacja położenia wyłącznika (styki pomocnicze wyłącznika (52a)) |
| | Wył Gotowy-We | 180 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Wyłącznik gotowy. |
| | Sys Zsynchr-We | 180 | 1 | 3 | Bit | 0x8 (4) | - | Stan wejścia modułu: Ten sygnał musi uzyskać wartość logicznego 1 w czasie synchronizacji. Jeśli nie, łączenie kończy się niepowodzeniem. |
| | Blokada WYŁ1-We | 180 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Blokowanie międzypolowe polecenia WYŁĄCZ. |
| | Blokada WYŁ2-We | 180 | 1 | 3 | Bit | 0x20 (6) | - | Stan wejścia modułu: Blokowanie międzypolowe polecenia WYŁĄCZ. |
| | Blokada WYŁ3-We | 180 | 1 | 3 | Bit | 0x40 (7) | - | Stan wejścia modułu: Blokowanie międzypolowe polecenia WYŁĄCZ. |
| | Blokada ZAŁ1-We | 180 | 1 | 3 | Bit | 0x80 (8) | - | Stan wejścia modułu: Blokada międzypolowa polecenia ZAŁĄCZ. |
| | Blokada ZAŁ2-We | 180 | 1 | 3 | Bit | 0x100 (9) | - | Stan wejścia modułu: Blokada międzypolowa polecenia ZAŁĄCZ. |
| | Blokada ZAŁ3-We | 180 | 1 | 3 | Bit | 0x200 (10) | - | Stan wejścia modułu: Blokada międzypolowa polecenia ZAŁĄCZ. |
| | Kmd WYŁ-We | 180 | 1 | 3 | Bit | 0x800 (12) | - | Stan wejścia modułu: Polecenie łączenia WYŁĄCZ, np. stan logiki lub stan wejścia cyfrowego |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Kmd ZAŁ-We | 180 | 1 | 3 | Bit | 0x1000 (13) | - | Stan wejścia modułu: Polecenie łączenia ZAŁĄCZ, np. stan logiki lub stan wejścia cyfrowego |
| | KmdWył (*) | 180 | 1 | 3 | Bit | 0x2000 (14) | - | Sygnal: Komenda wyłącz. |
| | Polec WYŁ | 180 | 1 | 3 | Bit | 0x4000 (15) | - | Sygnal: Polecenie WYŁĄCZENIA wydane do rozdzielnic. W zależności od ustawienia sygnał może zawierać polecenie WYŁĄCZENIA modułu zabezpieczeniowego. |
| | Polec WYŁ Ręczn | 180 | 1 | 3 | Bit | 0x8000 (16) | - | Sygnal: Ręczne polecenie WYŁĄCZENIA |
| Łącznik[2] | | 181 | 1 | 3 | Struct | | | |
| | Polec ZAŁ | 181 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Polecenie ZAŁĄCZENIA wydane do rozdzielnic. W zależności od ustawienia sygnał może zawierać polecenie ZAŁĄCZENIA od modułu zabezpieczeniowego. |
| | Polec ZAŁ Ręczn | 181 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Ręczne polecenie WŁĄCZENIA |
| | Żąd Synchr ZAŁ | 181 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Żądanie synchronicznego ZAŁĄCZENIA |
| | Zuż Spowal Łącznik | 181 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Alarm, zmniejsza się szybkość działania łącznika. |
| | Zer Zwol Łącz Alarm | 181 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Resetowanie alarmu spowolnienia łącznika. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | NWP Zakłócony | 181 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Nadzór wykonywania poleceń: Niepowodzenie polecenia łączenia. Łącznik w położeniu zakłóconym. |
| | NWP Blk Międzypol | 181 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Nadzór wykonywania poleceń: Polecenie łączenia nie zostało wykonane z powodu blokady międzypolowej. |
| | NWP ZAŁ gdy Pol WYŁ | 181 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Nadzór wykonywania poleceń: Polecenie załącz w czasie oczekującego polecenia WYŁĄCZ. |
| | NWP kier. łączenia | 181 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Nadzór wykonywania poleceń —odpowiednie sterowanie kierunkiem łączenia: Ten sygnał uzyskuje wartość prawda, jeśli zostało wydane polecenie łączenia, mimo że łącznik znajduje się już w żądanej pozycji. Przykład: Łącznik, który jest już WYŁĄCZONY, jest łączony do położenia WYŁĄCZ (drugi raz). To samo dotyczy poleceń ZAMKNIĘCIA. |
| | NWP Gotow WYŁ | 181 | 1 | 3 | Bit | 0x1000 (13) | - | Sygnal: Nadzór wykonywania poleceń: Łącznik nie jest gotowy. |
| | NWP Tout Czas Sync | 181 | 1 | 3 | Bit | 0x2000 (14) | - | Sygnal: Nadzór wykonywania poleceń: Polecenie łączenia nie zostało wykonane. Brak sygnału synchronizacji podczas działania synchronizacji czasu t-sync. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | NWP Pomyślny | 181 | 1 | 3 | Bit | 0x4000 (15) | - | Sygnal: Nadzór wykonywania poleceń: Polecenie łączenia wykonane z powodzeniem. |
| | ZAŁ z Zabezp | 181 | 1 | 3 | Bit | 0x8000 (16) | - | Sygnal: Polecenie ZAŁĄCZ wydane przez moduł zabezpieczeniowy. |
| Łącznik[2] | | 182 | 1 | 3 | Struct | | | |
| | Położ Zaburz | 182 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Błąd pozycji wyłącznika - Niejasna pozycja wyłącznika. Sygnalizacja położenia wyłącznika informuje jednocześnie że wyłącznik jest w pozycji ZAŁ i WYŁ. Po upływie czasu nadzoru sygnał zostanie uznany za prawdziwy. |
| | Czas Ustalania | 182 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Czas ustalania |
| | Położ Nieokr | 182 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Wyłącznik w trakcie łączenia. |
| | Położ WYŁ | 182 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Wyłącznik jest w pozycji WYŁ. |
| | Położ ZAŁ | 182 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Wyłącznik jest w położeniu ZAŁ. |
| | Wył Gotowy | 182 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Wyłącznik jest gotowy do pracy. |
| | Położ nie ZAŁ | 182 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Położ nie ZAŁ |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | Poj Zestyk Wskazn | 182 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Położenie wyłącznika jest wykrywane przez jeden pomocniczy styk. Z tego powodu nie można wykryć położenia nieokreślonego i zakłóconego. |
| | Wsk Położ Ręcznie | 182 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Falszowanie wskaźników położenia łączników. |
| | WYŁ i WYŁ od zabezp | 182 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Polecenie WYŁĄCZ obejmuje polecenie WYŁĄCZENIA wydane przez moduł zabezpieczeniowy. |
| | ZAŁ i ZAŁ z Zabezp | 182 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Polecenie ZAŁĄCZ, obejmuje polecenie ZAŁĄCZ wydane przez moduł zabezpieczeniowy. |
| | NWP Błąd PolecWył | 182 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Nadzór wykonywania poleceń: Polecenie wyłączenia nie zostało wykonane. |
| | Blokada międz WYŁ | 182 | 1 | 3 | Bit | 0x1000 (13) | - | Sygnal: Co najmniej jedno wejście blokady międzypolowej WYŁĄCZ jest aktywne. |
| | Blokada międz ZAŁ | 182 | 1 | 3 | Bit | 0x2000 (14) | - | Sygnal: Co najmniej jedno wejście blokady międzypolowej ZAŁĄCZ jest aktywne. |
| Łącznik[2] | | 196 | 1 | 3 | Struct | | | |
| | Suma Wył | 196 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Maksymalna dopuszczalna suma (skumulowana) wyłączonych prądów została przekroczona przynajmniej na jednej fazie. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | Suma Wyl: IL1 | 196 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Maksymalna dopuszczalna suma (skumulowana) wyłączonych prądów została przekroczona: IL1 |
| | Suma Wyl: IL2 | 196 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Maksymalna dopuszczalna suma (skumulowana) wyłączonych prądów została przekroczona: IL2 |
| | Suma Wyl: IL3 | 196 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Maksymalna dopuszczalna suma (skumulowana) wyłączonych prądów została przekroczona: IL3 |
| | Alarm | 196 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Alarm serwisowy, za dużo operacji łączeniowych. |
| | Alarm Próg Zuż | 196 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Próg dla wyzwolenia alarmu. |
| | Zuż Blk | 196 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Poziom blokady krzywej zużycia wyłącznika |
| | Alarm Isum wyl/g | 196 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Alarm, została przekroczona suma (wartość graniczna) prądów wyłączeniowych na godzinę. |
| Łącznik[2] | | 257 | 1 | 3 | Struct | | | |
| | Wymont-We | 257 | 1 | 3 | Bit | 0x1 (1) | - | Stan wejścia modułu: Wyjmowalny wyłącznik został usunięty |
| | NWP anul. łącz. | 257 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Nadzór Wykonywania polecenia: Niepowodzenie polecenia przełączenia, anulowano łączenie |
| | Wymont | 257 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Wyjmowalny wyłącznik został usunięty |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| Łącznik[3] | | 183 | 1 | 3 | Struct | | | |
| | Położ WYŁ-We | 183 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Sygnalizacja położenia wyłącznika (styki pomocnicze wyłącznika (52b)). |
| | Położ ZAŁ-We | 183 | 1 | 3 | Bit | 0x2 (2) | - | Stan wejścia modułu: Sygnalizacja położenia wyłącznika (styki pomocnicze wyłącznika (52a)) |
| | Wył Gotowy- We | 183 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Wyłącznik gotowy. |
| | Sys Zsynchr- We | 183 | 1 | 3 | Bit | 0x8 (4) | - | Stan wejścia modułu: Ten sygnał musi uzyskać wartość logicznego 1 w czasie synchronizacji. Jeśli nie, łączenie kończy się niepowodzeniem. |
| | Blokada WYŁ1- We | 183 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Blokowanie międzypolowe polecenia WYŁĄCZ. |
| | Blokada WYŁ2- We | 183 | 1 | 3 | Bit | 0x20 (6) | - | Stan wejścia modułu: Blokowanie międzypolowe polecenia WYŁĄCZ. |
| | Blokada WYŁ3- We | 183 | 1 | 3 | Bit | 0x40 (7) | - | Stan wejścia modułu: Blokowanie międzypolowe polecenia WYŁĄCZ. |
| | Blokada ZAŁ1- We | 183 | 1 | 3 | Bit | 0x80 (8) | - | Stan wejścia modułu: Blokada międzypolowa polecenia ZAŁĄCZ. |
| | Blokada ZAŁ2- We | 183 | 1 | 3 | Bit | 0x100 (9) | - | Stan wejścia modułu: Blokada międzypolowa polecenia ZAŁĄCZ. |
| | Blokada ZAŁ3- We | 183 | 1 | 3 | Bit | 0x200 (10) | - | Stan wejścia modułu: Blokada międzypolowa polecenia ZAŁĄCZ. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Kmd WYŁ-We | 183 | 1 | 3 | Bit | 0x800 (12) | - | Stan wejścia modułu: Polecenie łączenia WYŁĄCZ, np. stan logiki lub stan wejścia cyfrowego |
| | Kmd ZAŁ-We | 183 | 1 | 3 | Bit | 0x1000 (13) | - | Stan wejścia modułu: Polecenie łączenia ZAŁĄCZ, np. stan logiki lub stan wejścia cyfrowego |
| | KmdWył (*) | 183 | 1 | 3 | Bit | 0x2000 (14) | - | Sygnal: Komenda wyłącz. |
| | Polec WYŁ | 183 | 1 | 3 | Bit | 0x4000 (15) | - | Sygnal: Polecenie WYŁĄCZENIA wydane do rozdzielnic. W zależności od ustawienia sygnał może zawierać polecenie WYŁĄCZENIA modułu zabezpieczeniowego. |
| | Polec WYŁ Ręczn | 183 | 1 | 3 | Bit | 0x8000 (16) | - | Sygnal: Ręczne polecenie WYŁĄCZENIA |
| Łącznik[3] | | 184 | 1 | 3 | Struct | | | |
| | Polec ZAŁ | 184 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Polecenie ZAŁĄCZENIA wydane do rozdzielnic. W zależności od ustawienia sygnał może zawierać polecenie ZAŁĄCZENIA od modułu zabezpieczeniowego. |
| | Polec ZAŁ Ręczn | 184 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Ręczne polecenie WŁĄCZENIA |
| | Żąd Synchr ZAŁ | 184 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Żądanie synchronicznego ZAŁĄCZENIA |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | Zuż Spowal Łącznik | 184 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Alarm, zmniejsza się szybkość działania łącznika. |
| | Zer Zwol Łącz Alarm | 184 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Resetowanie alarmu spowolnienia łącznika. |
| | NWP Zakłócony | 184 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Nadzór wykonywania poleceń: Niepowodzenie polecenia łączenia. Łącznik w położeniu zakłóconym. |
| | NWP Blk Międzypol | 184 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Nadzór wykonywania poleceń: Polecenie łączenia nie zostało wykonane z powodu blokady międzypolowej. |
| | NWP ZAŁ gdy Pol WYŁ | 184 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Nadzór wykonywania poleceń: Polecenie załącz w czasie oczekującego polecenia WYŁĄCZ. |
| | NWP kier. łączenia | 184 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Nadzór wykonywania poleceń —odpowiednie sterowanie kierunkiem łączenia: Ten sygnał uzyskuje wartość prawda, jeśli zostało wydane polecenie łączenia, mimo że łącznik znajduje się już w żądanej pozycji. Przykład: Łącznik, który jest już WYŁĄCZONY, jest łączony do położenia WYŁĄCZ (drugi raz). To samo dotyczy poleceń ZAMKNIĘCIA. |
| | NWP Gotow WYŁ | 184 | 1 | 3 | Bit | 0x1000 (13) | - | Sygnal: Nadzór wykonywania poleceń: Łącznik nie jest gotowy. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | NWP Tout Czas Sync | 184 | 1 | 3 | Bit | 0x2000 (14) | - | Sygnal: Nadzór wykonywania poleceń: Polecenie łączenia nie zostało wykonane. Brak sygnału synchronizacji podczas działania synchronizacji czasu t-sync. |
| | NWP Pomyślny | 184 | 1 | 3 | Bit | 0x4000 (15) | - | Sygnal: Nadzór wykonywania poleceń: Polecenie łączenia wykonane z powodzeniem. |
| | ZAŁ z Zabezp | 184 | 1 | 3 | Bit | 0x8000 (16) | - | Sygnal: Polecenie ZAŁĄCZ wydane przez moduł zabezpieczeniowy. |
| Łącznik[3] | | 185 | 1 | 3 | Struct | | | |
| | Położ Zaburz | 185 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Błąd pozycji wyłącznika - Niejasna pozycja wyłącznika. Sygnalizacja położenia wyłącznika informuje jednocześnie że wyłącznik jest w pozycji ZAŁ i WYŁ. Po upływie czasu nadzoru sygnał zostanie uznany za prawdziwy. |
| | Czas Ustalania | 185 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Czas ustalania |
| | Położ Nieokr | 185 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Wyłącznik w trakcie łączenia. |
| | Położ WYŁ | 185 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Wyłącznik jest w pozycji WYŁ. |
| | Położ ZAŁ | 185 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Wyłącznik jest w położeniu ZAŁ. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | Wył Gotowy | 185 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Wyłącznik jest gotowy do pracy. |
| | Położ nie ZAŁ | 185 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Położ nie ZAŁ |
| | Poj Zestyk Wskazn | 185 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Położenie wyłącznika jest wykrywane przez jeden pomocniczy styk. Z tego powodu nie można wykryć położenia nieokreślonego i zakłóconego. |
| | Wsk Położ Ręcznie | 185 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Falszowanie wskaźników położenia łączników. |
| | WYŁ i WYŁ od zabezp | 185 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Polecenie WYŁĄCZ obejmuje polecenie WYŁĄCZENIA wydane przez moduł zabezpieczeniowy. |
| | ZAŁ i ZAŁ z Zabezp | 185 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Polecenie ZAŁĄCZ, obejmuje polecenie ZAŁĄCZ wydane przez moduł zabezpieczeniowy. |
| | NWP Błąd PolecWył | 185 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Nadzór wykonywania poleceń: Polecenie wyłączenia nie zostało wykonane. |
| | Blokada międz WYŁ | 185 | 1 | 3 | Bit | 0x1000 (13) | - | Sygnal: Co najmniej jedno wejście blokady międzypolowej WYŁĄCZ jest aktywne. |
| | Blokada międz ZAŁ | 185 | 1 | 3 | Bit | 0x2000 (14) | - | Sygnal: Co najmniej jedno wejście blokady międzypolowej ZAŁĄCZ jest aktywne. |
| Łącznik[3] | | 197 | 1 | 3 | Struct | | | |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|--|
| | Suma Wyl | 197 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Maksymalna dopuszczalna suma (skumulowana) wyłączonych prądów została przekroczona przynajmniej na jednej fazie. |
| | Suma Wyl: IL1 | 197 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Maksymalna dopuszczalna suma (skumulowana) wyłączonych prądów została przekroczona: IL1 |
| | Suma Wyl: IL2 | 197 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Maksymalna dopuszczalna suma (skumulowana) wyłączonych prądów została przekroczona: IL2 |
| | Suma Wyl: IL3 | 197 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Maksymalna dopuszczalna suma (skumulowana) wyłączonych prądów została przekroczona: IL3 |
| | Alarm | 197 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Alarm serwisowy, za dużo operacji łączeniowych. |
| | Alarm Próg Zuż | 197 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Próg dla wyzwolenia alarmu. |
| | Zuż Blk | 197 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Poziom blokady krzywej zużycia wyłącznika |
| | Alarm Isum wyl/g | 197 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Alarm, została przekroczona suma (wartość graniczna) prądów wyłączeniowych na godzinę. |
| Łącznik[3] | | 258 | 1 | 3 | Struct | | | |
| | Wymont-We | 258 | 1 | 3 | Bit | 0x1 (1) | - | Stan wejścia modułu: Wyjmowalny wyłącznik został usunięty |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | NWP anulo. łącz. | 258 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Nadzór Wykonywania polecenia: Niepowodzenie polecenia przełączenia, anulowano łączenie |
| | Wymont | 258 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Wyjmowalny wyłącznik został usunięty |
| Łącznik[4] | | 186 | 1 | 3 | Struct | | | |
| | Położ WYŁ-We | 186 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Sygnalizacja położenia wyłącznika (styki pomocnicze wyłącznika (52b)). |
| | Położ ZAŁ-We | 186 | 1 | 3 | Bit | 0x2 (2) | - | Stan wejścia modułu: Sygnalizacja położenia wyłącznika (styki pomocnicze wyłącznika (52a)) |
| | Wył Gotowy-We | 186 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Wyłącznik gotowy. |
| | Sys Zsynchron-We | 186 | 1 | 3 | Bit | 0x8 (4) | - | Stan wejścia modułu: Ten sygnał musi uzyskać wartość logicznego 1 w czasie synchronizacji. Jeśli nie, łączenie kończy się niepowodzeniem. |
| | Blokada WYŁ1-We | 186 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Blokowanie międzypolowe polecenia WYŁĄCZ. |
| | Blokada WYŁ2-We | 186 | 1 | 3 | Bit | 0x20 (6) | - | Stan wejścia modułu: Blokowanie międzypolowe polecenia WYŁĄCZ. |
| | Blokada WYŁ3-We | 186 | 1 | 3 | Bit | 0x40 (7) | - | Stan wejścia modułu: Blokowanie międzypolowe polecenia WYŁĄCZ. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | Blokada ZAŁ1-We | 186 | 1 | 3 | Bit | 0x80 (8) | - | Stan wejścia modułu: Blokada międzypolowa polecenia ZAŁĄCZ. |
| | Blokada ZAŁ2-We | 186 | 1 | 3 | Bit | 0x100 (9) | - | Stan wejścia modułu: Blokada międzypolowa polecenia ZAŁĄCZ. |
| | Blokada ZAŁ3-We | 186 | 1 | 3 | Bit | 0x200 (10) | - | Stan wejścia modułu: Blokada międzypolowa polecenia ZAŁĄCZ. |
| | Kmd WYŁ-We | 186 | 1 | 3 | Bit | 0x800 (12) | - | Stan wejścia modułu: Polecenie łączenia WYŁĄCZ, np. stan logiki lub stan wejścia cyfrowego |
| | Kmd ZAŁ-We | 186 | 1 | 3 | Bit | 0x1000 (13) | - | Stan wejścia modułu: Polecenie łączenia ZAŁĄCZ, np. stan logiki lub stan wejścia cyfrowego |
| | KmdWył (*) | 186 | 1 | 3 | Bit | 0x2000 (14) | - | Sygnal: Komenda wyłącz. |
| | Polec WYŁ | 186 | 1 | 3 | Bit | 0x4000 (15) | - | Sygnal: Polecenie WYŁĄCZENIA wydane do rozdzielnic. W zależności od ustawienia sygnał może zawierać polecenie WYŁĄCZENIA modułu zabezpieczeniowego. |
| | Polec WYŁ Ręczn | 186 | 1 | 3 | Bit | 0x8000 (16) | - | Sygnal: Ręczne polecenie WYŁĄCZENIA |
| Łącznik[4] | | 187 | 1 | 3 | Struct | | | |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Polec ZAŁ | 187 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Polecenie ZAŁĄCZENIA wydane do rozdzielnic. W zależności od ustawienia sygnał może zawierać polecenie ZAŁĄCZENIA od modułu zabezpieczeniowego. |
| | Polec ZAŁ Ręczn | 187 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Ręczne polecenie WŁĄCZENIA |
| | Żąd Synchr ZAŁ | 187 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Żądanie synchronicznego ZAŁĄCZENIA |
| | Zuż Spowal Łącznik | 187 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Alarm, zmniejsza się szybkość działania łącznika. |
| | Zer Zwol Łącz Alarm | 187 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Resetowanie alarmu spowolnienia łącznika. |
| | NWP Zakłócony | 187 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Nadzór wykonywania poleceń: Niepowodzenie polecenia łączenia. Łącznik w położeniu zakłóconym. |
| | NWP Blk Międzypol | 187 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Nadzór wykonywania poleceń: Polecenie łączenia nie zostało wykonane z powodu blokady międzypolowej. |
| | NWP ZAŁ gdy Pol WYŁ | 187 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Nadzór wykonywania poleceń: Polecenie załącz w czasie oczekującego polecenia WYŁĄCZ. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | NWP kier. łączenia | 187 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Nadzór wykonywania poleceń —odpowiednie sterowanie kierunkiem łączenia: Ten sygnał uzyskuje wartość prawda, jeśli zostało wydane polecenie łączenia, mimo że łącznik znajduje się już w żądanej pozycji. Przykład: Łącznik, który jest już WYŁĄCZONY, jest łączony do położenia WYŁĄCZ (drugi raz). To samo dotyczy poleceń ZAMKNIĘCIA. |
| | NWP Gotow WYŁ | 187 | 1 | 3 | Bit | 0x1000 (13) | - | Sygnal: Nadzór wykonywania poleceń: Łącznik nie jest gotowy. |
| | NWP Tout Czas Sync | 187 | 1 | 3 | Bit | 0x2000 (14) | - | Sygnal: Nadzór wykonywania poleceń: Polecenie łączenia nie zostało wykonane. Brak sygnału synchronizacji podczas działania synchronizacji czasu t-sync. |
| | NWP Pomyślny | 187 | 1 | 3 | Bit | 0x4000 (15) | - | Sygnal: Nadzór wykonywania poleceń: Polecenie łączenia wykonane z powodzeniem. |
| | ZAL z Zabezp | 187 | 1 | 3 | Bit | 0x8000 (16) | - | Sygnal: Polecenie ZAŁĄCZ wydane przez moduł zabezpieczeniowy. |
| Łącznik[4] | | 188 | 1 | 3 | Struct | | | |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | Położ Zaburz | 188 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Błąd pozycji wyłącznika - Niejasna pozycja wyłącznika. Sygnalizacja położenia wyłącznika informuje jednocześnie że wyłącznik jest w pozycji ZAŁ i WYŁ. Po upływie czasu nadzoru sygnał zostanie uznany z prawdziwy. |
| | Czas Ustalania | 188 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Czas ustalania |
| | Położ Nieokr | 188 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Wyłącznik w trakcie łączenia. |
| | Położ WYŁ | 188 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Wyłącznik jest w pozycji WYŁ. |
| | Położ ZAŁ | 188 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Wyłącznik jest w położeniu ZAŁ. |
| | Wył Gotowy | 188 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Wyłącznik jest gotowy do pracy. |
| | Położ nie ZAŁ | 188 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Położ nie ZAŁ |
| | Poj Zestyk Wskazn | 188 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Położenie wyłącznika jest wykrywane przez jeden pomocniczy styk. Z tego powodu nie można wykryć położenia nieokreślonego i zakłóconego. |
| | Wsk Położ Ręcznie | 188 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Falszowanie wskaźników położenia łączników. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | WYŁ i WYŁ od zabezp | 188 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Polecenie WYŁĄCZ obejmuje polecenie WYŁĄCZENIA wydane przez moduł zabezpieczeniowy. |
| | ZAŁ i ZAŁ z Zabezp | 188 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Polecenie ZAŁĄCZ, obejmuje polecenie ZAŁĄCZ wydane przez moduł zabezpieczeniowy. |
| | NWP Błąd PolecWył | 188 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Nadzór wykonywania poleceń: Polecenie wyłączenia nie zostało wykonane. |
| | Blokada międz WYŁ | 188 | 1 | 3 | Bit | 0x1000 (13) | - | Sygnal: Co najmniej jedno wejście blokady międzypolowej WYŁĄCZ jest aktywne. |
| | Blokada międz ZAŁ | 188 | 1 | 3 | Bit | 0x2000 (14) | - | Sygnal: Co najmniej jedno wejście blokady międzypolowej ZAŁĄCZ jest aktywne. |
| Łącznik[4] | | 198 | 1 | 3 | Struct | | | |
| | Suma Wył | 198 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Maksymalna dopuszczalna suma (skumulowana) wyłączonych prądów została przekroczona przynajmniej na jednej fazie. |
| | Suma Wył: IL1 | 198 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Maksymalna dopuszczalna suma (skumulowana) wyłączonych prądów została przekroczona: IL1 |
| | Suma Wył: IL2 | 198 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Maksymalna dopuszczalna suma (skumulowana) wyłączonych prądów została przekroczona: IL2 |
| | Suma Wył: IL3 | 198 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Maksymalna dopuszczalna suma (skumulowana) wyłączonych prądów została przekroczona: IL3 |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|---|
| | Alarm | 198 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Alarm serwisowy, za dużo operacji łączeniowych. |
| | Alarm Próg Zuż | 198 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Próg dla wyzwolenia alarmu. |
| | Zuż Blk | 198 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Poziom blokady krzywej zużycia wyłącznika |
| | Alarm Isum wyl/g | 198 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Alarm, została przekroczona suma (wartość graniczna) prądów wyłączeniowych na godzinę. |
| Łącznik[4] | | 259 | 1 | 3 | Struct | | | |
| | Wymont-We | 259 | 1 | 3 | Bit | 0x1 (1) | - | Stan wejścia modułu: Wyjmowalny wyłącznik został usunięty |
| | NWP anulo. łącz. | 259 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Nadzór Wykonywania polecenia: Niepowodzenie polecenia przełączenia, anulowano łączenie |
| | Wymont | 259 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Wyjmowalny wyłącznik został usunięty |
| Łącznik[5] | | 189 | 1 | 3 | Struct | | | |
| | Położ WYŁ-We | 189 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Sygnalizacja położenia wyłącznika (styki pomocnicze wyłącznika (52b)). |
| | Położ ZAŁ-We | 189 | 1 | 3 | Bit | 0x2 (2) | - | Stan wejścia modułu: Sygnalizacja położenia wyłącznika (styki pomocnicze wyłącznika (52a)) |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | Wył Gotowy- We | 189 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Wyłącznik gotowy. |
| | Sys Zsynchr- We | 189 | 1 | 3 | Bit | 0x8 (4) | - | Stan wejścia modułu: Ten sygnał musi uzyskać wartość logicznego 1 w czasie synchronizacji. Jeśli nie, łączenie kończy się niepowodzeniem. |
| | Blokada WYŁ1- We | 189 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Blokowanie międzypolowe polecenia WYŁĄCZ. |
| | Blokada WYŁ2- We | 189 | 1 | 3 | Bit | 0x20 (6) | - | Stan wejścia modułu: Blokowanie międzypolowe polecenia WYŁĄCZ. |
| | Blokada WYŁ3- We | 189 | 1 | 3 | Bit | 0x40 (7) | - | Stan wejścia modułu: Blokowanie międzypolowe polecenia WYŁĄCZ. |
| | Blokada ZAŁ1- We | 189 | 1 | 3 | Bit | 0x80 (8) | - | Stan wejścia modułu: Blokada międzypolowa polecenia ZAŁĄCZ. |
| | Blokada ZAŁ2- We | 189 | 1 | 3 | Bit | 0x100 (9) | - | Stan wejścia modułu: Blokada międzypolowa polecenia ZAŁĄCZ. |
| | Blokada ZAŁ3- We | 189 | 1 | 3 | Bit | 0x200 (10) | - | Stan wejścia modułu: Blokada międzypolowa polecenia ZAŁĄCZ. |
| | Kmd WYŁ-We | 189 | 1 | 3 | Bit | 0x800 (12) | - | Stan wejścia modułu: Polecenie łączenia WYŁĄCZ, np. stan logiki lub stan wejścia cyfrowego |
| | Kmd ZAŁ-We | 189 | 1 | 3 | Bit | 0x1000 (13) | - | Stan wejścia modułu: Polecenie łączenia ZAŁĄCZ, np. stan logiki lub stan wejścia cyfrowego |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | KmdWyl (*) | 189 | 1 | 3 | Bit | 0x2000 (14) | - | Sygnal: Komenda wyłącz. |
| | Polec WYŁ | 189 | 1 | 3 | Bit | 0x4000 (15) | - | Sygnal: Polecenie WYŁĄCZENIA wydane do rozdzielnic. W zależności od ustawienia sygnał może zawierać polecenie WYŁĄCZENIA modułu zabezpieczeniowego. |
| | Polec WYŁ Ręczn | 189 | 1 | 3 | Bit | 0x8000 (16) | - | Sygnal: Ręczne polecenie WYŁĄCZENIA |
| Łącznik[5] | | 190 | 1 | 3 | Struct | | | |
| | Polec ZAŁ | 190 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Polecenie ZAŁĄCZENIA wydane do rozdzielnic. W zależności od ustawienia sygnał może zawierać polecenie ZAŁĄCZENIA od modułu zabezpieczeniowego. |
| | Polec ZAŁ Ręczn | 190 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Ręczne polecenie WŁĄCZENIA |
| | Żąd Synchr ZAŁ | 190 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Żądanie synchronicznego ZAŁĄCZENIA |
| | Zuż Spowal Łącznik | 190 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Alarm, zmniejsza się szybkość działania łącznika. |
| | Zer Zwol Łącz Alarm | 190 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Resetowanie alarmu spowolnienia łącznika. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | NWP Zakłócony | 190 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Nadzór wykonywania poleceń: Niepowodzenie polecenia łączenia. Łącznik w położeniu zakłóconym. |
| | NWP Błk Międzypol | 190 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Nadzór wykonywania poleceń: Polecenie łączenia nie zostało wykonane z powodu blokady międzypolowej. |
| | NWP ZAŁ gdy Pol WYŁ | 190 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Nadzór wykonywania poleceń: Polecenie załącz w czasie oczekującego polecenia WYŁĄCZ. |
| | NWP kier. łączenia | 190 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Nadzór wykonywania poleceń —odpowiednie sterowanie kierunkiem łączenia: Ten sygnał uzyskuje wartość prawda, jeśli zostało wydane polecenie łączenia, mimo że łącznik znajduje się już w żądanej pozycji. Przykład: Łącznik, który jest już WYŁĄCZONY, jest łączony do położenia WYŁĄCZ (drugi raz). To samo dotyczy poleceń ZAMKNIĘCIA. |
| | NWP Gotow WYŁ | 190 | 1 | 3 | Bit | 0x1000 (13) | - | Sygnal: Nadzór wykonywania poleceń: Łącznik nie jest gotowy. |
| | NWP Tout Czas Sync | 190 | 1 | 3 | Bit | 0x2000 (14) | - | Sygnal: Nadzór wykonywania poleceń: Polecenie łączenia nie zostało wykonane. Brak sygnału synchronizacji podczas działania synchronizacji czasu t-sync. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|--|
| | NWP Pomyślny | 190 | 1 | 3 | Bit | 0x4000 (15) | - | Sygnal: Nadzór wykonywania poleceń: Polecenie łączenia wykonane z powodzeniem. |
| | ZAŁ z Zabezp | 190 | 1 | 3 | Bit | 0x8000 (16) | - | Sygnal: Polecenie ZAŁĄCZ wydane przez moduł zabezpieczeniowy. |
| Łącznik[5] | | 191 | 1 | 3 | Struct | | | |
| | Położ Zaburz | 191 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Błąd pozycji wyłącznika - Niejasna pozycja wyłącznika. Sygnalizacja położenia wyłącznika informuje jednocześnie że wyłącznik jest w pozycji ZAŁ i WYŁ. Po upływie czasu nadzoru sygnał zostanie uznany za prawdziwy. |
| | Czas Ustalania | 191 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Czas ustalania |
| | Położ Nieokr | 191 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Wyłącznik w trakcie łączenia. |
| | Położ WYŁ | 191 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Wyłącznik jest w pozycji WYŁ. |
| | Położ ZAŁ | 191 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Wyłącznik jest w położeniu ZAŁ. |
| | Wył Gotowy | 191 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Wyłącznik jest gotowy do pracy. |
| | Położ nie ZAŁ | 191 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Położ nie ZAŁ |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|---|
| | Poj Zestyk Wskazn | 191 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Położenie wyłącznika jest wykrywane przez jeden pomocniczy styk. Z tego powodu nie można wykryć położenia nieokreślonego i zakłóconego. |
| | Wsk Położ Ręcznie | 191 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Falszowanie wskaźników położenia łączników. |
| | WYŁ i WYŁ od zabezp | 191 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Polecenie WYŁĄCZ obejmuje polecenie WYŁĄCZENIA wydane przez moduł zabezpieczeniowy. |
| | ZAŁ i ZAŁ z Zabezp | 191 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Polecenie ZAŁĄCZ, obejmuje polecenie ZAŁĄCZ wydane przez moduł zabezpieczeniowy. |
| | NWP Błąd PolecWył | 191 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Nadzór wykonywania poleceń: Polecenie wyłączenia nie zostało wykonane. |
| | Blokada międz WYŁ | 191 | 1 | 3 | Bit | 0x1000 (13) | - | Sygnal: Co najmniej jedno wejście blokady międzypolowej WYŁĄCZ jest aktywne. |
| | Blokada międz ZAŁ | 191 | 1 | 3 | Bit | 0x2000 (14) | - | Sygnal: Co najmniej jedno wejście blokady międzypolowej ZAŁĄCZ jest aktywne. |
| Łącznik[5] | | 199 | 1 | 3 | Struct | | | |
| | Suma Wył | 199 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Maksymalna dopuszczalna suma (skumulowana) wyłączonych prądów została przekroczona przynajmniej na jednej fazie. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | Suma Wyl: IL1 | 199 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Maksymalna dopuszczalna suma (skumulowana) wyłączonych prądów została przekroczona: IL1 |
| | Suma Wyl: IL2 | 199 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Maksymalna dopuszczalna suma (skumulowana) wyłączonych prądów została przekroczona: IL2 |
| | Suma Wyl: IL3 | 199 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Maksymalna dopuszczalna suma (skumulowana) wyłączonych prądów została przekroczona: IL3 |
| | Alarm | 199 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Alarm serwisowy, za dużo operacji łączeniowych. |
| | Alarm Próg Zuż | 199 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Próg dla wyzwolenia alarmu. |
| | Zuż Blk | 199 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Poziom blokady krzywej zużycia wyłącznika |
| | Alarm Isum wyl/g | 199 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Alarm, została przekroczona suma (wartość graniczna) prądów wyłączeniowych na godzinę. |
| Łącznik[5] | | 260 | 1 | 3 | Struct | | | |
| | Wymont-We | 260 | 1 | 3 | Bit | 0x1 (1) | - | Stan wejścia modułu: Wyjmowalny wyłącznik został usunięty |
| | NWP anul. łącz. | 260 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Nadzór Wykonywania polecenia: Niepowodzenie polecenia przełączenia, anulowano łączenie |
| | Wymont | 260 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Wyjmowalny wyłącznik został usunięty |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| Łącznik[6] | | 192 | 1 | 3 | Struct | | | |
| | Położ WYŁ-We | 192 | 1 | 3 | Bit | 0x1 (1) | - | Stan modułu wejściowego: Sygnalizacja położenia wyłącznika (styki pomocnicze wyłącznika (52b)). |
| | Położ ZAŁ-We | 192 | 1 | 3 | Bit | 0x2 (2) | - | Stan wejścia modułu: Sygnalizacja położenia wyłącznika (styki pomocnicze wyłącznika (52a)) |
| | Wył Gotowy- We | 192 | 1 | 3 | Bit | 0x4 (3) | - | Stan modułu wejściowego: Wyłącznik gotowy. |
| | Sys Zsynchr- We | 192 | 1 | 3 | Bit | 0x8 (4) | - | Stan wejścia modułu: Ten sygnał musi uzyskać wartość logicznego 1 w czasie synchronizacji. Jeśli nie, łączenie kończy się niepowodzeniem. |
| | Blokada WYŁ1- We | 192 | 1 | 3 | Bit | 0x10 (5) | - | Stan wejścia modułu: Blokowanie międzypolowe polecenia WYŁĄCZ. |
| | Blokada WYŁ2- We | 192 | 1 | 3 | Bit | 0x20 (6) | - | Stan wejścia modułu: Blokowanie międzypolowe polecenia WYŁĄCZ. |
| | Blokada WYŁ3- We | 192 | 1 | 3 | Bit | 0x40 (7) | - | Stan wejścia modułu: Blokowanie międzypolowe polecenia WYŁĄCZ. |
| | Blokada ZAŁ1- We | 192 | 1 | 3 | Bit | 0x80 (8) | - | Stan wejścia modułu: Blokada międzypolowa polecenia ZAŁĄCZ. |
| | Blokada ZAŁ2- We | 192 | 1 | 3 | Bit | 0x100 (9) | - | Stan wejścia modułu: Blokada międzypolowa polecenia ZAŁĄCZ. |
| | Blokada ZAŁ3- We | 192 | 1 | 3 | Bit | 0x200 (10) | - | Stan wejścia modułu: Blokada międzypolowa polecenia ZAŁĄCZ. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | Kmd WYŁ-We | 192 | 1 | 3 | Bit | 0x800 (12) | - | Stan wejścia modułu: Polecenie łączenia WYŁĄCZ, np. stan logiki lub stan wejścia cyfrowego |
| | Kmd ZAŁ-We | 192 | 1 | 3 | Bit | 0x1000 (13) | - | Stan wejścia modułu: Polecenie łączenia ZAŁĄCZ, np. stan logiki lub stan wejścia cyfrowego |
| | KmdWył (*) | 192 | 1 | 3 | Bit | 0x2000 (14) | - | Sygnal: Komenda wyłącz. |
| | Polec WYŁ | 192 | 1 | 3 | Bit | 0x4000 (15) | - | Sygnal: Polecenie WYŁĄCZENIA wydane do rozdzielnic. W zależności od ustawienia sygnał może zawierać polecenie WYŁĄCZENIA modułu zabezpieczeniowego. |
| | Polec WYŁ Ręczn | 192 | 1 | 3 | Bit | 0x8000 (16) | - | Sygnal: Ręczne polecenie WYŁĄCZENIA |
| Łącznik[6] | | 193 | 1 | 3 | Struct | | | |
| | Polec ZAŁ | 193 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Polecenie ZAŁĄCZENIA wydane do rozdzielnic. W zależności od ustawienia sygnał może zawierać polecenie ZAŁĄCZENIA od modułu zabezpieczeniowego. |
| | Polec ZAŁ Ręczn | 193 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Ręczne polecenie WŁĄCZENIA |
| | Żąd Synchr ZAŁ | 193 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Żądanie synchronicznego ZAŁĄCZENIA |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | Zuż Spowal Łącznik | 193 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Alarm, zmniejsza się szybkość działania łącznika. |
| | Zer Zwol Łącz Alarm | 193 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Resetowanie alarmu spowolnienia łącznika. |
| | NWP Zakłócony | 193 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Nadzór wykonywania poleceń: Niepowodzenie polecenia łączenia. Łącznik w położeniu zakłóconym. |
| | NWP Blk Międzypol | 193 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Nadzór wykonywania poleceń: Polecenie łączenia nie zostało wykonane z powodu blokady międzypolowej. |
| | NWP ZAŁ gdy Pol WYŁ | 193 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Nadzór wykonywania poleceń: Polecenie załącz w czasie oczekującego polecenia WYŁĄCZ. |
| | NWP kier. łączenia | 193 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Nadzór wykonywania poleceń —odpowiednie sterowanie kierunkiem łączenia: Ten sygnał uzyskuje wartość prawda, jeśli zostało wydane polecenie łączenia, mimo że łącznik znajduje się już w żądanej pozycji. Przykład: Łącznik, który jest już WYŁĄCZONY, jest łączony do położenia WYŁĄCZ (drugi raz). To samo dotyczy poleceń ZAMKNIĘCIA. |
| | NWP Gotow WYŁ | 193 | 1 | 3 | Bit | 0x1000 (13) | - | Sygnal: Nadzór wykonywania poleceń: Łącznik nie jest gotowy. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| | NWP Tout Czas Sync | 193 | 1 | 3 | Bit | 0x2000 (14) | - | Sygnal: Nadzór wykonywania poleceń: Polecenie łączenia nie zostało wykonane. Brak sygnału synchronizacji podczas działania synchronizacji czasu t-sync. |
| | NWP Pomyślny | 193 | 1 | 3 | Bit | 0x4000 (15) | - | Sygnal: Nadzór wykonywania poleceń: Polecenie łączenia wykonane z powodzeniem. |
| | ZAŁ z Zabezp | 193 | 1 | 3 | Bit | 0x8000 (16) | - | Sygnal: Polecenie ZAŁĄCZ wydane przez moduł zabezpieczeniowy. |
| Łącznik[6] | | 194 | 1 | 3 | Struct | | | |
| | Położ Zaburz | 194 | 1 | 3 | Bit | 0x1 (1) | - | Sygnal: Błąd pozycji wyłącznika - Niejasna pozycja wyłącznika. Sygnalizacja położenia wyłącznika informuje jednocześnie że wyłącznik jest w pozycji ZAŁ i WYŁ. Po upływie czasu nadzoru sygnał zostanie uznany za prawdziwy. |
| | Czas Ustalania | 194 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Czas ustalania |
| | Położ Nieokr | 194 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Wyłącznik w trakcie łączenia. |
| | Położ WYŁ | 194 | 1 | 3 | Bit | 0x8 (4) | - | Sygnal: Wyłącznik jest w pozycji WYŁ. |
| | Położ ZAŁ | 194 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Wyłącznik jest w położeniu ZAŁ. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | Wył Gotowy | 194 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Wyłącznik jest gotowy do pracy. |
| | Położ nie ZAŁ | 194 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Położ nie ZAŁ |
| | Poj Zestyk Wskazn | 194 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Położenie wyłącznika jest wykrywane przez jeden pomocniczy styk. Z tego powodu nie można wykryć położenia nieokreślonego i zakłóconego. |
| | Wsk Położ Ręcznie | 194 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Falszowanie wskaźników położenia łączników. |
| | WYŁ i WYŁ od zabezp | 194 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Polecenie WYŁĄCZ obejmuje polecenie WYŁĄCZENIA wydane przez moduł zabezpieczeniowy. |
| | ZAŁ i ZAŁ z Zabezp | 194 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Polecenie ZAŁĄCZ, obejmuje polecenie ZAŁĄCZ wydane przez moduł zabezpieczeniowy. |
| | NWP Błąd PolecWył | 194 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Nadzór wykonywania poleceń: Polecenie wyłączenia nie zostało wykonane. |
| | Blokada międz WYŁ | 194 | 1 | 3 | Bit | 0x1000 (13) | - | Sygnal: Co najmniej jedno wejście blokady międzypolowej WYŁĄCZ jest aktywne. |
| | Blokada międz ZAŁ | 194 | 1 | 3 | Bit | 0x2000 (14) | - | Sygnal: Co najmniej jedno wejście blokady międzypolowej ZAŁĄCZ jest aktywne. |
| Łącznik[6] | | 201 | 1 | 3 | Struct | | | |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|--|
| | Suma Wyl | 201 | 1 | 3 | Bit | 0x10 (5) | - | Sygnal: Maksymalna dopuszczalna suma (skumulowana) wyłączonych prądów została przekroczona przynajmniej na jednej fazie. |
| | Suma Wyl: IL1 | 201 | 1 | 3 | Bit | 0x20 (6) | - | Sygnal: Maksymalna dopuszczalna suma (skumulowana) wyłączonych prądów została przekroczona: IL1 |
| | Suma Wyl: IL2 | 201 | 1 | 3 | Bit | 0x40 (7) | - | Sygnal: Maksymalna dopuszczalna suma (skumulowana) wyłączonych prądów została przekroczona: IL2 |
| | Suma Wyl: IL3 | 201 | 1 | 3 | Bit | 0x80 (8) | - | Sygnal: Maksymalna dopuszczalna suma (skumulowana) wyłączonych prądów została przekroczona: IL3 |
| | Alarm | 201 | 1 | 3 | Bit | 0x100 (9) | - | Sygnal: Alarm serwisowy, za dużo operacji łączeniowych. |
| | Alarm Próg Zuż | 201 | 1 | 3 | Bit | 0x200 (10) | - | Sygnal: Próg dla wyzwolenia alarmu. |
| | Zuż Blk | 201 | 1 | 3 | Bit | 0x400 (11) | - | Sygnal: Poziom blokady krzywej zużycia wyłącznika |
| | Alarm Isum wyl/g | 201 | 1 | 3 | Bit | 0x800 (12) | - | Sygnal: Alarm, została przekroczona suma (wartość graniczna) prądów wyłączeniowych na godzinę. |
| Łącznik[6] | | 261 | 1 | 3 | Struct | | | |
| | Wymont-We | 261 | 1 | 3 | Bit | 0x1 (1) | - | Stan wejścia modułu: Wyjmowalny wyłącznik został usunięty |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|---------------|--|-----------------------|--|
| | NWP anulo. łącz. | 261 | 1 | 3 | Bit | 0x2 (2) | - | Sygnal: Nadzór Wykonywania polecenia: Niepowodzenie polecenia przełączenia, anulowano łączenie |
| | Wymont | 261 | 1 | 3 | Bit | 0x4 (3) | - | Sygnal: Wyjmowalny wyłącznik został usunięty |

Legenda * = sygnały te musi potwierdzić system SCADA.

Wartości mierzone

| <i>Module (- Kod ANSI/IEEE urządzenia)</i> | <i>Podgrupa Nazwy Funkcje</i> | <i>Początkowy adres rejestru</i> | <i>Liczba rejestrów Modbus</i> | <i>Kod funkcji</i> | <i>Format</i> | <i>Maska bitowa / (pozycja bitu)</i> | <i>Jedn ostka</i> | <i>Opis</i> |
|---|---------------------------------------|--------------------------------------|--|--------------------|-----------------|--|-----------------------|--|
| CT | IL1 | 20100 | 2 | 4 | Float IEE754 | | A | Wartość mierzona: prąd fazowy (1-sza, pierwsza harmoniczna) |
| CT | IL2 | 20102 | 2 | 4 | Float IEE754 | | A | Wartość mierzona: prąd fazowy (1-sza, pierwsza harmoniczna) |
| CT | IL3 | 20104 | 2 | 4 | Float IEE754 | | A | Wartość mierzona: prąd fazowy (1-sza, pierwsza harmoniczna) |
| CT | 3I0 mierz | 20106 | 2 | 4 | Float IEE754 | | A | Wartość mierzona: 3I0. (1-sza, pierwsza harmoniczna) |
| CT | I0 | 20114 | 2 | 4 | Float IEE754 | | A | Wartość mierzona (obliczona): prądu składowej zerowej (1-sza, pierwsza harmoniczna) |
| CT | I1 | 20116 | 2 | 4 | Float IEE754 | | A | Wartość mierzona (obliczona): prądu składowej zgodnej (1-sza, pierwsza harmoniczna) |
| CT | I2 | 20118 | 2 | 4 | Float IEE754 | | A | Wartość mierzona (obliczona): prądu składowej przeciwnej (1-sza, pierwsza harmoniczna) |
| CT | IL1 H2 | 20120 | 2 | 4 | Float IEE754 | | % | Wartość mierzona: 2 harmoniczna / 1 harmoniczna IL1 |
| CT | IL2 H2 | 20122 | 2 | 4 | Float IEE754 | | % | Wartość mierzona: 2 harmoniczna / 1 harmoniczna IL2 |
| CT | IL3 H2 | 20124 | 2 | 4 | Float IEE754 | | % | Wartość mierzona: 2 harmoniczna / 1 harmoniczna IL3 |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|-----------------|--|-----------------------|---|
| CT | 3I0 H2 mierz | 20126 | 2 | 4 | Float IEE754 | | % | Wartość zmierzona: 2. harmoniczna/1. harmoniczna 3I0 (zmierzona) |
| CT | 3I0 obl | 20160 | 2 | 4 | Float IEE754 | | A | Wartość mierzona (obliczona): 3I0. (1- sza, pierwsza harmoniczna) |
| CT | kąt fazowy 3I0 obl | 20200 | 2 | 4 | Float IEE754 | | ° | Wartość obliczona kąta fazora wektora prądu 3I0. |
| CT | kąt fazowy 3I0 mierz | 20202 | 2 | 4 | Float IEE754 | | ° | Wartość mierzona kąta fazora wektora prądu 3I0. |
| CT | kąt fazowy IL1 | 20204 | 2 | 4 | Float IEE754 | | ° | Wartość mierzona (obliczona): kąta fazora wektora prądu IL1. |
| CT | kąt fazowy IL2 | 20206 | 2 | 4 | Float IEE754 | | ° | Wartość mierzona (obliczona): kąta fazora wektora prądu IL2. |
| CT | kąt fazowy IL3 | 20208 | 2 | 4 | Float IEE754 | | ° | Wartość mierzona (obliczona): kąta fazora wektora prądu IL3. |
| CT | IL1 THD | 20210 | 2 | 4 | Float IEE754 | | A | Wartość mierzona (obliczona): IL1 całkowita wartość zniekształceń harmonicznych prądu |
| CT | IL2 THD | 20212 | 2 | 4 | Float IEE754 | | A | Wartość mierzona (obliczona): IL2 całkowita wartość zniekształceń harmonicznych prądu |
| CT | IL3 THD | 20214 | 2 | 4 | Float IEE754 | | A | Wartość mierzona (obliczona): IL3 całkowita wartość zniekształceń harmonicznych prądu |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|-----------------|--|-----------------------|---|
| CT | %IL1 THD | 20216 | 2 | 4 | Float IEE754 | | % | Wartość mierzona (obliczona): IL1 całkowita wartość zniekształceń harmoniczných |
| CT | %IL2 THD | 20218 | 2 | 4 | Float IEE754 | | % | Wartość mierzona (obliczona): IL2 całkowita wartość zniekształceń harmoniczných |
| CT | %IL3 THD | 20220 | 2 | 4 | Float IEE754 | | % | Wartość mierzona (obliczona): IL3 całkowita wartość zniekształceń harmoniczných |
| CT | IL1 RMS | 20316 | 2 | 4 | Float IEE754 | | A | Wartość mierzona: prąd fazowy (RMS) |
| CT | IL2 RMS | 20318 | 2 | 4 | Float IEE754 | | A | Wartość mierzona: prąd fazowy (RMS) |
| CT | IL3 RMS | 20320 | 2 | 4 | Float IEE754 | | A | Wartość mierzona: prąd fazowy (RMS) |
| CT | 3I0 mierz RMS | 20322 | 2 | 4 | Float IEE754 | | A | Wartość mierzona: 3I0. (RMS) |
| CT | 3I0 obl RMS | 20324 | 2 | 4 | Float IEE754 | | A | Wartość mierzona (obliczona): 3I0. (RMS) |
| CT | %(I2/I1) | 20376 | 2 | 4 | Float IEE754 | | % | Wartość mierzona (obliczona): I2/I1 jeśli ABC, I1/I2 jeśli CBA |
| CT | kąt fazowy I0 | 20378 | 2 | 4 | Float IEE754 | | ° | Wartość mierzona (obliczona): Kąt składowej zerowej. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|-----------------|--|-----------------------|--|
| CT | kąf fazowy I1 | 20380 | 2 | 4 | Float IEE754 | | ° | Wartość mierzona (obliczona): Kąf składowej zgodnej. |
| CT | kąf fazowy I2 | 20382 | 2 | 4 | Float IEE754 | | ° | Wartość mierzona (obliczona): Kąf składowej przeciwnej. |
| CT | 3I0 H2 obl | 20500 | 2 | 4 | Float IEE754 | | % | Wartość zmierzona (obliczona): 2. harmoniczna/1. harmoniczna 3I0 (obliczona) |
| CT | I1 max | 21074 | 2 | 4 | Float IEE754 | | A | Maksymalna wartość prądu składowej zgodnej (1-sza, pierwsza harmoniczna) |
| CT | I1 min | 21076 | 2 | 4 | Float IEE754 | | A | Minimalna wartość prądu składowej zgodnej (1-sza, pierwsza harmoniczna) |
| CT | I2 max | 21080 | 2 | 4 | Float IEE754 | | A | Maksymalna wartość prądu składowej przeciwnej (1-sza, pierwsza harmoniczna) |
| CT | I2 min | 21082 | 2 | 4 | Float IEE754 | | A | Minimalna wartość prądu składowej przeciwnej (1-sza, pierwsza harmoniczna) |
| CT | IL1 śr RMS | 21130 | 2 | 4 | Float IEE754 | | A | IL1 Wartość średnia (RMS) |
| CT | IL2 śr RMS | 21132 | 2 | 4 | Float IEE754 | | A | IL2 Wartość średnia (RMS) |
| CT | IL3 śr RMS | 21134 | 2 | 4 | Float IEE754 | | A | IL3 Wartość średnia (RMS) |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|-----------------|--|-----------------------|--|
| CT | IL1 max RMS | 21136 | 2 | 4 | Float IEE754 | | A | IL1 Wartość maksymalna (RMS) |
| CT | IL2 max RMS | 21138 | 2 | 4 | Float IEE754 | | A | IL2 Wartość maksymalna (RMS) |
| CT | IL3 śr RMS | 21140 | 2 | 4 | Float IEE754 | | A | IL3 Wartość maksymalna (RMS) |
| CT | IL1 min RMS | 21142 | 2 | 4 | Float IEE754 | | A | IL1 Wartość minimalna (RMS) |
| CT | IL2 min RMS | 21144 | 2 | 4 | Float IEE754 | | A | IL2 Wartość minimalna (RMS) |
| CT | IL3 min RMS | 21146 | 2 | 4 | Float IEE754 | | A | IL3 Wartość minimalna (RMS) |
| CT | 3I0 H2 mierz max | 21222 | 2 | 4 | Float IEE754 | | % | Wartość zmierzona: Maksymalny stosunek 2. harmonicznej do składowej podstawowej 3I0 (zmierzonej) |
| CT | 3I0 H2 mierz min | 21224 | 2 | 4 | Float IEE754 | | % | Wartość zmierzona: Minimalny stosunek 2. harmonicznej do 1. harmonicznej 3I0 (zmierzonej) |
| CT | IL1 H2 max | 21228 | 2 | 4 | Float IEE754 | | % | max stosunek 2harmonicznej do pierwszej dla IL1 |
| CT | IL1 H2 min | 21230 | 2 | 4 | Float IEE754 | | % | min stosunek 2harmonicznej do pierwszej dla IL1 |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|-----------------|--|-----------------------|---|
| CT | IL2 H2 max | 21234 | 2 | 4 | Float IEE754 | | % | max stosunek 2harmonicznej do pierwszej dla IL2 |
| CT | IL2 H2 min | 21236 | 2 | 4 | Float IEE754 | | % | min stosunek 2harmonicznej do pierwszej dla IL2 |
| CT | IL3 H2 max | 21240 | 2 | 4 | Float IEE754 | | % | max stosunek 2harmonicznej do pierwszej dla IL3 |
| CT | IL3 H2 min | 21242 | 2 | 4 | Float IEE754 | | % | min stosunek 2harmonicznej do pierwszej dla IL3 |
| CT | 3I0 obl max RMS | 21456 | 2 | 4 | Float IEE754 | | A | Wartość max mierzona (obliczona) prądu 3I0 (RMS) |
| CT | 3I0 obl min RMS | 21458 | 2 | 4 | Float IEE754 | | A | Wartość min. mierzona (obliczona) prądu 3I0 (RMS) |
| CT | 3I0 mierz max RMS | 21462 | 2 | 4 | Float IEE754 | | A | Wartość max mierzona prądu 3I0 (RMS) |
| CT | 3I0 mierz min RMS | 21464 | 2 | 4 | Float IEE754 | | A | Wartość min. mierzona prądu 3I0 (RMS) |
| CT | %(I2/I1) max | 21468 | 2 | 4 | Float IEE754 | | % | Wartość mierzona (obliczona): I2/I1 wartość maksymalna jeśli ABC, I1/I2 jeśli CBA |
| CT | %(I2/I1) min | 21470 | 2 | 4 | Float IEE754 | | % | Wartość mierzona (obliczona): I2/I1 wartość maksymalna jeśli ABC, I1/I2 jeśli CBA |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|-----------------|--|-----------------------|---|
| CT | 3I0 H2 obl max | 21774 | 2 | 4 | Float IEE754 | | % | Wartość zmierzona (obliczona): Maksymalny stosunek 2. . harmonicznej do 1. harmonicznej 3I0 (obliczonej) |
| CT | 3I0 H2 obl min | 21776 | 2 | 4 | Float IEE754 | | % | 3I0 H2 obl min |
| CT | Zapotrz IL1 Szcz | 21784 | 2 | 4 | Float IEE754 | | A | Wartość szczytowa zapotrzebowania IL1, wartość skuteczna. |
| CT | Zapotrz IL2 Szcz | 21786 | 2 | 4 | Float IEE754 | | A | Wartość szczytowa zapotrzebowania IL2, wartość skuteczna. |
| CT | Zapotrz IL3 Szcz | 21788 | 2 | 4 | Float IEE754 | | A | Wartość szczytowa zapotrzebowania IL3, wartość skuteczna. |
| Czas i Data | | 20000 | 6 | 4 | Struct | | | |
| | r | 20000 | 6 | 4 | Short | Word 0 (1) | - | rok |
| | m | 20000 | 6 | 4 | Short | Word 1 (17) | - | Miesiąc |
| | d | 20000 | 6 | 4 | Short | Word 2 (33) | - | dni |
| | godz. | 20000 | 6 | 4 | Short | Word 3 (49) | - | godziny |
| | min | 20000 | 6 | 4 | Short | Word 4 (65) | - | minuta |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|-----------------|--|-----------------------|---|
| | ms | 20000 | 6 | 4 | Short | Word 5 (81) | - | milisekundy |
| IRIG-B | Zbocza | 20298 | 2 | 4 | Float IEE754 | | - | Zbocza: Całkowita liczba zboczy narastających i opadających. Ten sygnał wskazuje, czy na wejściu IRIG-B jest dostępny sygnał. |
| IRIG-B | LiczbaUszkRamek | 20300 | 2 | 4 | Float IEE754 | | - | Całkowita liczba błędnych bloków transmisji danych. Fizycznie uszkodzony blok transmisji danych |
| IRIG-B | LiczbaPoprRamek | 20302 | 2 | 4 | Float IEE754 | | - | Liczba poprawnych ramek danych |
| LVRT[1] - 27 | L Całk Zap Nap | 24092 | 2 | 4 | Float IEE754 | | - | Licznik całkowitej liczby zapadów napięcia. |
| LVRT[1] - 27 | L zap nap w t-LVRT | 24094 | 2 | 4 | Float IEE754 | | - | Liczba zapadów napięcia w czasie t-LVRT |
| LVRT[1] - 27 | L Całk Zap Nap do Wył | 24096 | 2 | 4 | Float IEE754 | | - | Licznik całkowitej liczby zapadów napięcia, które spowodowały wyłączenie. |
| LVRT[2] - 27 | L Całk Zap Nap | 24138 | 2 | 4 | Float IEE754 | | - | Licznik całkowitej liczby zapadów napięcia. |
| LVRT[2] - 27 | L zap nap w t-LVRT | 24140 | 2 | 4 | Float IEE754 | | - | Liczba zapadów napięcia w czasie t-LVRT |
| LVRT[2] - 27 | L Całk Zap Nap do Wył | 24142 | 2 | 4 | Float IEE754 | | - | Licznik całkowitej liczby zapadów napięcia, które spowodowały wyłączenie. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|-----------------|--|-----------------------|---|
| Licz. PQS | cos phi | 20152 | 2 | 4 | Float IEE754 | | - | Wartość mierzona (obliczona): Współczynnik mocy: Konwencja znaków: sign(PF) = sign(P) |
| Licz. PQS | P | 20154 | 2 | 4 | Float IEE754 | | W | Wartość mierzona (obliczona): Moc czynna (P- = moc czynna oddawana, P+ = moc czynna pobierana) (1-sza, pierwsza harmoniczna) |
| Licz. PQS | Q | 20156 | 2 | 4 | Float IEE754 | | VAr | Wartość mierzona (obliczona): Moc bierna (Q- = moc bierna oddawana, Q+ = moc bierna pobierana) (1-sza, pierwsza harmoniczna) |
| Licz. PQS | S | 20158 | 2 | 4 | Float IEE754 | | VA | Wartość mierzona (obliczona): Moc pozorna. (1-sza, pierwsza harmoniczna) |
| Licz. PQS | Wp+ | 20174 | 2 | 4 | Float IEE754 | | kWh | Dodatnia moc czynna to pobrana energia czynna. |
| Licz. PQS | Wp- | 20176 | 2 | 4 | Float IEE754 | | kWh | Ujemna moc czynna (energia oddana) |
| Licz. PQS | Wq+ | 20178 | 2 | 4 | Float IEE754 | | kVArh | Dodatnia moc bierna to pobrana energia bierna. |
| Licz. PQS | Wq- | 20180 | 2 | 4 | Float IEE754 | | kVArh | Ujemna moc bierna (energia oddana) |
| Licz. PQS | P RMS | 20452 | 2 | 4 | Float IEE754 | | W | Wartość mierzona (obliczona): Moc czynna (P- = moc czynna oddawana, P+ = moc czynna pobierana) (RMS) |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|-----------------|--|-----------------------|---|
| Licz. PQS | S RMS | 20454 | 2 | 4 | Float IEE754 | | VA | Wartość mierzona (obliczona): Moc pozorna. (RMS) |
| Licz. PQS | cos phi RMS | 20456 | 2 | 4 | Float IEE754 | | - | Wartość mierzona (obliczona): współczynnik mocy: Konwencja znaków: sign(PF) = sign(P) |
| Licz. PQS | Wp Net | 20460 | 2 | 4 | Float IEE754 | | kWh | Wartość bezwzględna energii czynnej, watogodziny. |
| Licz. PQS | Wq Net | 20462 | 2 | 4 | Float IEE754 | | kVAh | Wartość bezwzględna energii biernej, warogodziny. |
| Licz. PQS | Ws Net | 20464 | 2 | 4 | Float IEE754 | | kVAh | Wartość bezwzględna energii pozornej, woltoamperogodziny. |
| Licz. PQS | P 1 | 20496 | 2 | 4 | Float IEE754 | | W | Wartość zmierzona (obliczona): Moc czynna w układzie zgodnej kolejności (P- = moc czynna oddawana, P+ = moc czynna pobierana) |
| Licz. PQS | Q 1 | 20498 | 2 | 4 | Float IEE754 | | VAh | Wartość zmierzona (obliczona): Moc bierna w układzie zgodnej kolejności (Q- = moc bierna oddawana, Q+ = moc bierna pobierana) |
| Licz. PQS | cos phi max | 21092 | 2 | 4 | Float IEE754 | | - | Wartość maksymalna współczynnika mocy.: Konwencja znaków: sign(PF) = sign(P) |
| Licz. PQS | cos phi min | 21094 | 2 | 4 | Float IEE754 | | - | Wartość minimalna współczynnika mocy.: Konwencja znaków: sign(PF) = sign(P) |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|-----------------|--|-----------------------|--|
| Licz. PQS | P śr | 21556 | 2 | 4 | Float IEE754 | | W | Wartość średnia mocy czynnej |
| Licz. PQS | P max | 21558 | 2 | 4 | Float IEE754 | | W | Wartość maksymalna mocy czynnej. |
| Licz. PQS | P min | 21560 | 2 | 4 | Float IEE754 | | W | Wartość minimalna mocy czynnej. |
| Licz. PQS | S śr | 21562 | 2 | 4 | Float IEE754 | | VA | Wartość średnia mocy pozornej |
| Licz. PQS | S max | 21564 | 2 | 4 | Float IEE754 | | VA | Wartość maksymalna mocy pozornej. |
| Licz. PQS | S min | 21566 | 2 | 4 | Float IEE754 | | VA | Wartość minimalna mocy pozornej. |
| Licz. PQS | cos phi max RMS | 21570 | 2 | 4 | Float IEE754 | | - | Max wartość współczynnika mocy: Konwencja znaków: sign(PF) = sign(P) |
| Licz. PQS | cos phi min RMS | 21572 | 2 | 4 | Float IEE754 | | - | Min wartość współczynnika mocy: Konwencja znaków: sign(PF) = sign(P) |
| Licz. PQS | Q śr | 21574 | 2 | 4 | Float IEE754 | | VAr | Wartość średnia mocy biernej |
| Licz. PQS | Q max | 21576 | 2 | 4 | Float IEE754 | | VAr | Wartość maksymalna mocy biernej. |
| Licz. PQS | Q min | 21578 | 2 | 4 | Float IEE754 | | VAr | Wartość minimalna mocy biernej. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|-----------------|--|-----------------------|---|
| Licz. PQS | Zapotrz W Szcz | 21790 | 2 | 4 | Float IEE754 | | W | Wartość szczytowa w watach, wartość skuteczna |
| Licz. PQS | Zapotrz VAr Szcz | 21792 | 2 | 4 | Float IEE754 | | VAr | Wartość szczytowa w warach, wartość skuteczna |
| Licz. PQS | Zapotrz VA Szcz | 21794 | 2 | 4 | Float IEE754 | | VA | Wartość szczytowa w VA, wartość skuteczna |
| Modbus | Przyp War Mierz 1 | 23000 | 2 | 4 | Float IEE754 | | - | Przypisane wartości mierzone Można je wykorzystywać w urządzeniu master Modbus. |
| Modbus | Przyp War Mierz 2 | 23002 | 2 | 4 | Float IEE754 | | - | Przypisane wartości mierzone Można je wykorzystywać w urządzeniu master Modbus. |
| Modbus | Przyp War Mierz 3 | 23004 | 2 | 4 | Float IEE754 | | - | Przypisane wartości mierzone Można je wykorzystywać w urządzeniu master Modbus. |
| Modbus | Przyp War Mierz 4 | 23006 | 2 | 4 | Float IEE754 | | - | Przypisane wartości mierzone Można je wykorzystywać w urządzeniu master Modbus. |
| Modbus | Przyp War Mierz 5 | 23008 | 2 | 4 | Float IEE754 | | - | Przypisane wartości mierzone Można je wykorzystywać w urządzeniu master Modbus. |
| Modbus | Przyp War Mierz 6 | 23010 | 2 | 4 | Float IEE754 | | - | Przypisane wartości mierzone Można je wykorzystywać w urządzeniu master Modbus. |
| Modbus | Przyp War Mierz 7 | 23012 | 2 | 4 | Float IEE754 | | - | Przypisane wartości mierzone Można je wykorzystywać w urządzeniu master Modbus. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|-----------------|--|-----------------------|---|
| Modbus | Przyp War Mierz 8 | 23014 | 2 | 4 | Float IEE754 | | - | Przypisane wartości mierzone Można je wykorzystywać w urządzeniu master Modbus. |
| Modbus | Przyp War Mierz 9 | 23016 | 2 | 4 | Float IEE754 | | - | Przypisane wartości mierzone Można je wykorzystywać w urządzeniu master Modbus. |
| Modbus | Przyp War Mierz 10 | 23018 | 2 | 4 | Float IEE754 | | - | Przypisane wartości mierzone Można je wykorzystywać w urządzeniu master Modbus. |
| Modbus | Przyp War Mierz 11 | 23020 | 2 | 4 | Float IEE754 | | - | Przypisane wartości mierzone Można je wykorzystywać w urządzeniu master Modbus. |
| Modbus | Przyp War Mierz 12 | 23022 | 2 | 4 | Float IEE754 | | - | Przypisane wartości mierzone Można je wykorzystywać w urządzeniu master Modbus. |
| Modbus | Przyp War Mierz 13 | 23024 | 2 | 4 | Float IEE754 | | - | Przypisane wartości mierzone Można je wykorzystywać w urządzeniu master Modbus. |
| Modbus | Przyp War Mierz 14 | 23026 | 2 | 4 | Float IEE754 | | - | Przypisane wartości mierzone Można je wykorzystywać w urządzeniu master Modbus. |
| Modbus | Przyp War Mierz 15 | 23028 | 2 | 4 | Float IEE754 | | - | Przypisane wartości mierzone Można je wykorzystywać w urządzeniu master Modbus. |
| Modbus | Przyp War Mierz 16 | 23030 | 2 | 4 | Float IEE754 | | - | Przypisane wartości mierzone Można je wykorzystywać w urządzeniu master Modbus. |
| SPZ - 79 | Całk Liczba Prób SPZ | 20164 | 2 | 4 | Float IEE754 | | - | Całkowita liczba wszystkich prób automatyki SPZ. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---|--|--|--------------------|-----------------|--|-----------------------------|--|
| SPZ - 79 | Liczba Nieud Prób SPZ | 20166 | 2 | 4 | Float IEE754 | | - | Liczba nieudanych prób ponownego zamknięcia wyłącznika przez automatykę SPZ. |
| SPZ - 79 | Liczba Udanych Prób SPZ | 20168 | 2 | 4 | Float IEE754 | | - | Liczba udanych prób ponownego zamknięcia wyłącznika przez automatykę SPZ. |
| SPZ - 79 | Alarm serwisowy 1 - licznik | 20170 | 2 | 4 | Float IEE754 | | - | Pozostała liczba cykli SPZ do generacji sygnału alarmu nr 1. |
| SPZ - 79 | Alarm serwisowy 2 - licznik | 20172 | 2 | 4 | Float IEE754 | | - | Pozostała liczba cykli SPZ do generacji sygnału alarmu nr 2. |
| SPZ - 79 | Liczba Prób SPZ | 20188 | 2 | 4 | Float IEE754 | | - | Liczba Prób SPZ. |
| SPZ - 79 | Max liczba SPZ / h | 20374 | 2 | 4 | Float IEE754 | | - | Licznik maksymalnej dopuszczalnej liczby cykli SPZ na godzinę. |
| Sync - 25 | f szy | 20520 | 2 | 4 | Float IEE754 | | Hz | Częstotliwość szyny zbiorczej |
| Sync - 25 | V szy | 20522 | 2 | 4 | Float IEE754 | | V | Napięcie szyny zbiorczej |
| Sync - 25 | Kąt Szyna | 20524 | 2 | 4 | Float IEE754 | | ° | Kąt szyny zbiorczej (odniesienie) |
| Sync - 25 | Różn. kąta | 20526 | 2 | 4 | Float IEE754 | | ° | Różnica kąta między napięciami szyny zbiorczej i linii. |
| Sync - 25 | Różn. napięc | 20528 | 2 | 4 | Float IEE754 | | V | Różnica napięcia między szyną zbiorczą a linią. |
| Sync - 25 | f linii | 20530 | 2 | 4 | Float IEE754 | | Hz | Częstotliwość linii |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|-----------------|--|-----------------------|--|
| Sync - 25 | V lini | 20532 | 2 | 4 | Float IEE754 | | V | Napięcie międzyfazowe. |
| Sync - 25 | Kąt Linia | 20534 | 2 | 4 | Float IEE754 | | ° | Kąt linii |
| Sync - 25 | Częst. pośl. | 20536 | 2 | 4 | Float IEE754 | | Hz | Częstotliwość poślizgowa |
| Term - 49 | Wykorzystana pojemność cieplna | 20110 | 2 | 4 | Float IEE754 | | % | Wartość mierzona: Wykorzystana pojemność cieplna |
| Term - 49 | t-Theta | 20112 | 2 | 4 | Float IEE754 | | s | Wartość mierzona (obliczona/mierzona): Czas pozostały do wyłączenia od cieplnego modułu przeciążeniowego. |
| Term - 49 | Maks. poj. cieplna | 21086 | 2 | 4 | Float IEE754 | | % | Maks. wartość pojemności cieplnej |
| VT | f | 20128 | 2 | 4 | Float IEE754 | | Hz | Wartość mierzona: Częstotliwość. |
| VT | UL12 | 20130 | 2 | 4 | Float IEE754 | | V | Wartość mierzona: napięcie międzyfazowe (1-sza, pierwsza harmoniczna) |
| VT | UL23 | 20132 | 2 | 4 | Float IEE754 | | V | Wartość mierzona: napięcie międzyfazowe (1-sza, pierwsza harmoniczna) |
| VT | UL31 | 20134 | 2 | 4 | Float IEE754 | | V | Wartość mierzona: napięcie międzyfazowe (1-sza, pierwsza harmoniczna) |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|-----------------|--|-----------------------|--|
| VT | UL1 | 20136 | 2 | 4 | Float IEE754 | | V | Wartość mierzona: napięcie fazowe. (1-sza, pierwsza harmoniczna) |
| VT | UL2 | 20138 | 2 | 4 | Float IEE754 | | V | Wartość mierzona: napięcie fazowe. (1-sza, pierwsza harmoniczna) |
| VT | UL3 | 20140 | 2 | 4 | Float IEE754 | | V | Wartość mierzona: napięcie fazowe. (1-sza, pierwsza harmoniczna) |
| VT | 3U0 mierz. | 20142 | 2 | 4 | Float IEE754 | | V | Wartość mierzona (mierzona): 3U0 (1-sza, pierwsza harmoniczna) |
| VT | U0 | 20146 | 2 | 4 | Float IEE754 | | V | Wartość mierzona (obliczona): napięcie składowej zerowej(1-sza, pierwsza harmoniczna) |
| VT | U1 | 20148 | 2 | 4 | Float IEE754 | | V | Wartość mierzona (obliczona): napięcie składowej zgodnej(1-sza, pierwsza harmoniczna) |
| VT | U2 | 20150 | 2 | 4 | Float IEE754 | | V | Wartość mierzona (obliczona): napięcie składowej przeciwnej(1-sza, pierwsza harmoniczna) |
| VT | 3U0 obl. | 20162 | 2 | 4 | Float IEE754 | | V | Wartość mierzona (obliczona): 3U0 (1-sza, pierwsza harmoniczna) |
| VT | kąt fazowy 3U0 obl | 20386 | 2 | 4 | Float IEE754 | | ° | Wartość obliczona Kąt fazora 3U0 obl. |
| VT | kąt fazowy 3U0 mierz | 20388 | 2 | 4 | Float IEE754 | | ° | Wartość mierzona: Kąt fazora 3U0 mierz. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|-----------------|--|-----------------------|---|
| VT | kąt fazowy UL12 | 20390 | 2 | 4 | Float IEE754 | | ° | Wartość mierzona (obliczona): Kąt fazora UL12. |
| VT | kąt fazowy UL1 | 20392 | 2 | 4 | Float IEE754 | | ° | Wartość mierzona (obliczona): Kąt fazora UL1. |
| VT | kąt fazowy UL23 | 20394 | 2 | 4 | Float IEE754 | | ° | Wartość mierzona (obliczona): Kąt fazora UL23 |
| VT | kąt fazowy UL2 | 20396 | 2 | 4 | Float IEE754 | | ° | Wartość mierzona (obliczona): Kąt fazora UL2. |
| VT | kąt fazowy UL31 | 20398 | 2 | 4 | Float IEE754 | | ° | Wartość mierzona (obliczona): Kąt fazora UL31. |
| VT | kąt fazowy UL3 | 20400 | 2 | 4 | Float IEE754 | | ° | Wartość mierzona (obliczona): Kąt fazora UL3. |
| VT | kąt fazowy U0 | 20402 | 2 | 4 | Float IEE754 | | ° | Wartość mierzona (obliczona): Kąt składowej zerowej. |
| VT | kąt fazowy U1 | 20404 | 2 | 4 | Float IEE754 | | ° | Wartość mierzona (obliczona): Kąt składowej zgodnej. |
| VT | kąt fazowy U2 | 20406 | 2 | 4 | Float IEE754 | | ° | Wartość mierzona (obliczona): Kąt składowej przeciwnej. |
| VT | UL1 THD | 20408 | 2 | 4 | Float IEE754 | | V | Wartość mierzona (obliczona): UL1 całkowita wartość zniekształceń harmonicznnych |
| VT | UL12 THD | 20410 | 2 | 4 | Float IEE754 | | V | Wartość mierzona (obliczona): UL12 całkowita wartość zniekształceń harmonicznnych |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|-----------------|--|-----------------------|--|
| VT | UL2 THD | 20412 | 2 | 4 | Float IEE754 | | V | Wartość mierzona (obliczona): UL2 całkowita wartość zniekształceń harmoniczných |
| VT | UL23 THD | 20414 | 2 | 4 | Float IEE754 | | V | Wartość mierzona (obliczona): UL23 całkowita wartość zniekształceń harmoniczných |
| VT | UL3 THD | 20416 | 2 | 4 | Float IEE754 | | V | Wartość mierzona (obliczona): UL3 całkowita wartość zniekształceń harmoniczných |
| VT | UL31 THD | 20418 | 2 | 4 | Float IEE754 | | V | Wartość mierzona (obliczona): UL31 całkowita wartość zniekształceń harmoniczných |
| VT | %UL1 THD | 20420 | 2 | 4 | Float IEE754 | | % | Wartość mierzona (obliczona): UL1 całkowita wartość zniekształceń harmoniczných w odniesieniu do harmonicznej podstawowej |
| VT | %UL12 THD | 20422 | 2 | 4 | Float IEE754 | | % | Wartość mierzona (obliczona): UL12 całkowita wartość zniekształceń harmoniczných w odniesieniu do harmonicznej podstawowej |
| VT | %UL2 THD | 20424 | 2 | 4 | Float IEE754 | | % | Wartość mierzona (obliczona): UL2 całkowita wartość zniekształceń harmoniczných w odniesieniu do harmonicznej podstawowej |
| VT | %UL23 THD | 20426 | 2 | 4 | Float IEE754 | | % | Wartość mierzona (obliczona): UL23 całkowita wartość zniekształceń harmoniczných w odniesieniu do harmonicznej podstawowej |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|-----------------|--|-----------------------|---|
| VT | %UL3 THD | 20428 | 2 | 4 | Float IEE754 | | % | Wartość mierzona (obliczona): UL3 całkowita wartość zniekształceń harmonicznnych w odniesieniu do harmonicznej podstawowej |
| VT | %UL31 THD | 20430 | 2 | 4 | Float IEE754 | | % | Wartość mierzona (obliczona): UL31 całkowita wartość zniekształceń harmonicznnych w odniesieniu do harmonicznej podstawowej |
| VT | 3U0 obl. RMS | 20432 | 2 | 4 | Float IEE754 | | V | Wartość mierzona (obliczona): 3U0 (RMS) |
| VT | 3U0 mierz. RMS | 20434 | 2 | 4 | Float IEE754 | | V | Wartość mierzona (mierzona): 3U0 (RMS) |
| VT | UL1 RMS | 20436 | 2 | 4 | Float IEE754 | | V | Wartość mierzona: napięcie fazowe. (RMS) |
| VT | UL12 RMS | 20438 | 2 | 4 | Float IEE754 | | V | Wartość mierzona: napięcie międzyfazowe (RMS) |
| VT | UL2 RMS | 20440 | 2 | 4 | Float IEE754 | | V | Wartość mierzona: napięcie fazowe. (RMS) |
| VT | UL23 RMS | 20442 | 2 | 4 | Float IEE754 | | V | Wartość mierzona: napięcie międzyfazowe (RMS) |
| VT | UL3 RMS | 20444 | 2 | 4 | Float IEE754 | | V | Wartość mierzona: napięcie fazowe. (RMS) |
| VT | UL31 RMS | 20446 | 2 | 4 | Float IEE754 | | V | Wartość mierzona: napięcie międzyfazowe (RMS) |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|-----------------|--|-----------------------|--|
| VT | %U2/U1) | 20450 | 2 | 4 | Float IEE754 | | % | Wartość mierzona (obliczona): %U2/U1 jeśli ABC, %U1/U2 jeśli CBA. |
| VT | f max | 21002 | 2 | 4 | Float IEE754 | | Hz | Max. wartość częstotliwości |
| VT | f min | 21004 | 2 | 4 | Float IEE754 | | Hz | Min. wartość częstotliwości |
| VT | U1 max | 21044 | 2 | 4 | Float IEE754 | | V | Wartość maksymalna: napięcie składowej zgodnej(1-sza, pierwsza harmoniczna) |
| VT | U1 min | 21046 | 2 | 4 | Float IEE754 | | V | Wartość minimalna: napięcie składowej zgodnej(1-sza, pierwsza harmoniczna) |
| VT | U2 max | 21050 | 2 | 4 | Float IEE754 | | V | Wartość maksymalna: napięcie składowej przeciwnej(1-sza, pierwsza harmoniczna) |
| VT | U2 min | 21052 | 2 | 4 | Float IEE754 | | V | Wartość minimalna: napięcie składowej przeciwnej(1-sza, pierwsza harmoniczna) |
| VT | 3U0 obl max RMS | 21498 | 2 | 4 | Float IEE754 | | V | Wartość mierzona (obliczona): 3U0 wartość maksymalna (RMS) |
| VT | 3U0 obl min RMS | 21500 | 2 | 4 | Float IEE754 | | V | Wartość mierzona (obliczona): 3U0 wartość minimalna (RMS) |
| VT | 3U0 mierz max RMS | 21504 | 2 | 4 | Float IEE754 | | V | Wartość mierzona: 3U0 wartość maksymalna (RMS) |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|-----------------|--|-----------------------|---|
| VT | 3U0 mierz min RMS | 21506 | 2 | 4 | Float IEE754 | | V | Wartość mierzona: 3U0 wartość minimalna (RMS) |
| VT | UL12 śr RMS | 21508 | 2 | 4 | Float IEE754 | | V | UL12 wartość średnia (RMS) |
| VT | UL12 max RMS | 21510 | 2 | 4 | Float IEE754 | | V | UL12 wartość maksymalna (RMS) |
| VT | UL12 min RMS | 21512 | 2 | 4 | Float IEE754 | | V | UL12 wartość minimalna (RMS) |
| VT | UL1 śr RMS | 21514 | 2 | 4 | Float IEE754 | | V | UL1 wartość średnia (RMS) |
| VT | UL1 max RMS | 21516 | 2 | 4 | Float IEE754 | | V | UL1 wartość maksymalna (RMS) |
| VT | UL1 min RMS | 21518 | 2 | 4 | Float IEE754 | | V | UL1 wartość minimalna (RMS) |
| VT | UL23 śr RMS | 21520 | 2 | 4 | Float IEE754 | | V | UL23 wartość średnia (RMS) |
| VT | UL23 max RMS | 21522 | 2 | 4 | Float IEE754 | | V | UL23 wartość maksymalna (RMS) |
| VT | UL23 min RMS | 21524 | 2 | 4 | Float IEE754 | | V | UL23 wartość minimalna (RMS) |
| VT | UL2 śr RMS | 21526 | 2 | 4 | Float IEE754 | | V | UL2 wartość średnia (RMS) |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|-----------------|--|-----------------------|---|
| VT | UL2 max RMS | 21528 | 2 | 4 | Float IEE754 | | V | UL2 wartość maksymalna (RMS) |
| VT | UL2 min RMS | 21530 | 2 | 4 | Float IEE754 | | V | UL2 wartość minimalna (RMS) |
| VT | UL31 śr RMS | 21532 | 2 | 4 | Float IEE754 | | V | UL31 wartość średnia (RMS) |
| VT | UL31 max RMS | 21534 | 2 | 4 | Float IEE754 | | V | UL31 wartość maksymalna (RMS) |
| VT | UL31 min RMS | 21536 | 2 | 4 | Float IEE754 | | V | UL31 wartość minimalna (RMS) |
| VT | UL3 śr RMS | 21538 | 2 | 4 | Float IEE754 | | V | UL3 wartość średnia (RMS) |
| VT | UL3 max RMS | 21540 | 2 | 4 | Float IEE754 | | V | UL3 wartość maksymalna (RMS) |
| VT | UL3 min RMS | 21542 | 2 | 4 | Float IEE754 | | V | UL3 wartość minimalna (RMS) |
| VT | %(U2/U1) max | 21552 | 2 | 4 | Float IEE754 | | % | Wartość mierzona (obliczona): %U2/U1 wartość max |
| VT | %(U2/U1) min | 21554 | 2 | 4 | Float IEE754 | | % | Wartość mierzona (obliczona): %U2/U1 wartość min |
| Wartości | Build | 20008 | 2 | 4 | Float IEE754 | | - | Build |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|-----------------|--|-----------------------|---|
| Wartości | Licz godz pracy | 20010 | 2 | 4 | Float IEE754 | | godz. | Licznik godzin pracy zabezpieczenia |
| Łącznik[1] | Suma prądów wyłącz. IL1 | 20800 | 2 | 4 | Float IEE754 | | A | Suma prądów wyłącz. |
| Łącznik[1] | Suma prądów wyłącz. IL2 | 20802 | 2 | 4 | Float IEE754 | | A | Suma prądów wyłącz. |
| Łącznik[1] | Suma prądów wyłącz. IL3 | 20804 | 2 | 4 | Float IEE754 | | A | Suma prądów wyłącz. |
| Łącznik[1] | I Sum wyl/g | 20806 | 2 | 4 | Float IEE754 | | kA | Suma prądów wyłączeniowych na godzinę. |
| Łącznik[1] | Zdol Łąčen WYŁ | 20808 | 2 | 4 | Float IEE754 | | % | Zdolność łączeniowa wyłącznika. Wartość 100% oznacza, że wyłącznik należy poddać konserwacji. |
| Łącznik[1] | Liczba Wyłącz | 20810 | 2 | 4 | Float IEE754 | | - | Licznik: całkowita liczba wyłączeń (wyłącznik, rozłącznik....). Res_przy użyciu Sum lub Wsz |
| Łącznik[2] | Suma prądów wyłącz. IL1 | 20812 | 2 | 4 | Float IEE754 | | A | Suma prądów wyłącz. |
| Łącznik[2] | Suma prądów wyłącz. IL2 | 20814 | 2 | 4 | Float IEE754 | | A | Suma prądów wyłącz. |
| Łącznik[2] | Suma prądów wyłącz. IL3 | 20816 | 2 | 4 | Float IEE754 | | A | Suma prądów wyłącz. |
| Łącznik[2] | I Sum wyl/g | 20818 | 2 | 4 | Float IEE754 | | kA | Suma prądów wyłączeniowych na godzinę. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|-----------------|--|-----------------------|---|
| Łącznik[2] | Zdol Łąčen WYŁ | 20820 | 2 | 4 | Float IEE754 | | % | Zdolność łączeniowa wyłącznika. Wartość 100% oznacza, że wyłącznik należy poddać konserwacji. |
| Łącznik[2] | Liczba Wyłącz | 20822 | 2 | 4 | Float IEE754 | | - | Licznik: całkowita liczba wyłączeń (wyłącznik, rozłącznik....). Res_przy użyciu Sum lub Wsz |
| Łącznik[3] | Suma prądów wyłącz. IL1 | 20824 | 2 | 4 | Float IEE754 | | A | Suma prądów wyłącz. |
| Łącznik[3] | Suma prądów wyłącz. IL2 | 20826 | 2 | 4 | Float IEE754 | | A | Suma prądów wyłącz. |
| Łącznik[3] | Suma prądów wyłącz. IL3 | 20828 | 2 | 4 | Float IEE754 | | A | Suma prądów wyłącz. |
| Łącznik[3] | I Sum wyl/g | 20830 | 2 | 4 | Float IEE754 | | kA | Suma prądów wyłączeniowych na godzinę. |
| Łącznik[3] | Zdol Łąčen WYŁ | 20832 | 2 | 4 | Float IEE754 | | % | Zdolność łączeniowa wyłącznika. Wartość 100% oznacza, że wyłącznik należy poddać konserwacji. |
| Łącznik[3] | Liczba Wyłącz | 20834 | 2 | 4 | Float IEE754 | | - | Licznik: całkowita liczba wyłączeń (wyłącznik, rozłącznik....). Res_przy użyciu Sum lub Wsz |
| Łącznik[4] | Suma prądów wyłącz. IL1 | 20836 | 2 | 4 | Float IEE754 | | A | Suma prądów wyłącz. |
| Łącznik[4] | Suma prądów wyłącz. IL2 | 20838 | 2 | 4 | Float IEE754 | | A | Suma prądów wyłącz. |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|-----------------|--|-----------------------|---|
| Łącznik[4] | Suma prądów wylącz. IL3 | 20840 | 2 | 4 | Float IEE754 | | A | Suma prądów wylącz. |
| Łącznik[4] | I Sum wyl/g | 20842 | 2 | 4 | Float IEE754 | | kA | Suma prądów wylączeniowych na godzinę. |
| Łącznik[4] | Zdol Łąčen WYŁ | 20844 | 2 | 4 | Float IEE754 | | % | Zdolność łączeniowa wyłącznika. Wartość 100% oznacza, że wyłącznik należy poddać konserwacji. |
| Łącznik[4] | Liczba Wylącz | 20846 | 2 | 4 | Float IEE754 | | - | Licznik: całkowita liczba wyląceń (wylącznik, rozłącznik....). Res_przy użyciu Sum lub Wsz |
| Łącznik[5] | Suma prądów wylącz. IL1 | 20848 | 2 | 4 | Float IEE754 | | A | Suma prądów wylącz. |
| Łącznik[5] | Suma prądów wylącz. IL2 | 20850 | 2 | 4 | Float IEE754 | | A | Suma prądów wylącz. |
| Łącznik[5] | Suma prądów wylącz. IL3 | 20852 | 2 | 4 | Float IEE754 | | A | Suma prądów wylącz. |
| Łącznik[5] | I Sum wyl/g | 20854 | 2 | 4 | Float IEE754 | | kA | Suma prądów wylączeniowych na godzinę. |
| Łącznik[5] | Zdol Łąčen WYŁ | 20856 | 2 | 4 | Float IEE754 | | % | Zdolność łączeniowa wyłącznika. Wartość 100% oznacza, że wyłącznik należy poddać konserwacji. |
| Łącznik[5] | Liczba Wylącz | 20858 | 2 | 4 | Float IEE754 | | - | Licznik: całkowita liczba wyląceń (wylącznik, rozłącznik....). Res_przy użyciu Sum lub Wsz |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|-----------------|--|-----------------------|---|
| Łącznik[6] | Suma prądów wylącz. IL1 | 20860 | 2 | 4 | Float IEE754 | | A | Suma prądów wylącz. |
| Łącznik[6] | Suma prądów wylącz. IL2 | 20862 | 2 | 4 | Float IEE754 | | A | Suma prądów wylącz. |
| Łącznik[6] | Suma prądów wylącz. IL3 | 20864 | 2 | 4 | Float IEE754 | | A | Suma prądów wylącz. |
| Łącznik[6] | I Sum wyl/g | 20866 | 2 | 4 | Float IEE754 | | kA | Suma prądów wylączeniowych na godzinę. |
| Łącznik[6] | Zdol Łąčen WYŁ | 20868 | 2 | 4 | Float IEE754 | | % | Zdolność łączeniowa wyłącznika. Wartość 100% oznacza, że wyłącznik należy poddać konserwacji. |
| Łącznik[6] | Liczba Wylącz | 20870 | 2 | 4 | Float IEE754 | | - | Licznik: całkowita liczba wyląceń (wylącznik, rozłącznik....). Res_przy użyciu Sum lub Wsz |

Komendy

| <i>Module (- Kod ANSI/IEEE urządzenia)</i> | <i>Podgrupa Nazwy Funkcje</i> | <i>Początkowy adres rejestru</i> | <i>Liczba rejestrów Modbus</i> | <i>Kod funkcji</i> | <i>Format</i> | <i>Maska bitowa / (pozycja bitu)</i> | <i>Jedn ostka</i> | <i>Opis</i> |
|---|---------------------------------------|--------------------------------------|--|--------------------|-------------------------|--|-----------------------|---------------------------------------|
| Zerowanie | Diody LED | 22000 | 1 | 5 | 0xFF00 | | - | Diody LED |
| Zerowanie | Wy przekaź | 22001 | 1 | 5 | 0xFF00 | | - | Wyjścia przekaźnikowe |
| Zerowanie | Scada | 22002 | 1 | 5 | 0xFF00 | | - | Scada |
| Zerowanie | Urządzenie | 22003 | 1 | 5 | 0xFF00 | | - | Urządzenie |
| Zerowanie | Zeruj KmdWył | 22005 | 1 | 5 | 0xFF00 | | - | Sygnal: Zerowanie komendy wyłączania. |
| Reset | Modbus licznik diagnostyczny | 22006 | 1 | 5 | 0xFF00 | | - | Modbus licznik diagnostyczny |
| Reset | Rst Wszys Licz | 22011 | 1 | 5 | 0xFF00 | | - | Reset wszystkich liczników energii. |
| Scada Kmd | Przypis rozkaz Scada 1 | 22020 | 1 | 5 | 0xFF00=On 0x0000=Off | | - | Przypisany rozkaz SCADA |
| Scada Kmd | Przypis rozkaz Scada 2 | 22021 | 1 | 5 | 0xFF00=On 0x0000=Off | | - | Przypisany rozkaz SCADA |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|-------------------------------------|--|-----------------------|-------------------------|
| Scada Kmd | Przypis rozkaz Scada 3 | 22022 | 1 | 5 | 0xFF00= On 0x0000=O ff | | - | Przypisany rozkaz SCADA |
| Scada Kmd | Przypis rozkaz Scada 4 | 22023 | 1 | 5 | 0xFF00= On 0x0000=O ff | | - | Przypisany rozkaz SCADA |
| Scada Kmd | Przypis rozkaz Scada 5 | 22024 | 1 | 5 | 0xFF00= On 0x0000=O ff | | - | Przypisany rozkaz SCADA |
| Scada Kmd | Przypis rozkaz Scada 6 | 22025 | 1 | 5 | 0xFF00= On 0x0000=O ff | | - | Przypisany rozkaz SCADA |
| Scada Kmd | Przypis rozkaz Scada 7 | 22026 | 1 | 5 | 0xFF00= On 0x0000=O ff | | - | Przypisany rozkaz SCADA |
| Scada Kmd | Przypis rozkaz Scada 8 | 22027 | 1 | 5 | 0xFF00= On 0x0000=O ff | | - | Przypisany rozkaz SCADA |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|-------------------------------------|--|-----------------------|-------------------------|
| Scada Kmd | Przypis rozkaz Scada 9 | 22028 | 1 | 5 | 0xFF00= On 0x0000=O ff | | - | Przypisany rozkaz SCADA |
| Scada Kmd | Przypis rozkaz Scada 10 | 22029 | 1 | 5 | 0xFF00= On 0x0000=O ff | | - | Przypisany rozkaz SCADA |
| Scada Kmd | Przypis rozkaz Scada 11 | 22030 | 1 | 5 | 0xFF00= On 0x0000=O ff | | - | Przypisany rozkaz SCADA |
| Scada Kmd | Przypis rozkaz Scada 12 | 22031 | 1 | 5 | 0xFF00= On 0x0000=O ff | | - | Przypisany rozkaz SCADA |
| Scada Kmd | Przypis rozkaz Scada 13 | 22032 | 1 | 5 | 0xFF00= On 0x0000=O ff | | - | Przypisany rozkaz SCADA |
| Scada Kmd | Przypis rozkaz Scada 14 | 22033 | 1 | 5 | 0xFF00= On 0x0000=O ff | | - | Przypisany rozkaz SCADA |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|-------------------------------------|--|-----------------------|-----------------------------------|
| Scada Kmd | Przypis rozkaz Scada 15 | 22034 | 1 | 5 | 0xFF00= On 0x0000=O ff | | - | Przypisany rozkaz SCADA |
| Scada Kmd | Przypis rozkaz Scada 16 | 22035 | 1 | 5 | 0xFF00= On 0x0000=O ff | | - | Przypisany rozkaz SCADA |
| Wybór Banku Nast | Bank Scada1 | 22050 | 1 | 5 | 0xFF00 | | - | Bank nastaw wybrany przez SCADA.1 |
| Wybór Banku Nast | Bank Scada2 | 22051 | 1 | 5 | 0xFF00 | | - | Bank nastaw wybrany przez SCADA.2 |
| Wybór Banku Nast | Bank Scada3 | 22052 | 1 | 5 | 0xFF00 | | - | Bank nastaw wybrany przez SCADA.3 |
| Wybór Banku Nast | Bank Scada4 | 22053 | 1 | 5 | 0xFF00 | | - | Bank nastaw wybrany przez SCADA.4 |
| Tryb MGL | MGL SCADA | 22054 | 1 | 5 | 0xFF00= On 0x0000=O ff | | - | Sygnal: redukcja łuku nieaktywna |
| Łącznik | PolSterow_RO 1 | 22100 | 1 | 5 | 0xFF00= On 0x0000=O ff | | - | Polecenie sterowania rozdzielnicą |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|---|---------------------------------------|--------------------------------------|--|--------------------|-------------------------------------|--|-----------------------|-----------------------------------|
| Łącznik | PolSterow_RO 2 | 22101 | 1 | 5 | 0xFF00= On 0x0000=O ff | | - | Polecenie sterowania rozdzielnicą |
| Łącznik | PolSterow_RO 3 | 22102 | 1 | 5 | 0xFF00= On 0x0000=O ff | | - | Polecenie sterowania rozdzielnicą |
| Łącznik | PolSterow_RO 4 | 22103 | 1 | 5 | 0xFF00= On 0x0000=O ff | | - | Polecenie sterowania rozdzielnicą |
| Łącznik | PolSterow_RO 5 | 22104 | 1 | 5 | 0xFF00= On 0x0000=O ff | | - | Polecenie sterowania rozdzielnicą |
| Łącznik | PolSterow_RO 6 | 22105 | 1 | 5 | 0xFF00= On 0x0000=O ff | | - | Polecenie sterowania rozdzielnicą |

Ustawienia

| <i>Module</i> (- Kod ANSI/IEEE urządzenia) | <i>Podgrupa</i> <i>Nazwy</i> <i>Funkcje</i> | <i>Początkowy</i> <i>adres rejestru</i> | <i>Liczba</i> <i>rejestrów</i> <i>Modbus</i> | <i>Kod funkcji</i> | <i>Format</i> | <i>Maska</i> <i>bitowa</i> <i>/ (pozycja</i> <i>bitu)</i> | <i>Jedn</i> <i>ostka</i> | <i>Opis</i> |
|--|---|--|--|--------------------|---------------|--|-----------------------------|--|
| Czas i Data | | 32500 | 6 | 3 16 | Struct | | | |
| | r | 32500 | 6 | 3 16 | Short | Word 0 (1) | - | rok |
| | m | 32500 | 6 | 3 16 | Short | Word 1 (17) | - | Miesiąc |
| | d | 32500 | 6 | 3 16 | Short | Word 2 (33) | - | dni |
| | godz. | 32500 | 6 | 3 16 | Short | Word 3 (49) | - | godziny |
| | min | 32500 | 6 | 3 16 | Short | Word 4 (65) | - | minuta |
| | ms | 32500 | 6 | 3 16 | Short | Word 5 (81) | - | milisekundy |
| /Modbus/Descriptions/FaultRecord | | 50000 | 9 | 3 16 | Struct | | | |
| | Nr zapisu | 50000 | 9 | 3 16 | Short | Word 0 (1) | - | Numer zapisu |
| | Przyczyna wyzwolenia | 50000 | 9 | 3 16 | Short | Word 1 (17) | - | Ostatnia przyczyna wyłączenia, zgodna z przyczyną widoczną w rejestrze zwarć: Zapoznaj się z dokumentacją systemu SCADA, aby poznać związek między przyczyną wyłączenia a kodem |

| Module (- Kod ANSI/IEEE urządzenia) | Podgrupa Nazwy Funkcje | Początkowy adres rejestru | Liczba rejestrów Modbus | Kod funkcji | Format | Maska bitowa / (pozycja bitu) | Jedn ostka | Opis |
|--|---|--|--|--------------------|---------------|--|-----------------------------|---|
| | Przyczyna pobudzenia | 50000 | 9 | 3 16 | Short | Word 2 (33) | - | Kod ostatniej przyczyny pobudzenia odpowiada pozycji w rejestrze zwarć: Zapoznaj się z dokumentacją systemu SCADA, aby poznać związek między przyczyną pobudzenia a kodem |
| | Nr Zwarcia | 50000 | 9 | 3 16 | Short | Word 3 (49) | - | Numer zwarcia. |
| | Liczba zwarć w sieci | 50000 | 9 | 3 16 | Short | Word 4 (65) | - | Liczba usterek w sieci: zwarcie w sieci może wywołać kilka usterek prowadzących do przerwania i samoczynnego ponownego załączenia. Każdy z tych błędów zostaje oznaczony kolejnym numerem usterki. W takim wypadku numer usterek w sieci pozostaje bez zmian. |
| | Zn_czasu: | 50000 | 9 | 3 16 | long long | Word 5- Word 9 (81) | - | Znacznik czasu: |

Powód wyzwolenia

Przyczyna powodu wyzwolenia jest podawana pod dwoma adresami. Pod adresem 5004 ostatni powód wyzwolenia jest dostępny dopóty, dopóki obecna jest przyczyna wyzwolenia. Jednak zawartość tego rejestru może być samoutrzymywana. Powód wyzwolenia jest samoutrzymywany tak samo jak inne sygnały wyzwolenia, co oznacza, że jeśli odpowiednie ustawienie samoutrzymywania jest aktywne, to zawartość rejestru jest pamiętana dopóty, dopóki nie zostanie potwierdzona za pomocą komendy. Pod adresem 50000 i wyższymi dostępny jest ostatni powód wyzwolenia i alarmu wraz z powiązaniem rekordem, zwarcie, numerem sieci i znacznikiem czasu. Dowlone zapisane rekordy można odczytać przez wywołanie odpowiedniego numeru rekordu. W przypadku wywoływania określonego zapisanego rekordu należy wysłać numer rekordu w odpowiednim rejestrze. Należy mieć świadomość, że zawartość tych rejestrów można odczytywać tylko w całości oraz że zmienia się ona za każdym razem, gdy w rejestratorze zwarcie pojawia się nowe zwarcie.

W poniższej tabeli pokazano „kod powodu wyzwolenia” oraz jego powiązanie z „przyczyną powodu wyzwolenia”.

| <i>Kod powodu wyzwolenia</i> | <i>Opis</i> | <i>Moduł</i> |
|------------------------------|-------------|--------------|
| 1 | NORM | |
| 1201 | | 3I0[1] |
| 1202 | | 3I0[2] |
| 1203 | | 3I0[3] |
| 1204 | | 3I0[4] |
| 1306 | | ExP[1] |
| 1307 | | ExP[2] |
| 1308 | | ExP[3] |
| 1309 | | ExP[4] |
| 1310 | | Wył. Zdalne |
| 1401 | | f[1] |
| 1402 | | f[2] |
| 1403 | | f[3] |
| 1404 | | f[4] |
| 1405 | | f[5] |
| 1406 | | f[6] |

| Kod powodu wyzwolenia | Opis | Moduł |
|------------------------------|-------------|--------------|
| 1407 | | df/dt |
| 1408 | | Delta phi |
| 2501 | | LVRT[1] |
| 2502 | | LVRT[2] |
| 2901 | | I2>[1] |
| 2902 | | I2>[2] |
| 3001 | | U012[1] |
| 3002 | | U012[2] |
| 3003 | | U012[3] |
| 3004 | | U012[4] |
| 3005 | | U012[5] |
| 3006 | | U012[6] |
| 3201 | | I[1] |
| 3202 | | I[2] |
| 3203 | | I[3] |
| 3204 | | I[4] |
| 3205 | | I[5] |
| 3206 | | I[6] |
| 3401 | | PQS[1] |
| 3402 | | PQS[2] |
| 3403 | | PQS[3] |
| 3404 | | PQS[4] |
| 3405 | | PQS[5] |
| 3406 | | PQS[6] |

| <i>Kod powodu wyzwolenia</i> | <i>Opis</i> | <i>Moduł</i> |
|------------------------------|-------------|--------------|
| 3407 | | Pr |
| 3408 | | Qr |
| 3501 | | PF[1] |
| 3502 | | PF[2] |
| 3601 | | QU |
| 3801 | | Term |
| 4001 | | 3U0[1] |
| 4002 | | 3U0[2] |
| 4101 | | U[1] |
| 4102 | | U[2] |
| 4103 | | U[3] |
| 4104 | | U[4] |
| 4105 | | U[5] |
| 4106 | | U[6] |

Jesteśmy wdzięczni za wszelkie komentarze dotyczące treści naszych publikacji.

Prosimy o wysłanie uwag pod adresem: kemp.doc@woodward.com

Prosimy o podanie numeru podręcznika znajdującego się na przedniej okładce tej publikacji.

Firma Woodward Kempen GmbH zastrzega sobie prawo do aktualizacji dowolnej części tej publikacji w dowolnym momencie. Informacje zamieszczone przez firmę Woodward Kempen GmbH uważa się za poprawne i wiarygodne. Jednakże, jeśli nie zostało to wyraźnie sformułowane, firma Woodward Kempen GmbH nie bierze na siebie żadnej odpowiedzialności.

© Woodward Kempen GmbH. Wszelkie prawa zastrzeżone.



Woodward Kempen GmbH

Krefelder Weg 47 · D – 47906 Kempen (Niemcy)
Postfach 10 07 55 (P.O.Box) · D – 47884 Kempen (Niemcy)
Telefon: +49 (0) 21 52 145 1

Internet

www.woodward.com

Dział sprzedaży

Telefon: +49 (0) 21 52 145 331 lub +49 (0) 711 789 54 510
Faks: +49 (0) 21 52 145 354 lub +49 (0) 711 789 54 101
E-mail: SalesPGD_EUROPE@woodward.com

Serwis

Telefon: +49 (0) 21 52 145 600
Faks: +49 (0) 21 52 145 455
E-mail: SupportPGD_Europe@woodward.com